# Beruflicher Werdegang

|  |  |
| --- | --- |
| **Ausbildung** | |
| 09/2009 – 07/2013 | **Bachelor of Sience in Elektrotechnik**  mit Vertiefungsrichtung in Informationstechnologien für Software Engineering   * Zürcher Hochschule für Angewandte Wissenschaft |
| 08/2006 – 08/2009 | Lehre als Elektromonteur mit Berufsmaturität |
| **Studium-Projekterfahrung** | |
| 09/2009 – 07/2013 | Projekte im Verlauf des Studiums   * Bachelorarbeit 2013: Algorithmen zur Verkleinerung/ Vergrösserung von Bildinformationen * Projektarbeit 2012: Auslesung von Kamerainformationen über Zwischenverarbeitung auf einem FPGA-Board im Speicher bis zur Displayausgabe * Elektrotechnik Projekt 2011/2012: Ultraschall Distanz/ Geschwindigkeitsmessung mit MSP430 * Digitaltechnik Projekt 2010: Zeit/ Datum/ Koordinatenanzeige auf FPGA-Board * Messtechnik Projekt 2010: Messabläufe grafisch durchführen in LabVIEW |
|  | |
| **Berufs-Erfahrung** | |
| 07/2012 – 09/2012 | Möschinger AG, Weinfelden TG  Arbeit in Haushalten und Industrie (jeweils in Semesterferien)   * Telekommunikationsanlagen * Umbauten * Neubauten |
| 07/2011 – 08/2011 | ETAVIS Grossenbacher AG, Wil SG  Arbeit im Ladenbau   * Starkstrom * Telefon/ EDV |
| 02/2010 – 07/2011 | Bingesser Huber Elektro AG, Eschlikon TG  Arbeit in Haushalten und Industrie (jeweils in Semesterferien)   * Starkstrom * Telefon/ EDV/ TV * Photovoltaik |
| 08/2006 – 08/2009 | Elektro Zweifel & Co. AG, Kirchberg  Arbeit in Haushalten und Industrie   * Aufbau und Verdrahtung von Maschinensteuerungen * Starkstrom * Telefon/ EDV/ TV * Behebung elektrische Störungen |

|  |  |
| --- | --- |
| **Aktuelle Arbeit** | |
| 09/2013 – zurzeit | VAT Vakuumventile AG, Haag SG  Arbeit als Software Entwickler & Tester   * Steigerung der Software Qualität * Praxistests von Ventilen * Schulung von Servicemitarbeitern |

|  |  |
| --- | --- |
| **Fachkenntnisse** | |
| C | Sehr gute Kenntnisse   * MSP430 mehrfach in Projekten (Code Composer Studio v4) * Anwendungen von ADC, UART, Timern * Entwicklung Software Test und Testumgebung in CVI |
| VHDL | Gute Kenntnisse   * Zusätzlich in Mikroelektronik (strukturiertes VHDL erlernt) * Programmierung in Quartus (mit Timing Constrains) * Simulation in Modelsim * DSP Builder als Analysetool * Anwendungsaufgaben im MAS I 9 Studiengang |
| Embedded SW-Bereich | Gute Kenntnisse   * Anwendung in CIP-Tool von Hugo Fierz * Entwicklungsmethoden für Embedded Systeme |
| C# | Mittlere Kenntnisse   * Bearbeitung der Projektarbeit im MAS I 9 Studiengang |
| Assembler | Mittlere Kenntnisse   * Praktika auf CT-Bus (8086) * Modul im MAS I 9 Studiengangs |
| Matlab (Simulink) | Mittlere Kenntnisse   * Gebrauch für digitale Signalverarbeitung * In Verbindung mit Simulink verwendet in Regelungstechnik |
| Java | Mittlere Kenntnisse   * Modul im Bachelor Studiengang * Modul im MAS I 9 Studiengang |
| LabVIEW | Mittlere Kenntnisse   * EtherCAT Funktionalitäten von Ackermann in Software Tests eingebunden |
| TCP/ IP | Basiskenntnisse   * Praktika in Kommunikationstechnik |