# МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ НАЦІОНАЛЬНИЙ УНІВЕРСТИТЕТ «ЛЬВІВСЬКА ПОЛІТЕХНІКА»

# Інститут комп'ютерних наук та інформаційних технологій Кафедра програмного забезпечення



#### **3BIT**

до лабораторної роботи №5 **на тему:** «Складення та відлагодження циклічної програми мовою асемблера мікропроцесорів х86 для Windows» **з дисципліни:** «Архітектура комп'ютера»

	лектор:
	доц. кафедри ПЗ
	Крук О. Г.
	Виконав:
	ст. гр. П3-22
	Чаус О. М.
	Прийняв:
	доц. кафедри ПЗ
	Крук О. Г.
<b>»</b>	2022 p.

**Тема роботи**: Складення та відлагодження циклічної програми мовою асемблера мікропроцесорів x86 для Windows

**Мета роботи**: ознайомитись на прикладі циклічної програми з основними командами асемблера; розвинути навики складання програми з вкладеними циклами; відтранслювати і виконати в режимі відлагодження програму, складену відповідно до свого варіанту; перевірити виконання тесту.

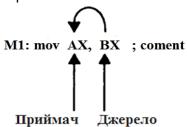
#### Варіант 27

	27	8 35	1. Обчисліть скалярний добуток 2-го і 4-го стовпців. 2. Обчисліть кількість і суму елементів 5-го рядка, які задовільняють вказаній умові.	78	а <sub>i</sub> <= b або а <sub>i</sub> >= c
L			задовільняють вказаній умові.		

### Теоретичні відомості

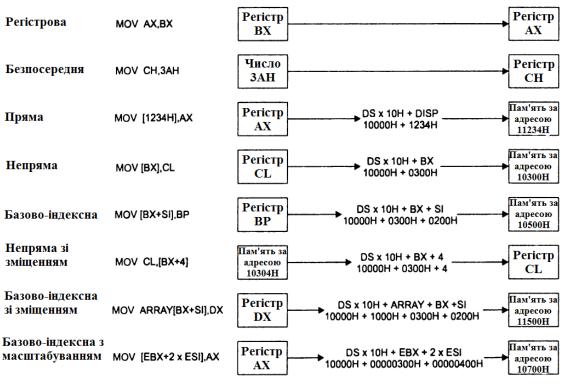
# Методи адресації даних.

Методи адресації даних розглянемо з використанням інструкції то (пересилання), оскільки вона дуже поширена і, до того ж, допускає всі можливі методи адресації Інструкції (оператори або команди) мови асемблера складаються з чотирьох частин або полів. Оператор починається з мітки, яка позначає поточну адресу програми в символічному вигляді. Мітка починається буквою або одним із символів @, \$, \_ aбо ? і містить не більше 35 символів. Мітка закінчується символом двокрапки. Наступне поле в операторі асемблера призначене для мнемоніки інструкції; за мнемонікою знаходиться поле операндів. Крайнє поле праворуч призначене для записування коментарів — від крапки з комою до кінця рядка. Наприклад, в операторі М1: mov АХ, ВХ; coment поле М1 — мітка, слово то — мнемоніка, АХ і ВХ — операнди, а coment — коментар. Зауважимо, що число операндів залежить від інструкції і може змінюватися від нуля до трьох. Операнди вказуються в такому порядку: першим — операнд-приймач, другим — операнд-джерело.



Інструкція MOV, її операнди і напрямок передавання даних

Команда mov AX, BX на рис. 6 пересилає 16-бітовий вміст джерела – регістра BX в приймач – регістр AX. Джерело при цьому не змінюється. Команди пересилання даних не впливають на стан прапорців. На рис. 2.7 наведені всі можливі поєднання методів адресації даних при використанні команди mov.



Джерело

Приймач

Адреса пам'яті

Методи адресації даних у процесорах 8086 – Pentium 4

Наведені методи можуть застосовуватись для всіх моделей мікропроцесорів Intel, крім індексної адресації з масштабуванням, яка вперше з'явилась у мікропроцесорі 80386.

# Хід роботи

- 1. Створив асемблерний файл та ввів в нього наведений файл.
- 2. Виконав програму і режимі відлагодження.
- **3.** Вручну порахував суму елементів матриці Sum = 17 + 3 51 + 242 113 = 98, та переконався, що програма коректно працює.

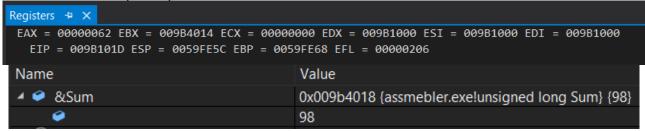
Текст програми:

Адресація

Приклад

```
; плоска модель пам'яті
.MODEL FLAT, STDCALL
;-----
; сегмент даних
DATA SEGMENT
         DD 17, 3, -51, 242, -113
                                        Оголошення масиву чисел, кожне з яких займає
Num1
подвійне слово
Ν
             DD 5
                                 Кількість елементів в масиві Num1
Sum
          DD 0
                                 Сума елементів масиву Num1
DATA ENDS
; сегмент коду
TEXT SEGMENT
START:
      lea EBX, Num1
                                  Завантажуємо в ВХ адресу першого елемента масиву
Num1
      mov ECX, N
                                 Завантажуємо в СХ кількість елементів в масиві Num1
      mov EAX, 0
                                 В АХ буде сума елементів масиву Num1
M1:
       add EAX, [EBX]
                                 Додаємо до АХ поточний елемент масиву Num1
      add EBX, 4
                                 Формуємо адресу наступного елемента масиву Num1
      loop M1
                                 Декрементує СХ і якщо СХ не дорівнює нулю, то на М1
                        ; Цикл завершений. Зберігаємо обчислену суму в змінній Sum
      mov Sum, EAX
      RET
                                 вихід
_TEXT_ENDS
   END START
```

Копії вікон з регістрами та змінною Sum:



- 4. Створив новий проект.
- **5.** Ініціалізував двовимірний масив з різними довільними дворозрядними цілими додатними або від'ємними числами

**6.** Написав фрагмент коду для транспонування матриці та зберіг її в новому масиві

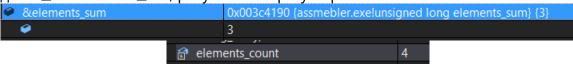
MICCID!											
Address: 0x00C940C0											
0x00C940C0	-32	+94	+14	-31	+90	-43					
0x00C940D8	-4	+9	-10	+5	+11	-1					
0x00C940F0	+16	-1	+98	-13	-25	-1					
0x00C94108	-7	-6	-2	-13	+3	+14					
0x00C94120	+82	+8	-64	-62	-99	-12					
0x00C94138	+12	-7	+17	+52	+81	+98					
0x00C94150	-3	-9	+90	+99	-27	+71					
0x00C94168	+10	+86	-71	+75	-69	+79					

**7.** Реалізував фрагмент коду для обчислення скалярного добутку 2-го та 4-го стовпців та зберіг результат у окремій змінній.

Для перевірки також порахував результат вручну:

$$scalar = (-4 \cdot (-7)) + (9 \cdot (-6)) + (-10 \cdot (-2)) + (5 \cdot (-13)) + (11 \cdot 3) + (-1 \cdot 14)$$
  
 $scalar = 28 - 54 + 20 - 65 + 33 - 14 = -52.$ 

**8.** Реалізував фрагмент коду для обчислення суми та кількості елементів 5 рядка, де  $a \le -32$  або  $a \ge 78$ , результат зберіг у окремих змінних.



Для перевірки порахував результат вручну: sum = 90 - 99 + 81 - 69 = 3.

```
Текст програми:
.586P
.MODEL FLAT, STDCALL
_DATA SEGMENT
orig_array DD -32, -4, 16, -98, 82, 12, -3, DD 94, 149, -1, -56, 8, -7, -9, 86 DD 14, -20, 98, -5, -64, 17, 190, -71
                                                     10
          -31, 45, -13, -20, -62, 52,
                                           99, 75
       DD
           90, 18, -25, 157, -99, 21, -27, -69
       DD -43, -11, -1, 79, -12, 98, 71, 79
transposed_array DD 0, 0, 0, 0, 0
                  DD 0, 0, 0, 0, 0
rows DD 6
columns DD 8
count_columns DD 0
scalar DD 0
elements_sum DD 0
elements count DD 0
_DATA ENDS
TEXT SEGMENT
START:
  transpose:
    lea EBP, orig_array
    lea EBX, transposed_array
    mov ECX, rows
    11:
      mov EDX, [EBP]
      mov [EBX], EDX
      add EBP, 32
      add EBX, 4
    loop 11
    lea EBP, orig_array
    add count columns, 1
    mov EAX, count_columns
    imul EAX, 4
    add EBP, EAX
    mov ECX, rows
    mov EAX, count_columns
    cmp EAX, columns
    jne l1;
  scalar_multiply_columns:
    lea EBP, orig_array
    add EBP, 4
    mov EAX, EBP
    add EAX, 8
    mov ECX, rows
    mov EBX, 0
    12:
      mov EDX, [EBP]
      imul EDX, [EAX]
      add EBX, EDX
      add EBP, 32
      add EAX, 32
    100p 12
    mov scalar, EBX
  sum_elements:
```

```
lea EBP, orig_array
    add EBP, 128
    mov ECX, columns
    mov EBX, 0
    13:
      mov EAX, -32
      cmp [EBP], EAX
      jle if_true
      mov EAX, 78
      cmp [EBP], EAX
      jge if_true
      jmp next_iter
      if_true:
      inc elements_count
      add EBX, [EBP]
      next_iter:
      add EBP, 4
      loop 13
    mov elements_sum EBP
_TEXT_ENDS
END START
```

**Висновки:** на цій лабораторній роботі я розвинув навики складання програми з вкладеними циклами мовою асемблера для опрацювання двовимірного масиву, відтранслював і виконав в режимі відлагодження програму, складену відповідно до свого варіанту, відлагодив та перевірив виконання тесту.