

合肥工业大学 计算机与信息学院

系统硬件综合课程设计 (0509063B)

第 1 次检查评分标准

在验收时，同一组的两位成员需要分别介绍课程设计的完成状况。此外，由于实验室只有 100 套 EG01 开发板可供借取，因此每一组仅能借用一块开发板，一组的两位同学需要共享使用同一块开发板。

第 1 次检查题目要求：

基于 MIPS32 或 RISC-V 或 ARM 等精简指令集架构，完成一个单周期 CPU 的设计，所设计的各类指令条数不少于 10 条，设计的结构可以下载至开发板上，并在开发板上运行自己设计的测试程序并验证所设计的指令。

第 1 次检查评分标准：

优：完成一个单周期 CPU 的设计，所设计的各类指令条数不少于 10 条，设计的结构可以下载至 FPGA 芯片上，并在开发板上运行自己设计的测试程序并验证所设计的指令。

良：完成一个单周期 CPU 的设计，所设计的各类指令条数不少于 10 条，设计测试程序验证所设计的指令。

中：完成一个单周期 CPU 的设计，所设计的各类指令条数少于 10 条，设计测试程序验证所设计的指令。

及格：完成一个单周期 CPU 的设计，所设计的各类指令条数少于 10 条。

第 1 次检查时间安排

这次的检查安排分为两个时间段：10 月 25 日和 11 月 1 日，均为星期三下午 2:00 至 5:00，在**科教楼 C502** 进行。每位同学可以根据自己的方便选择验收时间。由于每个下午只能完成 80 位同学进行检查，因此验收时间将按照“先到先得”的原则进行安排。请各组的同学将自己希望的验收时间（10 月 25 日或 11 月 1 日）在 10 月 20 日周五下午 5:00 之前在群内私聊助教**丁睿远**或者**陈进**，两位助教将记录每组的验收时间。如果一个下午的时间已经排满，那么将被自动分配到另一个下午。

两个验收时间段（10 月 25 日和 11 月 1 日下午）所有学生必须亲自到场，即使当天没有需要验收的课程设计，或者已经完成验收的同学也必须出席并签到。不出席的同学将按照旷课处理。

分组情况登记表：

[2023-系统硬件综合设计-合肥计算机专业分组情况](#)

第 1 次检查时间安排表：

[2023-系统硬件综合设计-合肥计算机专业第一次检查时间安排表](#)（此文档同学们仅可查看，需要联系助教**丁睿远**或者**陈进** 修改）