

intest

[Go Up](#)

Table of Contents

| |
|--|
| example_11.ecl |
| example_2.ecl Basic Inheritance documentation : mod_3 inherits both mod_1 and mod_2 |
| example_3.ecl Example : Inheritance across files |
| example_4.ecl Example : Inheritance across files |
| example_7.ecl Basic Type Example |

intest/

example__11

[Go Up](#)

IMPORTS

std | intest | Example__3 | intest.Example__3 | intest.inintest | intest.inintest.Example__3
| test | Inintest | Inintest.Example__3 |

DESCRIPTIONS

MODULE example__11

| | |
|--|-------------|
| | example__11 |
|--|-------------|

intest/ example__2

[Go Up](#)

DESCRIPTIONS

MODULE example__2

| |
|------------|
| example__2 |
|------------|

Basic Inheritance documentation : mod__3 inherits both mod__1 and mod__2 . Inherits v2__m1, v2__m2, Overrides v1__m1, new locals v2__m3 . Interface Inheritance : mod__4 inherits interface iface__1, overrides v1__i1

Children

1. [rec__1](#)
 2. [rec__2](#)
 3. [rec__3](#)
 4. [mod__1](#)
 5. [mod__2](#)
 6. [mod__3](#)
 7. [iface__1](#)
 8. [mod__4](#)
-

RECORD rec__1

[example__2 \](#)

| | |
|--|-------|
| | rec_1 |
|--|-------|

RECORD rec_2

[example_2](#) \

| | |
|--|-------|
| | rec_2 |
|--|-------|

RECORD rec_3

[example_2](#) \

| | |
|--|-------|
| | rec_3 |
|--|-------|

MODULE mod_1

[example_2](#) \

| | |
|--|-------|
| | mod_1 |
|--|-------|

Children

- 1. [v1_m1](#)
- 2. [v2_m1](#)

ATTRIBUTE v1_m1

[example_2](#) \ [mod_1](#) \

| | |
|-------|-------|
| real8 | v1_m1 |
|-------|-------|

ATTRIBUTE v2_m1

example_2 \ mod_1 \

| | |
|--|-------|
| | v2_m1 |
|--|-------|

MODULE mod_2

example_2 \

| | |
|--|-------|
| | mod_2 |
|--|-------|

Children

- 1. v1_m1
- 2. v2_m2

ATTRIBUTE v1_m1

example_2 \ mod_2 \

| | |
|--|-------|
| | v1_m1 |
|--|-------|

ATTRIBUTE v2_m2

example_2 \ mod_2 \

| | |
|--|-------|
| | v2_m2 |
|--|-------|

MODULE mod_3

example_2 \

| | |
|--|-------|
| | mod_3 |
|--|-------|

Children

- 1. v2_m1
- 2. v2_m2
- 3. v1_m1
- 4. v2_m3

ATTRIBUTE v2_m1

example_2 \ mod_3 \

| | |
|--|-------|
| | v2_m1 |
|--|-------|

INHERITED True

ATTRIBUTE v2_m2

example_2 \ mod_3 \

| | |
|--|-------|
| | v2_m2 |
|--|-------|

INHERITED True

ATTRIBUTE v1_m1

[example_2 \ mod_3 \](#)

| | |
|--|-------|
| | v1_m1 |
|--|-------|

OVERRIDE True

ATTRIBUTE v2_m3

[example_2 \ mod_3 \](#)

| | |
|--|-------|
| | v2_m3 |
|--|-------|

INTERFACE iface_1

[example_2 \](#)

| | |
|--|---------|
| | iface_1 |
|--|---------|

Children

1. [v1_i1](#)
-

ATTRIBUTE v1_i1

example_2 \ iface_1 \

| | |
|-------|-------|
| real8 | v1_i1 |
|-------|-------|

MODULE mod_4

example_2 \

| |
|-------|
| mod_4 |
|-------|

Children

1. v1_i1
 2. v2_m4
-

ATTRIBUTE v1_i1

example_2 \ mod_4 \

| |
|-------|
| v1_i1 |
|-------|

OVERRIDE True

ATTRIBUTE v2_m4

example_2 \ mod_4 \

| | |
|----------|-------|
| STRING20 | v2_m4 |
|----------|-------|

intest/ example__3

[Go Up](#)

DESCRIPTIONS

MODULE Example_3

| | |
|--|-----------|
| | Example_3 |
|--|-----------|

Example : Inheritance across files mod_1 in Example_4 inherits mod_1 in Example_3

Children

1. [mod_1](#)
-

MODULE mod_1

[Example_3](#) \

| | |
|--|-------|
| | mod_1 |
|--|-------|

Children

1. [v1_m1](#)
 2. [v2_m1_ex3](#)
-

ATTRIBUTE v1_m1

Example_3 \ mod_1 \

| | |
|--|-------|
| | v1_m1 |
|--|-------|

ATTRIBUTE v2_m1_ex3

Example_3 \ mod_1 \

| | |
|--|-----------|
| | v2_m1_ex3 |
|--|-----------|

intest/

example__4

[Go Up](#)

IMPORTS

Example__3.mod__1 |

DESCRIPTIONS

MODULE example__4

| | |
|--|------------|
| | example__4 |
|--|------------|

Example : Inheritance across files mod__1 in Example__4 inherits mod__1 in Example__3

Children

1. [mod__1](#)

MODULE mod__1

[example__4 \](#)

| | |
|--|--------|
| | mod__1 |
|--|--------|

Children

1. [v2_m1_ex4](#)
2. [v1_m1](#) : Doc test 2
3. [v2_m1_ex3](#) : DOC Test 3
4. [long_name](#)

ATTRIBUTE [v2_m1_ex4](#)

[example_4](#) \ [mod_1](#) \

| | |
|--|---------------------------|
| | v2_m1_ex4 |
|--|---------------------------|

ATTRIBUTE [v1_m1](#)

[example_4](#) \ [mod_1](#) \

| | |
|--|-----------------------|
| | v1_m1 |
|--|-----------------------|

Doc test 2. Title end by period not newline

ABCD ||||
CDEF ||||

INHERITED True

ATTRIBUTE [v2_m1_ex3](#)

[example_4](#) \ [mod_1](#) \

| | |
|--|-----------|
| | v2_m1_ex3 |
|--|-----------|

DOC Test 3 No Period title

INHERITED True

FUNCTION long_name

example_4 \ mod_1 \

| | |
|--|-----------|
| | long_name |
| (DATASET({REAL8 u}) X, DATASET({REAL8 u}) IntW, DATASET({REAL8 u}) Intb, REAL8 BETA=0.1, REAL8 sparsityParam=0.1 , REAL8 LAMBDA=0.001, REAL8 ALPHA=0.1, UNSIGNED2 MaxIter=100) | |

INHERITED True

intest/

example__7

[Go Up](#)

DESCRIPTIONS

MODULE example__7

| | |
|--|------------|
| | example__7 |
|--|------------|

Basic Type Example Source Code copied from ECL Documentation

Children

- 1. [R](#)

RECORD R

[example__7 \](#)

| | |
|--|---|
| | R |
|--|---|
