

แบบฝึกหัด

1. เกตอะไรที่มีตารางความจริงตรงข้ามกับ OR GATE

.....

2. เกตอะไรที่มีตารางความจริงตรงข้ามกับ AND GATE

.....

3. เกตอะไรที่มีตารางความจริงจะมีเอาต์พุตตรงข้ามกับอินพุตเสมอ

.....

4. เกตอะไรที่มีตารางความจริงตรงกันข้ามกับ EX – OR GATE

.....

5. เกตอะไรที่เอาต์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออินพุตใดอินพุตหนึ่งหรือทุกอินพุตมีค่าลอจิกเป็น 1

.....

6. เกตอะไรที่เอาต์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออินพุตทุกอินพุตเป็น 1 เสมอ

.....

7. เกตอะไรที่เอาต์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออินพุตมีค่าต่างกันเท่านั้น

.....

8. เกตอะไรที่เอาต์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออินพุตมีค่าเหมือนกันเท่านั้น

.....

9. จงเขียนวงจรลอจิก OR Gate และ AND Gate ที่สร้างจาก NAND Gate

.....

10. จงเขียนวงจรลอจิก OR Gate และ AND Gate ที่สร้างจาก NOR Gate

.....