

แบบฝึกหัด

1. เกตอะไร์ที่มีตารางความจริงตรงข้ามกันกับ OR GATE

2. เกตอะไร์ที่มีตารางความจริงตรงข้ามกันกับ AND GATE

3. เกตอะไร์ที่ตารางความจริงจะมีเอ้าท์พุตตรงข้ามกับอินพุตเสมอ

4. เกตอะไร์ที่ตารางความจริงตรงกันข้ามกับ EX – OR GATE

5. เกตอะไร์ที่เอ้าท์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออิพุตใดอิพุตหนึ่งหรือทุกอิพุตมีค่าลอจิกเป็น 1

6. เกตอะไร์ที่เอ้าท์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออิพุตทุกอิพุตเป็น 1 เสมอ

7. เกตอะไร์ที่เอ้าท์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออิพุตมีค่าต่างกันเท่านั้น

8. เกตอะไร์ที่เอ้าท์พุตจะเป็นลอจิก 1 ก็ต่อเมื่ออิพุตมีค่าเหมือนกันเท่านั้น

9. จงเขียนวงจรลอจิก OR Gate และ AND Gate ที่สร้างจาก NAND Gate

10. จงเขียนวงจรลอจิก OR Gate และ AND Gate ที่สร้างจาก NOR Gate
