



## LEGENDA

Lab4	Lab5	Lab6	Lab7	Parcialmente dado	Dado	A ser feito
------	------	------	------	-------------------	------	-------------

\* Para o teste na placa DE2, o relógio CLK <= CLOCK\_50 e deve ser incluído no datapath o bloco de divisor de frequência para obter a frequência de 1Hz. Para o teste no emulador online, o relógio CLK <= CLK\_500Hz e incluir a entrada CLK\_1Hz. Não é necessário incluir o divisor de frequência.