Journal du projet

Intitulé tâche	Implémentation de la mémoire		Implémentation des registres				Implémentation des instructions de traitement de données		Implémentation des instructions d'accès à la mémoire		Implémentation des instructions de branchement et de l'instruction MSR	
État tâche	Validé Implémenter la mémoire dans memory.c tel que décrit dans la spécification.		Validé Remplir les fichiers registers.h et registers.c afin de pouvoir utiliser les registres tels qu'ils sont décrits par la spécification				Validé Fichier arm_data_processing.c		Validé		Validé	
Description/infos supplémentaires sur la tâche									Fichier arm_load_store.c		Fichier arm	_branch_other.c
Date	Avancement	Journal	Avancement	Journal	Avancement	Journal	Avancement	Journal	Avancement	Journal	Avancemen	nt Journal
17/12/2020			En cours	Marin: Lecture de la spécification & écriture d' un résumé de celle-ci								
18/12/2020	Validé	Titouan: Étude des spécificités de la gestion de la mémoire puis implémentation des fonctionnalités dans memory.c. Ran: Lire la partie mémoire dans le sujet, ecrire une partie de memory.c.	À tester / vérifier	Marin: Recherche d'un moyen efficace d' implémentation et écriture de la première version								
19/12/2020		,	Validé	Écriture de tests pour les registres et correction de bugs								
4/1/2021				J	En cours	Ran: lire et conclure les bits des instructions dans le sujet et ecrire l'arm_instruction. c.	En cours	Marin: Lecture de la spécification et recherches sur l'encodage	En cours	Titouan: Recherche sur l'encodage des instructions d'accès à la mémoire.		
5/1/2021					En cours	Ran: ecrire l'arm_instruction.c Marin : ajout de l'évaluation de la condition d'une instruction	En cours	Marin: début de l'implémentation de arm_data_processing_shift (décodage de la shifter operand)	En cours	Titouan: Implémentation en cours de la fonction "arm_load_store".		
6/1/2021					En cours	Ran: corriger ecrire l'arm_instruction.c	En cours	Marin: fin de la 1re implémentation des instructions de data processing, quelques corrections. Il manque encore le calcul des Carry et Overflow. Ces instructions sont à tester	À tester / vé	Titouan: Fin de l'implémentation de la fonction "arm_load_store". (instructions LDR, LDRB, LDRH, STR, STRB, STRH). Ces instructions sont à tester. Début et fin de l'implémentation de la fonction "arm_load_store_multiple". (instructions LDM(1) et STM(1)). Ces instructions sont à tester.		
7/1/2021	Validé	Edouard et Titouan: Factorisation du code.	Validé	Titouan: Factorisation du code.	En cours	Ran: cherche les solutions pour le problème de .configure	En cours	Marin: recherches sur le Carry et Overflow. Corrections mineures sur la fonction. Edouard: Début factorisation du code.	À tester / vé	ri	À tester / v	ér Titouan: Début et fin de l'implémentation de la fonction "arm_branch". (instructions BL et B). Ces instructions sont à tester. Début et fin de l'implémentation de l'instruction MRS (dans fonction "arm_miscellaneous"). Instruction à tester.
8/1/2021					À tester / vé	r Ran: corriger arm_instruction et test des instructions	À tester / vér	Marin : implémentation des calculs de Carry, Borrow et Overflow, corrections de bugs	Validé	Titouan: Tests individuels effectués sur les instruction LDR, LDRB, LDRH, STR, STRB, STRH, LDM(1) et STM(1).	À tester / v	
9/1/2021												
10/1/2021												
11/1/2021					Validé	Ran: test de l'évaluation d'une condition	Validé	Ran et Marin: test des instructions de data_processing et ajout de fichiers d'exemple, correction de bugs liés aux instructions testées	Validé	Titouan: Écriture de fichiers d'exemple pour les instructions de arm_load_store.c, puis tentative de résoudre un bug lié à LDMDA et LDMDB.	Validé	Titouan: Instructions BL, B et MRS testées et corrigées.
12/1/2021							Validé	Ran: test des instructions				
13/1/2021									Validé	Titouan: Fin réécriture des fichiers d'exemple (ajout de commentaires).		
									!		1	