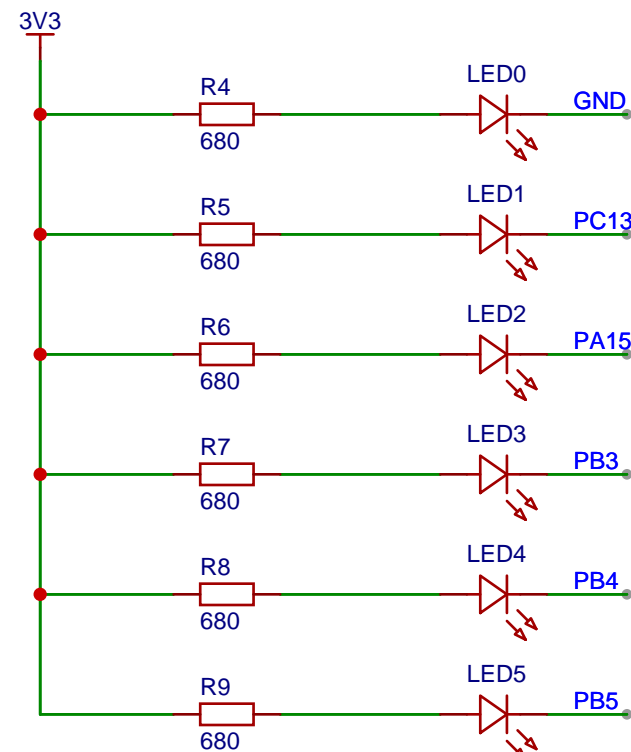


PA15、PB3、PB4默认为JTAG调试接口，需禁用，作为普通IO口用
RCC_APB2PeriphClockCmd(RCC_APB2Periph_AFIO, ENABLE)
GPIO_PinRemapConfig(GPIO_Remap_SWJ_JTAGDisable, ENABLE)



原理图	Schematic1_1		更新日期	2024-02-23
			创建日期	2024-02-18
图页	P1		物料编码	
绘制		STM32F103C8T6最小系统板		
审阅				
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A3	嘉立创EDA