Übungsblatt 10 Rechnerarchitektur im SoSe 2020

Zu den Modulen M

Besprechung: Besprechung der Übungsaufgaben in den Übungsgruppen vom 6. – 10. Juli 2020

Aufgabe Ü21: Latch- bzw. Flip-Flop-Schaltungen (- Pkt.) Bearbeiten Sie die folgenden Teilaufgaben zum Thema Schaltwerke: Zeichnen Sie das Schaltnetz eines getakteten SR-Latch, indem Sie folgende Vorlage ergänzen. a. Verwenden Sie dabei ausschließlich NOR-Gatter und Leitungen. 」□LTakt — R -Ъ. Gegeben sei folgendes Schaltnetz eine Impulsgenerators. Ergänzen Sie folgende Vorlage zu einem Impulsdiagramm für die Ausschnitte b, c, d basierend auf dem eingezeichneten Takt. Dabei verursacht jedes Gatter eine kurze aber nicht vernachlässigbare Verzögerung des Signals. Insbesondere ist die Verzögerung der NOT-Gatter größer als die des AND-Gatters. Takt ----- 1 b ----- 0 C

------ 1

d