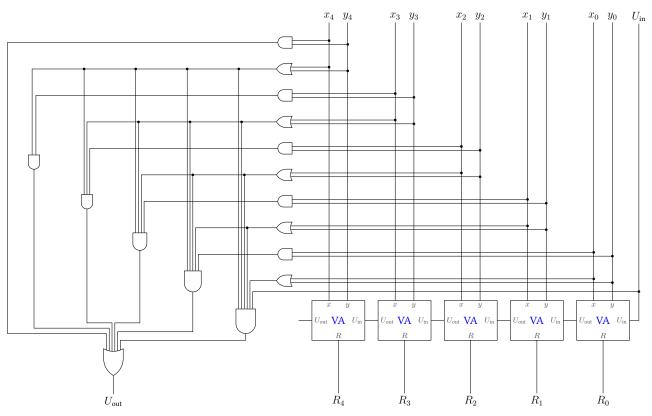
Rechnerarchitektur (SS20) Online-Hausarbeit 6

Yudong Sun 12141043

12. Juli 2020

$$\begin{split} U_{\text{out}} &= x_4 y_4 \\ &\quad + (x_4 + y_4) \, x_3 y_3 \\ &\quad + (x_4 + y_4) (x_3 + y_3) \, x_2 y_2 \\ &\quad + (x_4 + y_4) (x_3 + y_3) (x_2 + y_2) \, x_1 y_1 \\ &\quad + (x_4 + y_4) (x_3 + y_3) (x_2 + y_2) (x_1 + y_1) \, x_0 y_0 \\ &\quad + (x_4 + y_4) (x_3 + y_3) (x_2 + y_2) (x_1 + y_1) (x_0 + y_0) \, U_{\text{in}} \end{split}$$

(b) Es wird angenommen, dass man den eingehenden Übertrag auch betrachten muss:



(c) Setze 12141043 in der Formel:

$$z = \left(\left(\frac{\text{Matr. Nr}}{2} \cdot 10\right) \mod 1000\right) + 25$$

$$= \left(\left(\frac{12141043}{2} \cdot 10\right) \mod 1000\right) + 25$$

$$= (60705215 \mod 1000) + 25$$

$$= 215 + 25$$

$$= 240$$

Ein Carry-Look-Ahead-Addierer mit einer Größe der Bit-Gruppen von g=5 braucht insgesamt

$$3 \times 10 \,\mathrm{ps} = 30 \,\mathrm{ps} \tag{1}$$

für U_{out} (3 Stufen) und

$$5 \times 70 \,\mathrm{ps} = 350 \,\mathrm{ps} \tag{2}$$

für R_0 bis R_4 (fünf Volladdierer, jeweils mit $T_{\rm VA}=70\,{\rm ps}$). Da es mehrere Carry-Look-Ahead-Addierer hintereinander geschaltet werden, ist es egal, ob der erste

Carry-Look-Ahead-Addierer einen Volladdier oder einen Halbaddier für die erste Ziffer R_0 benutzt. Wir brauchen also insgesamt:

$$T_{\text{CLA}} = \left(\frac{240}{5} - 1\right) T_{(U\text{out})} + 350 \text{ ps}$$

= $47 \times 30 \text{ ps} + 350 \text{ ps}$
= 1760 ps

Für ein Ripple-Carry-Addiernetz brauchen wir aber einen Halbaddierer für die erste Ziffer. Da es in der Aufgabestellung aber nicht gegeben war, berechnen wir zunächst die Verzögerung eines Halbaddierers der Form:

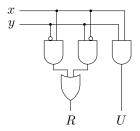


Abbildung 1: Halbaddierer

Angenommen, dass ein NOT-Gatter auch eine Verzögerung von $10\,\mathrm{ps}$ verursacht, dann haben wir:

$$T_{\rm HA} = 3 \times 10 \,\mathrm{ps} = 30 \,\mathrm{ps}$$
 (3)

Somit braucht ein Ripple-Carry-Addiernetz, das zwei 240-stellige Dualzahlen addieren kann, insgesamt:

$$T_{RC} = (240 - 1) \times T_{VA} + T_{HA}$$

= $239 \times 70 \text{ ps} + 30 \text{ ps}$
= 16760 ps

Stehen es nur Volladdierer zur Verfügung, dann braucht ein Ripple-Carry-Addiernetz insgesamt:

$$T'_{RC} = 240 \times T_{VA}$$

= 240 × 70 ps
= 16 800 ps

[OH13] (a) Die Funktionstafel für die gewünschte Schaltung ist gegeben durch:

p	x_1	x_0	y_1	y_0
0	0	0	D	D
0	0	1	D	D
0	1	0	D	D
0	1	1	D	D
1	0	0	1	1
1	0	1	0	0
1	1	0	0	1
1	1	1	1	0

(b) Da die Ausgänge der Schaltung für p=0 egal sind, betrachten wir nur die untere Hälfte der Funktionstabelle und konstruieren die Schaltung so, dass die Schaltung immer das Predecessor liefert, egal p=0 oder p=1 ist. Als boolsche Funktionen sind y_0 und y_1 somit gegeben durch:

$$y_0 = \overline{x_1}\overline{x_0} + x_1\overline{x_0} = \overline{x_0} \tag{4}$$

$$y_1 = \overline{x_1}\overline{x_0} + x_1x_0 \tag{5}$$

In einem Halbaddierer mit Eingänge a und b sind die Ausgänge R und U gegeben durch:

$$R = \bar{a}b + a\bar{b} \tag{6}$$

$$U = ab (7)$$

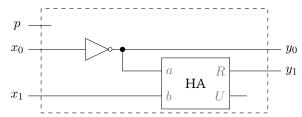
Ist nun $a = \overline{x_0}$ und $b = x_1$, dann gilt:

$$R = \overline{\overline{x_0}}x_1 + \overline{x_0}\overline{x_1} = \overline{x_1}\overline{x_0} + x_1x_0 = y_1 \tag{8}$$

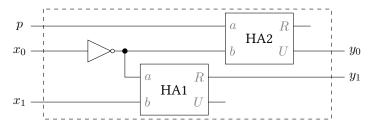
Wir benutzten nun den in Abbildung 1 aus Teilaufgabe (c) beschriebenen Halbaddierer mit der Schaltsymbol:

$$\left(egin{matrix} a & & R & \\ b & & HA & \\ U & & U \end{array} \right)$$

Die Predecessor-Funktion kann somit durch Halbaddierer und NOT-Gatter realisert werden:



Wenn man aber unbedingt die p-Eingang benutzen wollen, dann kann die Predecessor-Funktion wie folgt realisert werden:



mit $y_0 = (p \wedge \overline{x_0})$, was $\overline{x_0}$ liefert für p = 1.

Selbstständigkeitserklärung

Hiermit versichere ich, dass die abgegebene Lösung alleinig durch mich angefertigt wurde und ohne die Hilfe Dritter entstanden ist. Insbesondere habe ich keine Lösungen von Dritten teilweise oder gänzlich abgegeben.

12141043, Yudong Sun

Matrikelnummer, Name

Ort, Datum

Unterschrift