

# Trabajo Práctico Especial

Primer Cuatrimestre 2021

## Objetivo

Implementar un *kernel* que administre los recursos de hardware de una computadora y muestre características del modo protegido de Intel.

## Enunciado

Implementar un *kernel* booteable por Pure64, modificado y provisto por la cátedra. El mismo debe administrar los recursos de hardware y proveer una API para que aplicaciones de usuarios puedan utilizar estos recursos.

Se deben definir dos espacios claramente separados, uno *kernel space* y el otro *user space*. El espacio del *kernel* interactuará directamente con el *hardware* mediante *drivers*, mientras al mismo tiempo proveerá funciones al *user space*. El espacio de usuario no debe acceder por ninguna razón directamente al hardware, sólo a través del espacio de *kernel*. En la **Figura 1** se puede ver un ejemplo de los módulos que conforman el espacio de usuario y los módulos que conforman el espacio de kernel.

Se deberá definir una API con la cual el espacio de usuario puede acceder a las funciones del *kernel*. Este acceso deberá ser implementado a través de la interrupción de software 80h, ya que estos dos módulos se encuentran en distintos espacios de memoria. Dicha API deberá basarse en la API de Linux, que está comprendida por funciones como ***read*** y ***write***.

Además se deberá definir un set de funciones para interactuar con dicha API, deberá formar parte al equivalente en Linux a la biblioteca estándar de C. En la cual, se deberá estar basado. Por ejemplo, deberá contar con funciones como ***scanf***, ***printf***, ***putChar***, ***getChar***.

La implementación del sistema deberá contar con los siguiente:

Se dispondrá de DOS intérpretes de comandos que demuestren el funcionamiento del *kernel* (cada uno usando una mitad de la pantalla). Deberá tomar dichos comandos por entrada estándar y mostrar el resultado de la ejecución por salida estándar. El intérprete deberá interactuar con el sistema mediante un modelo de Terminal. Cada intérprete de comandos deberá siempre despegar su prompt para ingreso de nuevos comandos en la línea inferior de su parte de la pantalla y cada vez que se muestre una nueva línea se deberá desplazar las líneas de información ya existentes hacia arriba eliminando la línea más antigua si fuera necesario.

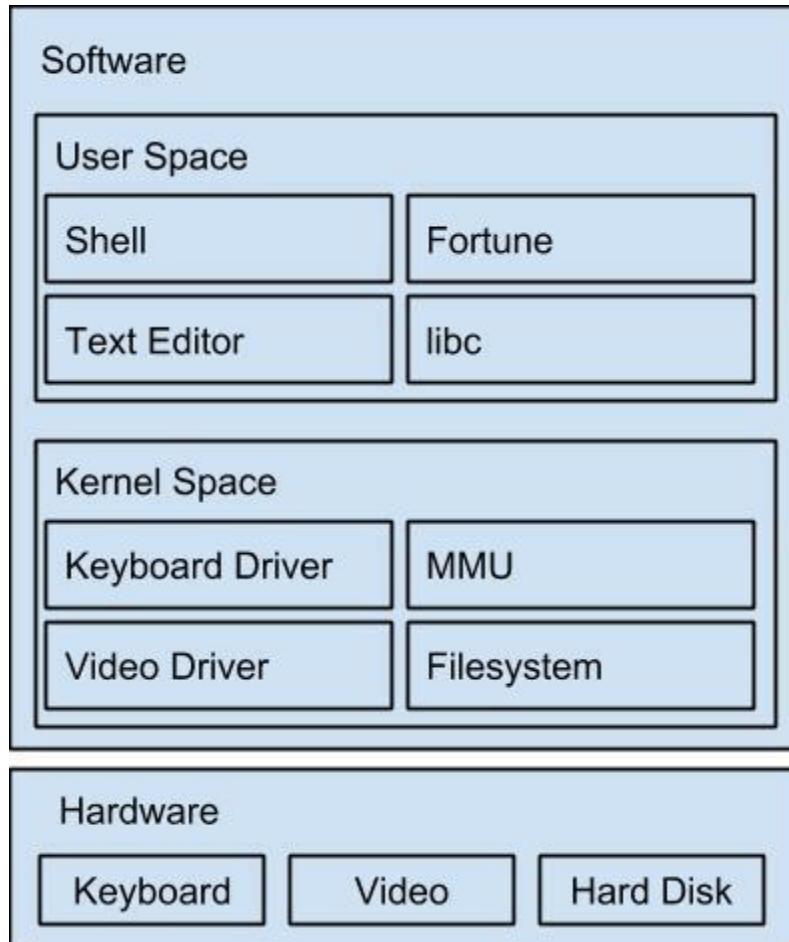
- Funcionalidades:

1. Una función de ayuda, que muestre los distintos programas disponibles.
2. Intérprete de comandos, tipo *Shell* que desencadene las distintas funcionalidades.
3. El kernel deberá poder manejar dos tipos de excepciones : división por cero y código de operación inválido. Ante estas excepciones se deberá desplegar información sobre el tipo de error, instruction pointer y registros en el momento del error.
4. Módulos/comandos para verificar el funcionamiento de las rutinas de excepción antes descritas.
5. Desarrolle el comando "infoREG" que imprime en pantalla el valor de todos los registros.
6. Desarrolle el comando "printmem" el cual recibe como argumento un puntero y realiza en memoria un volcado de memoria de 32 bytes a partir de la dirección recibida como argumento.
7. Módulo/comando para desplegar el día y la hora del sistema.
8. Cuando el sistema arranca, debe preguntar qué módulo se desea correr
- 9.
10. Se deberá disponer de una tecla especial que permite cambiar el shell sobre con el cual se interactúa manteniendo la información de cada mitad de pantalla.

Objetivos opcionales: Se asignará 2 puntos por cada uno de los siguientes objetivos adicionales:

- 1) EL sistema deberá disponer de un programa que lea 3 números a, b y c de punto flotante que serán los coeficientes de una función cuadrática y el programa calculará con la máxima precisión posible ( en el informe deberá explicar qué factores limitan esta precisión) las raíces de esta función. Deberan usar las instrucciones x87 de punto flotante en assembler.
- 2) Un program que identifique qué features tiene el procesador que se está usando. Los features a identificar son:
  - a) cpuid\_support
  - b) mx\_support sse\_support
  - c) sse2\_support
  - d) sse3\_support,
  - e) sse41\_support,
  - f) sse42\_support
  - g) aesni\_support
  - h) pclmulqdq\_support
  - i) avx\_support
  - j) vaesni\_support
  - k) vpclmulqdq\_support
  - l) f16c\_support
  - m) fma\_support
  - n) avx2\_support

Cualquier otra función que el grupo considere apropiada para mostrar el funcionamiento interno del sistema.



**Figura 1 - Ejemplo de Módulos**

Los requerimientos implican la implementación de drivers de teclado y video.

El sistema deberá ser implementado para una Arquitectura Intel de 64 bits en **Long Mode**. La entrada a ese modo será provista por un módulo implementado por la cátedra y debe correr en una PC física real.

## Fuentes

Cómo base del trabajo práctico, descargar los archivos del siguiente repositorio:

<https://bitbucket.org/RowDaBoat/x64barebones/wiki/Home>

## **Integrantes**

El grupo de trabajo podrá contar con un máximo de tres (3) integrantes.

### Calificación

La nota del trabajo práctico consta de la evaluación de los entregables más la **demostración** de su funcionamiento en un coloquio oral. En dicho coloquio se podrá consultar a cualquier integrante cualquier porción de código cual es su implementación y funcionamiento. Además se podrán consultar conceptos teóricos de la materia.

A la hora de la presentación, todos los miembros deberán estar presentes, salvo causa de fuerza mayor, en la cual, el integrante faltante deberá acreditar la documentación que justifique la falta. Dicho integrante luego deberá rendir el coloquio oral en la fecha que se acuerde con la cátedra.

En el caso de que se deba re-entregar el TP por no estar aprobado en primera instancia, se penalizará a los integrantes del grupo con una disminución de 2 (dos) puntos sobre la nota final. Es decir, será necesario un 6 (seis) para aprobar el trabajo práctico en instancia de recuperación.

### Entregables

Cada grupo deberá entregar:

- Por email, un archivo ZIP con el código fuente (sin los binarios), informe (que explique el diseño elegido y sus justificaciones , pros y contras) y manual de usuario. Además, su correspondiente hash md5, en el cuerpo del mail. El archivo debe estar nombrado como X-Y-Z.zip, donde X, Y, Z son los legajos de los participantes. Tener en cuenta que el **hash md5** es la firma del grupo sobre el entregable. En caso de tener problemas con el envío del TPE, enviar el hash directamente.
- Un video donde cada grupo explique las syscalls implementadas , la arquitectura de la solución, metodología de desarrollo grupal usada y se muestre toda las funcionalidades implementadas. El video deberá ser enviado por un link de Google Drive,.

Todo el material deberá ser enviado en forma digital el día de la entrega vía email el día de la entrega a la casilla [arg-catedra@googlegroups.com](mailto:arg-catedra@googlegroups.com)

### Consideraciones

- El tipo de diseño y la forma de implementación serán discutidos entre el grupo y la cátedra durante las clases de laboratorio, dejando la posibilidad de modificar éste enunciado escrito, previo acuerdo entre el docente y los integrantes del grupo.
- Para la evaluación se tendrá en cuenta no sólo el funcionamiento del programa sino también la calidad del software y la documentación escrita pedida.

- Cualquier funcionalidad agregada al TP por sobre lo pedido deberá estar documentada apropiadamente.
- Cualquier código encontrado en Internet u otra fuente debe ser consultado con la cátedra previo a la inclusión en el TPE. Toda inclusión de código de terceros deberá ser documentada con los enlaces o referencias correspondientes a su origen. Deben estar resumizados en el informe de la cátedra.
- Cualquier aclaración oral a cargo de la cátedra con respecto al enunciado del TP tiene la misma validez que el enunciado escrito.
- Los distintos grupos podrán consultar y discutir diseños entre sí, pero la implementación deberá ser propia de cada uno. Cualquier detección de plagio es susceptible de sanciones académicas de acuerdo al reglamento de la Universidad.
- Todos los trabajos corren sobre la misma arquitectura y cuentan con el mismo *template*, por lo tanto existirán muchos códigos equivalentes o similares. La cátedra tendrá esta situación en cuenta.

### **Fechas de Entrega y Defensa**

La entrega del TPE es hasta el martes 8/6 a las 23:59 hs. por correo electrónico dirigido al correo de la cátedra.. La defensa será los días 9 y 16 de junio a las 16 hs. de acuerdo al orden de envío del TPE mediante un coloquio grupal y un cuestionario escrito individual..

La fecha de recuperatorio será el martes 22/6 a las 23:59 hs, y la defensa será el día 23/6 a las 16 hs de acuerdo al orden de envío del TPE..