## FourBitMUX:mux MUX:\gen:0:MUX2 fourBitMuxIn1[4..0] muxIn1 fourBitMuxOut[4..0] fourBitMuxIn2[4..0] 0 muxIn2 muxOut fourBitMuxSel muxSel MUX:\gen:1:MUX2 muxIn1 muxIn2 muxOut muxSel MUX:\gen:2:MUX2 muxIn1 muxIn2 muxOut 2 muxSel MUX:\gen:3:MUX2 muxIn1 3 muxIn2 muxOut muxSel MUX:\gen:4:MUX2 muxIn1 muxIn2 muxOut muxSel