アナログ回路工学 演習問題(04) (担当:坪根)

出題日: 2020年5月28日,提出期限: 2020年6月1日23時59分

問1

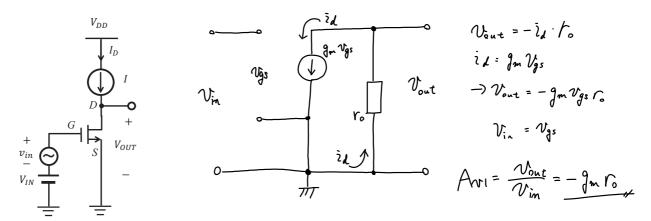


図1,ソース接地増幅回路(電流源負荷)

図 1 の回路について小信号電圧利得 A_{v1} を求めよ. ただし、MOSFET は飽和領域で動作しているとし、チャネル長変調効果を考慮せよ.



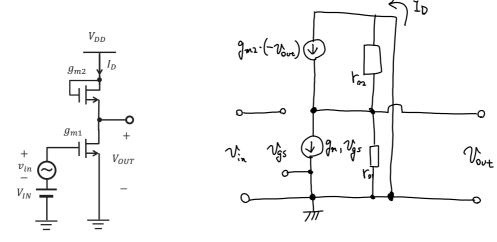
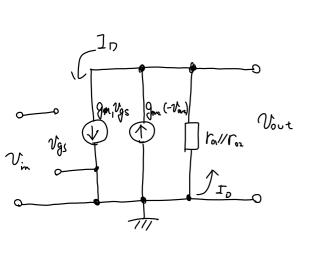


図2, ソース接地増幅回路(ダイオード負荷)

図 2 の回路について小信号電圧利得 A_{v2} を求めよ.ただし,2 つの MOSFET はそれぞれ飽和領域で動作しているとし,チャネル長変調効果は無視して良い.また,図に示すように 2 つの MOSFET の飽和領域でのトランスコンダクタンスはそれぞれ g_{m1} , g_{m2} とする.



$$\begin{split}
& I_{D} = g_{m_{1}} V_{gs} - \left(g_{m_{2}}(-V_{ovr})\right) \\
& V_{out} = -I_{D} \cdot \left(V_{o_{1}} / / V_{o_{1}}\right) \\
& V_{ovt} = -g_{m_{1}} V_{gs}\left(V_{o_{1}} / / V_{o_{2}}\right) - g_{m_{2}} V_{ovt}\left(V_{o_{1}} / / V_{o_{1}}\right) \\
& V_{ovt} + g_{m_{2}} V_{ovt}\left(V_{o_{1}} / / V_{o_{2}}\right) = -g_{m_{1}} V_{gs}\left(V_{o_{1}} / / V_{o_{2}}\right) \\
& V_{out} = \frac{-g_{m_{1}}\left(V_{o_{1}} / / V_{o_{2}}\right)}{+g_{m_{2}}\left(V_{o_{1}} / / V_{o_{2}}\right)} V_{gs} = \frac{-g_{m_{1}}}{\left(V_{o_{1}} / / V_{o_{2}}\right)} V_{gs} \\
& V_{im} = V_{gs} \\
& A_{v_{2}} = \frac{V_{ov_{1}}}{V_{im}} = \frac{-\frac{g_{m_{1}}}{g_{m_{2}}} V_{gs}}{V_{gs}} = -\frac{g_{m_{2}}}{g_{m_{2}}}
\end{split}$$