

Национальный технический университет Украины
“Киевский политехнический институт имени Игоря Сикорского”
Факультет информатики и вычислительной техники

Компьютерная схемотехника
Лабораторная работа №1

Изучение системы автоматизации проектирования Quartus II. Создание проекта.

Иванов Д.А.
группа ИО-371
09.12.2019

Цель работы

Изучение системы автоматизации проектирования Quartus II, получение навыков создания проекта, вводу проекта в схематичном режиме, работы в графическом редакторе, разработки функциональных блоков комбинационных схем.

Общая схема проекта:

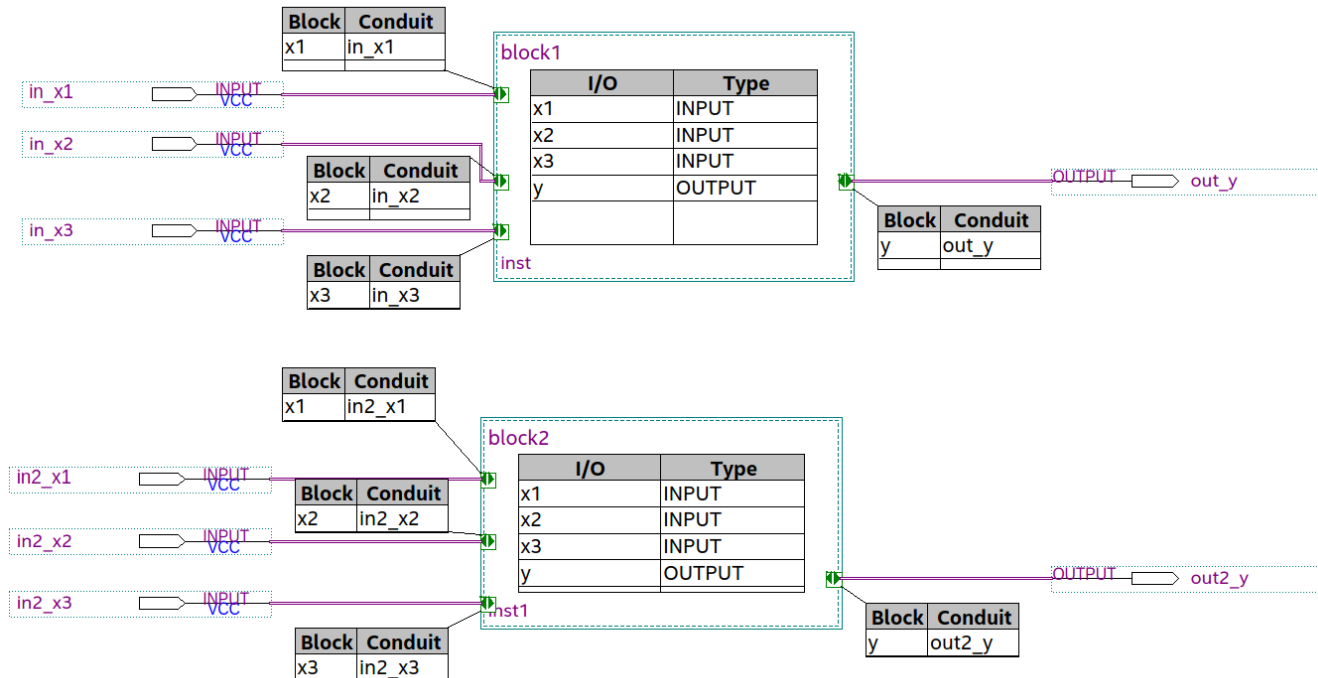


Схема совершенно дизъюнктивной нормальной формы:

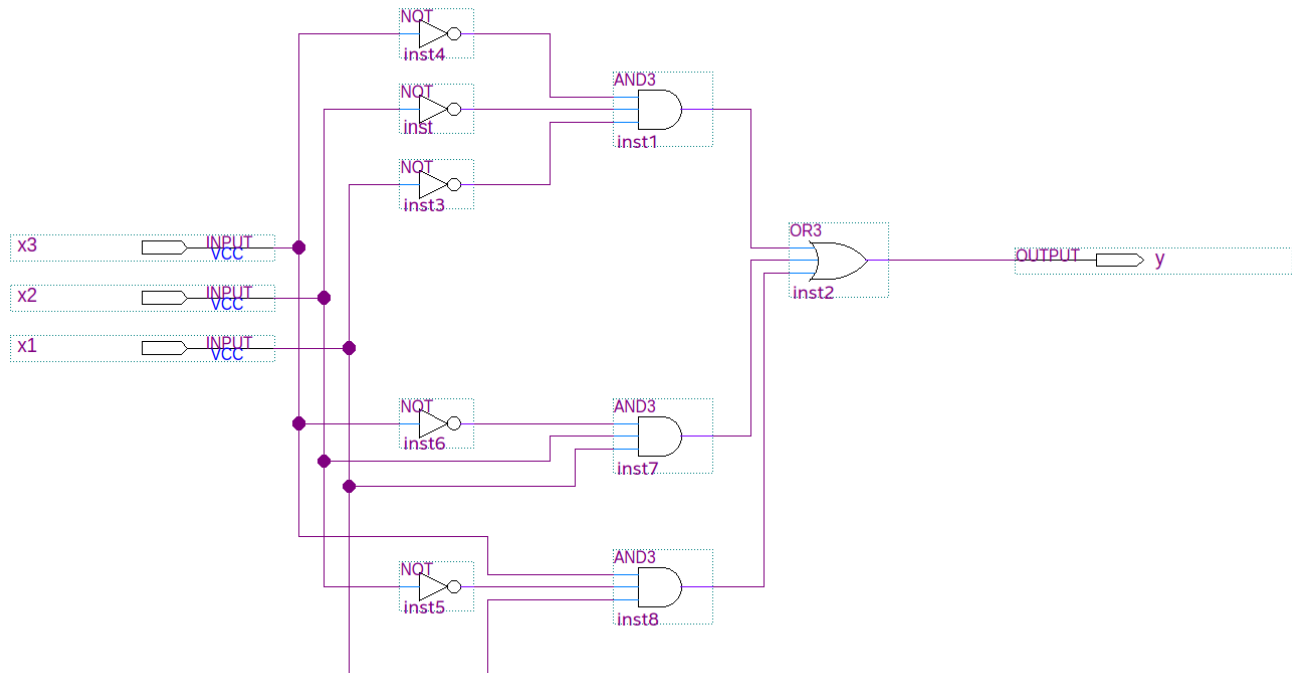
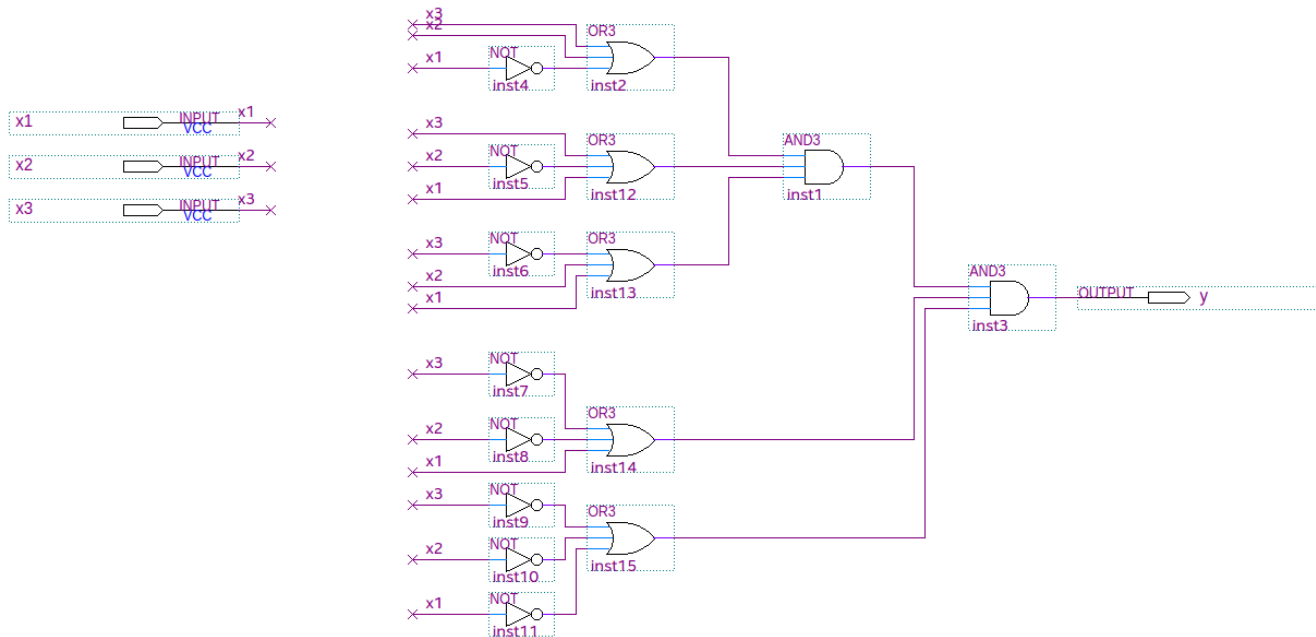


Схема совершенно конъюнктивной нормальной формы:



Результаты компиляции проекта:

Flow Status	Successful - Sun Dec 8 18:21:37 2019
Quartus Prime Version	19.1.0 Build 670 09/22/2019 SJ Lite Edition
Revision Name	cd-lab1
Top-level Entity Name	cdlab1
Family	Cyclone V
Device	5CEBA4F23C7
Timing Models	Final
Logic utilization (in ALMs)	2 / 18,480 (< 1 %)
Total registers	0
Total pins	8 / 224 (4 %)
Total virtual pins	0
Total block memory bits	0 / 3,153,920 (0 %)
Total DSP Blocks	0 / 66 (0 %)
Total HSSI RX PCSs	0
Total HSSI PMA RX Deserializers	0
Total HSSI TX PCSs	0
Total HSSI PMA TX Serializers	0
Total PLLs	0 / 4 (0 %)
Total DLLs	0 / 4 (0 %)

Результаты функциональной симуляции:

