

# Применение формальных методов при спецификации бизнес-процессов

Морковкин Василий

2022

# Аннотация

История отрасли информационных технологий насчитывает немало случаев масштабных нарушений работы из-за изъянов программного обеспечения. Изъяны могут нести финансовые и репутационные потери, а также ставить под угрозу безопасность персональных данных и жизнь человека. Поэтому неотъемлемой частью процесса разработки программного обеспечения является поиск ошибок и их исправление.

Ошибки могут появляться на этапах:

- спецификации,
- написания кода.

Практика покрытия кода автоматизированными тестами помогает минимизировать ошибки этапа написания кода, хорошо описана и широко применяется в индустрии. Ошибки спецификации, однако, такими тестами не обнаруживаются. Они могут проявляться в виде нарушения инвариантов работы системы и даже противоречивости постановки задачи. О возможных противоречиях в требованиях и теоретически достижимых гарантиях любой системы лучше знать еще до начала ее разработки.

С этой целью данная работа фокусируется на разработке, эксплуатации и анализе применимости метода спецификации бизнес-процессов. За основу берутся формальные методы к верификации. Метод должен осваиваться разработчиками за разумное время, а результат его применения оправдывать расходы на использование.

# Оглавление

<b>1</b>	<b>Введение</b>	<b>4</b>
1.1	Основные понятия . . . . .	4
1.2	Цели работы . . . . .	4
1.3	Актуальность работы . . . . .	5
1.4	Анализ подходов . . . . .	6
1.5	Структура работы . . . . .	7
<b>2</b>	<b>Выбор инструмента</b>	<b>8</b>
2.1	Сравнение технологий . . . . .	8
2.2	Моделирование времени . . . . .	9
2.3	Возможности TLA <sup>+</sup> . . . . .	10
2.3.1	Логика высказываний . . . . .	10
2.3.2	Теория множеств . . . . .	11
2.3.3	Логика предикатов . . . . .	11
2.3.4	Темпоральная логика . . . . .	11
2.3.5	Моделирование данных . . . . .	11
2.3.6	Операторы и функции . . . . .	11
2.3.7	PlusCal . . . . .	11
<b>3</b>	<b>Метод</b>	<b>12</b>
3.1	Языки и нотации . . . . .	13
3.2	Уточнение требований . . . . .	13

3.3	Шаблоны . . . . .	13
3.3.1	Алгоритм . . . . .	13
3.3.2	Машина состояний . . . . .	13
3.4	Примеры . . . . .	13
3.4.1	Денежный перевод . . . . .	13
3.4.2	Светофоры . . . . .	13
3.5	Анализ применимости . . . . .	13
3.5.1	Стоимость . . . . .	13
3.5.2	Достоинства . . . . .	13
3.5.3	Ограничения . . . . .	13
<b>4</b>	<b>Доработка инструментов TLA<sup>+</sup></b>	<b>14</b>
4.1	Подсветка синтаксиса . . . . .	14
4.2	Neovim плагин . . . . .	14
<b>5</b>	<b>Выводы</b>	<b>15</b>
<b>6</b>	<b>Литература</b>	<b>16</b>

# Введение

В данной главе будут введены основные понятия, сформулированы цели, приведен анализ существующих подходов и описана структура работы.

## 1.1 Основные понятия

В контексте данной работы введем следующие понятия.

*Формальные методы* — набор математических техник, применяемых в сфере информационных технологий для формализации рассуждений и построения систем с изученными свойствами.

*Спецификация* — процесс разработки технического задания, которое может быть транслировано разработчиками в программный код.

*Бизнес-процесс* — упорядоченный набор действий, выполняемых людьми или машинами, результатом исполнения которых является продукт или услуга, потребляемые пользователями.

## 1.2 Цели работы

- Исследование существующих подходов к валидации спецификаций бизнес-процессов.
- Разработка методики спецификации бизнес-процессов с применением формальных методов.

- Подготовка инструментария для использования методики в продуктовой разработке.
- Применение методики на практике, оценка затрат, преимуществ и ограничений.

## 1.3 Актуальность работы

Ошибки программного обеспечения могут угрожать жизни людей и оборачиваться значительными финансовыми убытками. К примеру, редкая ошибка конкурентности приводила к неконтролируемому разгону машин Toyota [1]. А из-за гонки на данных аппарат лучевой терапии Therac-25 генерировал небезопасные дозы излучения [2].

Примеры показывают, что даже инвестиция значительного времени в тестирование продукта не позволяет убедиться в отсутствии ошибок конкурентности. Проблема усугубляется тем, что писать надежные конкурентные тесты - весьма нетривиальная задача [3]. Более того, сам код может соответствовать спецификации, в то время как спецификация может допускать исполнения, ведущие к нежелательным последствиям.

Дело в том, что люди разрабатывают сложные системы, где число состояний огромно. Занимаясь ручным перебором возможных исполнений легко что-то упустить. Однако, призвав на помощь опыт математиков, о системах можно рассуждать в терминах их свойств. Такие свойства можно формулировать в утверждениях вида:

- “В системе никогда не происходит событие X”,
- “Если произошло X, то в конце концов произойдет и Y”,
- “Работа алгоритма завершается”, и так далее.

Такие свойства звучат естественно и понятны людям без специальных знаний. Имея механизм проверки этих свойств, можно строить системы, дизайн которых обладает предсказуемым поведением. Подобный подход получил рас-

пространение в сфере компьютерной безопасности [4] и алгоритмов распределенных систем [5].

При разработке бизнес-процессов спецификации зачастую выглядят как текст на натуральном языке (русский, английский и т.д.). В лучшем случае, с применением нотаций вроде BPMN [6] и UML [7]. Проблема таких спецификаций в том, что они не делают акцент на описании и поддержке инвариантов процессов, которые описывают. На момент написания статьи автору не удалось найти фреймворка, который бы помогал в проверке дизайна на непротиворечивость и отсутствие изъянов, и в то же время был бы доступным для освоения разработчиками или системными аналитиками. Наверняка, владелец любого продукта не отказался бы от понимания того, что в его системе произойти не может, и что непременно произойдет. Так почему бы не попробовать формальные методы в продуктовой разработке?

## 1.4 Анализ подходов

Идея применения формальных методов для спецификации бизнес-процессов не нова. Существующие фреймворки берут на вооружение различные формализмы: *императивный, декларативный, событийный и артефактный*.

В *императивном* формализме процессы моделируются как множества *задач* или *активностей*, *вентилей* (анг. *gates*), и *событий*, связанных *потоками* (анг. *flows*) или *переходами* (анг. *transitions*). Каждая активность описывает единицу работы, а переходы описывают порядок между единицами работы. Императивные подходы включают в себя верификацию распространенных нотаций BPMN [8], BPEL [9], UML [10] и YAWL [11].

С другой стороны, *декларативный* формализм не прибегает к концепции потоков, которые определяют очередность операций. Вместо этого процесс моделируется как множество *активностей* и множество *ограничений* на очередность этих активностей. Любое исполнение процесса, не запрещенное этими

ограничениями, считается корректным.

*Событийный* формализм [12] - еще один подход к моделированию. Его основу составляют *событийные процессные цепочки* — направленные графы, состоящие из *событий, активностей и вентилей*. В отличие от императивного подхода, в событийном подходе нет явного моделирования порядка операций.

Наконец, *артефактный* формализм фокусируется на эволюции бизнес-сущностей и данных. Такие спецификации включают в себя понятие жизненного цикла бизнес-сущностей (артефактов), таких как данные.

Для целей работы больше подходит декларативный подход, поскольку он не привязан к конкретной нотации. Более того, его применение не требует уже готовой спецификации. Отталкиваясь от набора простых желаемых свойств, он может выступать в роли интерактивного ассистента при разработке спецификации.

## 1.5 Структура работы

В Главе 2 рассматриваются математические формализмы, пригодные для формирования декларативной методики. Поясняется выбор языка спецификаций TLA<sup>+</sup>. Описываются его базовые конструкции и выразительные возможности.

В Главе 3 разрабатывается сама методика. Приводятся детальные примеры использования и анализ опыта реального использования в продуктовой разработке.

В Главе 4 описывается разработка инструментария TLA<sup>+</sup>, полезного для применения методики.

Работа завершается подведением итогов и обсуждением дальнейших путей развития.



# Выбор инструмента

В данной главе будет произведен обзор формальных методов *доказательства теорем* и *проверки моделей*, а также пояснен выбор в пользу проверки моделей для целей данной работы. Затем будет обозначена необходимость и способы моделирования времени, проведено сравнение наиболее популярных инструментов проверки моделей *Alloy* и  $\text{TLA}^+$ . И, наконец, описаны концепты  $\text{TLA}^+$ , которые будут использоваться в дальнейшем.

## 2.1 Сравнение технологий

В плеаде формальных методов ярко выделяются два похода: *доказательство теорем* (анг. *theorem proving*) и *проверка моделей* (анг. *model checking*).

В доказательстве теорем верификация устроена индуктивно, шаг за шагом: отталкиваясь от выбранной системы аксиом и правил вывода выводятся комплексные утверждения. При использовании доказательного ассистента нам доступна работа с более точными представлениями наших систем. Однако, занимаясь проблемой разрешимости (нем. *Entscheidungsproblem*), Алан Тьюринг показал [13], что не может существовать завершающегося алгоритма, который бы в качестве входных данных принимал утверждение некоторого формального языка, а на выходе выдавал бы один из двух ответов: “истина” или “ложь”. Следствием этого фундаментального результата является необходимость проводить доказательства вручную (за исключением ограниченного набора простых

случаев), а это требует значительной экспертизы.

В подходе проверки моделей мы описываем абстрактную версию системы и можем автоматически (с помощью *проверщика моделей* (анг. *model checker*)) проверить ее на соответствие свойствам. При этом наша модель должна быть достаточно маленькой (в терминах количества состояний), чтобы быть обработанной проверщиком за разумное время.

Поскольку нашей целью является создание методики, доступной для освоения широким кругом людей без должной математической подготовки, фундаментом методики послужит *проверка моделей*.

## 2.2 Моделирование времени

Нам интересна проверка утверждений вида “ $X$  всегда верно“, “В конце концов  $X$  будет верно“, “ $X$  верно до тех пор, пока не верно  $Y$ “, “Если  $X$ , то в конце концов  $Y$  будет верно“. Эти утверждения строятся вокруг концепта времени. Значит, нужен способ для его моделирования. Подходящим формализмом является *темпоральная логика*. Ее разновидность, *линейная темпоральная логика*, как раз позволяет кодировать утверждения о будущих путях исполнения. Типичными операторами являются:

- сразу после ( $\bigcirc F$ )
- всегда ( $\Box F$ )
- в итоге ( $\Diamond F$ )

Наиболее развитыми языками спецификаций с возможностями проверки моделей и рассуждения о времени с помощью линейной темпоральной логики являются  $TLA^+$  [14] и Alloy версии 6 [15].

На момент написания в Alloy поддержка темпоральной логики появилась недавно, не покрыта документацией и примерами использования. Поэтому, хоть Alloy и является перспективным инструментом верификации с акцентом на визуализацию, в данной работе будет использоваться  $TLA^+$ .

## 2.3 Возможности TLA<sup>+</sup>

Большинство математических концептов, используемых в TLA<sup>+</sup>, просты. Данная секция дает представление о том, как выглядит написание выражений в TLA<sup>+</sup>.

Зачастую языки программирования имеют свою нотацию для математических операторов. Например, логические операторы Java (!, &&, ||) в математике обозначаются как ( $\neg$ ,  $\vee$ ,  $\wedge$ ) и отсутствует на большинстве раскладок клавиатур. По этой причине логические операторы в TLA<sup>+</sup> записываются как ( $\sim$ ,  $\wedge$ ,  $\vee$ ). Для других математических символов используются их эквиваленты из LaTeX.

### 2.3.1 Логика высказываний

TLA<sup>+</sup> строится поверх *логики высказываний*. Высказывание — это утверждение на булевых переменных, которые принимают значения True или False. К примеру, выражение

$$A \wedge (B \vee \neg C)$$

означает “А верно И (В верно ИЛИ С ложно)”, а выражение

$$A \Rightarrow B = \neg A \vee B$$

называется “импликацией” и эквивалентно утверждению “либо А ложно, либо В истинно”. Равенство в логике высказываний определяется как импликация в обе стороны.

TLA<sup>+</sup> умеет вычислять высказывания:

$Q : \text{FALSE} \Rightarrow \text{FALSE}$

$A : \text{TRUE}$

Например, используя генераторы множеств, можно вывести таблицу истинности для импликации:

$Q : \{ \langle A, B, A \Rightarrow B \rangle : A, B \in \text{BOOLEAN} \}$

$A : \{ \langle \text{FALSE}, \text{FALSE}, \text{TRUE} \rangle, \\ \langle \text{FALSE}, \text{TRUE}, \text{TRUE} \rangle, \\ \langle \text{TRUE}, \text{FALSE}, \text{FALSE} \rangle, \\ \langle \text{TRUE}, \text{TRUE}, \text{TRUE} \rangle \}$

### **2.3.2 Теория множеств**

### **2.3.3 Логика предикатов**

### **2.3.4 Темпоральная логика**

### **2.3.5 Моделирование данных**

### **2.3.6 Операторы и функции**

### **2.3.7 PlusCal**

# Метод

Foo bar

## **3.1 Языки и нотации**

## **3.2 Уточнение требований**

## **3.3 Шаблоны**

### **3.3.1 Алгоритм**

### **3.3.2 Машина состояний**

## **3.4 Примеры**

### **3.4.1 Денежный перевод**

### **3.4.2 Светофоры**

## **3.5 Анализ применимости**

### **3.5.1 Стоимость**

### **3.5.2 Достоинства**

### **3.5.3 Ограничения**

# **Доработка инструментов TLA<sup>+</sup>**

## **4.1 Подсветка синтаксиса**

## **4.2 Neovim плагин**

# **Выводы**



# Литература

- [1] Phil Koopman. A case study of toyota unintended acceleration and software safety. *Electrical And Computer Engineering*, 2014.
- [2] Nancy G. Leveson. The therac-25: 30 years later. *IEEE Computer*, 2017.
- [3] Tom Cargill. Extreme programming challenge fourteen. 2009.
- [4] Kathleen Fisher et al. The hacms program: using formal methods to eliminate exploitable bugs. *Philos Trans A Math Phys Eng Sci*, 2017.
- [5] Chris Newcombe. Why amazon chose tla+. *International Conference on Abstract State Machines, Alloy, B, TLA, VDM, and Z*, pages 25—39, 2014.
- [6] Bpmn reference. <https://www.bpmn.org/>.
- [7] Uml reference. <https://www.uml-diagrams.org/class-reference.html>.
- [8] y. x. 1000.
- [9] y. x. 100.
- [10] y. x. 1000.
- [11] y. x. 1000.
- [12] August-Wilhelm Scheer. Process modeling using event-driven process chains. 2005.

- [13] Alan Turing. On computable numbers, with an application to the entscheidungsproblem. 1936.
- [14] Tla+ reference. <https://lamport.azurewebsites.net/tla/tla.html>.
- [15] Alloy reference. <https://alloytools.org/>.