コンピュータ理工学実験

第5単元: Ge-Radio/Inverter Chain

概要:

同調回路と発振回路を具体的に体験し、 コンピュータの中身がどう動いているかを理解する。

本単元の流れ:これまでの基礎知識を踏まえて

- 共振回路とGeダイオードでAMラジオを作る。(同調回路)
- コンピュータ素子 Inverterを用いて、フリップフロップ (FlipFlop:メモリの原理)、クロック動作(発振回路)を オシロスコープで観察し、理解する。

実験許可条件

・実験ノート・電卓を各自準備すること ・ハンドアウトなどの資料、グラフ用紙(メモのグラフなど)はバインダへ (過去の資料も含めてまとめて手元で見れるようにする)

本日の課題2トピック

部品の数に限りがあるので、やれるところから実施して、 教員・TA/SAのチェックを受けていってください(115点満点)。

A: 『ゲルマニウム・ラジオ』の実験 (聞こえたら40点) 並列共振回路、ダイオードによる検波

B: 『インバーターチェーン』の実験 (教員・TA/SAに示せたら各15点) 基本論理回路(NOT 回路)、信号の高速伝搬と C, R の関係

- コンピュータが二進法(O Vと 5V) で安定に動作する理由を理解する。
 - (15点)1インバーターに5V三角波入力したときの入出力波形観察
 - (15点)2インバーターを直列接続したときの入出力波形観察
- リング状インバーターが偶数/奇数個で振る舞いが異なることを確認する。
 - (15点)2個(偶数個)のインバーターをリング状に接続し、入力をOV, 5V,に振って出力波 形がどうなるかを観察(FF:フリップフロップ、SRAM の基本原理)
 - (15点)5個(奇数個)のインバーターをリング状に接続して、出力波形観測(リングオシレータの発振現象、コンピュータのクロック、同期信号)
 - (15点)どれか一つのインバータの出力にキャパシタand/or抵抗器を挿入し、 発振周波数の変化を観察(配線にも抵抗があるのでローパスフィルタに。) (コンピュータ(=VLSI)が、高速で動作するためには何が必要か???)

A: 『ゲルマニウム・ラジオ』の実験 並列共振回路、ダイオードによる検波

通信の基礎:

- 共振回路の応用
- 振幅変調(AM) 参考)周波数変調(FM)、位相変調(PM)
- 検波(or 整流)

使用素子:

L=1mHとC=22pFの組合せ ゲルマニウム・ダイオード: OA90、(または Siダイオード) 10KΩ抵抗、アンテナ線(4m程度x2本) クリスタル・イヤホン→教卓に準備・実験時に使用

なぜ高い周波数の電波を使うのか

☆音声信号をそのまま電波にするとどうなるか

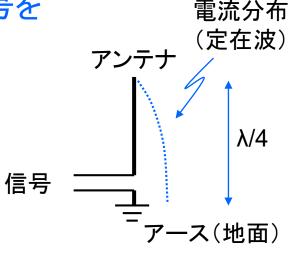
周波数を3kHzとすると電波の波長 λ (ラムダ)は $\lambda=3 \times 10^8 \text{ m/s}/3 \times 10^3 \text{ Hz} = 1 \times 10^5 \text{ m} = 100 \text{ km}$

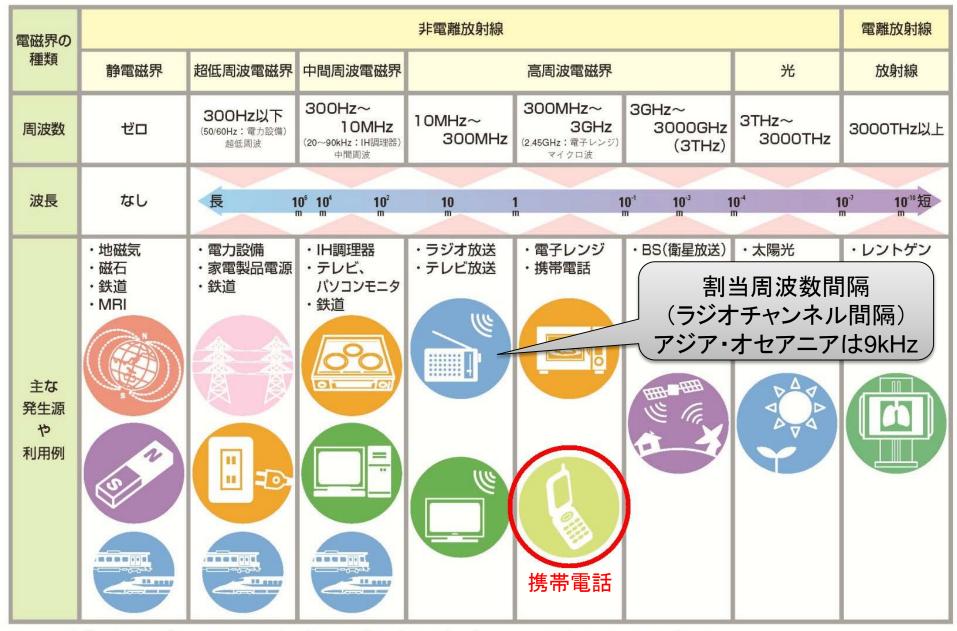
アンテナの長さとして4分の1波長(λ/4)は必要

→25kmの長さのアンテナが必要となり非現実的

∴高い周波数の正弦波(搬送波)に音声信号を 乗せる必要がある。 これを『変調』という。

☆チャンネル周波数を変えて混信を防ぐ





注:周波数「 $Hz(\Lambda \nu)$ 」は1秒間に振動する数で、電磁波の伝わる速さ「 3×10^8 m/ 10^8 m/を波長で割った数です。

 $k (+\pi) = 10^{\circ}, M (\times \pi) = 10^{\circ}, G (+\pi) = 10^{\circ}, T (-\pi) = 10^{\circ}$

電波の使われ方と波長

50m以上の 長さが必要

中波AM放送のアンテナ (会津若松市内)



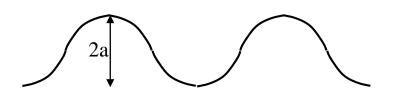
ラジオ福島(RFC): 会津若松市花見が丘(小田橋近く)



NHK第1&2: 会津若松市宮町

振幅(AM)変調の波形

音声信号

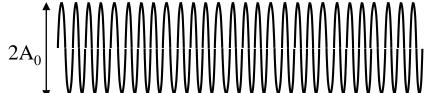


a, A₀: 振幅

 $a\cos 2\pi f_s t$

:最大で3kHz

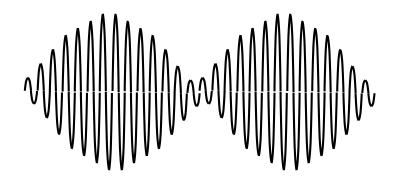
搬送波 信号



 $A_{C}\cos 2\pi f_{c} t$

: AMラジオは 500kHz~1.6MHz

変調された搬送波信号



振幅変調(AM変調)の場合: 高周波の搬送波信号の振幅を 音声信号で変化させる $A(t)\cos 2\pi f_c t$

$$= A_C (1 + \frac{a}{A_C} \cos 2\pi f_s t) \cos 2\pi f_c t$$

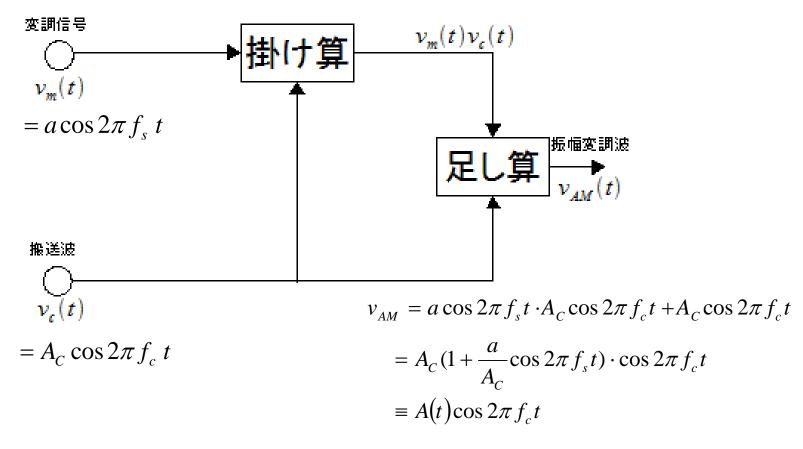
$$= A_C (1 + m_{AM} \cos 2\pi f_s t) \cos 2\pi f_c t$$

 m_{AM} :変調指数 (modulation index)

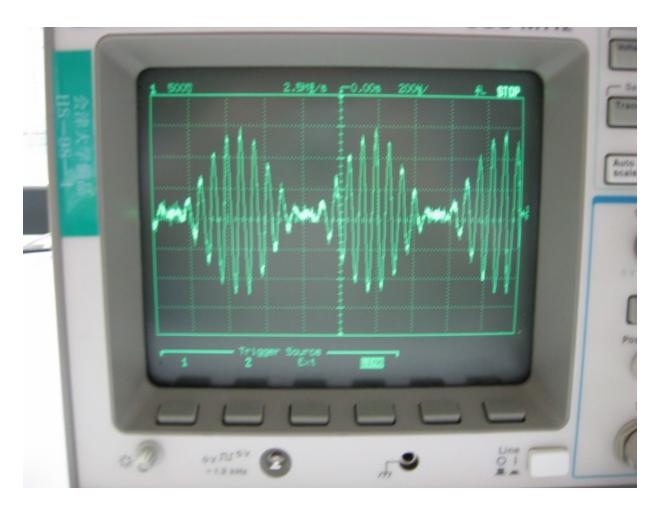
$$0 \le m_{\scriptscriptstyle AM} \le 1$$

振幅(AM)変調のやり方

☆音声信号と搬送波を単に足すだけ(どうなる??) では変調はできない→掛け算が必須

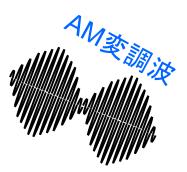


実際のAM変調波形

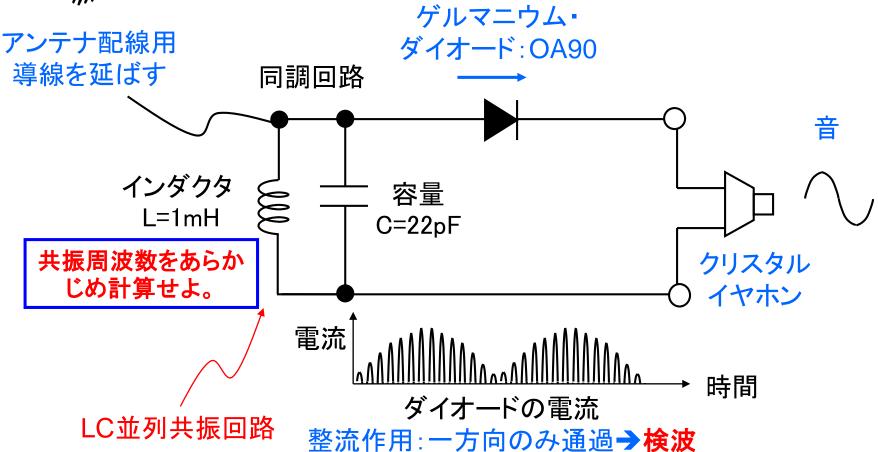


搬送波(キャリア) 周波数: 14kHz

変調信号周波数:1.4kHz



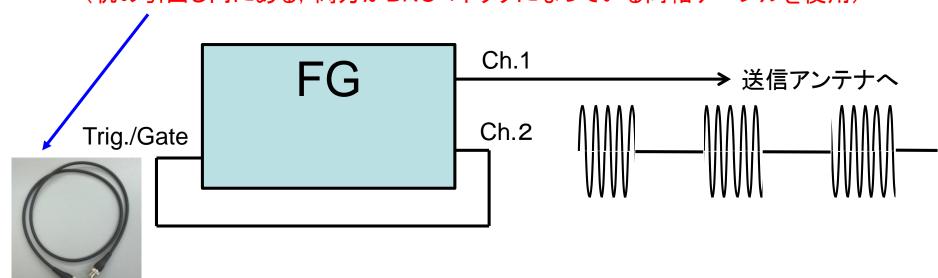
課題回路 ーゲルマニウム・ラジオー



送信にはFGを使用

ここでは、放送局としてファンクションジェネレータを利用する。 ただし、搬送波をAM変調する際にアナログ変調はできないので、ゲーティング (Gating)を利用してOn-Off (1/0) の二値変調をかける。 FG 設定

- Ch.1:正弦波、周波数 LC 共振周波数付近、振幅 20V、オフセット 0V 出力は、送信アンテナへ。(搬送波として用いる)
- Ch.2:矩形波、周波数(可聴周波数 とりあえず1KHz)、振幅 5V、オフセット 2.5V (オフセットを2.5V にした理由は、0-5V の矩形波を作るため。) 出力は、FG裏側の Trig./Gate端子へ接続。 (机の引出し内にある, 両方がBNCコネクタになっている同軸ケーブルを使用)



A: 『ゲルマニウム・ラジオ』の実験 並列共振回路、ダイオードによる検波

使用素子:

L=1mHとC=22pFの組合せ ゲルマニウム・ダイオード: OA90、(または Siダイオード) 10KΩ抵抗、アンテナ線(4m程度x2本) クリスタル・イヤホン→教卓に準備・実験時に使用

課題の手順

FG による送信機を準備 (送信アンテナをつなぐ) 次のスライドの課題回路(ゲルマラジオ)を、各班で組立てる。

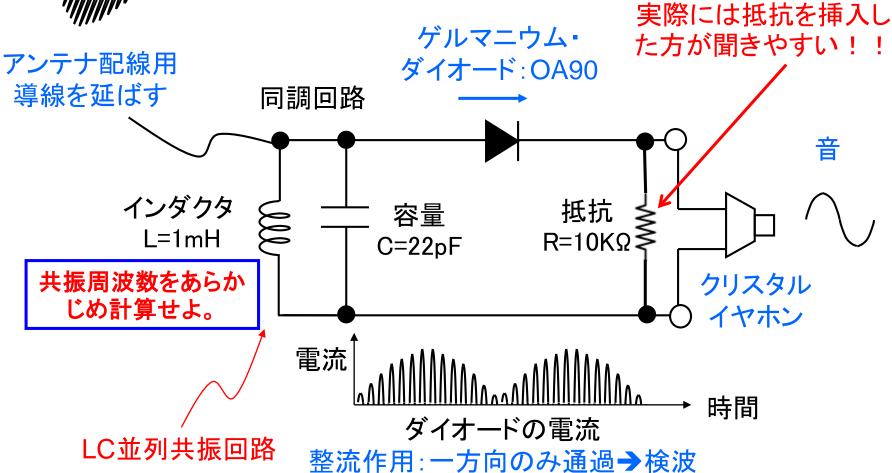
組立てたラジオに、「受信アンテナ」と「イヤホン」をつなぐ。
FGによる1kHzの矩形波で変調されているので、「ピー」と聞こえればOK。

イヤホンをラジオからはずして、ダイオード通過前のAM変調波形と ダイオード通過後の検波された1kHzの方形波信号を、オシロス コープにより観測する。

注)ただし、今回のようなアンテナでは高いQは実現できず、 広い周波数範囲で受信ができてしまう。



課題回路 ーゲルマニウム・ラジオー



課題回路(FG を送信機とする!)

FG

ーゲルマニウム・ラジオー

Ch1: 搬送波

正弦波

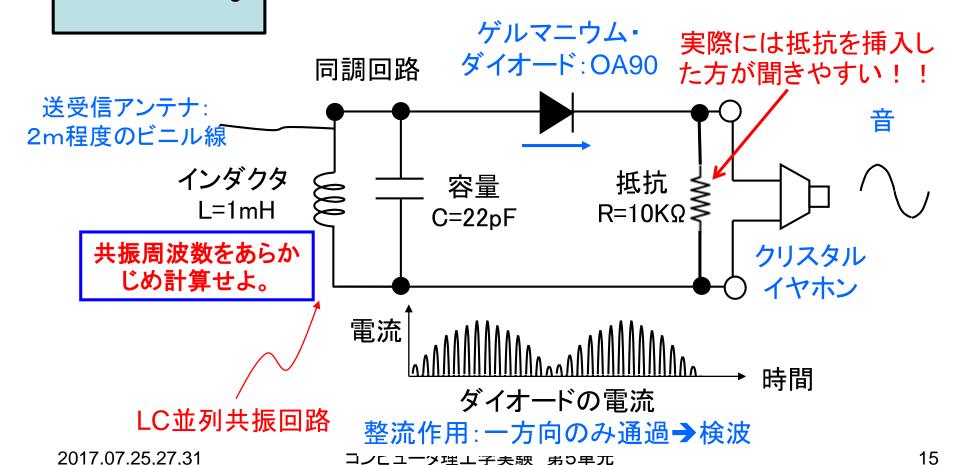
Ch2:変調波

矩形波>Gating

Ch1: 送信アンテナへ

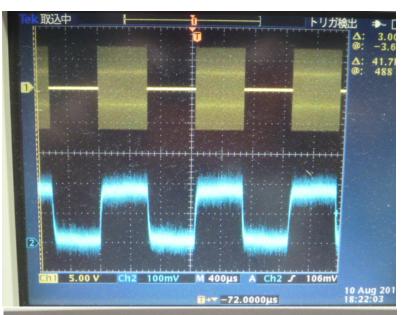
Ch2: 裏側のGate 入力へ

注) 今回のアンテナでは, カップ リングが強すぎて広い周波数で 受信してしまう!!



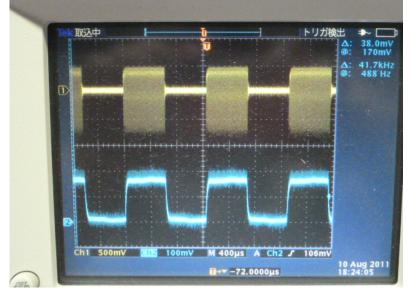
送信 アンテナ

検波後

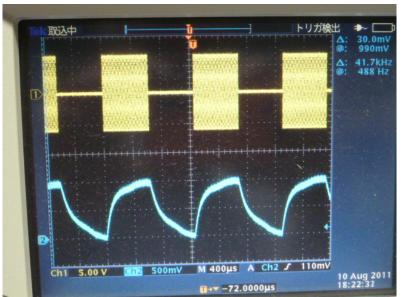


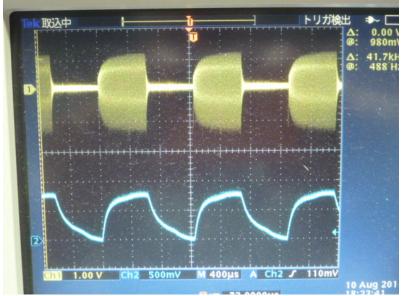
受信 アンテナ

検波後



挿入抵抗 1kΩ(信号は小さいが, 検波特性良)



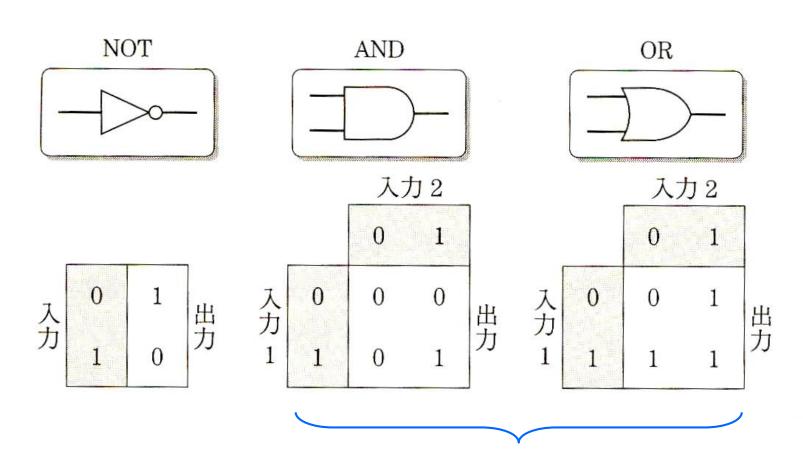


挿入抵抗 10kΩ (信号は大きいが, 検波特性劣)

B: 『インバーターチェーン』の実験 基本論理回路(NOT 回路!!) 信号の高速伝搬と C, R の関係

使用機材: インバーターIC: 4069 DC 電源 (FG で代用) 遅延素子として: R,C オシロスコープ

基本論理回路と真理値表(1)



CMOS回路は反転出力が基本なので、 次のNAND, NORとNOTとの組合せで実現

基本論理回路と真理値表(2)

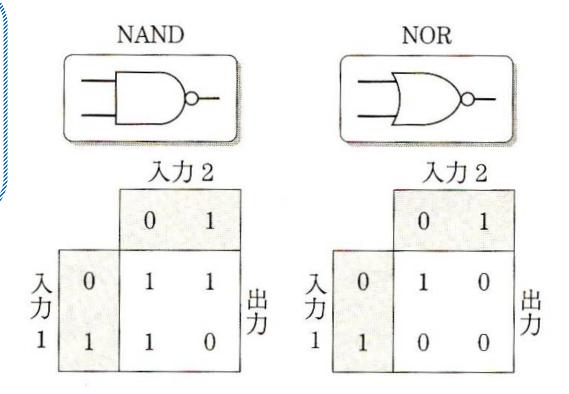
☆ NAND, NOR について、CMOS回路での実現を考える

NANDとNORの 重要な関係式

$$\overline{A \bullet B} = \overline{A} + \overline{B}$$

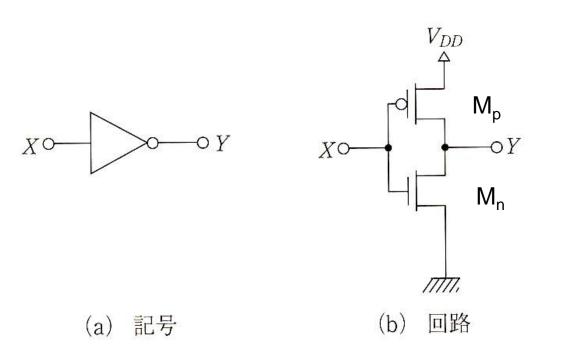
$$\overline{A+B} = \overline{A} \bullet \overline{B}$$

図 4.5 代表的な 2 入力論理回路の 記号と真理値表.

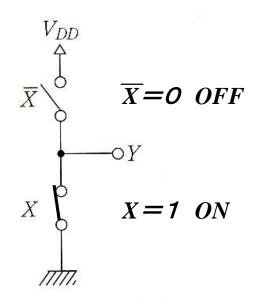


CMOSインバータをスイッチ表現すると

☆論理値が1の状態を電圧のHighレベル、論理値の0が電圧のLowレベル とする正論理で議論



入力	トランジスタ	出力
Х	M_n M_p	Y
0	off on	1
1	on off	0



(c) スイッチ表現

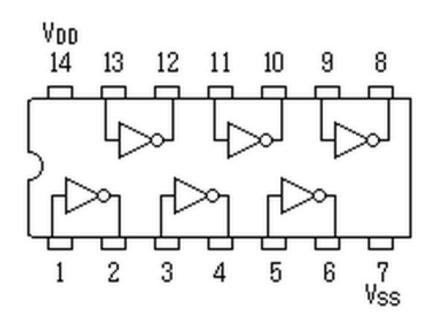


CMOS論理回路では pMOSをX="1"でオン する素子と考える

インバーターIC: 4069

4069UB / 4069B

Hex Inverter (C-MOS Logic)



VDD: 電源+5V

VSS: GND

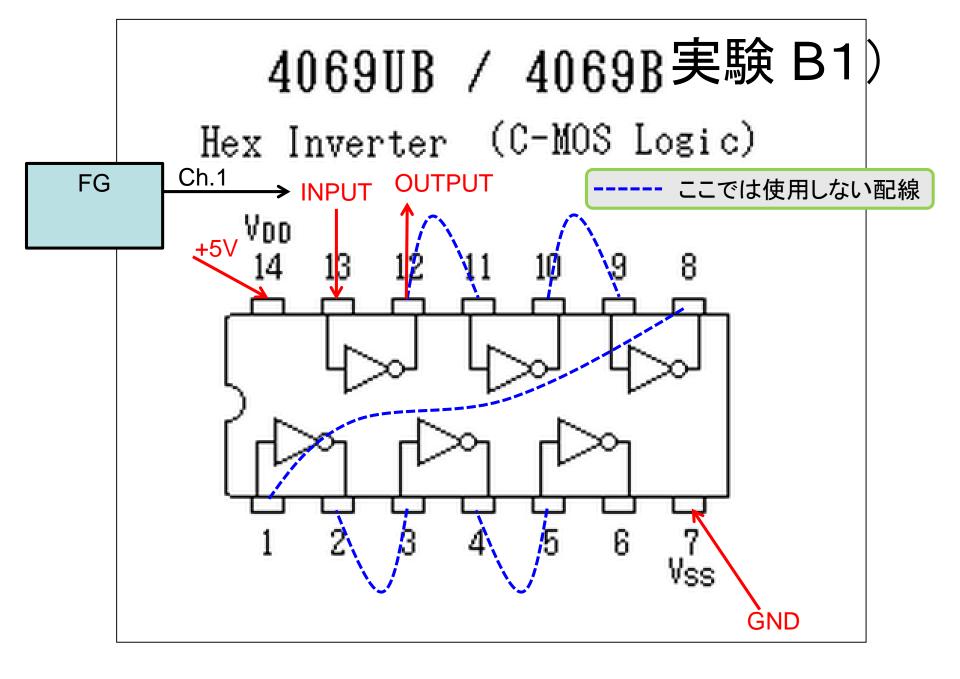
実験(インバーターチェイン)

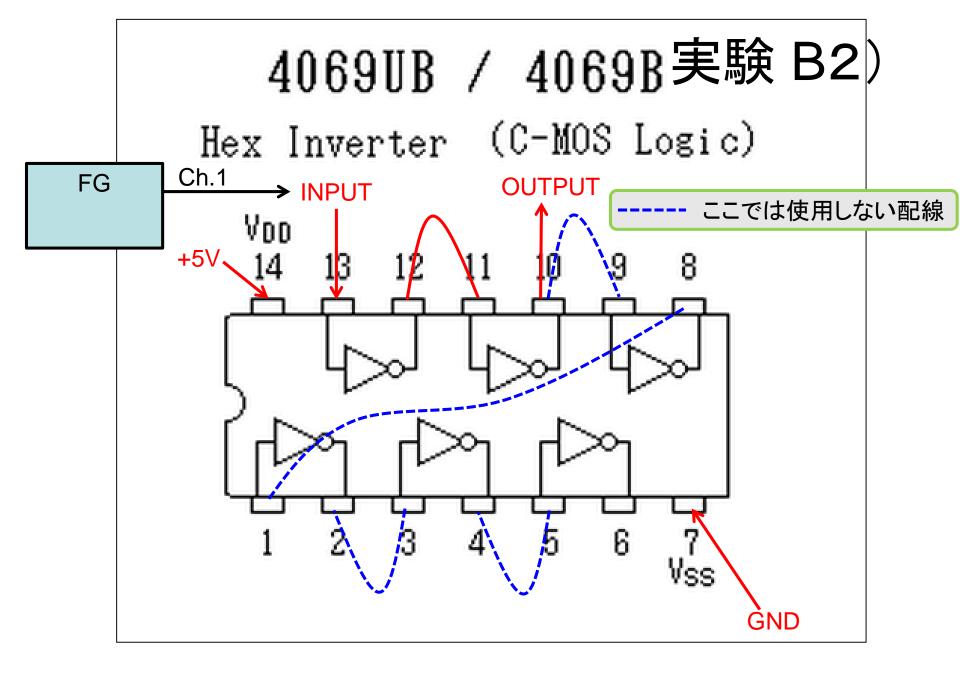
- A) FG のCh.2 を電源として使用する。(DC 5V 設定)
- B) インバーターの一つを選び、FG Ch.1から 5Vの三角波を入力したときの 入力と出力の波形を観察せよ。(三角波:オフセット2.5V、周波数1KHz程度) 続いて、2個のインバーターを直列に接続(前段の出力を次段の入力に接続) したときの入力と出力の波形を観察せよ。

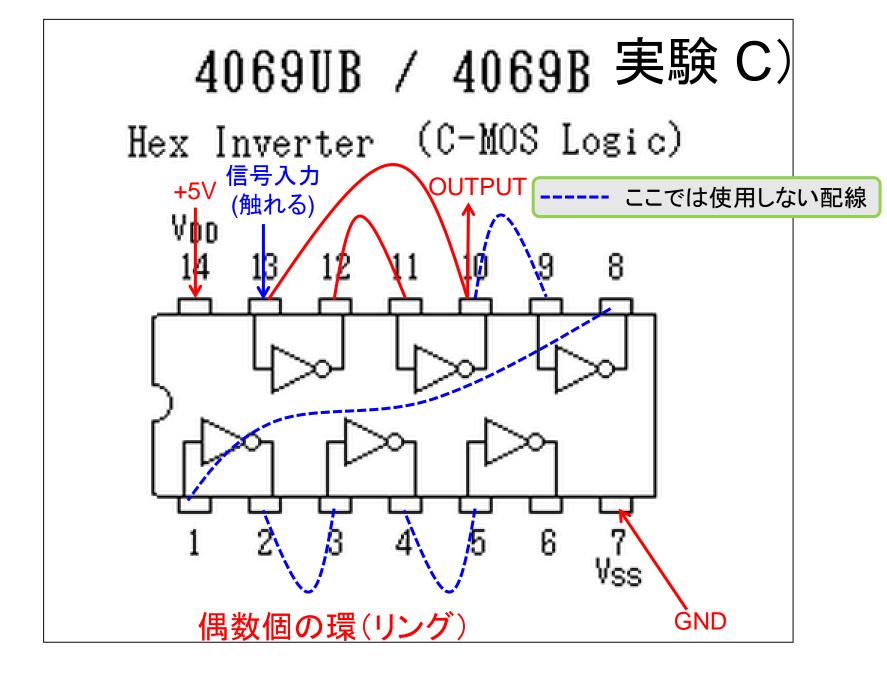
>>>>コンピュータが二進法(O Vと 5V)で安定に動作する理由を理解する。

インバーターをリング状に繋げると、偶数個/奇数個で振る舞いが異なることを次に実験する。

- C) Ch.1 の入力を外す。2個(偶数個)のインバーターをリング状(2段目の出力を1段目の入力へ)に接続する。入力(リング配線のどこか)をOV, 5V,にしたときに出力はどうなるか?(配線キットの長い線を使って、瞬間的に、OV, 5V にする)>>>>これは、FF(フリップフロップ)である。 SRAM の基本原理!!
- D) 5個(奇数個)のインバーターをリング状に接続し、出力波形を観測せよ。 >>>> 発振する(リングオシレータ)→コンピュータのクロック、同期信号
- E) E)の回路で、どれか一つのインバータの出力にキャパシタを挿入し、発振 周波数がどうなるか、観察せよ。(配線にも抵抗があるのでローパスフィルタになる。) >>>> コンピュータ(=VLSI)が、高速で動作するためには何が必要か???

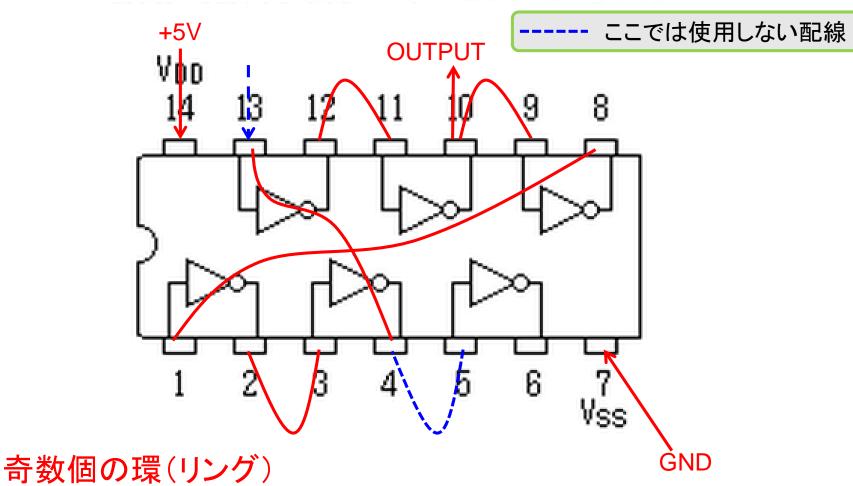






4069UB / 4069B 実験 D)

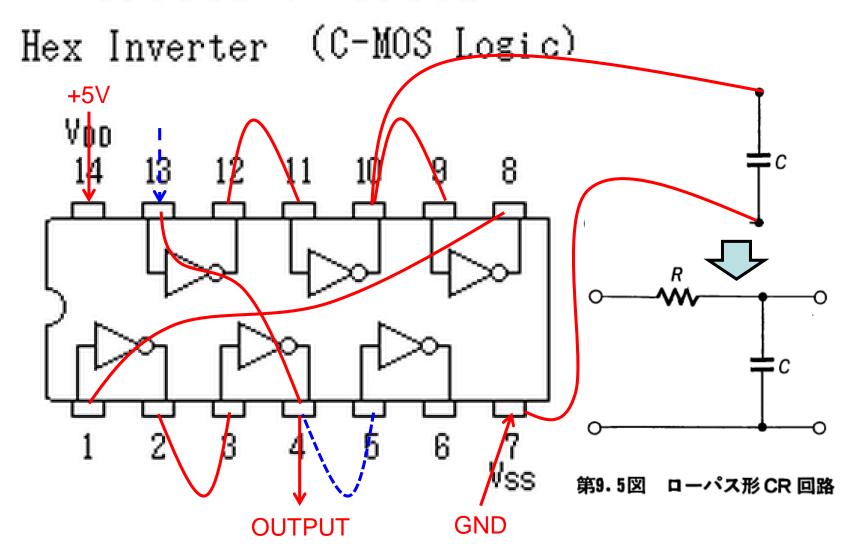
Hex Inverter (C-MOS Logic)



=リングオシレータ

4069UB / 4069B

実験 E)



** 任意波形発生器*を送信機にする場合の操作例



- 1. 電源を投入する。
- 2. 「Sine」ボタンを押し、 搬送波(キャリア)の各種設定をする。
- (1)(キャリア周波数)画面下の青いボタン(青ボタン)の中から、Freqを選択し、 1MHzとする。
- (2)(キャリア振幅)青ボタンの中から「Ampl」を選択し、10Vなど十分大きい値とする。
- 3.「Mod」ポタンを押し、変調波の各種設定をする。
- (1)青ボタンの中の「Type」(変調種別)として「AM」となっていることを確認。
- (2) 青ボタンの中の「Snc」(信号波のトリガ元)が「Int」(内部トリガ)となっていることを確認。
- (3) 青ボタンの中の「AM Depth」(変調率)が100%程度となっていることを確認。
- (4)青ボタンの中の「AM Freq」(信号周波数)を1kHzに設定する。
- (5)青ボタンの中の「Shape」(信号波形)はSine(正弦波)またはSqur (方形波)にする(※方形波Sqrのほうがやや聞こえやすい印象)。
- 4. 「Output」 ホータンを押すと、Output端子からキャリア1MHz, 信号波1kHzのAM変調波が出力される。

(* Keithley 3390 50MHz Arbitrary Waveform Generator)