#### **TER**

Simulation d'application dynamiques pour plateformes de calculs hautes performances

Équipe MESCAL

Steven QUINITO MASNADA

Grenoble, 8 Juin 2015

- Contexte et problèmatique
- 2 Évaluation des performances en HPC
- 3 Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

#### Architecture et standard HPC

# Multicœurs



- · De plus haut niveau que PThread,
- · Permet d'exploiter les architectures multicœurs
- Facilite le découpage des traitements





#### **MPI**

#### API de communication :

- De plus haut niveau que les sockets.
- Mécanismes de comminucation supplémentaires (exemple broadcast)

## **Hybride**







#### API de caculs sur GPU:

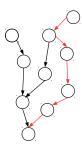
- De plus que les sockets
- Mécanismes de comminucation supplémentaires

## Limites des approches classiques

- Utiliser plusieurs paradigmes → programmation complexe
- Exemple pour exploiter efficacement un GPU sur un seul noeud:
  - transférer données du CPU au GPU.
  - lancer le calcul sur le GPU
  - gérer synchronisation pendant attente résultat
  - occuper CPU
  - récupérer résultat.
- Et avec plusieurs noeuds?
- ullet Statique, système réglé comme un horloge  $\sim$  pas portable.
- Solution: Dynamique mais presque impossible avec APIs classiques.

## Nouvelle approche: Paradigme de tâches

- Nouvelle abstraction: les tâches
  - Plus besoin de se soucier de la ressource sur laquelle le traitement est effectué.
  - Exprimer calcul en graphe de tâches → système dynamique plus simple.



- Librairie StarPU:
  - Système runtime
  - basé sur le paradigme de tâches → graphe de dépendances.
  - Ordonnancemment dynamique et opportuniste.
- Problèmatique : Performances difficiles à évaluer
  - Configuration runtinme, heuristique, politique ordonnancement.
  - Configuration application, découpage des tâches.

- 1 Contexte et problèmatique
- 2 Évaluation des performances en HPC
- 3 Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

## Test sur systèmes réels

- ullet Exécution réelle sur la plateforme cible  $\sim$  coûteux
- Exéuction non déterministe nécessite de réaliser beaucoup d'expériences → extrapolations difficiles.

#### Simulation

#### Généralités

- Utilisation de modèles pour prédire comportements.
- Permet s'affranchir de la plateforme → peu coûteux.
- Contrôle paramètres → systèmes déterministes.
- Extrapolation simplifiée.
- Exécution plus courte.

### Simulation par rejeu de trace

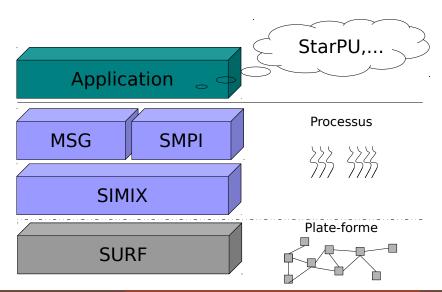
Exécution post-mortem: pas adapté ici car flot de contrôle non déterministe.

## Hybride simulation / émulation

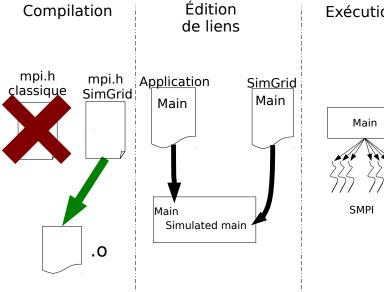
- Simuler plateforme et OS.
- Emuler de l'application.

- Contexte et problèmatique
- ② Évaluation des performances en HPC
- 3 Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

#### SimGrid: Généralités

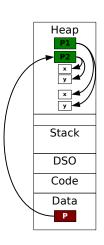


## Construction de l'application MPI simulée



## Privatisation segment data

- Dans SimGrid les processus sont modélisés par des threads → espace adressage partagé.
- Mécanisme de privatisation: ségment virtuel (mmap)



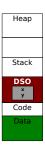
#### StarPU MSG

- Basé sur MSG car modèle de performance plus proche (communications, environnement mémoire partagé), CPUs GPUs.
- Simulation: calculs, allocations mémoire des tâches, transfert CUDA.

#### StarPU SMPI: Difficultés de mise en oeuvre

- Besoin de 2 modèles de performances différents à la fois:
  - MSG Intra noeuds → mémoire partagée → partage.
  - SMPI extra noeuds → mémoire distribuée → privatisation.
- MSG et SMPI normalement pas utilisés ensemble → initialiser correctement les 2.

Problème des librairies dynamiques.



- Contexte et problèmatique
- Évaluation des performances en HPC
- 3 Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

## Techniques et études de l'existant

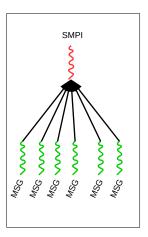
- Dépôt git submobules:
  - StarPU SMPI:
    - SimGrid
    - StarPU
- Suivi:
  - Cahier de laboratoire org mode github.
- Compréhension:
  - SimgGrid = 106 350 lignes de codes.
  - StarPU = 172 251 lignes de codes.
  - "Code mining" et vérifications: GDB, Valgrind.

- Contexte et problèmatique
- Évaluation des performances en HPC
- Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

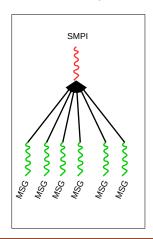
#### Modification de SimGrid

- Gestion segment data
- Initialisation MSG + SMPI

Noeud x

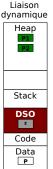


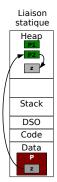
#### Noeud y



## Librairie dynamques et modifications StarPU

- Librairies dynamiques:
  - Utilisation librairies statiques.
- Modification StarPU:
  - Initialisation





- Contexte et problèmatique
- ② Évaluation des performances en HPC
- 3 Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

#### Validation

- Test simple: Modèle simplifié de StarPU → isoler problèmes.

- Contexte et problèmatique
- 2 Évaluation des performances en HPC
- 3 Analyse du problème
- 4 Méthodologie
- Contribution
- 6 Validation
- Conclusion

#### Pour conclure

#### Bilan

- StarPU + SimGrid modifié pour simuler StarPU MPI.
- Difficulté: apporter modifications minimes dans un code non trivial.

#### Prochaine étape

- Simulation et mesures avec solveur d'algèbre linéaire.
- Vérifications système réel: Grid5000.

## Fin

Merci pour votre attention.