



Microprocesseurs 1 : Travail écrit no 2.

Nom	:	Nue	Her
110111	•	,,,	14

Prénom:

Steve

Classe : I/2 Date : 13.01.2014

Problème nº 1 (Processus de développement en C, passage d'arguments et scope (portée) des variables et méthodes) a. Décrivez succinctement l'organisation/la structure des fichiers (des sources à l'exécutable) en C.

3

Pichieu c Pichieu c préprocesseur lichieu c lichieu c lichieu c lichieu d linher

b. Indiquez le scope (portée) des 3 fonctions ci-dessous:

fichier : file1.c

extern void fact1(); public dans le programme

void fact2 (int, int) {...} poblic dans le programme

static fact3 (float) {...} whilise he sentement dong be fichies

c. Indiquez la technique utilisée ainsi que le mode d'accès pour les 4 arguments de la fonction ci-dessous. struct S foo (const struct S1 a1, long a2, struct S3* a3, const long* a4);

stouch: definition d'un type personnelisé

a1: (structon) non modifiable

92: value modifishle

az: Référence modifiable

ay: Référence en RO / Valeur en RW

d. Indiquez le scope (portée) des variables v1 à v6 pour l'exemple de code ci-dessous:

static struct S1 v1; / struck global scalenest dans le fichier

bool v2; // variable global

extern struct S3* v3; // Streetm global V

int bar (long v4) { // variable logal dons la fonction con copie

static long v5 = 0; / variable remarkate car static

int v6 = 1; // variable local dass la fonction /



Systèmes Embarqués 1 : Travail écrit no 2.

Problème nº 2 (Interface C)

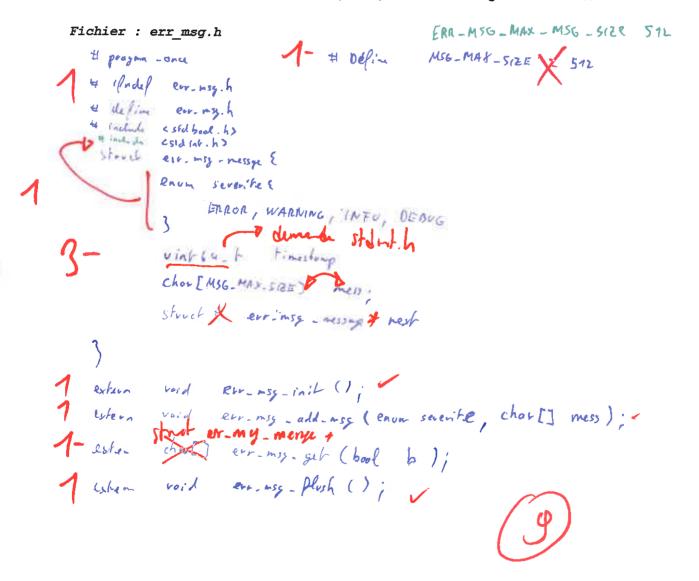
Décrivez en C l'interface de la bibliothèque « error messages» (header file « err_msg.h ») permettant de gérer des messages d'erreurs. L'interface comprendra une méthode pour initialiser (init) la bibliothèque, une méthode pour ajouter un nouveau message d'erreurs (add_msg), une méthode pour lire/obtenir (get) les messages d'erreurs les uns après les autres et une méthonde pour vider (flush) la liste des messages d'erreurs.

La méthode « add_msg » permettra de spécifier la sévérité de l'erreur (error, warning, info, debug) ainsi qu'un message (une chaine de caractères).

La méthode « **get** » prendra un paramètre permettant de spécifier si l'on désire obtenir le 1^{er} message d'erreurs ou les suivants et retournera le message d'erreurs au moyen de la structure

« struct err_msg_message » composée des champs suivants : /

- Sévérité: énumération
- Timestamp : valeur entière 64-bit non-signée
- Message: chaîne de caractères, maximum 512 caractères.
 La taille maximale d'un message d'erreurs devra être défini par une contante (symbole).
- Attribut permettant de chaîner dynamiquement les messages dans une liste



Systèmes Embarqués 1 : Travail écrit no 2.

Problème nº 3 (Programmation C)

Implémentez dans les règles de l'art deux fonctions de la bibliothèque standard C afin de satisfaire aux spécifications ci-dessous :

/* Description

This function copies up to *n* bytes from the memory region pointed to by *in* to the memory region pointed to by *out*. If a byte matching the *endchar* is encountered, the byte is copied and copying stops. If the regions overlap, the behavior is undefined.

Returns

memccpy returns a pointer to the first byte following the endchar in the out region. If no byte matching endchar was copied, then NULL is returned.

void* memccpy(void *out, const void *in, int endchar, size_t n) { (i < n) {

Pout = (out + i); pin = (in + i);

+ R pout = + Apin; on per vent per open 1'-dreine

if (fipin ' == endchar) {

beturn (pin +1);

Contenu et il fet

tone on 'type cert' While (i < n) { NULL /* Description strupr converts each character in the string at a to uppercase. strupr returns its argument, a. */ char *strupr(char *a) { ('a' - 'A') ; while (&a != '\o') if (fa >= 'a' RR #a <= '2') Ra -= DECAL ; de la string. Il ament fellu en fire une copre a est de



Systèmes Embarqués 1 : Travail écrit no 2.

Problème nº 4 (Pilote de périphérique)

Le processeur i.MX27 de Freescale dispose de 6 timers. La figure ci-contre décrit sommairement les registres du contrôleur. Pour rappel, l'i.MX27 travaille en « little endian » et autorise des accès 8, 16 et 32 bits.

- Définissez l'interface C (structure, constantes, ...) pour le contrôleur ci-contre permettant l'implémentation d'un pilote de périphérique en C. Remarque: seuls les bits utiles au code doivent être déclarés.
- b. Déclarez la variable permettant d'accéder aux 3 premiers timers situés aux adresses 0x1000'3000, 0x1000'4000 et 0x1000'5000
- c. Pour le 1^{er} timer, écrivez le code permettant de:
 - Initialiser le contrôleur (mettre le bit SWR à 1 et TEN à 0), attendre que l'initialisation soit terminée (SWR à 0) et finalement mettre les bits CC et TEN à 1
 - ii. Poser le PRESCALER à 33

iii.	Configurer le champ CLK_SOURCE à 4
Hinclude	Csfdio.h)
# include	< stdlib. ()

cuider	eve]	Lines
		6

								7	T			_	_		,	,	_													
Name		31	30	29	20	27	26	25	24	23	22	21	20	18	18	17	16													
		18	14	13	12	51	10			7	6	5	4	2	2	1	0													
0x1000_9000 (TCTL1)— 0x1000_F000 (TCTL6)	А	0	Ð	0	0	0	0	0	0	0	0	0	- 0	0	0	0	0													
	W		L			<u>. </u>	<u> </u>					į				1														
	A W	0 SWR	0	0	0	0	CC	ОМ	FRR CAP	AP	CAP	COM	CLK SOURCE			TEN														
0x1000_3004 (TPRER1)- 0x1000_F004 (TPRER6)	B	d	0	L-3-	0		-	<u> </u>								_	_													
	W		-0	0		-	0	0	0	0	0	0	0	0	0	G.	0													
							ļ	Ĺ	L., i			l	i i		l	L	Ι.,													
	R	0	0	0	0	D	PRESCALER																							
	W			THE SUPERIOR OF THE SUPERIOR O																										
0x1000_3008 (TCMP1)-	R							С	OMPAR	F VAI	Œ																			
0x1000_F008	W																													
(TCMP6)	R																													
	₩		COMPARÉ VALUE																											
0x1000_300C	R		CAPTURE VALUE																											
(TCR1)- 0x1000_F00C	W																													
(TCR6)	B	CAPTURE VALUE																												
	w				COUNTER VALUE																									
0x1000_301D								DO	DUNTE	R VAL	UE						1 7 10 1 1 10 1 1 10 1 1 10 1 10 1 10 1													
(TCN1)-	W					_		D	DUNTE	R VAL	UE			-	-		,													
	W					_			DUNTE				- **	-	-															
(YCN1)- 0x1000_F010	W R W																													
(YCN1)- 0x1000_F010	W R W	0 1	0	0		0	· · ·								0															
(TCN1)— 0x1000_F019 (TCN6) 0x1000_3014 (TSTAT1)—	W R W FI		0	0	0	0	o .	C	DUNTE	FI VAL	UE	0	0	0	0	0	D													
(TCN1)— 0x1000_F010 (TCN6)	W R W R	0						D	OUNTE 0	FI VAL	UÆ																			
(TCN1)- 0x1000_F010 (TCN6) 0x1000_3014 (TSTAT1)- 0x1000_F014	W R W R			0	0	0	0	C	DUNTE	FI VAL	UE	0	0	0	0	O CAP	D COO													

Hinclude 2 Stablished

Street TIMER {

Cint 32 - F TETE

Vint 32 - F TERER

Vint 32 - F TEMP

Static volatile struct time-chol on time [3]

Value Struct TIMER & time 1 and 1 # Define

times 1 - 7 TCTL = ((times 1-5 TCTL &= worPPP) | SWR); while ((times + -> TCTL & SWR) =>) 150 timents TCTL = (timents TCTL | CC);} = CC |TEN

time 1 -> TPRER = ((Fine -) TPRER & ~ PRESEALER) | 33 ; time 1 -> TCTL = (time 1 -> TCTL & ~ CLK_SOLVER) | (4 <> 1);

Systèmes Embarqués 1 : Travail écrit no 2.

Problème nº 5 (Pointeurs et pointeurs de fonctions)

Définissez la structure « struct fnct » et le type « pointeur de fonction » pour les 3 operéations ci-dessous permettant de construire les variables « fnct1» à « fnct6» et « fnct list».

```
static long f1 (struct fnct* f, int i, int j) {return (f->v*i) + (j*5); }
static long f2 (struct fnct* f, int i, int j) {return (f->v/i) + (j<<1);}
static long f3 (struct fnct* f, int i, int j) {return (f->v-i) + (j*j); }

should fnch {

int V, fnch {

char[] str

long l; fant?

}

// **

**Truck** **

**Truc
```

```
static struct fnct fnct1 = {1, "function1", f1, &fnct2};
static struct fnct fnct2 = {2, "function2", f2, 0};
static struct fnct fnct3 = {3, "function3", f3, &fnct4};
static struct fnct fnct4 = {4, "function3", f3, &fnct6};
static struct fnct fnct5 = {5, "function2", f2, &fnct1};
static struct fnct fnct6 = {6, "function1", f1, &fnct5};
static struct fnct* fnct_list = &fnct3;
```

Pour le code ci-dessous et pour chaque itération, indiquez la fonction appelée (f1, f2 ou f3) avec la valeur des arguments « i » et « j », ainsi que la valeur retournée et stockée dans le tableau « result ».

```
static long result[6] = {1,2,3,4,5,6};
int main () {
   struct fnct* f = fnct_list; // A fn d }
   int i = 0;
   while (f != 0) {
      int j = result[f->v%6];
      result[i] = f->fnct (f, i, j);
      f = f->next; i++;
   }
   return 0;
}
```

```
alfuch 1
                                         APrich 5
                                                                      Ilnot 2
               476624
                                                                        2% 6 = 1
                            6%6=0
                                          3%6=5
                                                      1966 = 1
 3%6=3
                                          3:4157:6
                                                                        7:482)= 3
                                                        1=1[1]=2
 0: + (3) = 4
              7= 4[4] = $
                            1:4503 = A
                                        Iteration 3:
             Iteration 1:
Iteration 0:
                           Iteration 2:
                                                      Iteration 4:
                                               2=6
       7:4
                                        1:3
 i:0
                           result [2]:
result[0]:
                                        result [3]:
                                                      result [4]:
                                        5/3 + 6<<7
3 + 16 = 19
                                         1 +12=13
```

Gac/T-2/01.2014 Page 5 / 5

6 4362