## Systèmes Embarqués 1 & 2

Classes T-2/I-2 // 2017-2018

# a.03 – Jeu d'instructions du µP ARM

Solutions

## **Exercice 1**

Transcrire en assembleur les algorithmes C ci-dessous

```
int i = 0;
int j = 0;
for (i=0; i<100; i++) j += i;</pre>
```

### 2e solution (plus efficace...)





```
int i = 100;
     unsigned int j = 2;
(b)
    while (i>0) {
     j *= j; i--;
```

```
Solution: 1re solution
        ldr
               r0, =100 // int i=100
               r1, =2 // unsigned j=2
        ldr
               r0, #0
                      // if i > 0
 11 :
        cmp
        ble
               12
               r1, r1, r1 // j *= j
        mul
               r0, #1 // i--
        sub
        b
               11
12:
```

## 2e solution (plus efficace...)

```
ldr
              r0, =100 // int i=100
       ldr
              r1, =2 // unsigned j=2
              r0, #0 // test...
       cmp
       ble
              12
11 :
       mul
              r1, r1, r1 // j *= j
              r0, #1 // i--
       subs
                      // if i > 0
       bne
             11
12:
```



```
int i = 8;
unsigned int j = 0x7000;
do {
   j = j >> 1; i--;
} while (i > 0);
```

```
Solution:
         ldr
                r0, =8
                                // int i=8
         ldr
                r1, =0x7000
                                // unsigned j=0x7000
                r1, #1
 11:
         lsr
                                // j=j>>1
                r0, #1
         subs
                                // i--
                                // if i > 0
                11
         bgt
```



```
int i;
    int j = 0;
    switch(i) {
     case 0: j=11; break;
     case 1: j=8; break;
(d)
     case 2: j=25; break;
     case 3: j=99; break;
     case 4: j=33; break;
     default: j=-1; break;
```

```
Solution:
       ldr
             r0, =i
       ldr
           r0, [r0]
       ldr
             r1, =0
              r0, #4
       cmp
       ldrhi r0, =5
       ldr
             r2, =lut
              pc, [r2, r0, lsl #2]
       ldr
 // switch-case table
 lut: .word case_0, case_1, case_2, case_3, case_4, case_d
 case_0: ldr
            r1, =11
             12
  b
 case_1: ldr
            r1, =8
  b
             12
 case_2: ldr
            r1, =25
  b
             12
 case_3: ldr
            r1, =99
             12
   b
 case_4: ldr
            r1, =33
     b
             12
 case_d: ldr
             r1, =-1
             12
     b
 12:
```



```
int i;
     int j=0;
(e) | if (i>0) j = i \% 16;
    else if (i==0) j = 0xaa;
     else j = -i / 16;
```

```
Solution:
       ldr
            r0, =i
       ldr
              r0, [r0]
              r1, =0
       ldr
              r0, #0
       стр
       bgt
              13
              12
       beq
 // else
 11:
              r1, r0, #0
       rsb
              r1, #4
       asr
              14
       b
 // i == 0
 12:
              r1, =0xaa
       ldr
       b
              14
 // i > 0
             r1, r0, #0xf
 13: and
       b
              14
 14:
```



## Coder en assembleur ARM l'algorithme ci-dessous

```
short toto;  // 2 octets
char i;  // 1 octet

toto = 20;
i = 0;
while (i<7) { toto += toto; toto -= i; i++; }</pre>
```

```
Solution:
 toto:
       .short 0
       ldr
              r0, =toto
       ldr
              r1, =20
                          // toto = 20
        strh
               r1, [r0]
              r1, #0
                            // i = 0
        mov
        b
              12
 11:
       ldrh
              r2, [r0]
        add
              r2, r2
                           // toto += toto
              r2, r1
                           // toto -= i
        sub
               r2, [r0]
                           // copy back
        strh
               r1, #1
        add
                            // i++
              r1, #7
                           // while (i<7)
 12:
        cmp
        blt
              11
```



#### Coder en assembleur ARM l'instruction ci-dessous

```
k := 0;
switch (i) {
  case 0 : k := -20; break;
  case 2 : k := -2; break;
  case 4 : k := 0; break;
  case 5 : k := 5; break;
  case 8 : k := 24; break;
}
```

```
Solution:
        // r0 --> i
               r1,=0 // k = 0;
        ldr
               r0,#0 // case i == 0
        cmp
        beq
               case0
               r0,<mark>#</mark>2 // case i == 2
        стр
        beq
               case2
               r0,#4 // case i == 4
        cmp
               case4
        beq
               r0,#5 // case i == 5
        cmp
        beq
               case5
               r0,#8 // case i == 8
        стр
        beq
               case8
               12
        b
               r1, =-20
 case0: ldr
        b
 case2: ldr
               r1, =-2
        b
              12
 case4: ldr r1, =0
        b
              12
 case5: ldr
               r1, =5
        b
               12
 case8: ldr
               r1, =24
        b
               12
 12:
```



Coder en assembleur ARM l'algorithme calculant la parité verticale d'un certain nombre d'octets de données.

#### Code en C de la fonction

#### Exemple

1	1	0	0	0	1	0	0
1	0	1	1	1	1	1	1
0	0	0	1	1	1	1	1
1	0	1	0	1	1	0	1
1	1	0	0	1	0	0	1

```
Solution:
 LENGTH = 4
 chaine: .byte 0xc4, 0xbf, 0x1f, 0xad, 0x00
 main : ldr
               r0, =0
                                    // char n = 0;
        ldr
                                    // chaine[LENGTH] = 0
               r2, =0
               r1, =chaine
        ldr
                                    // charge adresse de la variable chaine dans r1
        b
               12
                                // d1 = chaine[n]
 11:
        ldrb
               r3, [r1, r0]
        eor
               r2, r3
                                     // chaine[LENGTH] ^= chaine[n]
                                    // n++
               r0,#1
        add
 12:
        cmp
               r0,<mark>#</mark>LENGTH
                                    // while (n<LENGTH)</pre>
        blo
               11
               r2, [r1, #LENGTH] // copy back the result
        strb
```



Pour le code assembleur ci-dessous

```
res:
       .short
                1
                67
var1:
       .byte
main:
       ldr
                  r0, =var1
       ldrb
                  r4, [r0]
                  r2, r4, #3
       lsl
                  r4, #1
       lsl
                  r4, r2
       add
       ldr
                  r0, =res
       strh
                  r4, [r0]
```

(a) Quel sera la valeur stockée dans la variable « res » une fois que le code se sera déroulé?

**Solution:** res = 670

(b) Expliquer en quelques lignes la fonction de ce code.

```
Solution: res = var1 * 8 + var1 * 2 = var1 * 10
```

(c) Quelle est la valeur résultante dans le registre R2 (en décimal, hexa et binaire) ?

```
Solution: r2 = 536, 0x00000218, 0000'0010'0001'1000
```

(d) Quelle est la valeur résultante dans le registre R4 (en décimal, hexa et binaire) ?

```
Solution: r4 = 670, 0x0000029E, 0000'0010'1001'1110
```

(e) Pour quelle fourchette de valeur (valeur minimale et maximale) de la variable « var1 », cet algorithme est-il valable ?

```
Solution: min = 0, max = 255
```