



Systèmes Embarqués 1 & 2

Classes T-2/I-2 // 2017-2018

p.06 – Mémoire cache

Exercices

Exercice 1

Décrivez à l'aide d'un schéma l'architecture de la mémoire cache du μ P TI AM335x.

Exercice 2

Concevez une interface en langage C permettant d'accéder aux opérations pouvant être effectuées sur la mémoire cache du μ P TI AM335x, soit

- Enclencher/déclencher la I-Cache
- Enclencher/déclencher la D-Cache

Exercice 3

Sur la base des exemples d'optimisations proposées dans les slides du cours, concevez de petites applications permettant de mesurer le gain de performances si la mémoire cache d'instructions est enclenchée, puis celle des données.