Lab 4. Steering Logic

Prelab

2017-11405 방승원

4. 가

Gated latch는 clock의 level에 따라 출력을 하며, Flip-Flop은 clock의 rising edge에 따라 출력을 한다. 이는 gated latch는 level sensitive하며 flip-flop은 edge sensitive인 것을 의미한다.