1: add (M1, 8) dst src1 src2 2: cmp.lt P1 dst modulus 3: (P1) sel modulus 0x0:d modulus 4: add dst dst (-) modulus	1: add dst src1 src2 2: cmp.ge P1 dst modulus 3: (P1) add dst dst (-) modulus
int64 add with no asm	int64 add with asm (optimized)