```
1: add   dst    src1    src2
2: cmp.lt  P1 dst    modulus
3: (P1) sel  modulus   0x0   modulus
4: add   dst    dst    (-)modulus
```

(a) Compiler-generated

```
1: add   dst    src1    src2
2: cmp.ge  P1 dst    modulus
3: (P1) add dst    dst    (-)modulus
```

(b) Optimized with Inline Assembly