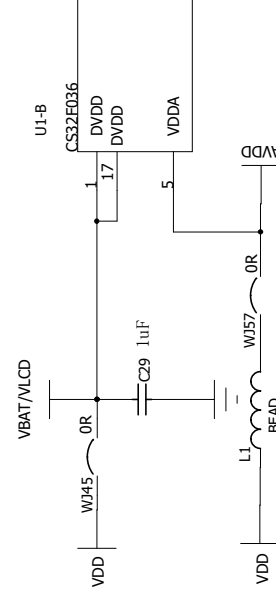
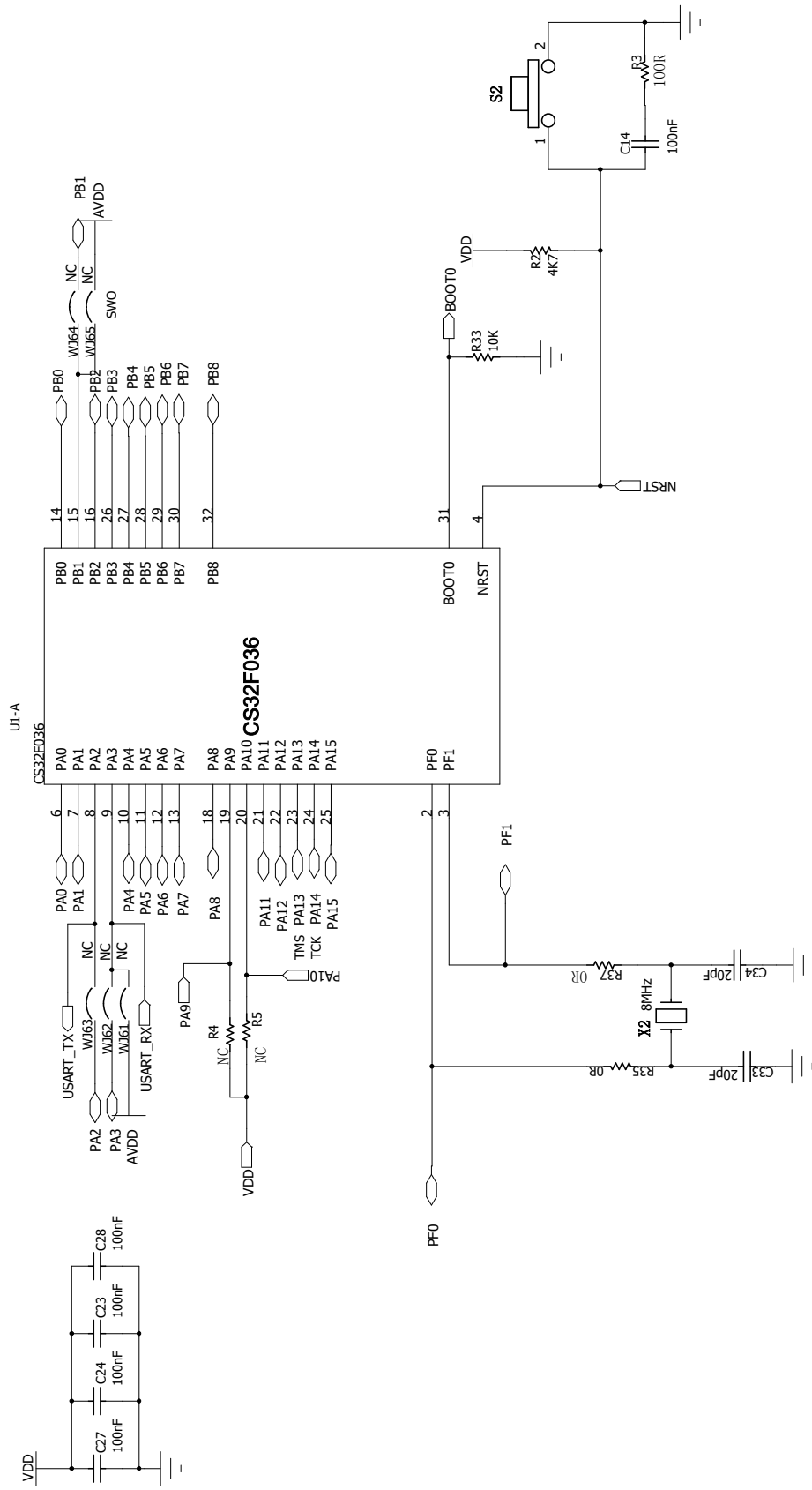
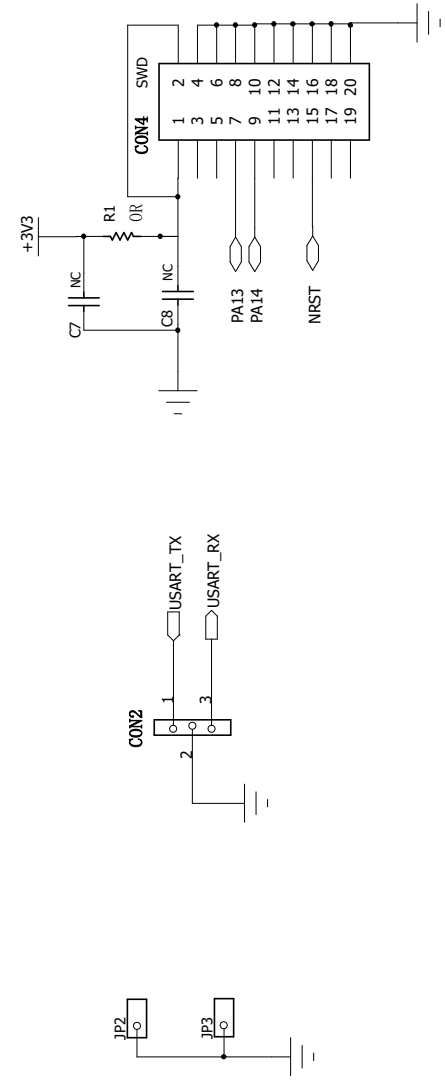
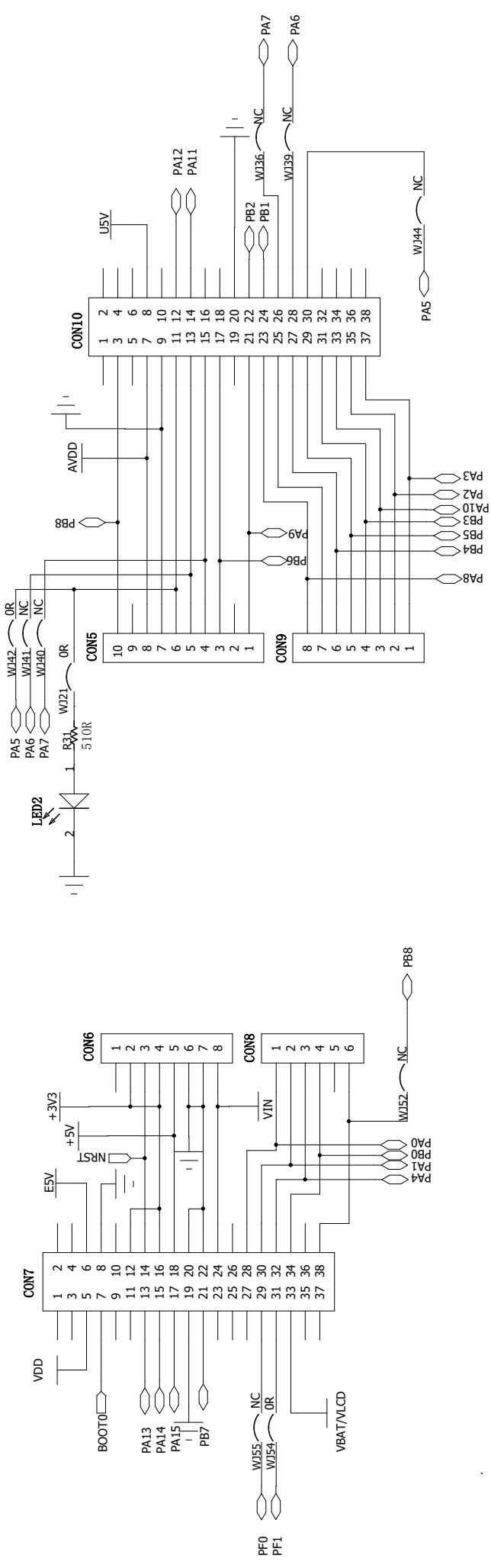


PROJECT: 项目名		BLOCK_DIAGRAM	VER: 版本号	A4
TITLE: 名称		EVB_32F035_036	Page: 页码	1 / 5
Drawn By: 制图		DATE: 日期		
Checked By: 审核		DATE: 日期		
Approved By: 批准		DATE: 日期		




PROJECT: 项目名	VER: 版本号	A4
TITLE: 名称	EVB_32F035_036	Page: 页码
Drawn By: 制图	DATE: 日期	3 / 5
Checked By: 审核	DATE: 日期	
Approved By: 批准	DATE: 日期	



PROJECT: 项目名称		CONNECTOR	VER: 版本号	A4
TITLE: 名称		EVB_32F035_036	1.1	
Drawn By: 制图			Page: 页码	4 / 5
Checked By: 审核			DATE: 日期	
Approved By: 批准			DATE: 日期	

History

Revision	Data	Description
V1.1	2019-06-17	N/A

 芯海科技 CHIPSEA			A4
PROJECT: 项目名	HISTORY	VER: 版本号	1.1
TITLE: 名称	EVB_32F035_036	Page: 页码	5 / 5
Drawn By: 制图	DATE: 日期		
Checked By: 审核	DATE: 日期		
Approved By: 批准	DATE: 日期		