

中央处理器 (CPU)

芯片 (集成电路)

处理器

IC设计师

✎ 修改

能用硅半导体硬件实现 Graph reduction machine 吗？如果能，硬件思路是怎样的？

✎ 修改

✎ 修改

关注问题

✎ 写回答

+ 邀请回答

💬 1 条评论

🔗 分享

★ 邀请回答

🚩 举报

⋮

关注者

51

被浏览

2,105

他们也关注了该问题



查看全部 3 个回答

 Felis sapiens 

函数式编程、编程语言、编程 话题的优秀回答者

圆角骑士魔理沙、彭飞等 11 人赞同了该回答

能。比如这项工作：在 Xilinx 的板子上跑起来的 Graph Reduction Machine

JFP 文献链接：[The Reduceron reconfigured and re-evaluated | Journal of Functional Programming | Cambridge Core](#)

说句题外话，Graph Reduction原理简单，做到板子上难度不大，哪天要有人做出Lamping's Optimal Reduction Machine就厉害了。。

编辑于 2016-12-05

▲ 赞同 11 ▼

💬 2 条评论

🔗 分享

★ 收藏

♥ 感谢

⋮

更多回答

 吕文龙

好德如好色

我在一本上世纪90年代的清华出的《函数式程序设计》里好像看到过。

发布于 2016-12-05

▲ 赞同 ▼


💬 添加评论

🔗 分享

★ 收藏

♥ 感谢

⋮

 万万没想到

怀念解放前的空气

▲ 赞同 ▼

💬 添加评论

🔗 分享

★ 收藏

♥ 感谢


⋮

查看全部 3 个回答



关于作者

 Felis sapiens

 函数式编程、编程语言、编程 话题的优秀回答者

 电影旅行敲代码、Antokha Yuuki、暮无井见铃也关注了她

回答

181

文章

40

关注者

14,872

已关注

💬 发私信

被收藏 3 次

Mark

刘昶 创建

1 人关注

观点

草人呆 创建

0 人关注

悠

三十sexy 创建

0 人关注

相关问题



为什么 CPU 只用硅做，而不用能耗更低的锗做？ 99 个回答

为什么用高纯度硅制作半导体材料？ 5 个回答

半导体厂商如何做芯片的出厂测试？ 46 个回答

硅半导体工艺已经快到它的极限，但能耗还有兰道尔极限的几亿倍。有没有什么办法能够进一步降低计算机的能耗？ 3 个回答

芯片、半导体、晶体管之间的关系？ 6 个回答

相关推荐



**森懂物理学：理解世界的极简指南**

共 31 节课

[▶ 试听](#)



**智能音箱先行者解读 AI 产品软硬件设计**

★★★★★ 280 人参与



**智能手机软硬件维修从入门到精通**

2 人读过

[阅读](#)



刘看山 · 知乎指南 · 知乎协议 · 隐私政策

应用 · 工作 · 申请开通知乎机构号

侵权举报 · 网上有害信息举报专区

违法和不良信息举报：010-82716601

儿童色情信息举报专区

电信与服务业务经营许可证

网络文化经营许可证

联系我们 © 2018 知乎