

ターボ符号器における決定論的インタリー バの設計に関する研究

Kwame Ackah Bohulu

2017/10/12

1 進捗状況

[1]. ターボ復号に応用する BCJR アルゴリズムの MATLAB 実行に対するエラーを修正した。

[2]. それぞれ 1-1, 2-1, 3-1 のエラーイベントを防止するようなインタリーバを設計した。

[3]. 1-1, 2-1, 3-1 エラーイベントの組合を防止するようなインタリーバを設計した。

2 今後の予定

設計したインタリーバのビット誤り率性能の確認