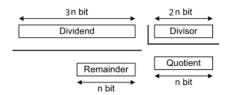
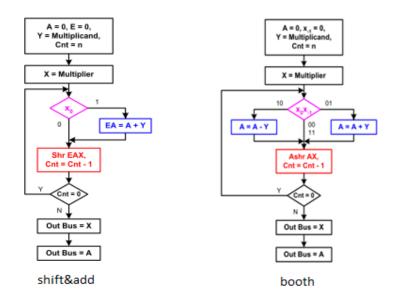
- -1 ساده
- 2- ساده
- 3- در صورتی که فرض کنیم Quotient بیشترین مقدار خود را داشته باشد $2^n-1$ ) آنگاه حداکثر میتواند وقتی که در Dividend ضرب میشود آن را n بیت شیفت دهد. پس در صورتی که Divisor کمتر از n بیت پرارزش pivisor باشد ما حتما سرریز داریم.



- 4- یک نمونه از ضرب non-restoring در سایت قرار گرفته است.
- 5- با توجه به شکل زیر که الگوریتمهای دو نوع ضرب را نشان میدهد، در صورتی که عدد 01111111 را در ۲ ضرب کنیم بیشترین تسریع را از ضرب booth می گیریم.

عمليات	booth	Shift&add
مکملگیری	1	0
شيفت	7	7
جمع	2	7
تاخیر کل	75 <sub>ns</sub>	140 <sub>ns</sub>



MIN= 0 00000 000001 =  $(-1)^0 x 2^{(0-16)} x 1.000001 \approx 2^{-16}$ 

 $\mathsf{MAX} {=} 0 \ 11111 \ 111111 = (-1)^0 \mathsf{x2}^{(31 {-} 16)} \mathsf{x1}.1111111 \approx 2^{16}$ 

ب)

0 10001 000000 =  $(-1)^{0}$ x2<sup>(17-16)</sup>x1.000000 = (2)<sub>d</sub>

 $1\ 01111\ 101010 = (-1)^{1}x2^{(15\text{-}16)}x1.101010 = (0.1101010)_{b} = 2^{-1} + 2^{-2} + 2^{-4} + 2^{-6} = (0.828125)_{d}$ 

ج)

 $-0.3432 \approx (-0.34375)_{d} = -(0.25 + 0.0625 + 0.03125) = -(2^{-2} + 2^{-4} + 2^{-5}) = -(0.0101100)_{b} = -1.011000x2^{-2}$  $= -1.011000x2^{14-16} = 1.01110.011000$ 

7- الف)

Max Opcode#1 = $(2^{16} - 120*2^6)/2^{12} = 14$ 

ب)

Max Opcode#0 = $(2^{16} - 120*2^6 - 14*2^{12})/2^0 = 512$ 

-8

Fib iterative:

Lw \$1,\$0(0)

ADDi \$2,\$0,0

ADDi \$3,\$0,1

ADDi \$4,\$0,-1

Beq \$1,\$0,4

ADD \$3,\$2,\$3

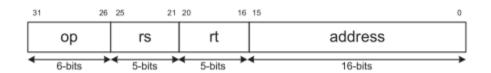
Sub \$2,\$3,\$2

ADD \$1,\$1,\$4

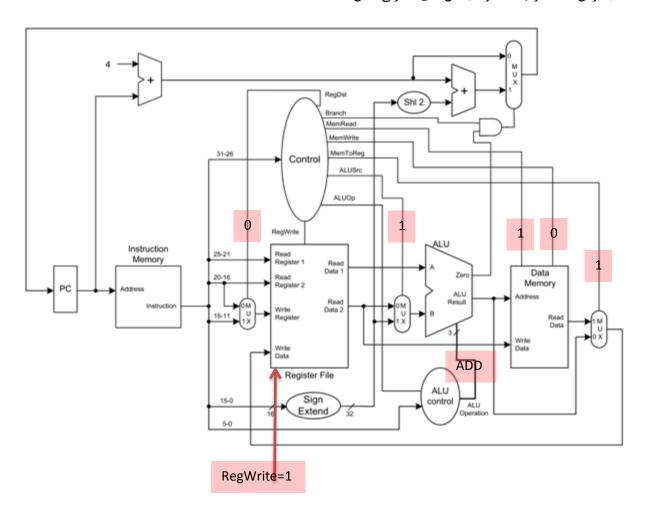
Jump 1

Sw \$2,\$0(4)

9- الف)

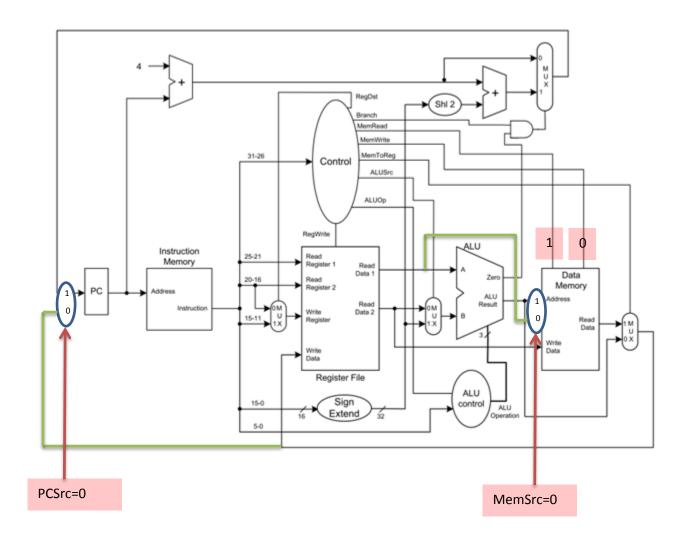


## با فرض rt=\$i و سیگنال های کنترلی نشان داده شده:



## ب) در صورتی که rs=\$i باشد:





10- الف)

$$-b = b + 1 = b - b = -1 - b$$

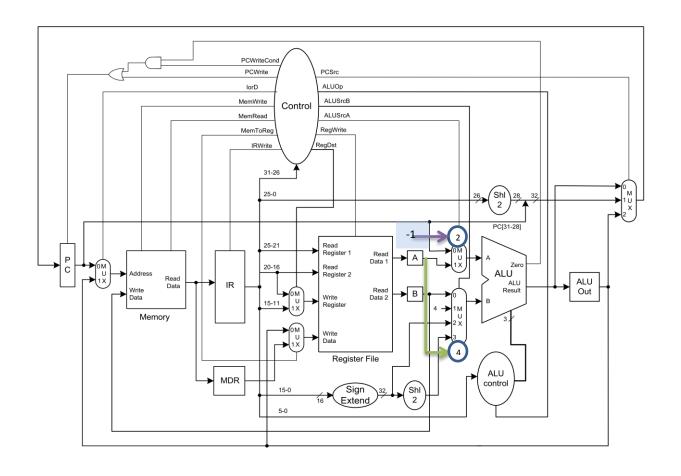
كنترلر:

در زیر مراحل اجرای دستور را میبینید:

1- IF: مانند قبل2- ID: مانند قبل

3- COM: ALUSrcA=2; ALUSrcB=4; ALUOP=SUB;

4- COM: RegDst=0; MemToReg=0;



ب)جواب این سوال یکتا نیست و ایدههای درست دیگری نیز می توان زد:

كنترلر:

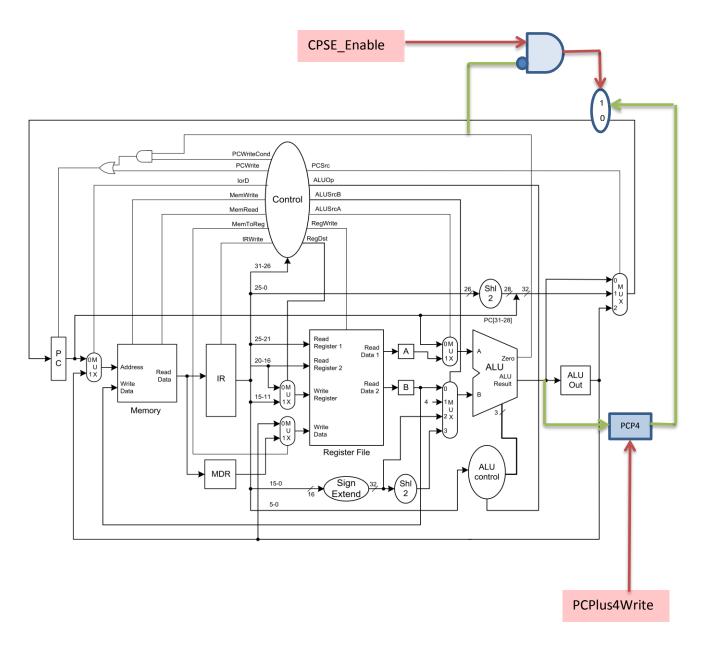
در زیر مراحل اجرای دستور به همراه سیگنالهای کنترلی در هر مرحله را میبینید:

1-IF: مانند قبل

2-ID: مانند قبل + PCPlus4Write=1

3-CPSE: ALUSrcA=0; ALUSrcB=4; PCPlus4Write=0;

4-CPSE: ALUSrcA=1; ALUSrcB=0; CPSE\_Enable=1; PCSrc=2;



22=LSB ، \$1=MSB . فرض می 2نیم حاصل در 2,1\$ دخیره شود.

کنترلر: در زیر state های کنترلر آورده شده است:

1-IF: مانند قبل

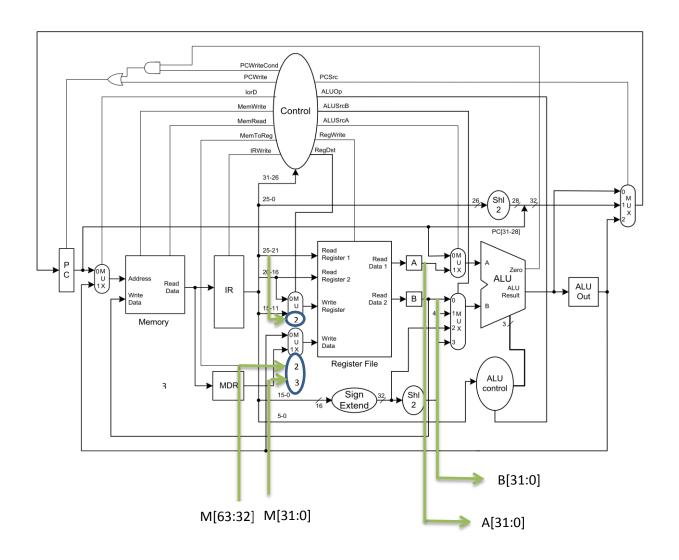
2-ID: مانند قبل

3-MUL: start=1;

4-MUL: multiply=1; if (ready==1) then goto state\_5; else goto state\_4;

5-MUL: multiply=0; RegDst=0; MemToReg=3;

6-MUL: RegDst=2; MemToReg=2;



12- كارايى:

$$\frac{Pa}{Pb} = \frac{3 * 500}{4.5 * 200}$$

-13

$$10_{s}-9_{s}=1_{s}$$
 =>  $1*1M$  =1M CC عداد کلاک هایی که کاهش یافته است:

بهبود 4-2=2 CC

تعداد دستورات جايگزين شده = 1000000/2= 500000 Inst.

ب)

$$CPI_{new} = 0.03*10 + 0.27*4 + 0.7*2.75 = 3.305$$

Speedup = 
$$\frac{3.605}{3.305}$$
 = 1.091

9٪ باید افزایش فرکانس داشته باشیم.