

2015 年 Trax デザインコンペティション向け FPGA

[チーム] (株) ミッシュインターナショナル (仮)

www.mish.co.jp

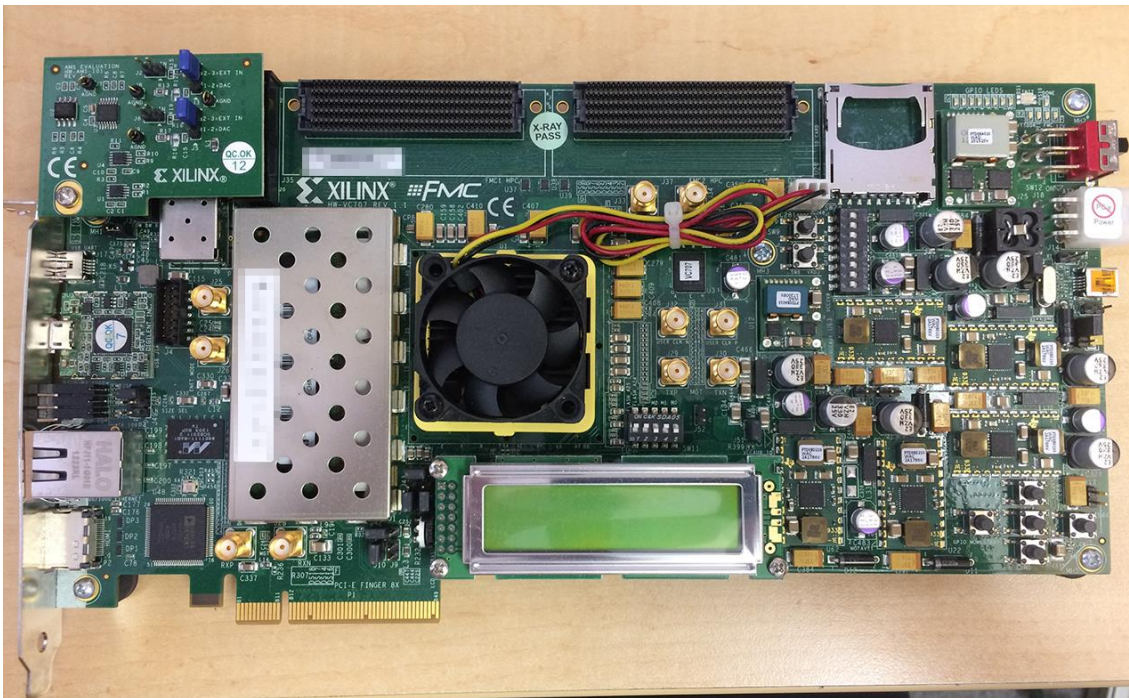
高際 雅之

facebook.com/takagiwa

システム

Xilinx 社 Virtex-7 FPGA VC707 FPGA 評価キット

デバイス: Xilinx Virtex-7 XC7VX485T-2



特徴

初参加ということで、琉球大学 長名先生の配布されている、Trax/FPGA JPⁱのボットを移植しています。

内容は VHDL で記述し、Xilinx Vivado 2015.2 で開発しています。

動作クロックは 200MHz です。

ⁱ <http://lut.eee.u-ryukyu.ac.jp/traxjp/>