**2015年Traxデザインコンペティション向けFPGA**

[チーム]（株）ミッシュインターナショナル（仮）

www.mish.co.jp

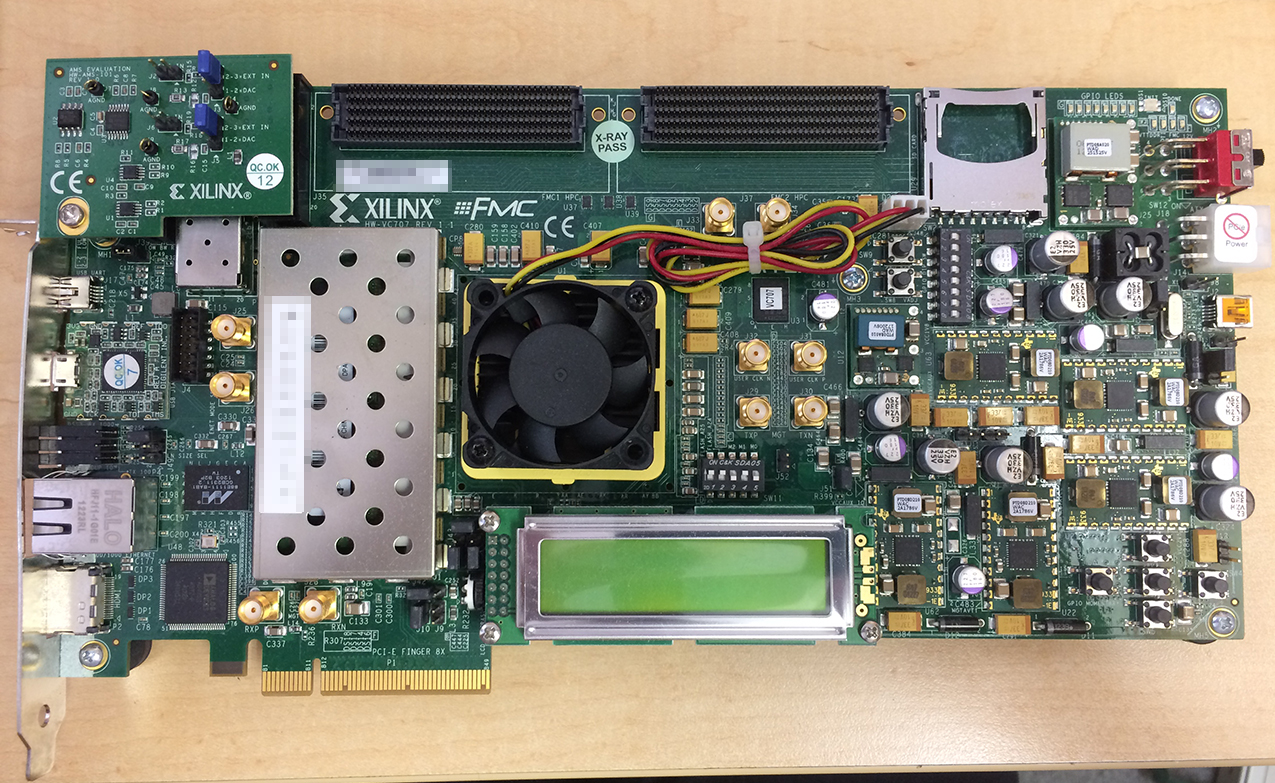
高際 雅之

facebook.com/takagiwa

**システム**

Xilinx社Virtex-7 FPGA VC707 FPGA評価キット

デバイス: Xilinx Virtex-7 XC7VX485T-2



**特徴**

初参加ということで、琉球大学 長名先生の配布されている、Trax/FPGA JP[[1]](#endnote-1)のボットを移植しています。

内容はVHDLで記述し、Xilinx Vivado 2015.2で開発しています。

動作クロックは200MHzです。

1. http://lut.eee.u-ryukyu.ac.jp/traxjp/ [↑](#endnote-ref-1)