

Atividade Prática 2.3:

Circuitos Combinacionais:

Comparador

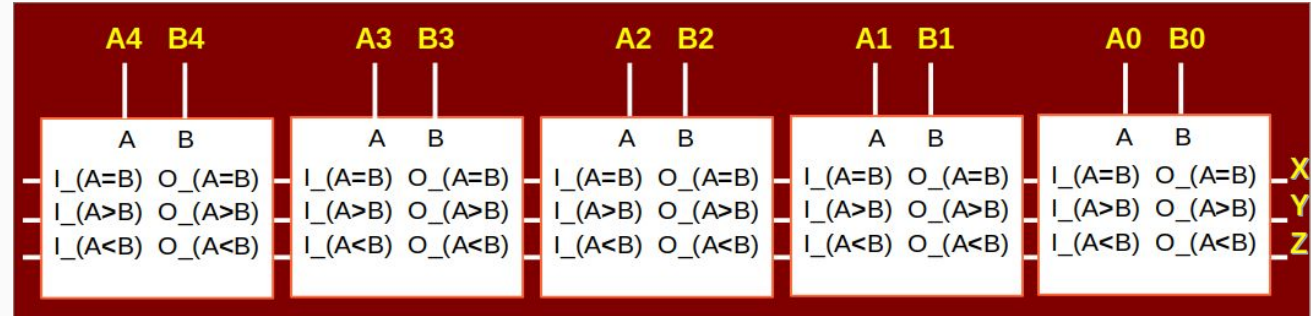
DIM0128 Circuitos Lógicos

Edgard de Faria Corrêa

Exercício 1

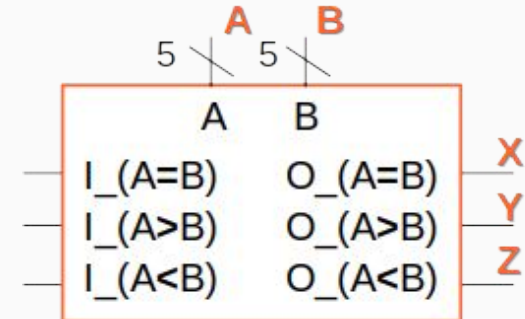
- ❖ Implementar em VHDL o comparador de 5 bits com 3 saídas (X, Y, Z)

conforme a figura:



❖ DICA:

- Criar uma entidade num projeto que realize operação de um bloco comparador, como na figura ao lado:
- Usar componentes com esta entidade no comparador de 5 bits.



Exercício 1

❏ Codificação e Implementação

❏ ENVIO: Código + Imagem da Simulação

- ❖ Projete um circuito que determina **o maior de 3 números de 8 bits**.
 - Podem ser utilizados:
 - os operadores $>$, $<$, $=$
 - as estruturas de condição do VHDL.
 - Na simulação, garantir que qualquer possível situação seja testada:
 - 1 dos 3 números é o maior;
 - 2 números são iguais e são os de maior valor;
 - Todos os números têm o mesmo valor.

Atividade Prática 2.4:

Circuitos Combinacionais:

Comparador

DIM0128 Circuitos Lógicos