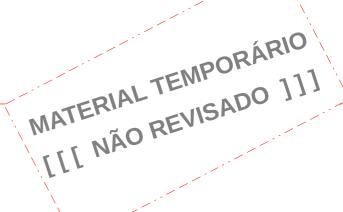
Circuitos Lógicos

DIM 0128



Aula 13

Circuitos Combinacionais:

Multiplicador, Deslocador, Comparador e BCD

Edgard de Faria Corrêa

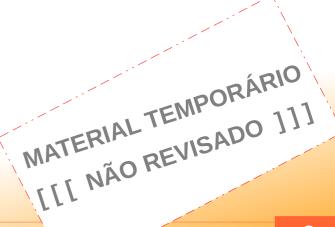
2022.1

Objetivo

- Multiplicador Binário
 - Conceito e Tipos
- Deslocador
 - Conceito e Tipos
 - Técnicas de deslocamento em operações aritméticas
- Comparador
 - Conceito e Tipos
- BCD (Binary Converter to Decimal)
 - Conceito e Projeto



(números sem sinal)



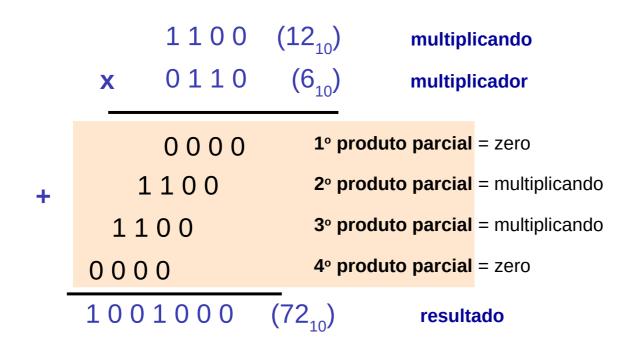
(números sem sinal)

Conceito:

- A multiplicação binária é uma operação um pouco mais complexa de se implementar, se comparado ao somador ou ao subtrator.
- Um multiplicador é um bloco combinacional que efetua a multiplicação entre 2 números (N-bits e M-bits), resultando em uma saída de (N+M)-bits.

(números sem sinal)

Multiplicando 2 números de 4 bits:



MATERIAL TEMPORÁRIO

[[[NÃO REVISADO]]]

(números sem sinal)

Multiplicando 2 números de 4 bits:

São 4 produtos parciais a serem somados por ARIO MATERIAL MATERIAL

[[[NÃO REVISADO]]]

(números sem sinal)

Multiplicando 2 números de 4 bits:

- Porém, os somadores vistos até agorarso podemo 111 somar dois números por vez!!!

(números sem sinal)

- Multiplicando 2 números de 4 bits:
 - Reorganizando...

(números sem sinal)

Multiplicando 2 números de 4 bits:

Outro exemplo...

```
(15_{10})
         1111
                                  multiplicando
         1111
                    (15_{10})
   X
                                  multiplicador
                     1º produto parcial (= multiplicando)
         1 1 1 1
       1111
                    2º produto parcial (= multiplicando)
    101101
    1111
                    3º produto parcial (= multiplicando)
  1101001
  1111
                    4º produto parcial (= multiplicando)
                            III NÃO REVISADO 111
                   (225<sub>10</sub>)
11100001
```

(números sem sinal)

Multiplicando 2 números de 4 bits:

Outro exemplo...

```
(15_{10})
         1111
                                  multiplicando
                    (15_{10})
         1111
   X
                                  multiplicador
                     1º produto parcial (= multiplicando)
         1 1 1 1
       1111
                    2º produto parcial (= multiplicando)
    101101
    1111
                    3º produto parcial (= multiplicando)
  1101001
                    4º produto parcial (= multiplicando)
  1 1 1 1
                                  resultadeMPORÁRIO
                   (225_{10})
11100001
```

Conclusão: **n** bits **x m** bits

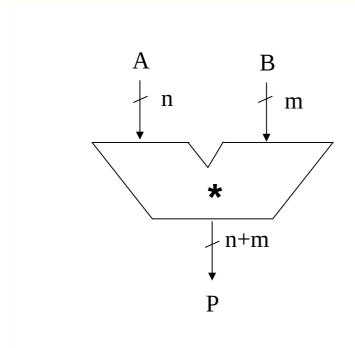
até

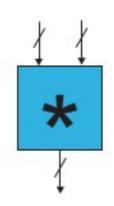
n+m bits

(números sem sinal)

Multiplicando 2 números:

Símbolo de um multiplicador:



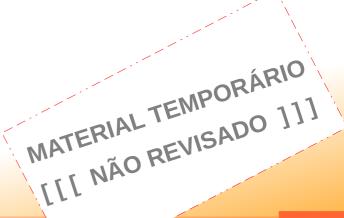


MATERIAL TEMPORÁRIO

[[[NÃO REVISADO]]]

(números sem sinal)

Mas como multiplicar 2 números de 1 bit cada?



(números sem sinal)

Mas como multiplicar 2 números de 1 bit cada?



(números sem sinal)

Mas como multiplicar 2 números de 1 bit cada?

- Resulta 1 se os dois bits valem 1

operação E (A

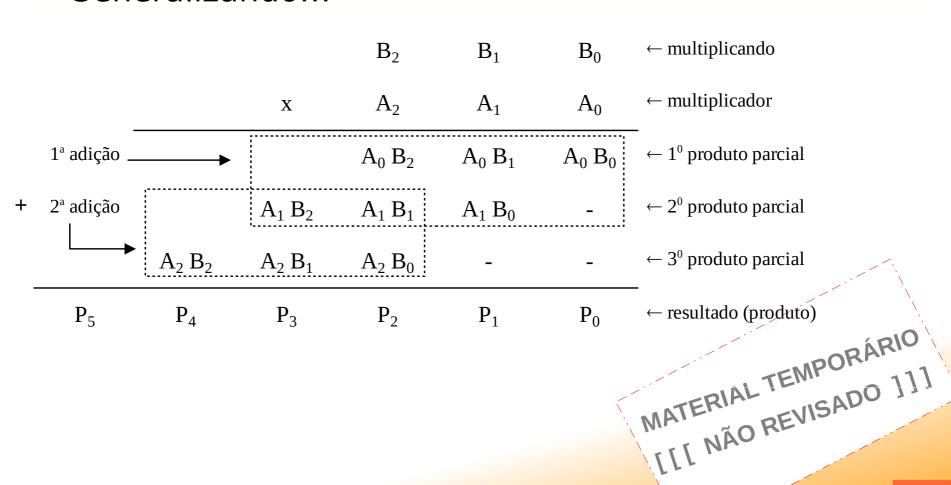
Nunca ocorre overflow!

MATERIAL TEMPORARIO

(números sem sinal)

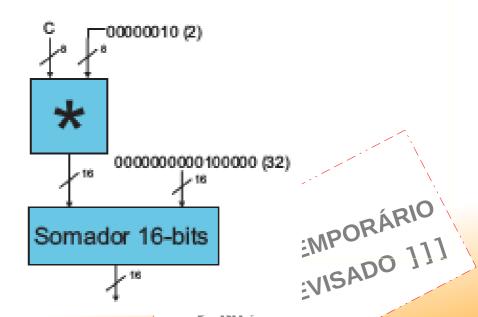
Multiplicando 2 números:

Generalizando...



(números sem sinal)

- Exemplo: Conversor de temperatura
 - Equação de conversão:
 - F = (9/5)C + 32
 - Equação de conversão aproximada:
 - F = 2C + 32
 - Circuito combinacional:



(números sem sinal)

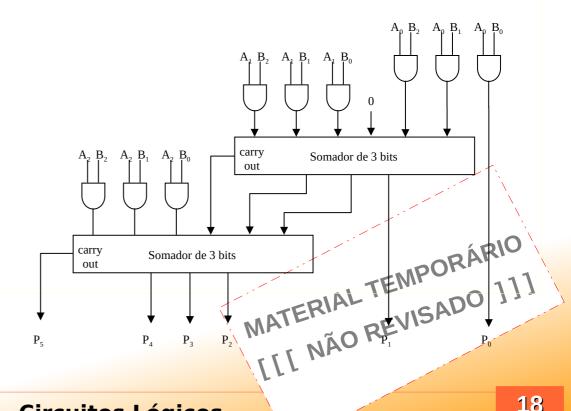
Implementação:

Multiplicador Matricial $A_0 B_2 A_0 B_1 A_0 B_0$ $A_1 B_2 A_1 B_1 A_1 B_0$ $A_2 B_2 A_2 B_1 A_2 B_0$ Somador de 3 bits carry out MATERIAL TEMPORÁRIO

III PIÃO REVISADO 111 Somador de 3 bits

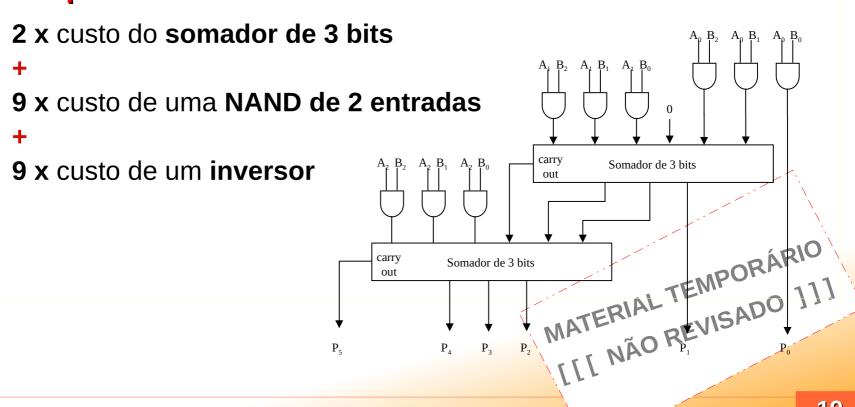
(números sem sinal)

- **Implementação:**
 - **Multiplicador Matricial**
 - Pergunta: Qual é o custo de um multiplicador como este?



(números sem sinal)

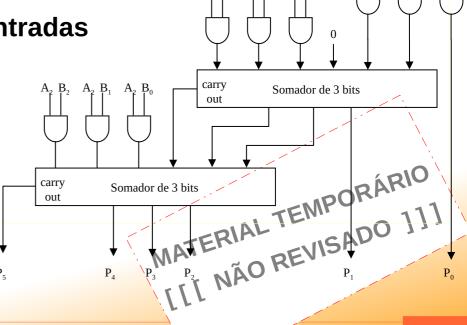
- Implementação:
 - Multiplicador Matricial
 - Pergunta: Qual é o custo de um multiplicador como este?
 - Resposta:



(números sem sinal)

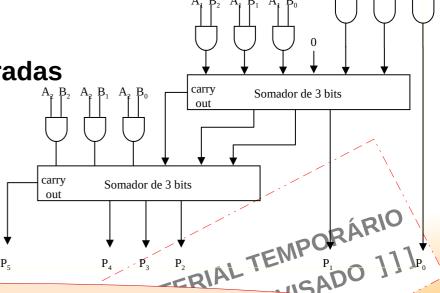
- Implementação:
 - Multiplicador Matricial
 - Pergunta: Qual é o custo de um multiplicador como este?
 - Resposta:
 - 2 x custo do somador de 3 bits
 - +
 - 9 x custo de uma NAND de 2 entradas
 - +
 - 9 x custo de um inversor

Inversor???



(números sem sinal)

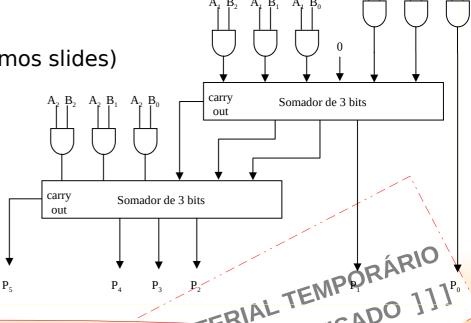
- Implementação:
 - Multiplicador Matricial
 - Pergunta: Qual é o custo de um multiplicador como este?
 - Resposta:
 - 2 x custo do somador de 3 bits
 - +
 - 9 x custo de uma NAND de 2 entradas
 - +
 - 9 x custo de um inversor



Alternativas mais simples/econômicas???

(números sem sinal)

- Implementação:
 - Multiplicador Matricial
 - Alternativas:
 - Múltiplas somas
 - Deslocamento (próximos slides)



Alternativas mais simples/econômicas???



- Circuito combinacional, com n entradas e n saídas, que permite deslocar n bits de uma palavra binária para direita (>>) ou para esquerda (<<).</p>
 - Não utiliza nenhuma porta lógica, apenas fios.
 - Descarta bit:



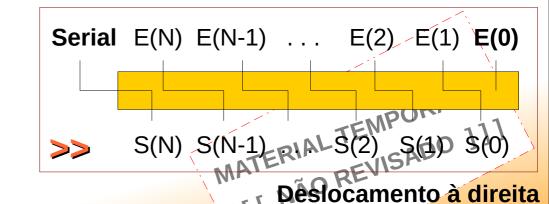
- Circuito combinacional, com n entradas e n saídas, que permite deslocar n bits de uma palavra binária para direita (>>) ou para esquerda (<<).</p>
 - Não utiliza nenhuma porta lógica, apenas fios.
 - Descarta bit:
 - mais significativo (bit N), se deslocamento à esquerda. (<<)



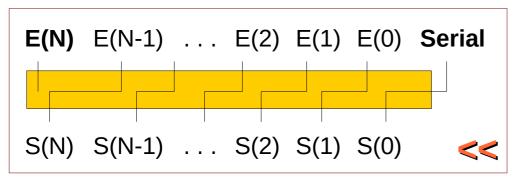
Deslocamento à esquerda

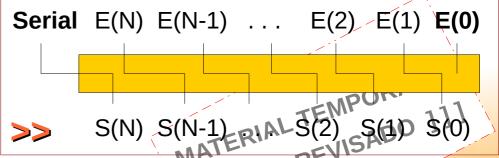


- Circuito combinacional, com n entradas e n saídas, que permite deslocar n bits de uma palavra binária para direita (>>) ou para esquerda (<<).</p>
 - Não utiliza nenhuma porta lógica, apenas fios.
 - Descarta bit:
 - menos significativo (bit 0), se deslocamento à direita. (>>)



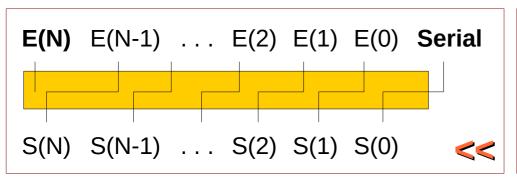
- Circuito combinacional, com n entradas e n saídas, que permite deslocar n bits de uma palavra binária para direita (>>) ou para esquerda (<<).</p>
 - Não utiliza nenhuma porta lógica, apenas fios.
 - Descarta bit:
 - mais significativo (bit N), se deslocamento à esquerda. (<<)
 - menos significativo (bit 0), se deslocamento à direita. (>>)

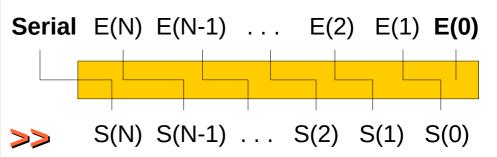




Deslocamento à esquerda

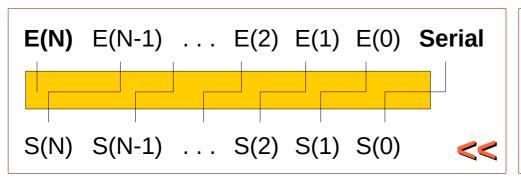
Deslocamento à direita

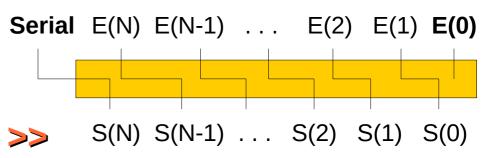




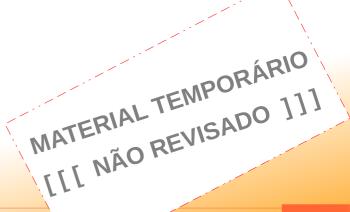
- Exemplos de deslocamentos à esquerda
 - 0110 → 1100:
 - 0101 → 1010:
 - 0010 → 0100:
- Exemplos de deslocamentos à direita
 - 0110 → 0011:
 - **■** 0100 → 0010:
 - 1110 → 0111:



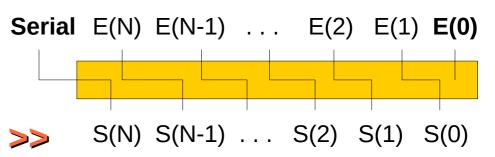




- Exemplos de deslocamentos à esquerda
 - $0110 \rightarrow 1100$: $6 \rightarrow 12$
 - $0101 \rightarrow 1010$: $5 \rightarrow 10$
 - $0010 \rightarrow 0100$: $2 \rightarrow 4$
- Exemplos de deslocamentos à direita
 - $0110 \rightarrow 0011$: $6 \rightarrow 3$
 - $0100 \rightarrow 0010$: $4 \rightarrow 2$
 - $1110 \rightarrow 0111$: $14 \rightarrow 7$
- Resumindo...







- Exemplos de deslocamentos à esquerda
 - $0110 \rightarrow 1100: 6 \rightarrow 12$
 - $0101 \rightarrow 1010$: $5 \rightarrow 10$
 - $0010 \rightarrow 0100$: $2 \rightarrow 4$
- Exemplos de deslocamentos à direita
 - $0110 \rightarrow 0011$: 6 \rightarrow 3
 - $0100 \rightarrow 0010$: 4 \rightarrow 2
 - $1110 \to 0111: 14 \to 7$
- Resumindo...
- Deslocamento de 1 bit à **esquerda**: multiplica por 25ADO 111

 Deslocamento de 1 bit à *direita*: divide por 2^{AO}

 DIMO100 0

- O que acontece quando o deslocamento de 1 bit ocorre duas vezes?
 - à esquerda:
 - 001100 \rightarrow 110000: 12 \rightarrow 48
 - à direita:
 - 001100 \rightarrow 000011: 12 \rightarrow 3
- Resumindo...



- O que acontece quando o deslocamento de 1 bit ocorre duas vezes?
 - à esquerda:
 - 001100 \rightarrow 110000: 12 \rightarrow 48
 - à direita:
 - 001100 \rightarrow 000011: 12 \rightarrow 3
- Resumindo...
 - Deslocamento à esquerda de 2 bits: multiplica por 4
 - Deslocamento à direita de 2 bits: divide por 4



- O que acontece quando o deslocamento de 1 bit ocorre duas vezes?
 - à esquerda:
 - $001100 \rightarrow 110000$: $12 \rightarrow 48$
 - à direita:
 - 001100 \rightarrow 000011: 12 \rightarrow 3
- Resumindo...
 - Deslocamento à esquerda de 2 bits: multiplica por 4
 - Deslocamento à direita de 2 bits: divide por 4
- Conclusão:
 - Realizar **n** deslocamentos **à esquerda** de 1 bit, equivalera **multiplicar** o número por **2**ⁿ

 Realizar **n** deslocamentos **à direita** de **1** bit, equivalera **1**
 - dividir o número por 2ⁿ

- Nem sempre é válido realizar operações aritméticas com deslocadores
 - Entrada E(n) é desconsiderada no deslocamento à esquerda.
 - Entrada E(0) é desconsiderada no deslocamento à direita.
 - Se uma delas for 1, operação aritmética não será válida.



- Nem sempre é válido realizar operações aritméticas com deslocadores
 - Entrada E(n) é desconsiderada no deslocamento à esquerda.
 - Entrada E(0) é desconsiderada no deslocamento à direita.
 - Se uma delas for 1, operação aritmética não será válida.
 - Exemplo:
 - Deslocamento de 1 bit à esquerda:
 - (1)**001** → **001**0:
 - Deslocamento de 1 bit à direita:
 - **100**1 → 0**100**:

- Nem sempre é válido realizar operações aritméticas com deslocadores
 - Entrada E(n) é desconsiderada no deslocamento à esquerda.
 - Entrada E(0) é desconsiderada no deslocamento à direita.
 - Se uma delas for 1, operação aritmética não será válida.
 - Exemplo:
 - Deslocamento de 1 bit à esquerda:
 - (1)**001** → **001**0: **9** → **2**
 - Deslocamento de 1 bit à direita:
 - $1001 \rightarrow 0100: 9 \rightarrow 4$

Deslocador: Exemplo de uso

- Termômetro mede a temperatura em Celsius:
 - A temperatura é representada por 8 bits.
 - Como representar a temperatura em Farenheit?



Deslocador: Exemplo de uso

Termômetro mede a temperatura em Celsius:

- A temperatura é representada por 8 bits.
- Como representar a temperatura em Farenheit?
 - Converter de Celsius para Farenheit:
 - F = 1, 8 * C + 32
 - Arredondando o valor, obtém-se a seguinte expressão:
 - F = 2 * C + 32
 - São necessárias as seguintes operações:
 - Multiplica o valor por 2
 - Soma o resultado a 32



Deslocador: Exemplo de uso

Termômetro mede a temperatura em Celsius:

- A temperatura é representada por 8 bits.
- Como representar a temperatura em Farenheit?
 - Converter de Celsius para Farenheit:
 - F = 1, 8 * C + 32
 - Arredondando o valor, obtém-se a seguinte expressão:
 - F = 2 * C + 32
 - São necessárias as seguintes operações:
 - Multiplica o valor por 2
 - Soma o resultado a 32

Conclusão:

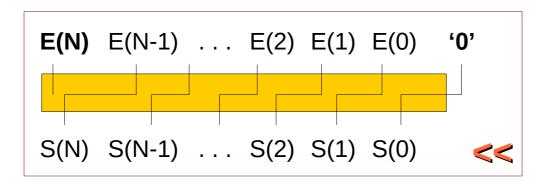
- Pegar valor de 8 bits que representa temperatura em Celsius.
- Usar deslocador à esquerda de 1 bit para multiplicar por 2 ARIO
 Usar somador para acrescentar o valor 32₁₀ = 100000¹₂ 11 ao obtido do deslocador. O resultado é a temperatura em Farenheit.

 Ap DIMO109 0 C:

- Deslocador de bit à esquerda
- Deslocador de bit à direita
- Deslocador com shift
- Deslocador com escolha de lado
- Deslocador Barrel

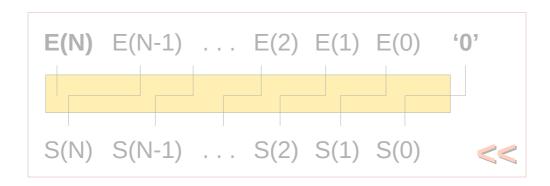


- Deslocador de bit à esquerda
 - Adiciona 0 à ao bit menos significativo S(0)



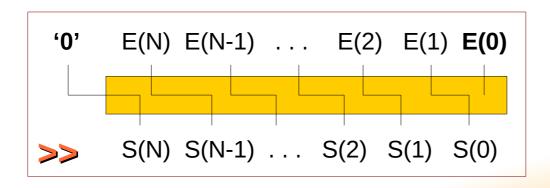


- Deslocador de bit à esquerda
 - Adiciona 0 à ao bit menos significativo S(0)



Deslocador de bit à direita

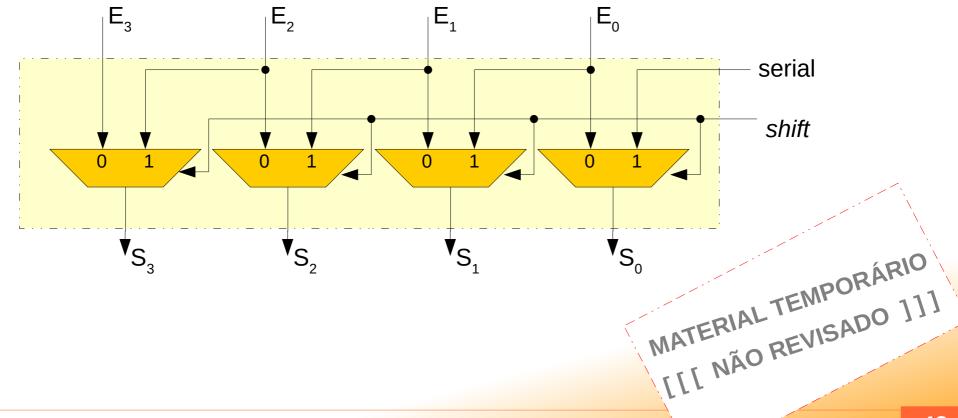
Adiciona 0 à ao bit mais significativo S(N)



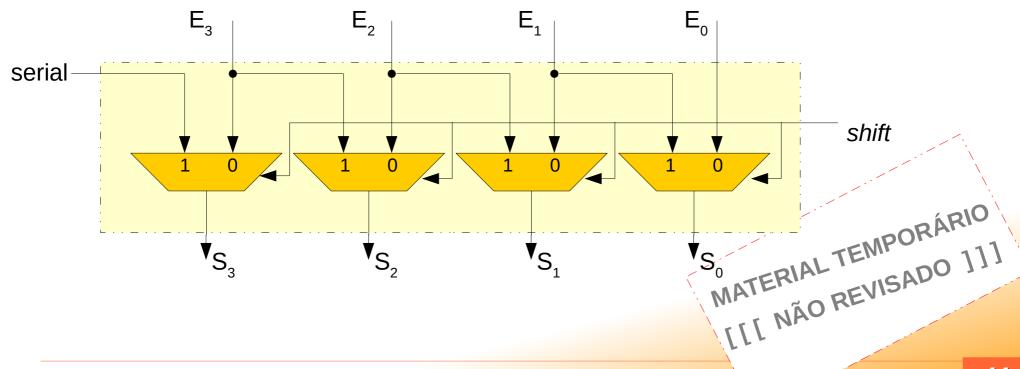
MATERIAL TEMPORÁRIO

[[[NÃO REVISADO 1]]

- Deslocador com shift (para esquerda)
 - Variável shift permite definir se deslocamento será ou não realizado.
 - Se shift for igual a 1: deslocamento à esquerda.
 - Se shift for igual a 0: a saída será igual à entrada.

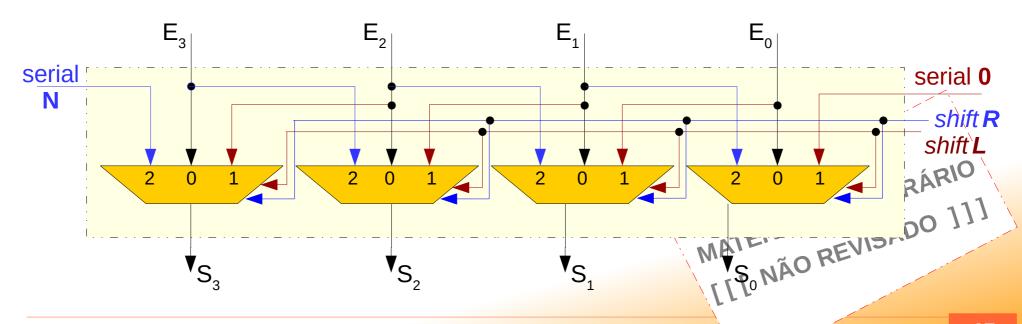


- Deslocador com shift (para direita)
 - Variável shift permite definir se deslocamento será ou não realizado.
 - O mesmo deslocador pode ser feito para direita.
 - Se shift for igual a 1: deslocamento à direita.
 - Se shift for igual a 0: a saída será igual à entrada.



Deslocador com escolha de lado

- Permite escolher o lado do deslocamento (direita ou esquerda)
- Possui variáveis de controle: shiftL e shiftR
- Se shiftL for igual a 1: deslocamento à esquerda
- Se shiftR for igual a 1: deslocamento à direita
- Se *shift*R e *shift*L forem igual a **0**: a **saída** será **igual à entrada**



- Permite escolher nº de bits que serão deslocados.
- Formado através de deslocadores em série.
- Tamanho dos deslocadores depende do tamanho da palavra binária de entrada.
 - Palavras binárias de 2 bits
 - **E**x.: 11
 - Só é possível realizar um deslocamento
 - 1 deslocador de 1 bit



- Permite escolher nº de bits que serão deslocados.
- Formado através de deslocadores em série.
- Tamanho dos deslocadores depende do tamanho da palavra binária de entrada.
 - Palavras binárias de 2 bits
 - **E**x.: 11
 - Só é possível realizar um deslocamento
 - 1 deslocador de 1 bit
 - Palavras binárias de 4 bits
 - **E**x.: 1111
 - É possível realizar **três** deslocamentos
 - 1 deslocador de 1 bit + 1 deslocador de 2 bits



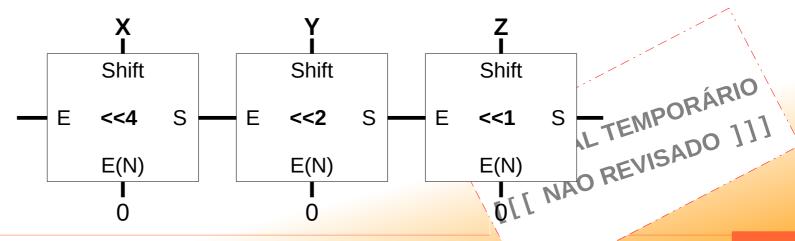
- Permite escolher nº de bits que serão deslocados.
- Formado através de deslocadores em série.
- Tamanho dos deslocadores depende do tamanho da palavra binária de entrada.
 - Palavras binárias de 2 bits
 - Ex.: 11
 - Só é possível realizar **um** deslocamento
 - 1 deslocador de 1 bit
 - Palavras binárias de 4 bits
 - Ex.: 1111
 - É possível realizar **três** deslocamentos
 - 1 deslocador de 1 bit + 1 deslocador de 2 bits
 - Palavras binárias de 8 bits
- Pode realizar **sete** deslocamentos TENPORÁRIO 11.

 1 deslocador de 1 bit + MATERIAL TEMPORÁRIO 11.

 1 deslocador de 1 bit + MATERIAL TEMPORÁRIO 11. 1 deslocador de 2 bits + 1 deslocador de 4 bits

 10109.0 - Circuitos Lógicos

- Cada um dos deslocadores tem uma entrada shift:
 - X, Y, Z, W, ...
- As entradas shift indicam se haverá deslocamento para aquela entrada ou não
- Exemplo: $XYZ = 010 = 2_{10}$
 - Apenas o deslocador de 2 bits deslocará a sua entrada
 - Serão realizados então 2 deslocamentos



Exemplo

Como criar um circuito que fornece a média de quatro números binários de 4 bits cada?



Exemplo

- Como criar um circuito que fornece a média de quatro números binários de 4 bits cada?
 - Como é obtida a média de 4 números?
 - M = (A + B + C + D)/4
 - É preciso:
 - Somar as quatro entradas
 - Dividir o valor resultante por 4
 - O que se pode utilizar para fazer isso?



Exemplo

- Como criar um circuito que fornece a média de quatro números binários de 4 bits cada?
 - Como é obtida a média de 4 números?
 - M = (A + B + C + D)/4
 - É preciso:
 - Somar as quatro entradas
 - Dividir o valor resultante por 4
 - O que se pode utilizar para fazer isso?
 - Somador de 4 bits
 - Deslocador de 2 bits à direita TEMPORÁRIO MATERIAL TEMPORÁRIO 111



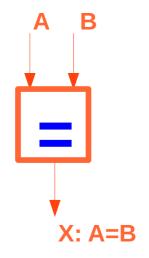
Conceito:

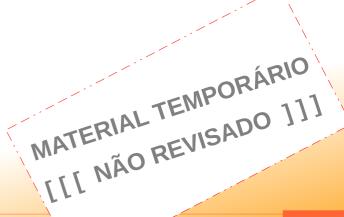
São circuitos que comparam dois números binários



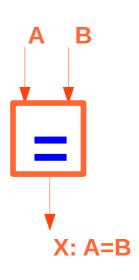
Conceito:

- São circuitos que comparam dois números binários
- Considerando palavras binárias de 1 bit:
 - Comparador de Igualdade (de 1 bit):





- Comparador de Igualdade:
 - de <u>1 bit</u>:



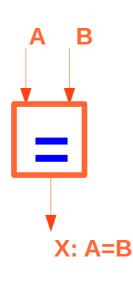
A	В	X: A=B
0	0	1
0	1	0
1	0	0
1	1	1

MATERIAL TEMPORÁRIO

[[[NÃO REVISADO 1]]

- Comparador de Igualdade:
 - de <u>1 bit</u>:

$$X = \overline{A} \cdot \overline{B} + A \cdot B = A \oplus B$$



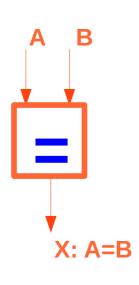
A	В	X: A=B
0	0	1
0	1	0
1	0	0
1	1	1

MATERIAL TEMPORÁRIO

[[[NÃO REVISADO]]]

- Comparador de Igualdade:
 - de <u>1 bit</u>:

$$X = \overline{A} \cdot \overline{B} + A \cdot B = A \oplus B$$

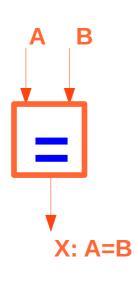


A	В	X: A=B
0	0	1
0	1	0
1	0	0
1	1	1



- Comparador de Igualdade:
 - de <u>1 bit</u>:

$$X = \overline{A} \cdot \overline{B} + A \cdot B = A \oplus B$$



A	В	X: A=B
0	0	1
0	1	0
1	0	0
1	1	1



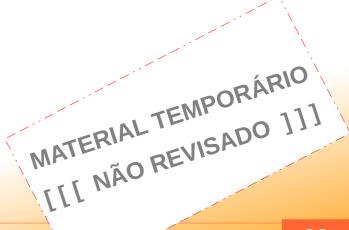
- Comparador de Igualdade de N bits:
 - Comparador de duas palavras binárias de N bits:
 - Comparação bit-a-bit das palavras binárias.
 - $-A_0$ com B_0 , A_1 com B_1 , e assim por diante.



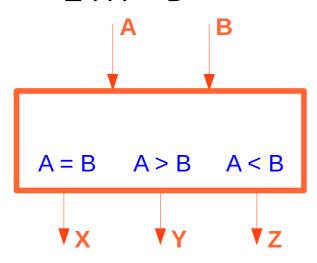
- Comparador de Igualdade de N bits:
 - N comparadores de 1 bit:
 - Depois, os resultados passam por uma porta AND para saber se TODAS as comparações tiveram o resultado '1', ou seja, se todos os bits eram iguais.

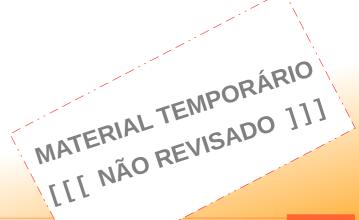


- Compara se duas palavras binárias são iguais.
- Se forem diferentes, indica qual é a maior.
- 3 Saídas:
 - X:A=B
 - Y: A > B
 - Z:A < B



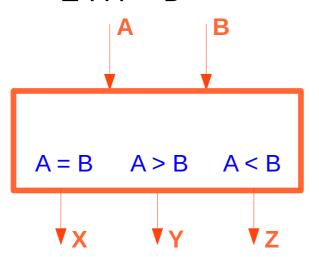
- Compara se duas palavras binárias são iguais.
- Se forem diferentes, indica qual é a maior.
- 3 Saídas:
 - X:A=B
 - Y:A > B
 - Z:A < B





- Compara se duas palavras binárias são iguais.
- Se forem diferentes, indica qual é a maior.
- 3 Saídas:





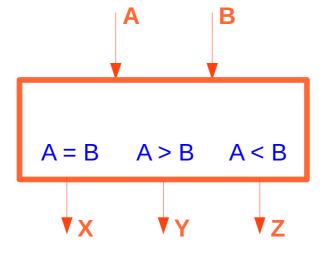
A	В	X: A = B	Y: A > B	Z: A < B
0	0	1	0	0
0	1	0	0	1
1	0	0	1	0
1	1	1	0	0

MATERIAL TEMPORÁRIO

[[[NÃO REVISADO]]]

- Compara se duas palavras binárias são iguais.
- Se forem diferentes, indica qual é a maior.
- 3 Saídas:





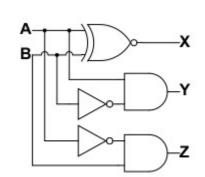
A	В	X: A = B	Y: A > B	Z: A < B
0	0	1	0	0
0	1	0	0	1
1	0	0	1	0
1	1	1	0	0

$$X = \overline{A} \cdot \overline{B} + A \cdot B = A \oplus B$$

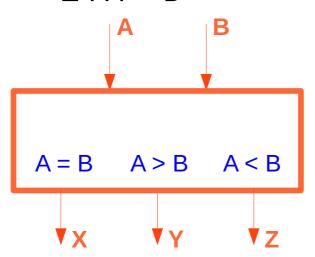
 $Y = A \cdot \overline{B}$
 $Z = \overline{A} \cdot B$
 $A \cdot B = A \oplus B$
 $A \cdot B$

$$Y = A \cdot \overline{B}$$

- Compara se duas palavras binárias são iguais.
- Se forem diferentes, indica qual é a maior.



- 3 Saídas:
 - X:A=B
 - Y: A > B
 - Z:A < B



Α	В	X: A = B	Y: A > B	Z: A < B
0	0	1	0	0
0	1	0	0	1
1	0	0	1	0
1	1	1	0	0

$$X = \overline{A} \cdot \overline{B} + A \cdot B = A \oplus B$$

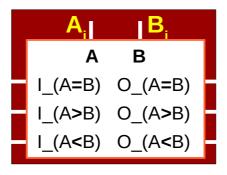
$$Y = A \cdot \overline{B}$$

$$Z = \overline{A} \cdot B \xrightarrow{MATERIAL} TEMPORARIO$$

$$III$$

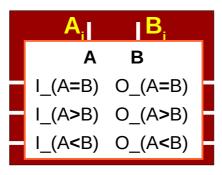
$$Z = \overline{A} \cdot B \xrightarrow{MATERIAL} TEMPORARIO$$

- Como saber qual das seguintes palavras binárias é maior?
 - A = 1001
 - B = 0110



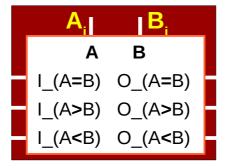


- Como saber qual das seguintes palavras binárias é maior?
 - A = 1001
 - B = 0110
- Passos:

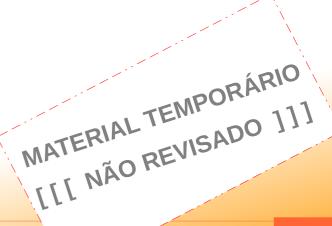




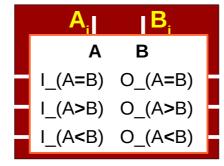
- Como saber qual das seguintes palavras binárias é maior?
 - A = 1001
 - B = 0110
- Passos:



1) Identificar o bit mais significativo das duas palavras binárias



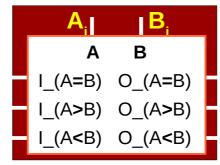
- Como saber qual das seguintes palavras binárias é maior?
 - A = 1001
 - B = 0110
- Passos:



- 1) Identificar o bit mais significativo das duas palavras binárias
- 2) Se $A_N > B_N$, então A > B



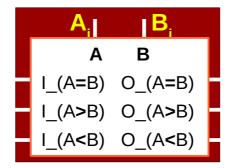
- Como saber qual das seguintes palavras binárias é maior?
 - A = 1001
 - B = 0110
- Passos:



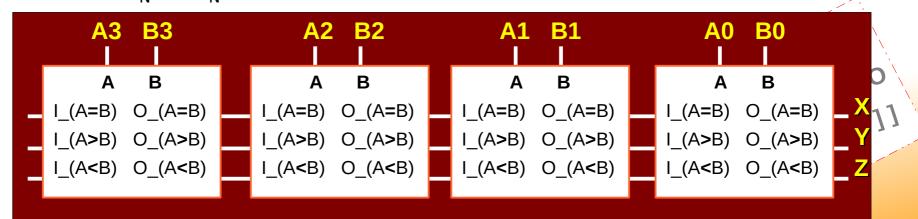
- 1) Identificar o bit mais significativo das duas palavras binárias
- 2) Se $A_N > B_N$, então A > B
- 3) Se $A_N < B_N$, então A < B

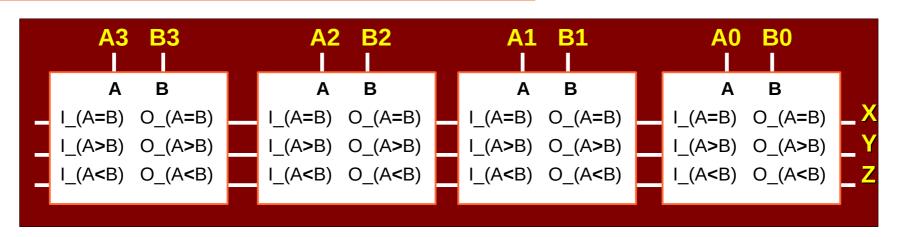


- Como saber qual das seguintes palavras binárias é maior?
 - A = 1001
 - B = 0110
- Passos:



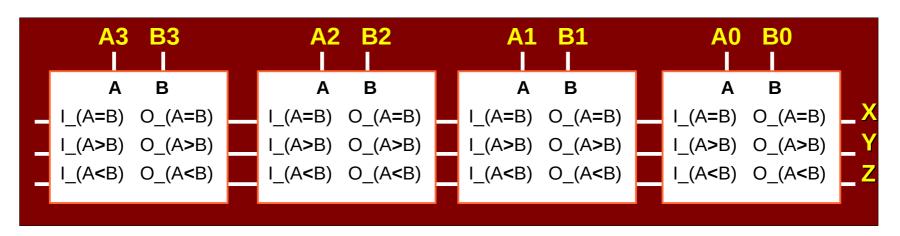
- 1) Identificar o bit mais significativo das duas palavras binárias
- 2) Se $A_N > B_N$, então A > B
- 3) Se $A_N < B_N$, então A < B
- 4) Se $A_N = B_N$, então devemos testar o bit seguinte



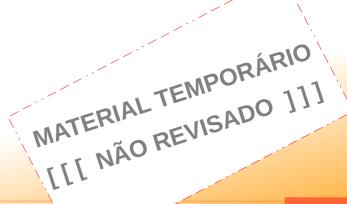


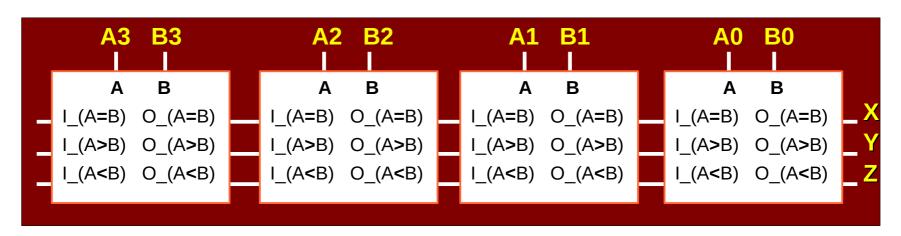
- ♦ Se $I_{A>B}=1$ → no estágio anterior: **A** > **B**
 - $O_{A>B} = I_{A>B} = 1$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$





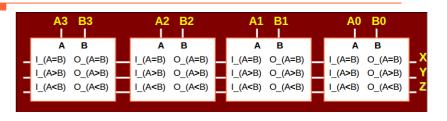
- ♦ Se $I_{A>B}=1$ → no estágio anterior: **A** > **B**
 - $O_{A>B} = I_{A>B} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- ♦ Se $I_{A < B} = 1$ → no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$

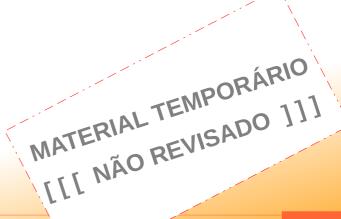




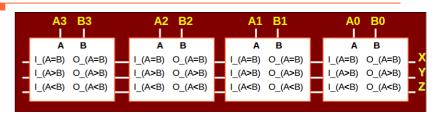
- ♦ Se $I_{\Delta>R}=1$ → no estágio anterior: **A** > **B**
 - $O_{A>B} = I_{A>B} = 1$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- ♦ Se $I_{\Delta < B} = 1$ → no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- ♦ Se $I_{A=B}=1$ → no estágio anterior: **A** = **B**

- Se $I_{\Delta>R}=1 \rightarrow$ no estágio anterior: **A** > **B**
 - $\bullet \quad \mathsf{O}_{\scriptscriptstyle \Delta>\mathsf{R}} = \mathsf{I}_{\scriptscriptstyle \Delta>\mathsf{R}} = \mathsf{1}$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- Se I_{A<B}=1 → no estágio anterior: A < B</p>
 - $O_{A>B} = I_{A>B} = 0$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- ♦ Se $I_{A=B}=1$ → no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio





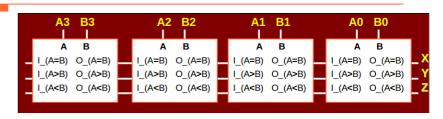
- Se $I_{\Delta>R}=1 \rightarrow$ no estágio anterior: **A** > **B**
 - $O_{\Delta>B} = I_{\Delta>B} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- ♦ Se $I_{A < B} = 1$ → no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- ♦ Se $I_{A=B}=1$ → no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- CONCLUSÃO:





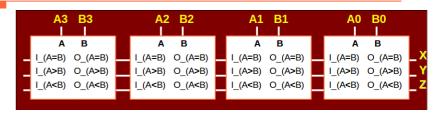
- Se $I_{\Delta>R}=1 \rightarrow$ no estágio anterior: **A** > **B**
 - $\bullet \quad \mathsf{O}_{\scriptscriptstyle \Delta>\mathsf{R}} = \mathsf{I}_{\scriptscriptstyle \Delta>\mathsf{R}} = \mathsf{1}$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- ♦ Se $I_{A < B} = 1$ → no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- ♦ Se $I_{A=B}=1$ → no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- CONCLUSÃO:

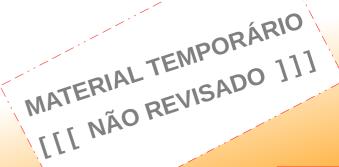
•
$$O_{A>B} = 1$$
:



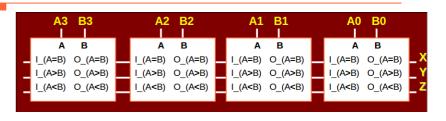


- ♦ Se $I_{\Delta>R}=1$ → no estágio anterior: **A** > **B**
 - $O_{\Delta > R} = I_{\Delta > R} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- ♦ Se $I_{A < B} = 1$ → no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- ♦ Se $I_{A=B}=1$ → no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- CONCLUSÃO:
 - $O_{A>B} = 1$:
 - [Se ($I_{A>B}$ =1)] OU [se ($I_{A=B}$ =1) E, neste nível, o bit de A for maior que o bit de B]





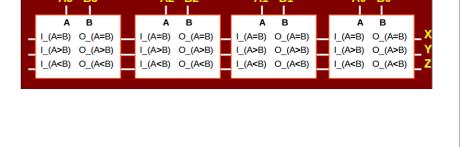
- Se $I_{A>B}=1 \rightarrow \text{no estágio anterior: } A > B$
 - $O_{\Lambda \setminus R} = I_{\Lambda \setminus R} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- Se $I_{A < B} = 1 \rightarrow$ no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- Se $I_{A=B}=1 \rightarrow$ no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- **CONCLUSÃO:**
 - $O_{A>B}=1$:
 - [Se ($I_{A>B}=1$)] OU [se ($I_{A=B}=1$) E, neste nível, o bit de A for major que o bit de B] MATERIAL TEMPORÁRIO
 - $\mathbf{O}_{\Delta < \mathbf{R}} = \mathbf{1}$:



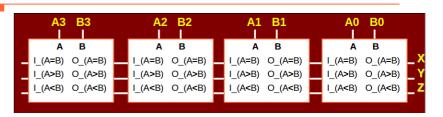
[[[NÃO REVISADO]]]

- Se $I_{A>B}=1 \rightarrow$ no estágio anterior: **A** > **B**
 - $O_{\Lambda \setminus R} = I_{\Lambda \setminus R} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- Se $I_{A < B} = 1 \rightarrow$ no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- Se $I_{A=R}=1 \rightarrow$ no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- **CONCLUSÃO:**
 - $O_{\Delta>R}=1$:
 - Se $(I_{A>B}=1)$ OU se $(I_{A=B}=1)$ E, neste nível, o bit de A for maior que o bit de B.
 - $\mathbf{O}_{\Delta < \mathbf{R}} = \mathbf{1}$:
- Se ($I_{A=B}=1$) OU se ($I_{A=B}=1$) E, neste nível, o bit de A for menor que o bit de B.

 MATERIA REVISADO DI NÃO REVISADO DE LA REVISADO DEL REVISADO DE LA REVISADO DE LA REVISADO DEL REVISADO DE LA REVISADO DEL REVISADO DEL REVISADO DE LA REVISADO DE LA REVISADO DEL REVISADO DE

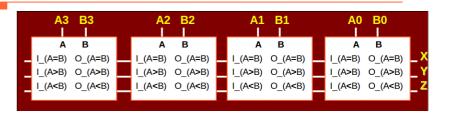


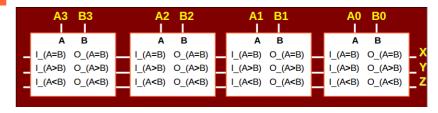
- Se $I_{A>B}=1 \rightarrow$ no estágio anterior: **A** > **B**
 - $O_{\Lambda \setminus R} = I_{\Lambda \setminus R} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 0$
- Se $I_{A < B} = 1 \rightarrow$ no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- Se $I_{A=R}=1 \rightarrow$ no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- **CONCLUSÃO:**
 - $O_{A>R} = 1$:
 - Se $(I_{A>B}=1)$ OU se $(I_{A=B}=1)$ E, neste nível, o bit de A for maior que o bit de B.
 - $\bullet \quad \mathbf{O}_{\Delta < \mathbf{R}} = \mathbf{1};$
- Se ($I_{A=B}=1$) OU se ($I_{A=B}=1$) E, neste nível, o bit de A for menor que o bit de B. NATERIA DE NÃO REVISADO DE SERVICE DE
 - $O_{\Delta=R}=1$:



- Se $I_{A>B}=1 \rightarrow$ no estágio anterior: **A** > **B**
 - $O_{\Lambda > R} = I_{\Lambda > R} = 1$
 - $\bullet \quad O_{A=B} = I_{A=B} = 0$
 - $\bullet \quad O_{A < B} = I_{A < B} = 0$
- Se $I_{A < B} = 1 \rightarrow$ no estágio anterior: **A** < **B**
 - $O_{A>B} = I_{A>B} = 0$
 - $O_{A=B} = I_{A=B} = 0$
 - $O_{A < B} = I_{A < B} = 1$
- Se $I_{A=R}=1 \rightarrow$ no estágio anterior: **A** = **B**
 - É preciso analisar o bit deste estágio
- **CONCLUSÃO:**
 - - Se $(I_{A>B}=1)$ OU se $(I_{A=B}=1)$ E, neste nível, o bit de A for maior que o bit de B.
 - $\bullet \quad \mathbf{O}_{\Delta < \mathbf{R}} = \mathbf{1};$
- Se ($I_{A < B} = 1$) OU se ($I_{A = B} = 1$) E, neste nível, o bit de A for menor que o bit de B.

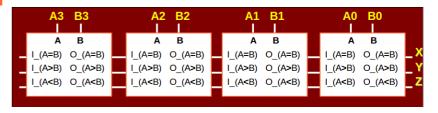
 Se ($I_{A = B} = 1$) E, neste nível, o bit de A for igual que o bit de B.
 - $\bullet \quad \mathbf{O}_{\Delta=\mathbf{R}} = \mathbf{1};$





- $O_{A>B} = 1$: Se $(I_{A>B} = 1)$ OU se $(I_{A=B} = 1)$ E, neste nível, o bit de A for maior que o bit de B.
- \diamond $O_{A < B} = 1$: Se $(I_{A < B} = 1)$ OU se $(I_{A = B} = 1)$ E, neste nível, o bit de A for menor que o bit de B.
- \diamond $O_{A=B} = 1$: Se $(I_{A=B} = 1)$ E, neste nível, o bit de A for <u>igual</u> que o bit de B.
- Resultado:
 - O_{A>B} =
 - **■** O_{A<B} =
 - $\mathbf{O}_{\mathsf{A}=\mathsf{B}}=$



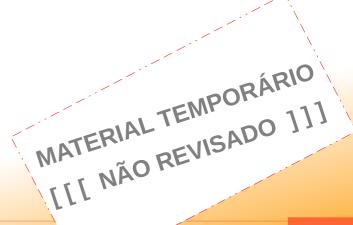


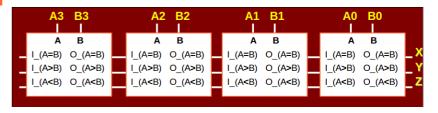
- $O_{A>B} = 1$: Se $(I_{A>B} = 1)$ OU se $(I_{A=B} = 1)$ E, neste nível, o bit de A for maior que o bit de B.
- \diamond $O_{A < B} = 1$: Se $(I_{A < B} = 1)$ OU se $(I_{A = B} = 1)$ E, neste nível, o bit de A for menor que o bit de B.
- \diamond $O_{A=B} = 1$: Se $(I_{A=B} = 1)$ E, neste nível, o bit de A for <u>igual</u> que o bit de B.

Resultado:

$$\bullet \quad O_{A>B} = I_{A>B} + (I_{A=B} .A.\overline{B})$$

- **■** O_{A<B} =
- **■ O**_{A=B} =



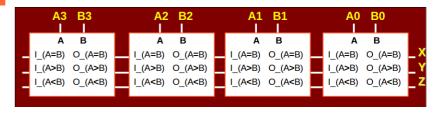


- \diamond $O_{A>B} = 1$: Se $(I_{A>B} = 1)$ OU se $(I_{A=B} = 1)$ E, neste nível, o bit de A for maior que o bit de B.
- \diamond $O_{A < B} = 1$: Se $(I_{A < B} = 1)$ OU se $(I_{A = B} = 1)$ E, neste nível, o bit de A for menor que o bit de B.
- \diamond $O_{A=B} = 1$: Se $(I_{A=B} = 1)$ E, neste nível, o bit de A for <u>igual</u> que o bit de B.

Resultado:

- $\bullet \quad O_{A>B} = I_{A>B} + (I_{A=B} .A.\overline{B})$
- $\bullet \quad O_{A < B} = I_{A < B} + (I_{A = B} . \overline{A} . B)$
- O_{A=B} =



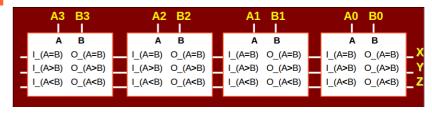


- $O_{A>B} = 1$: Se $(I_{A>B} = 1)$ OU se $(I_{A=B} = 1)$ E, neste nível, o bit de A for maior que o bit de B.
- \diamond $O_{A < B} = 1$: Se $(I_{A < B} = 1)$ OU se $(I_{A = B} = 1)$ E, neste nível, o bit de A for menor que o bit de B.
- \diamond $O_{A=B} = 1$: Se $(I_{A=B} = 1)$ E, neste nível, o bit de A for <u>igual</u> que o bit de B.

Resultado:

- $\bullet \quad O_{A>B} = I_{A>B} + (I_{A=B} .A.\overline{B})$
- $\bullet \quad O_{A < B} = I_{A < B} + (I_{A = B} . \overline{A} . B)$
- $\bullet \quad O_{A=B} = I_{A=B} . \overline{A \oplus B}$



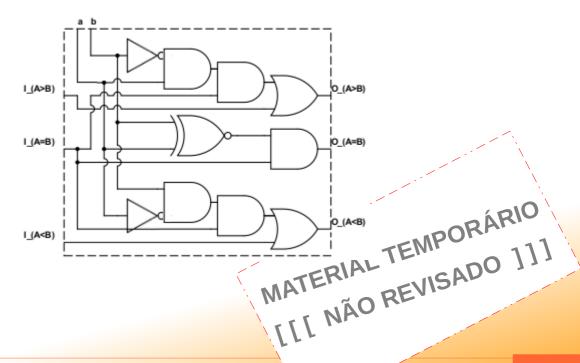


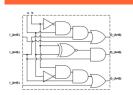
- $O_{A>B} = 1$: Se $(I_{A>B} = 1)$ OU se $(I_{A=B} = 1)$ E, neste nível, o bit de A for maior que o bit de B.
- \diamond $O_{A < B} = 1$: Se $(I_{A < B} = 1)$ OU se $(I_{A = B} = 1)$ E, neste nível, o bit de A for menor que o bit de B.
- \diamond $O_{A=B} = 1$: Se $(I_{A=B} = 1)$ E, neste nível, o bit de A for <u>igual</u> que o bit de B.
- Resultado:

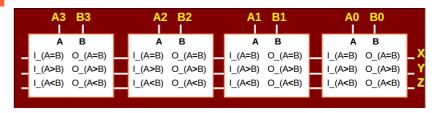
$$\bullet \quad O_{A>B} = I_{A>B} + (I_{A=B} .A.\overline{B})$$

$$\bullet \quad O_{A < B} = I_{A < B} + (I_{A = B} . \overline{A} . B)$$

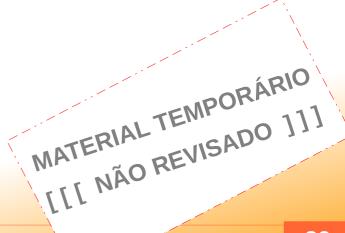
$$\bullet \quad O_{A=B} = I_{A=B} . \overline{A \oplus B}$$

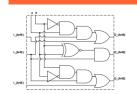


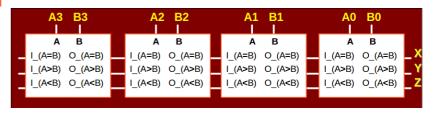




Que valores I_{A>B} , I_{A=B} e I_{A<B} devem ter estágio no mais significativo para que o processo de comparação seja correto?







- Que valores $\mathbf{I}_{\mathbf{A}>\mathbf{B}}$, $\mathbf{I}_{\mathbf{A}=\mathbf{B}}$ e $\mathbf{I}_{\mathbf{A}<\mathbf{B}}$ devem ter estágio no mais significativo para que o processo de comparação seja correto?
 - No nível mais significativo, a análise deve ser a seguinte:
 - Houve um teste anteriormente ($A_{N+1} = B_{N+1} = 0$)
 - Os bits eram iguais
 - Então, as entradas devem ser as seguintes:

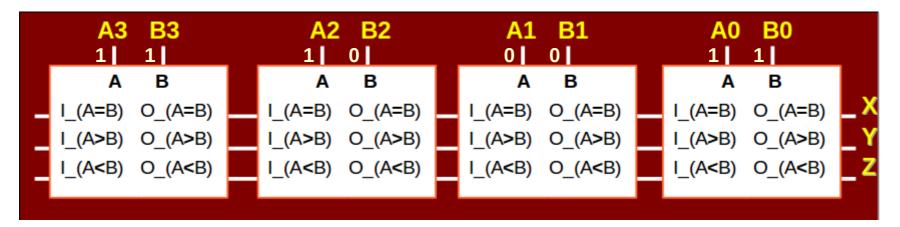
$$I_{A>B} = 0$$

$$I_{A=B} = 1$$

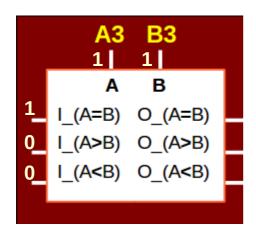
$$- I_{A < B} = 0$$

Assim, o teste nos níveis menos significativos continua! TEMPORÁRIO MATERIAL TEMPORÁRIO 11 [[[NÃO REVISADO]]]

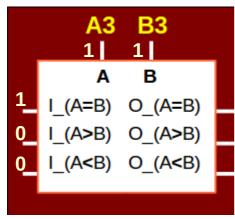




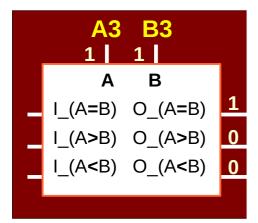


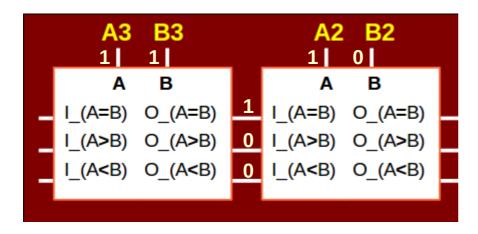


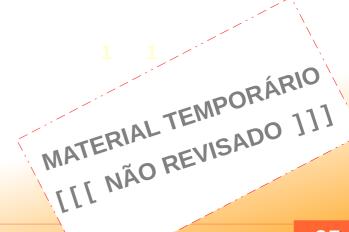


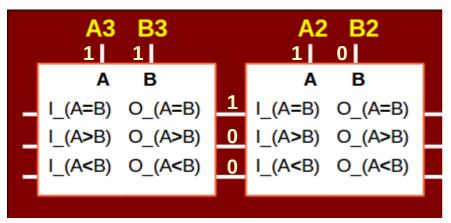


- $O_{A=B} = I_{A=B}$. $\overline{A \oplus B} = 1.1 \oplus 1 = 1.0 = 1.1 = 1$
- $O_{A>B} = I_{A>B} + (I_{A=B} \cdot A \cdot \overline{B}) = 0 + (1 \cdot 1 \cdot 0) = 0 + 0 = 0$
- $O_{A < B} = I_{A < B} + (I_{A = B} \cdot \overline{A} \cdot B) = 0 + (1 \cdot 0 \cdot 1) = 0 + 0 = 0$



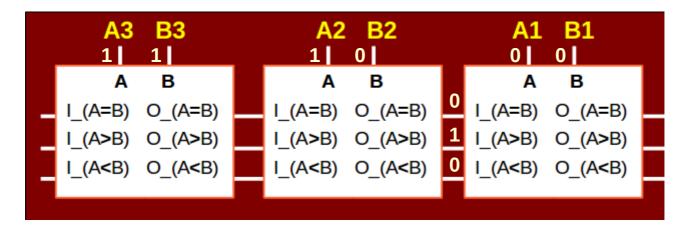




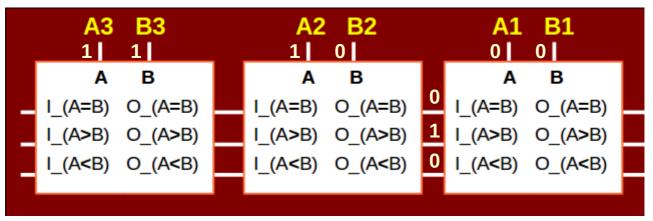


- $O_{A=B} = I_{A=B}$. $\overline{A \oplus B} = 1$. $\overline{1 \oplus 0} = 1$. $\overline{1} = 1$. $0 = \mathbf{0}$
- $O_{A>B} = I_{A>B} + (I_{A=B} \cdot A \cdot \overline{B}) = 0 + (1 \cdot 1 \cdot 1) = 0 + 1 = 1$
- $O_{A < B} = I_{A < B} + (I_{A = B} \cdot \overline{A} \cdot B) = 0 + (1 \cdot 0 \cdot 0) = 0 + 0 = 0$

	A3 B3 1 1	A2 B2 1 0						
	А В	А В						
_	I_(A=B) O_(A=B)	I_(A=B) O_(A=B)	0					
	I_(A>B) O_(A>B)	I_(A>B) O_(A>B)	1					
	I_(A <b) o_(a<b)<="" th=""><th>I_(A<b) o_(a<b)<="" th=""><th>0</th></b)></th></b)>	I_(A <b) o_(a<b)<="" th=""><th>0</th></b)>	0					

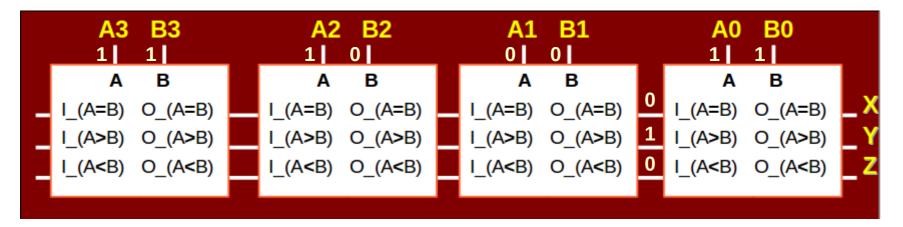




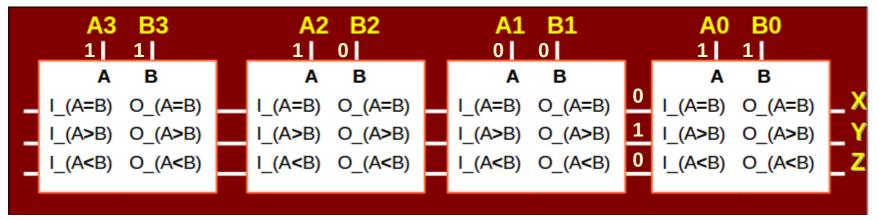


- $O_{A=B} = I_{A=B}$. $\overline{A \oplus B} = 0$. $\overline{0 \oplus 0} = 0$. $\overline{0} = 0$. $1 = \mathbf{0}$
- $O_{A>B} = I_{A>B} + (I_{A=B} \cdot A \cdot \overline{B}) = 1 + (0 \cdot 0 \cdot 1) = 1 + 0 = 1$
- $O_{A < B} = I_{A < B} + (I_{A = B} \cdot \overline{A} \cdot B) = 0 + (0 \cdot 1 \cdot 0) = 0 + 0 = 0$

A3 B3 1 1			A2 B2 1 0	A1 B1 0 0			
	А В		А В	А В			
	I_(A=B) O_(A=B)		I_(A=B) O_(A=B)	I_(A=B) O_(A=B)	0		
	I_(A>B) O_(A>B)		I_(A>B) O_(A>B)	I_(A>B) O_(A>B)	1		
	I_(A <b) o_(a<b)<="" th=""><th></th><th>I_(A<b) o_(a<b)<="" th=""><th>I_(A<b) o_(a<b)<="" th=""><th>0</th></b)></th></b)></th></b)>		I_(A <b) o_(a<b)<="" th=""><th>I_(A<b) o_(a<b)<="" th=""><th>0</th></b)></th></b)>	I_(A <b) o_(a<b)<="" th=""><th>0</th></b)>	0		





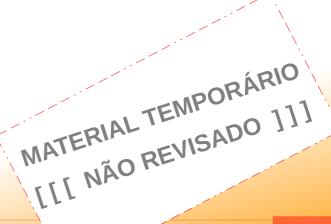


- $O_{A=B} = I_{A=B}$. $\overline{A \oplus B} = 0$. $\overline{0 \oplus 0} = 0$. $\overline{0} = 0$. $1 = \mathbf{0}$
- $O_{A>B} = I_{A>B} + (I_{A=B} \cdot A \cdot \overline{B}) = 1 + (0 \cdot 0 \cdot 1) = 1 + 0 = 1$
- $O_{A < B} = I_{A < B} + (I_{A = B} \cdot \overline{A} \cdot B) = 0 + (0 \cdot 1 \cdot 0) = 0 + 0 = 0$

	A3 B3 1 1	A2 B2 1 0	A1 B1 0 0	A0 B0 1 1	
	АВ	АВ	АВ	АВ	RIO
_	I_(A=B) O_(A=B)	I_(A=B) O_(A=B)	I_(A=B) O_(A=B)	I_(A=B) O_(A=B)	<u>0</u> X
	I_(A>B) O_(A>B)	I_(A>B) O_(A>B)	I_(A>B) O_(A>B)	I_(A>B) O_(A>B)	1 Y) 11,
	I_(A <b) o_(a<b)<="" td=""><td>I_(A<b) o_(a<b)<="" td=""><td>I_(A<b) o_(a<b)<="" td=""><td>I_(A<b) o_(a<b)<="" td=""><td><u>0</u> Z</td></b)></td></b)></td></b)></td></b)>	I_(A <b) o_(a<b)<="" td=""><td>I_(A<b) o_(a<b)<="" td=""><td>I_(A<b) o_(a<b)<="" td=""><td><u>0</u> Z</td></b)></td></b)></td></b)>	I_(A <b) o_(a<b)<="" td=""><td>I_(A<b) o_(a<b)<="" td=""><td><u>0</u> Z</td></b)></td></b)>	I_(A <b) o_(a<b)<="" td=""><td><u>0</u> Z</td></b)>	<u>0</u> Z

Comparador: Exemplo de uso

Controle automático de ar condicionado:



Comparador: Exemplo de uso

- Controle automático de ar condicionado:
 - No controle do aquecedor são consideradas 2 variáveis:
 - Temperatura do ambiente
 - Temperatura definida no ar condicionado
 - Usar comparador para saber se foi atingida a temperatura desejada
 - É necessária a conversão de analógico para digital
 - Entradas do comparador:
 - A: temperatura do ambiente
 - B: temperatura desejada



Comparador: Exemplo de uso

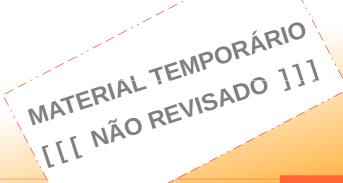
Controle automático de ar condicionado:

- No controle do aquecedor são consideradas 2 variáveis:
 - Temperatura do ambiente
 - Temperatura definida no ar condicionado
- Usar comparador para saber se foi atingida a temperatura desejada
- É necessária a conversão de analógico para digital
- Entradas do comparador:
 - A: temperatura do ambiente
 - B: temperatura desejada
- Análise da saída:
- A = B → temperatura desejada atingida TEMPORÁRIO
 A > B → necessário resfriamento ATERIAL TEMPORÁRIO - A < B → necessário aquecimento III NÃO REVISADO 111

 DIM0109.0 - Circuito



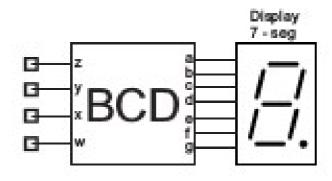
(Binary Converter to Decimal)



(Binary Converter to Decimal)

Conceito:

- BCD (Conversor Binário para decimal)
- Utilizado para converter números binários em decimais, utilizando um display de 7 segmentos para apresentar o resultado,
- E a lógica combinacional é modelada com base na representação dos bits no display.

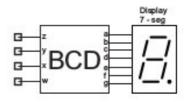


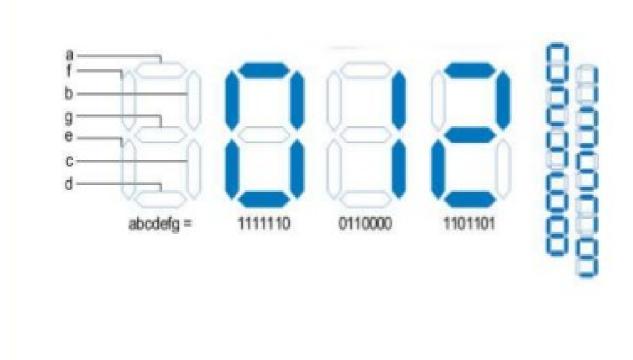
MATERIAL TEMPORÁRIO

[[[NÃO REVISADO 1]]

(Binary Converter to Decimal)

Projeto:





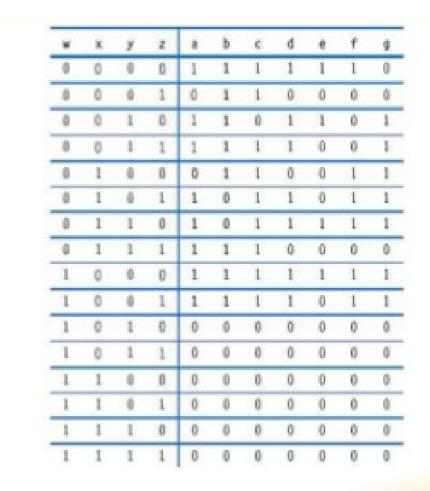
MATERIAL TEMPORÁRIO

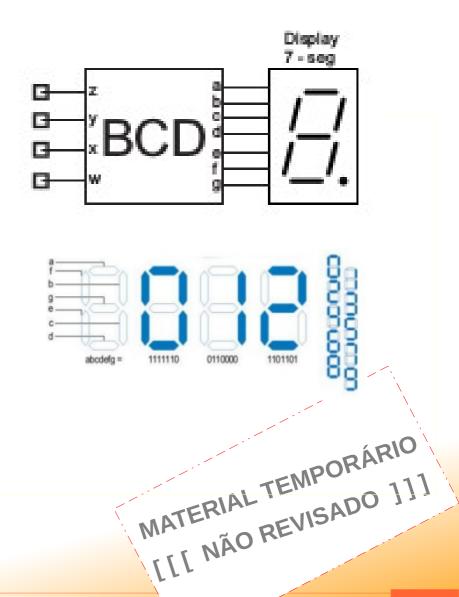
[[[NÃO REVISADO]]]

(Binary Converter to Decimal)

Projeto:

Tabela verdade:

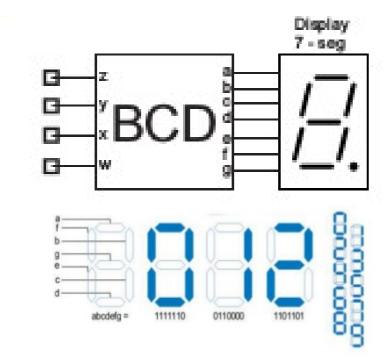


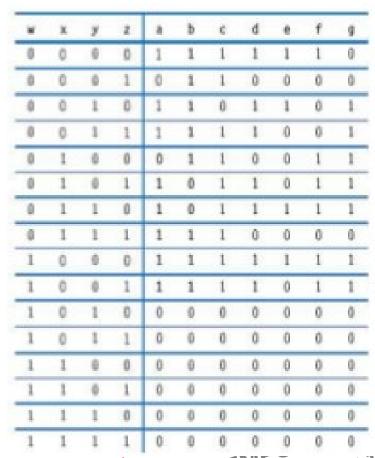


(Binary Converter to Decimal)

Projeto:

Equações Booleanas:

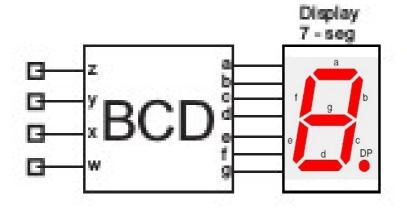


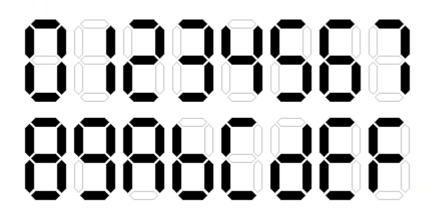


$$a = \overline{wxyz} + \overline{wx}y\overline{z} + \overline{wx}yz + \overline{wx}yz + \overline{wx}yz + \overline{wxyz} + \overline{wxyz}$$

(Binary Converter to Decimal)

E se fosse Binário para Hexadecimal?



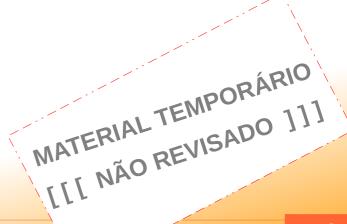


W	X	У	Z	a	b	С	d	е	f	g	
0	0	0	0	1	1	1	1	1	1	0	
0	0	0	1	0	1	1	0	0	0	0	
0	0	1	0	1	1	0	1	1	0	1	
0	0	1	1	1	1	1	1	0	0	1	
0	1	0	0	0	1	1	0	0	1	1	
0	1	0	1	1	0	1	1	0	1	1	
0	1	1	0	1	0	1	1	1	1	1	
0	1	1	1	1	1	1	0	0	0	0	
1	0	0	0	1	1	1	1	1	1	1	
1	0	0	1	1	1	1	1	0	1	1	
1	0	1	0	1	1	1	0	1	1	1	10
1	0	1	1	0	0	1	1	1	1	1	SIO /
1	1	0	0	1	0	0	1	1	1	0	111
1	1	0	1	0	1	1	1	1	0	1	
1	1	1	0	1	0	0	1	1	1	1	
1	1	1	1	1	0	0	0	1	1	1	

Resumo

Multiplicador

- Matricial
- Somas sucessivas
- Outras alternativas



Resumo

Deslocador

- Circuitos onde a saída representa a entrada deslocada de uma certa quantidade de bits, e para um determinado lado (direita ou esquerda).
- Em um operador no qual são inseridos 0s, é possível realizar operações aritméticas com os números binários:
 - n deslocamentos à esquerda de 1 bit, equivale multiplicar nº por 2ⁿ
 - n deslocamentos à direita de 1 bit, equivale dividir nº por 2ⁿ
- Tipos de Deslocadores:
 - Deslocador de bit à esquerda;
 - Deslocador de bit à direita;
 - Deslocador com shift;
 - Deslocador com escolha de lado;
 - Deslocador Barrel.



Resumo

Comparador

- Circuito que compara dois números binários (A e B), possuindo três possíveis saídas: A=B, A>B e A<B.
- Comparador de n bits:
 - n comparadores de 1 bit.
- Comparador de n bits com 3 saídas:
 - lógica que interliga os níveis das palavras binárias, comparando bit a bit, propagando os resultados aos bits menos significativos das palavras binárias.
- Equações de um comparador de n bits com 3 saídas:

$$- O_{A>B} = I_{A>B} + (I_{A=B} .A.\overline{B})$$

$$- O_{A < B} = I_{A < B} + (I_{A = B} . \overline{A}.B)$$

$$O_{A=B} = I_{A=B} \cdot \overline{A \oplus B}$$

◆ BCD

Binário (computador) → Decimal (humano)

Multiplicação Binária

(números sem sinal)

Multiplicação Chinesa

???

MATERIAL TEMPORÁRIO

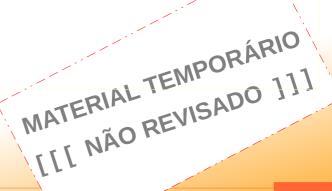
III NÃO REVISADO 111

Multiplicação Binária

(números sem sinal)

Multiplicação Chinesa

Vídeo



Próxima Aula

Implementação

Multiplicador

Comparador



Bibliografia

- TOCCI, Ronald J; WIDMER, Neal S; MOSS, Gregory L. Sistemas digitais: princípios e aplicações. 11. ed. São Paulo: Pearson, 2011. 817 p. ISBN: 9788576050957.
- PEDRONI, Volnei A. Eletrônica digital moderna e VHDL. Rio de Janeiro: Elsevier, c2010. 619 p. ISBN: 9788535234657.
- WAGNER, Flávio R.; REIS, André I.; RIBAS, Renato P.
 Fundamentos de circuitos digitais. Porto Alegre: Bookman,
 2008. 166 p. (Série Livros Didáticos, n. 17) ISBN: 9788577803453.
- VAHID, Frank. Sistemas digitais: projeto, otimização e HDLS. Rio Grande do Sul: Artmed Bookman, 2008. 558 p. ISBN: 9788577801909.
- WAKERLY, John F. Digital design: principles and practices. 4. ed. Upper Saddle River, N.J.: Pearson/Prentice Hall, c2006 oxxiv, 895 p. ISBN: 0131863894.
 MATERIAL TEMPOREVISADO 111