Vi xử lý bao nhiêu bit: 16 bit (số bit của thanh ghi ir và acc)

Ir: thanh ghi chứa lệnh (từ lệnh)

Từ nhớ: từ lệnh và từ dữ liệu

Từ lệnh: định dạng 1 lệnh trong máy tính

Từ dữ liệu: định dạng dữ liệu cơ bản(Số nguyên)

Acc:

CPU: 12bit địa chỉ – dung lượng bộ nhớ tối đa mà CPU quản lý được

RAM: 7bit địa chỉ 2^7 ngăn nhớ = 128 ngăn nhớ (1B/ ngăn nhớ) = 128B

JUMP

Truy xuất:

Pc->mar: 0000 0000 1000

Main[mar] -> mdr: 1001 0000 0000 0000

Mdr -> ir: 1001 0000 0000 0000

Inc2-pc : 0000 0000 1010

Decode-ir: 1001 0000 0000 0000

Ir(4-15) -> pc : 0000 0000 0000

end

Thực thi

Input-int -> acc : 0000 0000 0000 1110

LOAD

Truy xuất:

Pc->mar: 0000 0000 1010

Main[mar] -> mdr: 0001 0000 0001 0000

Mdr -> ir: 0001 0000 0001 0000

Inc2-pc : 0000 0000 1100

Decode-ir: 0001 0000 0001 0000

Ir(4-15) -> mar : 0000 0001 0000

Main[mar] -> mdr: 0000 0000 0001 0011

Mdr->acc: 0000 0000 0001 0011

end

Thực thi:

Input-int -> acc : 1111 1111 1111 1111