Aggregated Bit-Vector (ABV) Cross Producting

2015年度 前期輪講

"Survey and Taxonomy of Packet Classification Techniques"

Abstract and Introduction

原田崇司

神奈川大学大学院 理学研究科 情報科学専攻 田中研究室

2015年6月16日

目次

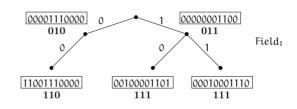
Aggregated Bit-Bector (2001)

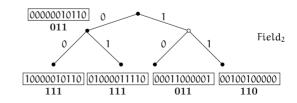
Cross Producting (1998)

ABV前に提案されたフィルタリング法の問題点

- ▶ 特殊なハードを使用 (TCAM)
- ▶ フィールド数 2 以下で構成されるルールに特化 (CrossProducting, Hicuts, RFC, etc)
 - □ フィールド数3以上では使用メモリ量が膨大

Rule	Field ₁	Field ₂
Fo	00*	00*
F ₁	00*	01*
F ₂	10*	11*
F ₃	11*	10*
F ₄	0*	10*
F ₅	0*	11*
F_6	0*	0*
F ₇	1*	01*
F ₈	1*	0*
F ₉	11*	0*
F ₁₀	10*	10*





四角で囲われたのが Bit Vector, その下の太字が ABV

 $H_1 = 00...$, $H_2 = 11...$ のパケットを BV で探索

Field ₁	11001110000
Field ₂	00100100000
AND	00000100000

 $H_1 = 00..., H_2 = 11...$ を ABV も用いて探索

Field ₁	110	Field.	1100111
Field ₂			0010010
AND	110	AND	0000010

初めに ABV の AND をとって、BV の探索する場所を絞り込む

ABV を用いた場合に残念なことが起こる例

Filter	Field ₁	Field ₂
Fo	00000*	11*
F ₁	1*	1010*
F ₂	00000*	0*
F ₃	01*	1010*
F ₄	00000*	100*
F ₅	100*	1010*
F ₆	00000*	000*
F ₇	001*	1010*
F ₈	00000*	01*
F ₉	11*	1010*
F ₁₀	0000*	0*
F ₁₁	010	1010*
F ₁₂	0000*	1010*

```
Aggregation Size = 2
H_1 = 00000..., H_2 = 1010...
  F<sub>1</sub> 1111111 (AVB of 00000)
  F<sub>2</sub> 11111111 (AVB of 1010)
       1111111
   1010101010101 (VB of 00000)
 F<sub>2</sub> 0101010101011 (VB of 1010)
     0000000000001
```

ポリシーに違反しないようにフィルタを並び替える

Filter	Field ₁	Field ₂
Fo	00000*	11*
F ₁	1*	1010*
F ₂	00000*	0*
F ₃	01*	1010*
F ₄	00000*	100*
F ₅	100*	1010*
F ₆	00000*	000*
F ₇	001*	1010*
F ₈	00000*	01*
F ₁₉	11*	1010*
F ₁₀	0000*	0*
F ₁₁	010	1010*
F ₁₂	0000*	1010*

Field ₁	Field ₂
00000*	11*
00000*	0*
00000*	100*
00000*	000*
00000*	01*
0000*	0*
0000*	1010*
1*	1010*
01*	1010*
100*	1010*
001*	1010*
11*	1010*
010	1010*
	00000* 00000* 00000* 00000* 00000* 0000* 1* 01* 100* 001* 11*

10

```
11111111000000 (VB of 00000)
00000011111111 (VB of 1010)
0000001000000
                           ルールを並び替えた後に
                           H_1 = 00000.... H_2 =
                           1010...を探索
1111000 (AVB of 00000)
0001111 (AVB of 1010)
0001000
                            7 + 13 = 20 \rightarrow 7 + 2 = 9
                           メモリアクセス数減少
   (search only 6,7 bits)
   (search only 6,7 bits)
```

Set Pruning Tree

Destination	Source
0*	10*
0*	01*
0*	1*
00*	1*
00*	11*
10*	1*
*	00*
	0* 0* 0* 00* 00*

0 Dest-Trie

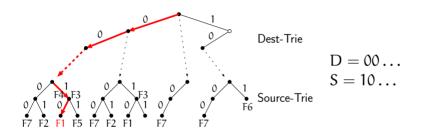
0 F4 F3 0 1 0 1 0 7 0 0 7 66 Source-Trie

Table: RuleList1

Figure : Set Pruning Tree of RuleList1

Dest-Trie の白丸ノードは、ルートからそのノードへのパスで構成されるビット列が、Destination フィールドにないことを表現

Set Pruning Tree



Dest-Trie を $0 \rightarrow 0$, Source-Trie を $1 \rightarrow 0$ と辿り、 F_1 を返す. (Longest Prefix Matching なので、途中の F_3 , F_4 は無視)

Grid of Tries

- ▶ 二つのフィールドしか持たないルール限定の方法
- ▶ フィールドはプレフィックスで指定 (レンジルールはプレフィックスルールへ変換)
- ▶ パケットとルールのマッチングは Longest Prefix Matching

Grid of Tries

Filter	Destination	Source
F ₁	0*	10*
F ₂	0*	01*
F ₃	0*	1*
$\overline{F_4}$	00*	1*
F ₅	00*	11*
F_6	10*	1*
F ₇	*	00*

Table: RuleList1

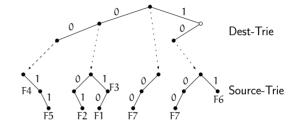
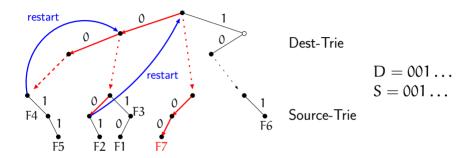


Figure: Grid of Tries of RuleList1

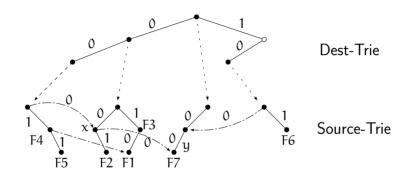
ルールの重複を避けるために、 Destination に完全に一致する箇所にのみ Source のトライを構成

Grid of Tries



D-Trie を $0 \to 0$ と辿るが,S-Trie を辿れず,D-Trie の 0* へ S-Trie を 0 と辿るがフィルタに合致しないので,D-Trie の * へ S-Trie を $0 \to 0$ と辿って, F_7 を返す.

Grid of Tries (with Switch Pointers)



探索時間計算量を $O(dW^2)$ から O(dW) とするために スイッチポインタを与える

Extend Grid of Tries

Filter	DA	SA	DP	SP	Prot
F ₁	0*	10*	*	80	TCP
F ₂	0*	01*	*	80	TCP
F ₃	0*	1*	17	17	UDP
F ₄	00*	1*	*	*	*
F ₅	00*	11*	*	*	TCP
F ₆	10*	1*	17	17	UDP
F ₇	*	00*	*	*	*

Table:ポート番号,プロトコル 追加

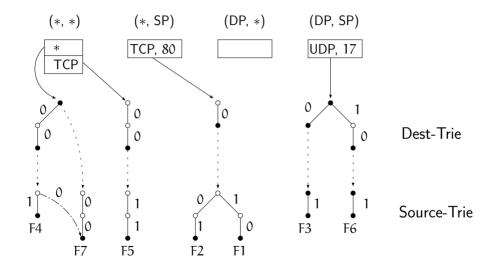
- ▶ Port 番号
- ▶ プロトコル

もフィルタリングの基準として 使用 (ポート番号は範囲指定不可)

ポート番号の四つ組合わせに 対してハッシュ表を作成

(DA, SA) の組 = { (*, *), (*, 指定), (指定, *), (指定, 指定) }

Extend Grid of Tries (未完)



Cross Producting

Filter	DA	SA	DP	SP	Prot
F ₁	0*	10*	*	80	TCP
F ₂	0*	01*	*	80	TCP
F ₃	0*	1*	17	17	UDP
F ₄	00*	1*	*	*	*
F ₅	00*	11*	*	*	TCP
F ₆	10*	1*	17	17	UDP
F ₇	*	00*	*	*	*

各フィールドにおいて異なるルールを集めてその直積をとる.

そして、各々の組み合わせに対して最優先ルールを与える.

On Demand Cross-Producting

Cross-Producting は、空間計算量が $O(N^k)$ となり実用的でない. (N はルール数、K はフィールド数)

□ フィルタリングを行いながら Cross-Producting 表を作成

参考文献

- [1] F. Baboescu, and G. Varghese, "Scalable Packet Classification," SIGCOMM Comput. Commun. Rev., vol.31, no.4, pp.199—210, Aug. 2001.
- [2] V. Srinivasan, G. Varghese, S. Suri, and M. Waldvogel, "Fast and Scalable Layer Four Switching," SIGCOMM Comput. Commun. Rev., vol.28, no.4, pp.191—202, Oct. 1998.