## Словесное описание разработанного алгоритма

- 1) Принять делимое, перейти к п.2.
- 2) Принять делитель, перейти к п.3.
- 3) Проверить делитель на равенство нулю. Если равен нулю, сформировать сообщение об ошибке (ДНН) и перейти к п.20. Иначе перейти к п.4.
- 4) Проверить делимое на равенство нулю. Если равно 0, перейти к п.17. Иначе перейти к п.5.
- 5) Определить порядок частного вычитанием порядка делителя из порядка делимого, перейти к п.б.
- 6) Обработать исключительные ситуации:
  - В результате вычитания порядков в знаковом разряде 1, но отсутствует единица переноса (ПРС), перейти к.15.
  - В результате вычитания порядков в знаковом разряде 0, но присутствует единица переноса (ПМР), перейти к п.17.
  - В результате вычитания порядков в знаковом разряде 1, присутствует единица переноса, а мантисса заполнена 0, зафиксировать временную ПМР, перейти к п.7.
  - Если ни одна из ситуаций выше не возникла, перейти к п.7.
- 7) Вычесть из мантиссы делимого (остатка) мантиссу делителя в обратном коде за один такт, запомнить единицу переноса, перейти к п.8.
- 8) Зафиксировать знак остатка и перейти к п.9.
- 9) Если остаток отрицателен, то восстановить его, сложив с делителем за один такт, запомнить единицу переноса и перейти к п.10.
- 10) Выполнить сдвиг частного и остатка, в сторону старших разрядов, при этом занести инвертированный знак остатка в младший разряд частного и перейти к п.11.
- 11) Проверить предпоследний разряд частного: если 1, перейти к п.12. Иначе перейти к п.7.
- 12) Проверить счётчик тактов:
  - Если значение счетчика равно 23, перейти к п.13.
  - Если значение счетчика равно 24, перейти к п.16.
- 13) Увеличить порядок частного на 1, перейти к п.14.
- 14) Если в результате сложения в знаковом разряде 1, но отсутствует единица переноса (ПРС), перейти к п.15. Иначе перейти к п.18.
- 15) Сформировать сообщение об ошибке (ПРС), перейти к.20.

- 16) Если ранее была зафиксирована временная ПМР, перейти к п.17. Иначе перейти к п.18.
- 17) Сформировать результат 0, перейти к п.19.
- 18) Определить знак частного сложением по модулю 2 знаковых разрядов делимого и делителя, перейти к п.19.
- 19) Выдать результат, перейти к п.20.
- 20) Конец операции.

### Состав операционного автомата

Операционный автомат должен содержать следующие элементы:

- 23-разрядный регистр RG1 для хранения делителя;
- 24-разрядный сдвиговый регистр RG2 для делимого (остатков);
- 23-разрядный сдвиговый регистр RG3 для частного;
- 24-разрядный сумматор SM1 для вычисления остатков;
- набор схем логического «И» и инверторов, схема «ИЛИ-НЕ»
- усилитель-формирователь для выдачи результата на выходную шину;
- набор схем сложения по модулю два для организации управляемой инверсии содержимого RG1, RG4, CT1 а также для получения знака результата;
- D-триггер Т1 для хранения знака делимого;
- D-триггер Т2 для хранения единицы переноса остатка;
- D-триггер Т3 для хранения знака остатка;
- D-триггер Т4 для хранения единицы переноса порядка;
- D-триггер Т5 для хранения знака делителя;
- RS-триггер Т6 для фиксации ДНН;
- RS-триггер Т7 для фиксации ПРС;
- Т-триггер Т8 для счета тактов цикла деления;
- 8-разрядный регистр RG4 для хранения порядка делителя;
- 8-разрядный счетчик СТ1 для хранения и счёта порядка результата;
- 9-разрядный сумматор SM2 для вычисления порядка результата;

#### Описание операционного автомата

После поступления на входную шину делимого, его мантисса заносится в регистр RG1, порядок – в регистр RG4, а знак делимого – в D-триггер T1. В следующем такте мантисса и порядок делимого поступают, соответственно, через сумматоры SM1 и SM2 в регистр RG2 и

счетчик CT1, тем самым предоставляя возможность записи делителя с входной шины в те же регистры RG1 и RG4.

При вычитании порядков используется модифицированный дополнительный код. Выбор такого кода обусловлен удобством отслеживания ПРС и ПМР в порядках. При вычитании из делимого или очередного остатка делителя используется обратный код.

Сигналом окончания цикла деления служит появление единицы в 22 разряде регистра частного. При этом результат автоматически получается нормализован. Порядок результата переводится в прямой код.

Для выполнения операции деления из управляющего автомата будут поданы управляющие сигналы и получены осведомительные.

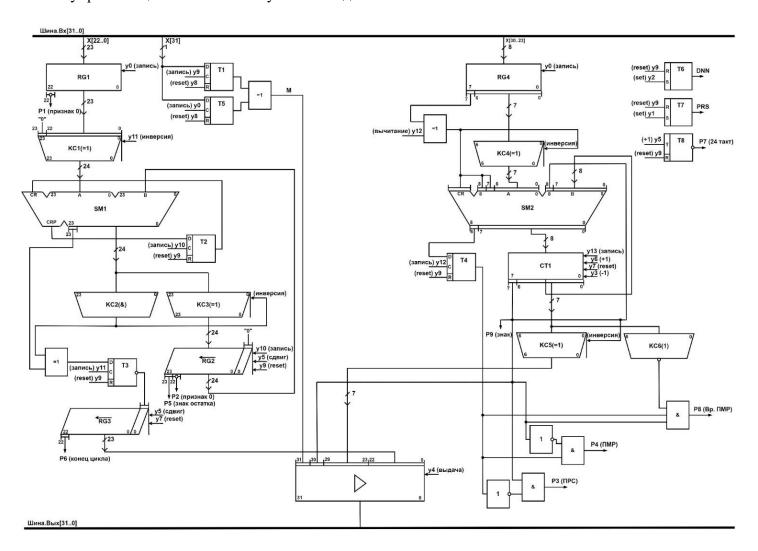


Рисунок 1 – Функциональная схема операционного автомата

## Управляющие и осведомительные сигналы

Для взаимодействия, операционного и управляющего автоматов введены наборы управляющих и осведомительных сигналов

- y<sub>0</sub> запись в RG1, T5, RG4;
- $y_1$  установка в единицу триггера Т7 (ДНН);
- $y_2$  установка в единицу триггера Т6 (ПРС);
- y<sub>3</sub> декремент СТ1;
- у4 выдача результата;
- y<sub>5</sub> сдвиг RG2, RG3;
- $y_6$  инкремент CT1;
- y<sub>7</sub> установка в ноль RG3, CT1;
- y<sub>8</sub> установка в ноль T1, T5;
- y<sub>9</sub> запись в T1, установка в ноль T2, T4, T6, T7, T8, RG2;
- y<sub>10</sub> запись в RG2, T2;
- у<sub>11</sub> управление схемой КС1, запись в Т3;
- у<sub>12</sub> управление схемой сложения по модулю 2, запись в Т4
- y<sub>13</sub> запись в СТ1.

Из ОА в УА необходимо передавать осведомительные сигналы о состоянии ОА, которые определяются следующими логическими условиями:

- Х проверка наличия операнда на входной шине;
- $p_1 делитель равен нулю;$
- $p_2$  делимое равно нулю;
- р<sub>3</sub> признак ПРС;
- p<sub>4</sub> признак ПМР;
- р<sub>5</sub> проверка на восстановление остатка;
- р6 проверка на конец цикла деления;
- р7 отслеживание 24-го такта деления;
- $p_8$  признак временного ПМР;
- Z проверка возможности выдачи результата на выходную шину.

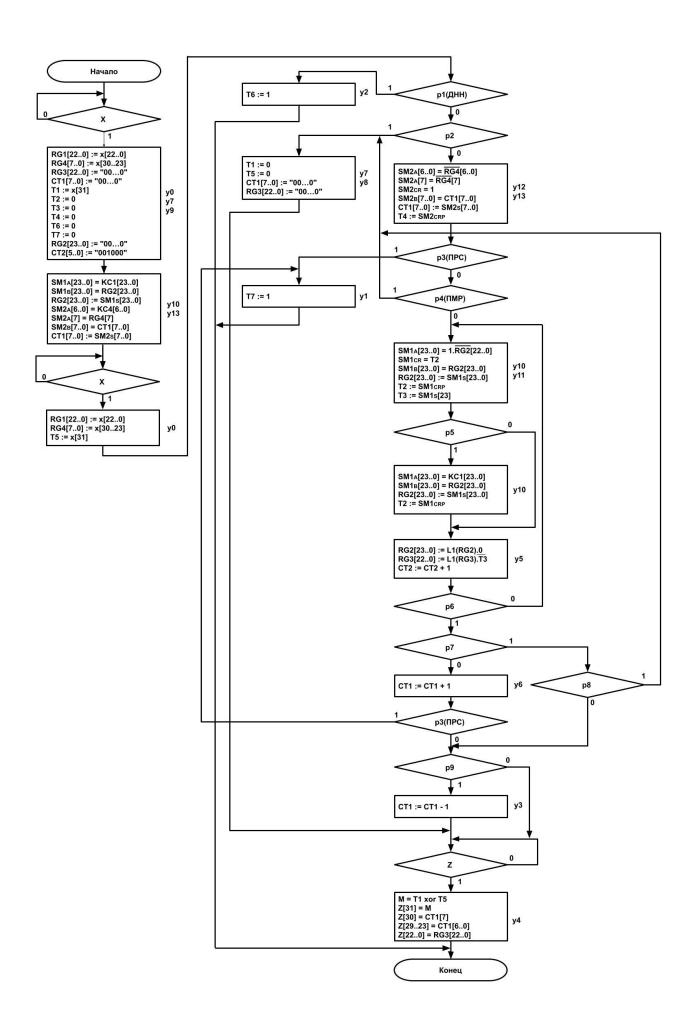


Рисунок 2 – Содержательная граф-схема алгоритма

# Отмеченная граф-схема алгоритма

Соответствие логических условий и входных сигналов						
Входной	Логическое условие					
сигнал	37					
X0	X					
X1	P1					
X2	P2					
X3	Р3					
X4	P4					
X5	P5					
X6	P6					
X7	P7					
X8	P8					
X9	Р9					
X10	Z					

На рисунке 3 представлена отмеченная граф - схема алгоритма. Для модели Мили состояния обозначены символами а0..а9, для модели Мура символами b0..b15.

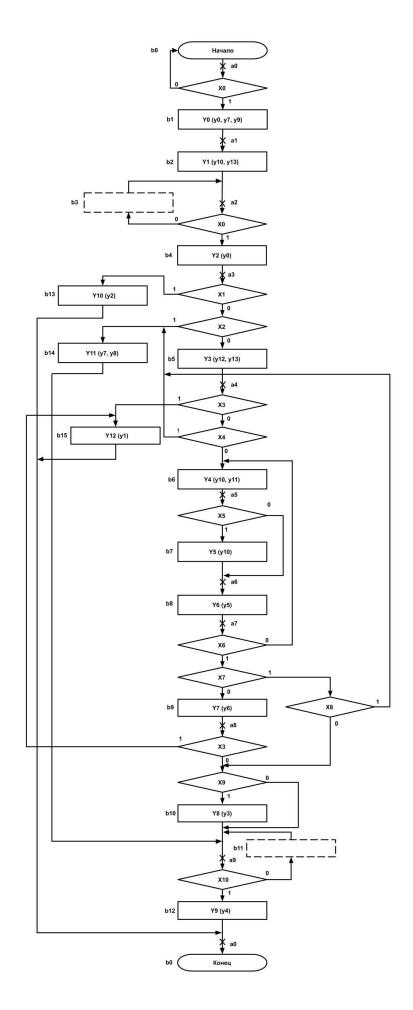
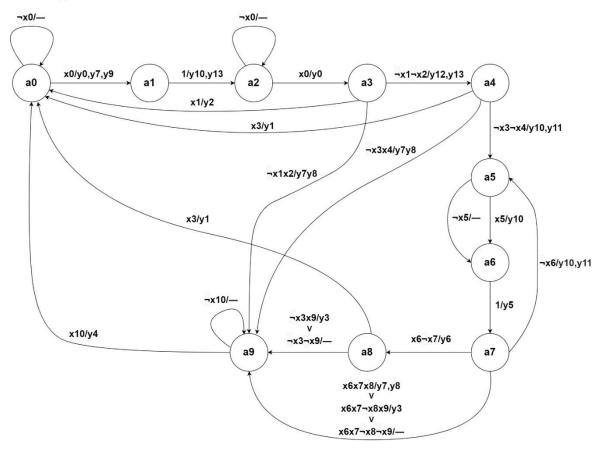


Рисунок 3 — Отмеченная граф-схема алгоритма

## Граф автомата модели Мили



В графе автомата Мили, обнаружен «пустой» переход. Он снижает быстродействие автомата на 28%. Для повышения быстродействия пустой переход устранён.

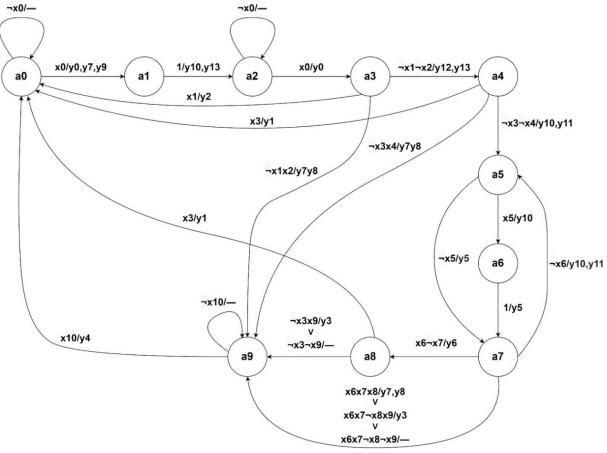


Рисунок 4 – Граф автомата модели Мили без пустых переходов

## Синтез автомата для модели Мили на счетчике с устранением пустых переходов

С учётом специфики работы счётчика автомат на основе графа, представленного на рисунке 4, не будет иметь минимальную цену по Квайну, но будет иметь приемлемое быстродействие.

Кодирование состояний для модели Мили на счетчике представлено в таблице 21.

Таблица 21 — Кодирование состояний для модели Мили на счетчике с устранением пустых переходов

a0	a1	a2	a3	a4	a5	a6	a7	a8	a9
a0,	a0	a1,	a2	a3	a4, a7	a5	a5, a6	a7	a3, a4,
a3,		a2							a7, a7,
a4,									a7, a8,
a8, a9									a8, a9
0001	0010	0011	0100	0101	0110	0111	1000	1001	0000
6	1	2	1	1	2	1	2	1	8

Для получения логических выражений для функций возбуждения составляется прямая структурная таблица переходов и выходов автомата Мили и формируются логические выражения для функций возбуждения. Структурная таблица переходов и выходов для автомата Мили представлена на таблице 22.

Таблица 22 – Таблица переходов и выходов автомата Мили на счетчике с устранением пустых переходов

Исходное	Код	Состояние	Код	Входной	Выходны	Функции
состояние		перехода		сигнал	е сигналы	возбуждения
a0	0001	a0	0001	$\overline{x0}$	-	-
		a1	0010	x0	y0,y7,y9	+1
a1	0010	a2	0011	-	y10,y13	+1
a2	0011	a2	0011	$\overline{x0}$	-	-
		a3	0100	x0	y0	+1
a3	0100	a0	0001	x1	y2	D0, EWR
		a4	0101	$\overline{x1} \overline{x2}$	y12, y13	+1
		a9	0000	$\overline{x1}$ x2	y7, y8	R
a4	0101	a0	0001	x3	y1	D0, EWR
		a5	0110	$\overline{x3} \overline{x4}$	y10, y11	+1
		a9	0000	$\overline{x3}$ x4	y7, y8	R
a5	0110	a6	0111	x5	y10	+1
		a7	1000	<u>x5</u>	y5	D3, EWR
a6	0111	a7	1000	-	y5	+1
a7	1000	a5	0110	<u>x6</u>	y10, y11	D2, D1, EWR
		a8	1001	x6 <del>x</del> 7	у6	+1
		a9	0000	x6x7x8	y7, y8	R
		a9	0000	$x6x7\overline{x8}x9$	y3	R
		a9	0000	$x6x7\overline{x8} \overline{x9}$	-	R
a8	1001	a0	0001	х3	y1	D0, EWR

		a9	0000	$\overline{x3}x9$	y3	R
		a9	0000	$\overline{x3} \overline{x9}$	-	R
a9	0000	a0	0001	x10	y4	+1
		a9	0000	<u>x10</u>	-	-

Логические выражения для каждой функции возбуждения получаются по таблице как конъюнкции соответствующих исходных состояний и входных сигналов, которые объединены знаками дизъюнкции для всех строк, содержащих данную функцию возбуждения.

$$D0 = a3x1 v a4x3 v a8x3$$

$$D1 = a7\overline{x6}$$

$$D2 = a7\overline{x6}$$

$$D3 = a5\overline{x5}$$

EWR = a3a1 v a4a3 v a5
$$\overline{x5}$$
 v a7 $\overline{x6}$  v a3x3

$$+1 = a0x0 \text{ v a1 v a2x0 v a3} \overline{x1x2} \text{ v a4} \overline{x3x4} \text{ v a5x5 v a6 v a7x6} \overline{x7} \text{ v a9x10}$$

$$R = a3\overline{x1}x2 \text{ v } a4\overline{x3}x4 \text{ v } a7x6x7 \text{ v } a8\overline{x3}$$

Аналогичные выражения составляются для функций выходов:

$$y0 = a0x0 \text{ v } a2x0$$

$$y1 = a4x3 v a8x3$$

$$y2 = a3x1$$

$$y3 = a7x6x7\overline{x8}x9 \text{ v } a8\overline{x3}x9$$

$$y4 = a9x10$$

$$y5 = a5\overline{x5} \text{ v a6}$$

$$y6 = a7x6\overline{x7}$$

$$y7 = a0x0 \text{ v } a3\overline{x1}x2 \text{ v } a4\overline{x3}x4 \text{ v } a7x6x7x8$$

$$y8 = a3\overline{x1}x2 \text{ v } a4\overline{x3}x4 \text{ v } a7x6x7x8$$

$$y9 = a0x0$$

$$y10 = a4\overline{x3x4} \text{ v a}5x5 \text{ v a}7\overline{x6} \text{ v a}1$$

$$y11 = a4\overline{x3x4} \text{ v } a7\overline{x6}$$

Общие части:

$$q0 = a0x0 (2) q5 = a4x3 (2) q10 = a7\overline{x6} (2) q15 = a7x6x7 (3)$$

$$q1 = a2x0 (2) q6 = a4\overline{x3x4} (3) q11 = a7x6\overline{x7} (3) q16 = a8\overline{x3} (2)$$

$$q2 = a3x1 (2) q7 = a4\overline{x3}x4 (3) q12 = a7x6x7x8 (4) q17 = a7x6x7\overline{x8}x9 (5)$$

$$q3 = a3\overline{x1x2}$$
  $q8 = a5x5$  (2)  $q13 = a8x3$  (2)  $q18 = a8\overline{x3}x9$  (3)

$$q4 = a3\overline{x1x2}$$
 (3)  $q9 = a5\overline{x5}$  (2)  $q14 = a8x10$  (2)

После выделения общих частей в логических выражениях получаются логические уравнения для построения функциональной схемы управляющего автомата.

$$D0 = q2 v q5 v q13 (3)$$

$$D1 = q10(0)$$

$$D2 = q10(0)$$

$$D3 = q9(0)$$

$$EWR = q2 v q5 v q3 v q10 v q13 (5)$$

$$+1 = q0 \text{ v a1 v q1 v q3 v q6 v q8 v a6 v q11 v q14 (9)}$$

$$R = q4 v q7 v a7x6x7 v a8\overline{x3}$$
 (4)

$$y0 = q0 v q1 (2)$$

$$y1 = q5 v q13 (2)$$

$$y2 = q2 (0)$$

$$y3 = a7x6x7\overline{x8}x9 \text{ v } a8\overline{x3}x9 \text{ (2)}$$

$$y4 = q14 (0)$$

$$y5 = q9 \text{ v a6 } (2)$$

$$y6 = q11 (0)$$

$$y7 = q0 v q4 v q7 v q12 (4)$$

$$y8 = q4 v q7 v q12 (3)$$

$$y9 = q0 (0)$$

$$y10 = q6 v q8 v q10 v a1 (4)$$

$$y11 = q6 v q10 (2)$$

$$y12 = q3(0)$$

$$y13 = a1 v q3 (2)$$

Инверторы:  $\overline{x1}$ ,  $\overline{x2}$ ,  $\overline{x3}$ ,  $\overline{x4}$ ,  $\overline{x5}$ ,  $\overline{x6}$ ,  $\overline{x7}$ ,  $\overline{x8}$  (8)

Схема формирования начальной установки на счетчике представлена на рисунке 13.

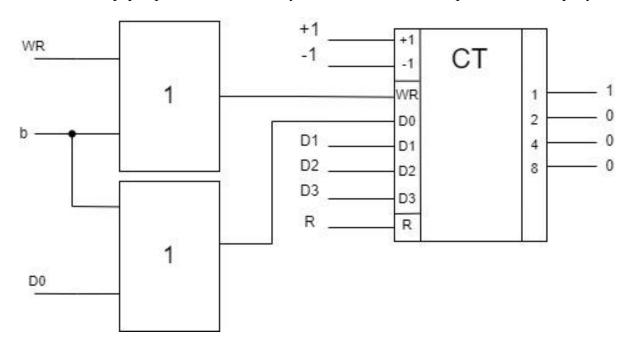


Рисунок 13 – Схема формирования начальной установки на счетчике

Функции D1, D2 и D3 зависят от сигнала x5, x6 во время подачи сигнала b они не будут поданы, следовательно, значение функций D1 и D2 будет равно 0. Это позволяет уменьшить аппаратурные затраты начальной установки.

Цена комбинационной схемы по Квайну автомата по модели Мили при использовании графа, построенного на основе ГСА, который представлен на рисунке 4, с использованием в качестве элемента памяти счётчика:

$$C = KC + NHB + HY + 3\Pi + \Pi = 94 + 8 + 2 + 8 + 4 = 116$$

Общее сравнение цен по Квайну комбинационных схем, построенных с использованием различных элементов памяти представлено в таблице 23.

Таблица 23 – Сравнение цен по Квайну различных комбинационных схем

Комбинационная схема	Цена по Квайну
Автомат Мили на D-триггерах	117
Автомат Мили на RS-триггерах	131
Автомат Мили на сдвиговом регистре	117
Автомат Мура на 4 D-триггерах	161
Автомат Мура на 5 D-триггерах	167
Автомат Мили на счётчике без устранения пустого	103
перехода	
Автомат Мили на счётчике с устранением пустых	116
переходов	

Из таблицы 23 видно, что минимальный с точки зрения цены по Квайну комбинационной схемой является схема автомата Мили на счётчике без устранения пустого перехода. Однако наличие пустого перехода уменьшает быстродействие цикла деления в худшем случае на 28% по сравнению с другими вариантами. В связи с этим было принято решение выбрать для реализации автомат Мили на счётчике с устранением пустых переходов, цена по Квайну которого на 12% больше минимальной, но является наименьшей среди автоматов обеспечивающих оптимальное быстродействие.

# Функциональная схема управляющего автомата

