



SWC 虚拟项目 复盘总结

版本号:

发布日期: 2020-09-30

版本历史

版本号	日期	制/修订人	内容描述
-----	----	-------	------



目 录

1 前言	1
1.1 文档简介	1
1.2 目标读者	1
1.3 文档目的	1
2 项目背景	2
2.1 项目需求	2
2.1.1 相关要求	2
2.2 项目研发目标	2
3 项目里程碑	3
4 项目进度	4
4.1 已完成部分	4
4.2 未完成部分	4
5 偏差分析	5
6 改进措施	6

1 前言

1.1 文档简介

此文档为 P166 项目的复盘总结文档。

1.2 目标读者

虚拟项目开发人员和验收人员。

1.3 文档目的

对虚拟项目的初心、目标、结果和偏差原因进行总结，对后续工作进行调整。

2 项目背景

2.1 项目需求

设计开发一套软件 Demo，包含后台服务应用 A、客户端应用 B、客户端应用 C，内核模块 K 4 个独立组件。K 作为 A 和 B、A 和 C 之间的通信中转站，B 和 C 之间不能通信。

Demo 功能 1：假设 A 要和 B 发生一次通信，A 将数据包编码后发送给 K，K 收到数据包后转发给 B，B 对数据包完成逆向解码还原，并将原始数据包的 HASH 值字符串，通过 K 返还给 A，A 收到 HASH 值对正确性进行校验，校验成功后完成通信，校验失败后 Log 日志中抛出异常码 ERN110。

Demo 功能 2：同理 A 和 C 发生的通信过程同上，校验失败后 Log 日志中抛出异常码 ERN120。

2.1.1 相关要求

- 规格

软件开发：保证解耦设计，可被二次定制，具有一定的鲁棒性

代码规范：代码风格符合 SWC 和 SW4 的代码规范要求，使用 git 进行统一的管理

测试：各个模块支持多种方便、单独的调试手段，支持临时数据的调试，支持命令调试

文档：符合软件设计文档规范，并需在内部评审通过

- 交付说明

代码：提交至 git 仓库——SWC-Bootcamp

文档：上传至 edoc，具体文档包括：虚拟项目任务计划书，软件概要设计文档，各个组件的测试列表、测试报告，各个模块代码的静态代码检查报告，组件之间的联调报告，代码的 ROM/RAM 分析报告，开发、调试过程的记录文档，总结文档。

2.2 项目研发目标

- 提升岗位通用能力，掌握软件方向基础技能
- 通过虚拟项目了解内部项目研发交付规范，加强目标管理和时间管理技能

3 项目里程碑

- 2020-7-27 项目启动
 - 了解项目相关背景
- 2020-7-31 项目计划书评审
 - 完成项目计划书
- 2020-8-7 项目概要设计评审
 - 完成项目概要设计文档
- 2020-8-12 第三周项目进度汇报
 - 项目进度汇报
 - 完成编解码模块功能实现
 - 完成 hash 值计算模块功能实现
- 2020-8-19 第四周项目进度汇报
 - 完成通信通路
 - 实现多线程并发通信
- 2020-8-26 项目中期考评
 - 完成各个公共模块功能整合，实现基本 Demo 功能
- 2020-9-9 第六周项目进度汇报
 - 增加客户端服务端连接功能
 - 增加文件传输功能
- 2020-9-16 第七周项目进度汇报
 - 完成项目测试
 - 完成详细设计文档
 - 完成测试说明文档、代码静态分析报告、ROMRAM 分析报告和总结复盘文档
- 2020-9-22 项目交付
 - 按要求进行项目交付
- 2020-9-25 项目终期考评
 - 项目成果汇报，制定下阶段计划

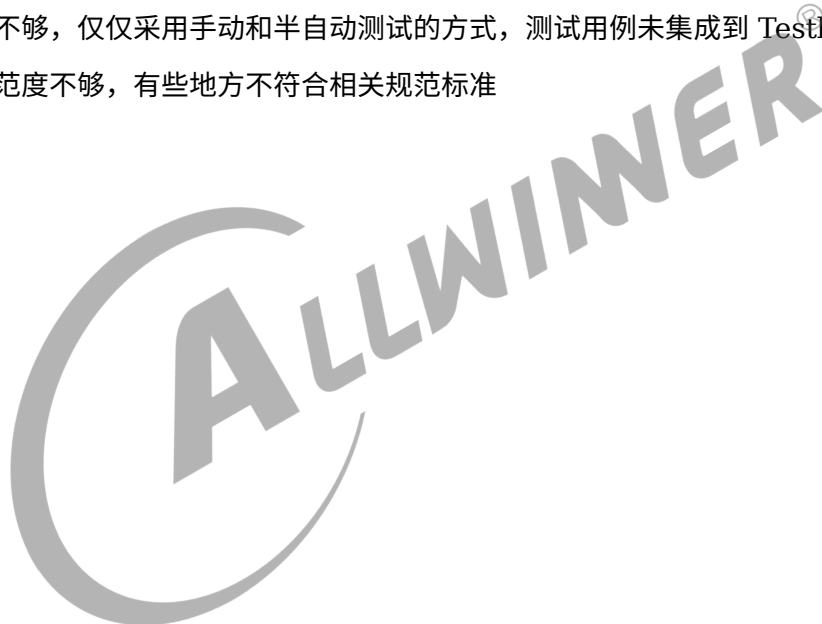
4 项目进度

4.1 已完成部分

- 完成 Demo 基本功能开发
- 完成客户对项目的基本要求
- 完成项目所需的文档交付

4.2 未完成部分

- 测试完成度不够，仅仅采用手动和半自动测试的方式，测试用例未集成到 Testlink[®] 中
- 代码编码规范度不够，有些地方不符合相关规范标准



5 偏差分析

- 测试完成度不够原因主要有两点
 - 设计编码时缺乏测试意识，编码缺乏可测试性，为后续自动化测试增加难度
 - 项目计划制定不够完善，测试的时间计划不够充分，导致测试完成度不高
- 代码编码不够规范的原因主要是编码时只图方便快捷没有时刻遵循相关编码规范，后续按照相关规范修改的成本过高



6 改进措施

1. 项目答辩完成后，按照可测试性原则将代码重构，完善自动化测试用例并上传到 Testlink
2. 学习相关的可测试性编码知识，避免后续出现此类问题
3. 按照相关的编码规范修改代码，今后编码过程中时刻遵循编码规范
4. 在 T507 平台进行开发时，由于缺少某些工具导致开发测试过程受限，后续将学习相关工具的编译和移植方法，完成受限部分，对相关文档进行迭代
5. ROMRAM 分析报告中只对相关指标进行测试和记录，并未对指标进行分析，后续将学习相关的 ROMRAM 分析知识，对此报告进行迭代



著作权声明

版权所有 © 2020 珠海全志科技股份有限公司。保留一切权利。

本文档及内容受著作权法保护，其著作权由珠海全志科技股份有限公司（“全志”）拥有并保留一切权利。

本文档是全志的原创作品和版权财产，未经全志书面许可，任何单位和个人不得擅自摘抄、复制、修改、发表或传播本文档内容的部分或全部，且不得以任何形式传播。

商标声明

、 全志科技、（不完全列举）均为珠海全志科技股份有限公司的商标或者注册商标。在本文档描述的产品中出现的其它商标，产品名称，和服务名称，均由其各自所有人拥有。

免责声明

您购买的产品、服务或特性应受您与珠海全志科技股份有限公司（“全志”）之间签署的商业合同和条款的约束。本文档中描述的全部或部分产品、服务或特性可能不在您所购买或使用的范围内。使用前请认真阅读合同条款和相关说明，并严格遵循本文档的使用说明。您将自行承担任何不当使用行为（包括但不限于如超压，超频，超温使用）造成的不利后果，全志概不负责。

本文档作为使用指导仅供参考。由于产品版本升级或其他原因，本文档内容有可能修改，如有变更，恕不另行通知。全志尽全力在本文档中提供准确的信息，但并不确保内容完全没有错误，因使用本文档而发生损害（包括但不限于间接的、偶然的、特殊的损失）或发生侵犯第三方权利事件，全志概不负责。本文档中的所有陈述、信息和建议并不构成任何明示或暗示的保证或承诺。

本文档未以明示或暗示或其他方式授予全志的任何专利或知识产权。在您实施方案或使用产品的过程中，可能需要获得第三方的权利许可。请您自行向第三方权利人获取相关的许可。全志不承担也不代为支付任何关于获取第三方许可的许可费或版税（专利税）。全志不对您所使用的第三方许可技术做出任何保证、赔偿或承担其他义务。