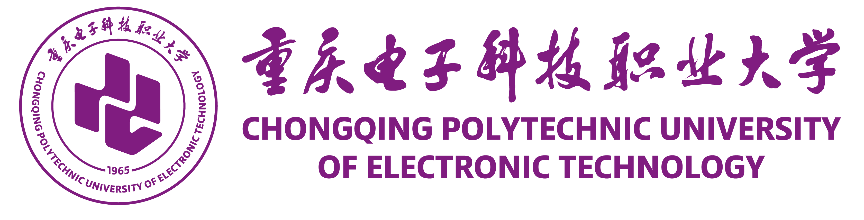
附件3：



全日制学生毕业设计

任务书

学 院

专业班级

学生姓名 学号

指导教师 职称

题 目

\*年\*月\*日

|  |
| --- |
| 毕业设计任务：  设计内容：1．掌握数字电压表的工作原理。2．熟悉A/D转换器工作原理，结合设计指标选择A/D转换器。3. 掌握VHDL语言编程方法与技巧，熟悉QuartusⅡ工具软件。4. 以FPGA 器件为主要控制器件，设计数字电压表。  设计指标：设计的数字电压表能测量0-5V电压范围内的1路输入电压，测量精度为0.02V。 |
| 设计任务要求：  1．能用 VHDL语言熟练编程。2．掌握现代电子技术的设计方法，设计的数字电压表能显示实际测量结果。3. 完成与设计内容有关的英文资料翻译1份。 |
| 主要参考文献： |
| 进度计划  2021年1月 1 日至2021年3月25日：查找阅读相关文献，并写出开题报告，进行开题答辩。  2021年2月27日至2021年3月21日：熟悉**数字电压表的工作原理**和QuartusⅡ工具软件**。**  2021年3月22日至2021年4月15日：根据设计要求，以FPGA 器件为主要控制器件选择一种A/D转换器，熟练掌握硬件描述语言，设计出数字电压表的有关电路并编译、仿真和调试。  2021年4月15日至2021年5月11日：完成毕业设计撰写，论文查重。  指导教师要提醒学生开题答辩，中期检查，设计答辩等主要时间环节。 |
| 任务起止日期： 年 月 日至 年 月 日 |
| 指导教师签字： |