

# Tapia Casillas Víctor Gabriel

REGISTRO DE AVANCE

UPZMG  
ACADEMIA DE ELECTRÓNICA

NOMBRE ALUMNO	TAPIA CASILLAS VÍCTOR GABRIEL		
ASIGNATURA	sistemas embebidos	NOMBRE PROFESOR	Carlos Enrique Morán Garabito
Dinámica de Robots			
RECIBÍ INFORMACIÓN AL INICIO DEL CUATRIMESTRE SOBRE EVALUACIÓN Y REGLAS DE CLASE			
FIRMA DEL ALUMNO <i>Victor Tapia</i>			

No. PRACTICA	PRACTICA (40%)	FECHA DE ENTREGA PROGRAMADA	ENTREGA
1	3_1_GPIO	24/01/20	<i>[Signature]</i> -10%
2	3_2_LCD	30/01/20	
3	3_3 Interrupciones	13/02/20	
4	3_4_PWM	20/02/20	
5	3_5_UART_Tx_Rx_SPI_I2C	27/02/20	
6	3_6_OPAM		
AVANCE	PROYECTO (30%)	FECHA DE ENTREGA PROGRAMADA	ENTREGA
2	Primer avance	06-feb.	<i>[Signature]</i> 20%
3	Segundo avance	06-mar.	
4	Reporte final	10-abr.	
No DE TAREA	TAREA / ACTIVIDAD (30%)	FECHA DE ENTREGA PROGRAMADA	ENTREGA
1	1_1 Seleccion sistemas embebidos	31/01/20	<i>[Signature]</i>
2	3_1 Interrupciones	06/02/20	
3	3_2_PWM	20/02/20	
4	3_3_RS232C_RS485_RS486	20/02/20	
5	3_4_I2C		
6	3_5_SPI		
7	1_2 arquitectura de los PLDs y sus aplicaciones		
8	2_1 organización y estructura del lenguaje VHDL		
9	3_6 Comandos gcc y gdb		
10	3_9_		
11			

Página 1