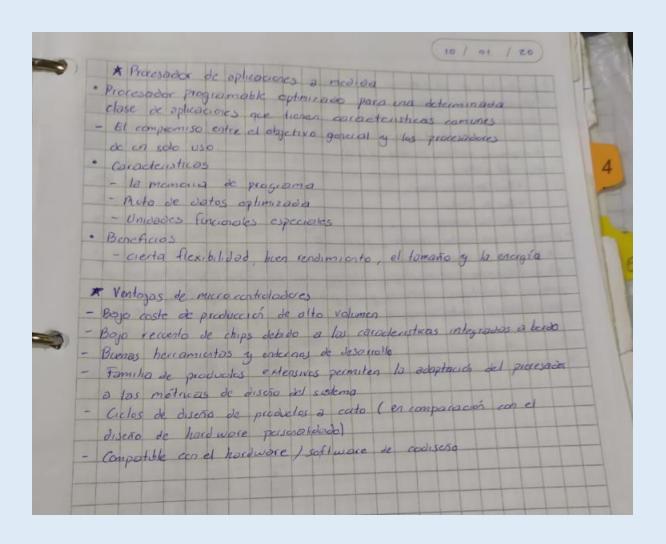
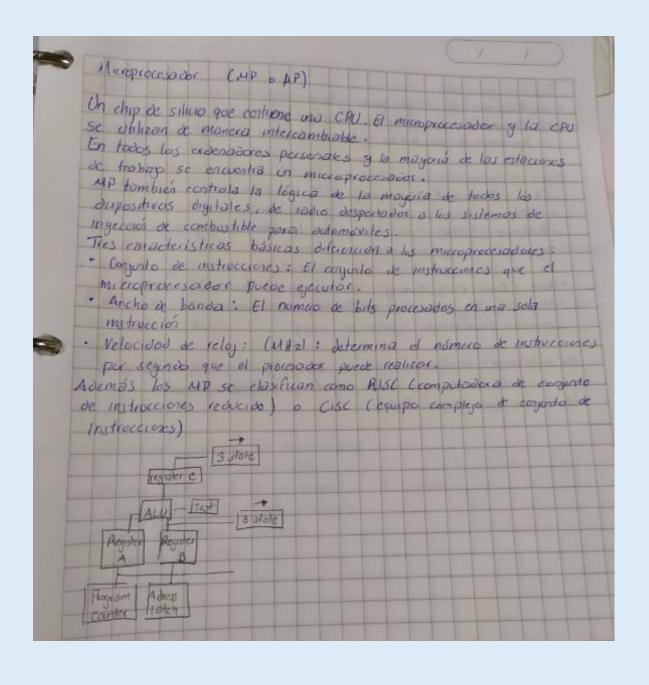
## **Tapia Casillas Víctor Gabriel**

				(09/	01 /3
			The state of		11
. P.50C	SLP	10 dlls	• kables	· Led RGB	11
· Raspherry			- Protoboard	C 4 Nap	
· Hoter a f	70505		e Drivers		11
· Fuerte c			- L298		11
· Intrarrojo			· batenes		
· resistencia	3		- Led		1

A TOTAL CONTRACTOR OF THE PARTY	107 01	1 (4.9)
* Processidor de propossito general	ada kaba	1
* Processor de proposite general en una van.	200	1
- Lapenitive preg		1
- Tambier concerdo como micro procesados		
· Coracteráticos		
· La memoria de programa		
- Myto ox votos general a governo ALU		
- Muta de vatas general ALU - Muta Regulio de archivas y an general ALU		
- Vertagas pora el usuarose de la marcado y NRE	Ungeneria	no
- Menor transpo de lonzamiento al morrado y NRE		1000
requestes		
- Costos		
100 100 100 100 100 100 100 100 100 100		
. Intel pention el mos conocido pero hoy ecotos de	otres	-
e Intel pention el mos control		-
a serifica		
* Processor de en estino específico	10 200	coma
· Cucusto digital assertado para ejecutor exectamente	1	
de		
- coprocesação alias, aceleração o pontenca, GPC		
· Cordetensticas	early a	100
- contiene sele les compenentes necesarios para eje	CUIDV C	3.016
programa		
- sin memoria de programa		
· Bieneficios		
- R5pide		
- Rala antencia		
Boja potencia		
PT to make A day of San	1 1	
- Tamono pequeño		



10 01 20 La estactua de un sistema MP hasico comprende: - Microprocesoder (CPV) - Una memora operativa (PAM) - Memora constable ( MOM, PROM, EPROM, ECPROM/FLOSH) - Adoptores entrada (salida (1/0) - Bus del sistema · bus de direccionos · Bus de datas · Rus de control - Esquemo, ochocordes tambien pucces ses ADC, DAC, lemperinadores - Mirantioledas de a chip, utilizados mas freuentemente en les sistemos embebidos contienes gran porte de los comperentes minumodos ontenormente en on solo chip junto con el procesodor central



Topico panupolo

1) Almacenamenta de programas y sotas

2) El seministro de datas a petición de Ma

2) El seministro de datas a petición de Ma

5) Aproxima de los nievas obtes de la Ma paro el almacenamiente

5) Aproxima de los nievas obtes de la Ma paro el almacenamiente

1. RAM (Roment Access Microsco y más cara

- Estática (SRAM): más rapido y más bararta, de bajo consumo

- Dinámica (DRAM), más lenta, más bararta, de bajo consumo

- Dinámica (DRAM), más lenta, más bararta, de bajo consumo

- gian escala de milegración.

1. ROM (Read Only Memory - Memorio de sola lectura) - OTP

(Ore timo Riognamicolic) EEPROM, Florin memoria.

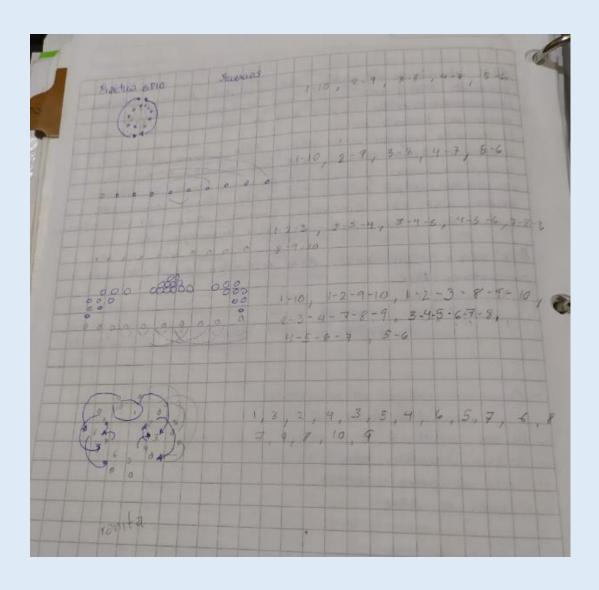
- conserva su contenido cuendo se acoba

14 instrucción de almacenamicalo de los programas del sistema.

14 instrucción de almacenamicalo de los programas del sistema.

16 unidad (por gemplo BIAS)

ARM observación del inglés Advanced ALSC Machine (Maguina exencera BISC) una a los más emplamente utilizados microprocessores de 16/32 bille y microstrolocoles en el menco de teletoria movil. El desarrollo original de los núcleos ARM perferece a la composión Acora computers Ltd. pero actualmente les microprocesadores y microcentraladores bassãos en ARM ser producidos por muchos compaciles: Alcotel, Atmes, NEC, AlVidia, NXP, OK, Qualconn, Samsung, shorp, S.T Microelectronics? Symbias logic, Texas Instruments, VISI technology, etc. Dexe 2009, les procesacies ARM representan ross el 90%. de les Procesadores RISC - Quick ref codigos de ensamblados ARM Cortex M3 versich Revision AIRMY ? de su targeta Modules disponibles para su la jeta Version de contex = tipo - Thumbs 10 ARM



		0	1 .	90	0	AL namber
	0	0	1	0	-	400
	0	8	15	1	6	las.
	0	0	10	-	1	10
	0	0	3	+5	-	Limber
	15	0	7	0	100	Citta
			1	1	0	24%
	2	0	1	7	1	and a
	5	1	0		0	ocne
	5	1	0	0		Pot-45
	0	10	0	1	0	0/22
	3	1	0	1	1	onie
- 10	94	6	1	0	0	ide
	1	1	-	0	1	race
0	286	1	1	14	C	colore
(	3/1/3	1	1	1	19	Sunce
1	1	7	0	0	0	adosdi)
1	1	9	0	0	-9	discissate
17	6	5	0	1	0	Olgorodho
7	0	2 1	0	1	7	Dieciavine
1	0	-	t	0	0	Vente
1	0		i	0	1	veintiana
	-	-		-	1	THE RESERVE THE PERSON NAMED IN COLUMN TWO IS NOT THE PERSON NAMED IN COLUMN TWO IS NAMED IN COLUMN TWO I
1	0	-	0.	1	0	venture)
1	0		L	1	1	velolities
1	1	1	3	0	0	ventuatio
1	1	0	5	0	1	vernitures
1	1	0	5	13	0	venturers
1	1	0	,	1	1	verotisiste
1	1	1		0	0	Ventioche
4	V	1			1	ventinera
1	1			1		treinfa Scribe
137		1				freints y uno Scrape
1	1	1		1	1	