Makalah Dasar Hukum Pengertian Lingkup

Desain Terpadu



Disusun oleh:

Kelompok 7

1. ADITYA MAULANA PAMUNGKAS (50422093)

2. ARYO BIMO PRAKOSO (50422281)

3. ALTARA AZHAR KHALIF (50422178)

4. MAHATIR FEBRIANSYAH (50422846)

UNIVERSITAS GUNADARMA

FAKULTAS TEKNOLOGI INDUSTRI

ATA 2022/2023

Kata Pengantar

Dalam makalah ini, kami akan membahas topik yang relevan dan menarik. Tujuan saya adalah untuk memberikan pemahaman yang komprehensif tentang subjek ini dan menyajikan argumen yang kuat serta informasi yang terbaru. Kami berharap makalah ini dapat memberikan kontribusi pada diskusi dan pemikiran yang lebih luas tentang topik ini.

Penulisan makalah ini tidak mungkin terwujud tanpa dukungan dan bimbingan berbagai pihak. Makalah ini dibagi menjadi beberapa bagian yang masing-masing menyoroti aspek penting dari topik yang dibahas. Kami menggunakan berbagai sumber referensi yang terpercaya dan up-to-date untuk memastikan keakuratan informasi yang disajikan.

Dalam proses penulisan ini, kami menyadari bahwa makalah ini tidak sempurna dan masih memiliki ruang untuk perbaikan. Oleh karena itu, masukan dan tanggapan konstruktif sangatlah dihargai.

Akhir kata, kami berharap makalah ini dapat memberikan pemahaman yang bermanfaat dan mendorong diskusi dan pemikiran lebih lanjut tentang topik ini. Terima kasih telah meluangkan waktu untuk membaca makalah ini.

Jakarta, 20-05-2023

Kelompok 7

Daftar Isi

Kata Pengantar	2
PENDAHULUAN	4
1.1 Latar Belakang	4
1.2 Rumusan Masalah	5
1.3 Tujuan	5
PEMBAHASAN	6
2.1 Desain Tata Letak Sirkuit Terpadu	6
2.2 Dasar Hukum	6
2.3 Syarat Pendaftaran Desain Tata Letak Sirkuit Terpadu	7
2.3 Contoh dan Perlindungan DTLST	8
2.4 Hak DTLST dapat Beralih atau Dialihkan	8
PENUTUP	9
3. Kesimpulan	9
DAFTAR PUSTAKA	10

BAB 1

PENDAHULUAN

1.1 Latar Belakang

Dalam era digital dan teknologi yang semakin maju, ndustry semikonduktor memainkan peran penting dalam pengembangan dan produksi berbagai perangkat elektronik. Salah satu komponen kunci dalam perangkat semikonduktor adalah tata letak sirkuit terpadu, yaitu susunan fisik dari komponen elektronik di dalam sirkuit tersebut.

Tata letak sirkuit terpadu yang efisien dan inovatif menjadi kunci untuk mencapai performa yang baik, ukuran yang lebih kecil, dan konsumsi daya yang rendah dalam perangkat semikonduktor. Dalam ndustry ini, inovasi tata letak sirkuit terpadu menjadi ndust kompetitif yang vital bagi perusahaan-perusahaan yang ingin memperoleh keunggulan dalam pasar yang ketat.

Namun, tantangan muncul ketika inovasi dan desain tata letak sirkuit terpadu dapat dengan mudah disalin atau digunakan oleh pesaing tanpa izin. Hal ini dapat mengurangi insentif bagi perusahaan untuk berinvestasi dalam penelitian dan pengembangan baru, menghambat inovasi, dan mengurangi nilai kekayaan intelektual yang dihasilkan.

Untuk mengatasi masalah ini, perlindungan ndus diperlukan, dan itulah fungsi Hak Desain Tata Letak Sirkuit Terpadu. HDTLST adalah mekanisme ndus yang memberikan perlindungan terhadap tata letak sirkuit terpadu yang unik dan orisinal. Melalui HDTLST, pemilik desain dapat melindungi kekayaan intelektual mereka, mencegah penggunaan tanpa izin, dan mempertahankan keunggulan kompetitif dalam ndustry semikonduktor.

HDTLST diperkenalkan dalam berbagai sistem ndus di seluruh dunia, seperti Undang-Undang Desain Tata Letak Sirkuit Terpadu di berbagai negara. Organisasi internasional seperti World Intellectual Property Organization (WIPO) juga berperan dalam memfasilitasi perlindungan HDTLST secara global.

1.2 Rumusan Masalah

- 1. Apakah Desain Tata Letak Sirkuit Terpadu?
- 2. Apakah Sirkuit Terpadu?
- 3. Bagaimana Mendaftarkan DTLST?
- 4. Apakah DTLST yang terdaftar dapat beralih atau dialihkan?

1.3 Tujuan

- 1. Untuk memberikan pemahaman yang komprehensif tentang konsep, pentingnya, dan mekanisme perlindungan ndus terkait Hak Desain Tata Letak Sirkuit Terpadu (DTLST).
- 2. Untuk menjelaskan manfaat perlindungan ndus terhadap DTLST bagi pemilik desain, ndustry semikonduktor, dan masyarakat secara umum.
- 3. Untuk menganalisis tantangan dan perdebatan yang muncul seputar perlindungan DTLST, terutama dalam konteks globalisasi dan penyebaran teknologi.
- 4. Untuk memahami pengaruh perlindungan DTLST terhadap investasi dalam penelitian dan pengembangan baru di ndustry semikonduktor.

Dengan tujuan-tujuan ini, makalah tentang Hak Desain Tata Letak Sirkuit Terpadu (DTLST) diharapkan dapat memberikan pemahaman yang mendalam tentang perlindungan ndus terhadap tata letak sirkuit terpadu, dampaknya terhadap ndustry semikonduktor, dan pentingnya etika dan kebijakan yang seimbang dalam perlindungan hak kekayaan intelektual.

BAB 2

PEMBAHASAN

2.1 Desain Tata Letak Sirkuit Terpadu

Desain Tata Letak Sirkuit Terpadu adalah kreasi berupa rancangan peletakan tiga dimensi dari berbagai elemen, sekurang-kurangnya satu dari elemen tersebut adalah elemen aktif, serta sebagian atau semua interkoneksi dalam suatu sirkuit terpadu dan peletakan tiga dimensi tersebut dimaksudkan untuk persiapan pembuatan sirkuit terpadu.

Sirkuit terpadu adalah suatu produk dalam bentuk jadi atau setengah jadi, yang di dalamnya terdapat berbagai elemen dan sekurang-kurangnya satu dari elemen tersebut adalah elemen aktif, yang sebagian atau seluruhnya saling berkaitan serta dibentuk secara terpadu di dalam sebuah bahan semikonduktor untuk menghasilkan fungsi elektronik.

DTLST dapat didaftarkan jika DTLST tersebut orisinal, desain tersebut merupakan hasil karya mandiri pendesain, dan pada saat DTLST tersebut dibuat tidak merupakan sesuatu yang umum bagi para pendesain.

DTLST terdaftar mendapatkan perlindungan hukum untuk jangka waktu 10 tahun sejak pertama kali DTLST dieksploitasi secara komersial atau sejak tanggal penerimaan permohonan pendaftaran.

2.2 Dasar Hukum

Undang-Undang Nomor 32 tahun 2000 tentang Desain Tata Letak Sirkuit Terpadu (UU No. 32 tahun 2000). Sesuai dengan UU No.32 tahun 2000, yang berhak memperoleh hak Desain Tata Letak Sirkuit Terpadu adalah:

- Pendesain atau menerima hak tersebut dari Pendesain.
- Dalam hal Pendesain terdiri diri beberapa orang secara bersama, Hak DTLST diberikan kepada mereka secara bersama, kecuali bila ada perjanjian lain.

2.3 Syarat Pendaftaran Desain Tata Letak Sirkuit Terpadu

- Salinan gambar atau foto serta uraian dari DTLST yang dimohonkan pendaftarannya.
- Surat kuasa khusus bila permohonan dikuasakan.
- Surat pernyataan bahwa DTLST yang dimohonkan pendaftarannya adalah miliknya.
- Surat keterangan yang menjelaskan mengenai tanggal pertama kali dieksploitasi secara komersial jika DTLST tersebut sudah pernah dieksploitasi sebelum permohonan diajukan.

Prosedur Pendaftaran Desain Tata Letak Sirkuit Terpadu

- Mengajukan permohonan secara tertulis dalam bahasa Indonesia ke Dirjen dan ditandatangani oleh pemohon atau kuasanya.
- Permohonan tersebut berisi tentang: tanggal surat permohonan, salinan foto atau gambar desain, nama, alamat dan kewarganegaraan pendesain, pemohon atau kuasa jika dikuasakan. Jika DTSLT pernah dipakai sebelum proses pendaftaran, maka disebutkan tanggal kali pertama DTLST digunakan secara komersial.
- Permohonan tersebut dengan melampirkan sejumlah syarat dokumen yang disebutkan di atas.
- Jika permohonan diajukan secara bersama-sama atau lebih dari satu Pemohon, maka permohonan ditandatangani oleh salah satu Pemohon dengan melampirkan persetujuan tertulis dari para Pemohon lain.
- Jika permohonan diajukan oleh bukan Pendesain, maka permohonan harus disertai pernyataan lengkap dengan bukti cukup bahwa Pemohon berhak atas DTLST yang bersangkutan.
- Pemohon atau melalui kuasanya menyerahkan syarat dokumen kepada DJKI untuk verifikasi administratif.
- Pemohon membayar biaya sebagaimana telah diatur undang-undang.
- Setelah Anda melakukan pembayaran, semua syarat dokumen diserahkan ke loket pendaftaran. Kemudian, pemohon menunggu hasilnya.

2.3 Contoh dan Perlindungan DTLST

Contoh Desain Tata Letak Sirkuit Terpadu adalah *Oscilator* dalam radio dan *Montherboard* dalam komputer. Karena pentingnya fungsi sirkuit terpadu, maka diperlukan adanya perlindungan atas hasil kreasi DTLST.

Kemudian, DTLST yang mendapat perlindungan atau yang bisa didaftarkan adalah DTLST yang orisinal. Ini artinya desain tersebut merupakan karya mandiri Pendesain dan saat DTLST dibuat bukan merupakan sesuatu yang umum bagi para Pendesain. Hak Desain Tata Letak Sirkuit Terpadu tidak dapat diberikan apabila DTLST tersebut bertentangan dengan peraturan perundangundangan yang berlaku, ketertiban umum, agama, atau kesusilaan.

DTLST terdaftar memperoleh perlindungan hukum selama jangka waktu 10 (sepuluh) tahun sejak pertama kali DTLST dieksploitasi secara komersial atau sejak tanggal penerimaan permohonan pendaftaran.

2.4 Hak DTLST dapat Beralih atau Dialihkan

Kemudian, Hak Desain Tata Letak Sirkuit Terpadu dapat beralih atau dialihkan dengan:

- 1. Pewarisan
- 2. Hibah
- 3. Wasiat
- 4. Perjanjian tertulis, atau
- 5. Sebab-sebab lain yang dibenarkan oleh peraturan-peraturan undangan.

BAB 3 PENUTUP

3. Kesimpulan

Berdasarkan pembahasan pada makalah ini, yaitu membahas Desain Tata Letak Sirkuit Terpadu. Kesimpulan yang dapat kami simpulkan adalah Desain Tata Letak Sirkuit Terpadu adalah kreasi berupa rancangan peletakan tiga dimensi dari berbagai elemen, sekurang-kurangnya satu dari elemen tersebut adalah elemen aktif, serta sebagian atau semua interkoneksi dalam suatu sirkuit terpadu dan peletakan tiga dimensi tersebut dimaksudkan untuk persiapan pembuatan sirkuit terpadu.

Sirkuit terpadu adalah suatu produk dalam bentuk jadi atau setengah jadi, yang di dalamnya terdapat berbagai elemen dan sekurang-kurangnya satu dari elemen tersebut adalah elemen aktif, yang sebagian atau seluruhnya saling berkaitan serta dibentuk secara terpadu di dalam sebuah bahan semikonduktor untuk menghasilkan fungsi elektronik. DTLST terdaftar mendapatkan perlindungan hukum untuk jangka waktu 10 tahun sejak pertama kali DTLST dieksploitasi secara komersial atau sejak tanggal penerimaan permohonan pendaftaran.

Sesuai dengan UU No.32 tahun 2000, yang berhak memperoleh hak Desain Tata Letak Sirkuit Terpadu adalah:

- Pendesain atau menerima hak tersebut dari Pendesain.
 3 Syarat Pendaftaran Desain Tata Letak Sirkuit Terpadu
- Salinan gambar atau foto serta uraian dari DTLST yang dimohonkan pendaftarannya.
- Surat keterangan yang menjelaskan mengenai tanggal pertama kali dieksploitasi secara komersial jika DTLST tersebut sudah pernah dieksploitasi sebelum permohonan diajukan.
 - Prosedur Pendaftaran Desain Tata Letak Sirkuit Terpadu
- Mengajukan permohonan secara tertulis dalam bahasa Indonesia ke Dirjen dan ditandatangani oleh pemohon atau kuasanya.
- Permohonan tersebut berisi tentang: tanggal surat permohonan, salinan foto atau gambar desain, nama, alamat dan kewarganegaraan pendesain, pemohon atau kuasa jika dikuasakan. Jika DTSLT pernah dipakai sebelum proses pendaftaran, maka disebutkan tanggal kali pertama DTLST digunakan secara komersial.

DAFTAR PUSTAKA

- $(n.d.). \,Retrieved\,from\,https://greenpermit.id/2022/03/30/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-letak-sirkuit-terpadu-adalah/desain-tata-des$
- (n.d.). Retrieved from https://jogja.kemenkumham.go.id/layanan-publik/pelayanan-hukum-umum/panduan-kekayaan-intelektual/desain-tata-letak-dan-sirkuit-terpadu#biaya-dan-cara-pembayaran
- (n.d.). Retrieved from https://dgip.go.id/menu-utama/dtlst/pengenalan