16年数字EDA回忆版

选择题

1. 成本（重复性）
2. 摩尔定律
3. 抗噪声（施密特触发器）
4. 反相器工作状态
5. 静态CMOS的输入、输出阻抗
6. 传输门级联的延迟
7. 为什么用P/N做上下拉器件

简答题

1. 能否设计出高性能、高可靠性、低功耗的反相器
2. 静态互补CMOS和传输门、动态电路的优缺点
3. 提高组合逻辑电路性能的方法
4. 静态互补CMOS的功耗有哪些，如何降低功耗？
5. 时钟偏差、抖动计算

解答题

1. NMOS only、根据In分析x节点和out的电压变化
2. 抗噪声方法（画出电路并解释）
3. 主从触发器的工作原理
4. 求建立保持时间、传输延迟
5. 根据表达式、关键路径画互补CMOS电路
6. 求尺寸