数字eda复习录音大概内容

1. 摩尔定律
2. 设计指标：

成本、性能、功耗和可靠性

可靠性：噪声容限和电路的再生特性

3． Mos的静态特性和动态特性

静态特性：理性和非理想下（沟道长度调制和输出电流饱和效应（载流子速度饱和））

动态特性：电容：寄生电容和负载电容

4． 反相器

反相器的性能分析及各指标之间的矛盾，例如功耗和某些参数之间的关系。

5. cmos组合逻辑结构

然后根据表达式画出mos电路图，管子尺寸的设计，关联信号如何安排。

其他两种组合逻辑和静态cmos逻辑结构的区别；

6. 时序逻辑设计

时序逻辑=组合逻辑+状态机

寄存器和锁存器

寄存器：主从结构（master slave结构），如何进行寄存器的结构优化、时序分析。时钟抖动和时钟偏差对时序分析的影响。

7. Verilog不会出写一段代码的题目。

8. data pluse 加法器和乘法器和移位器的种类和这些器的原理，另外同一功能的器的比较（相对优点和缺点）

比较Cmos加法器移位加法器和静态乘法器加法器的区别