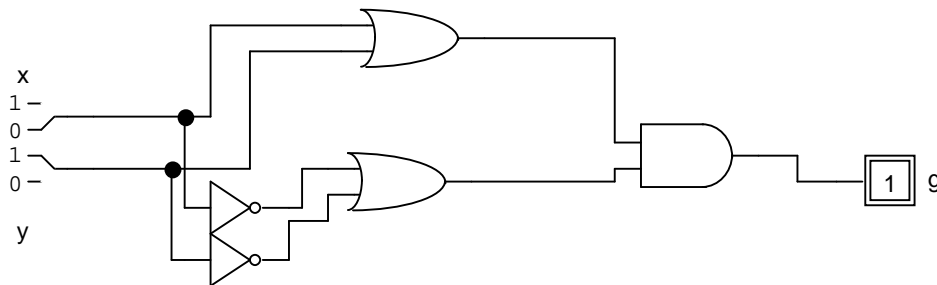
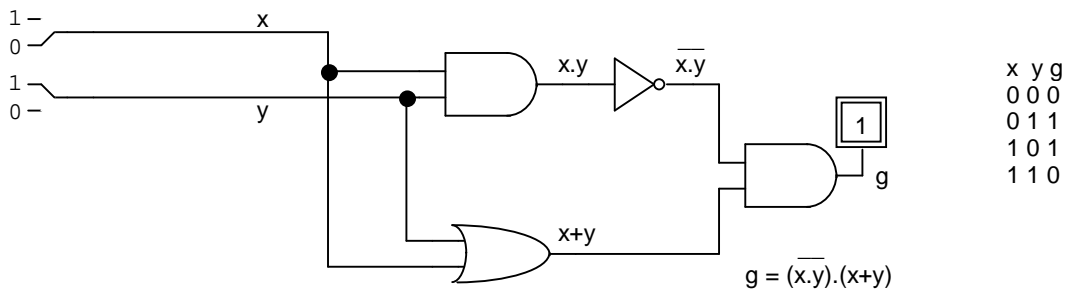
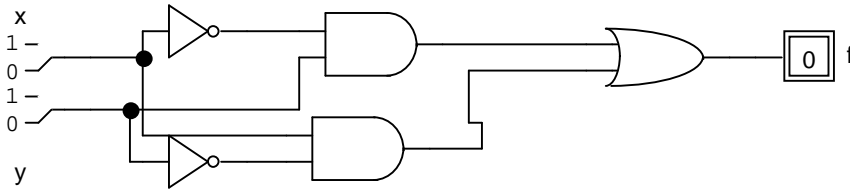
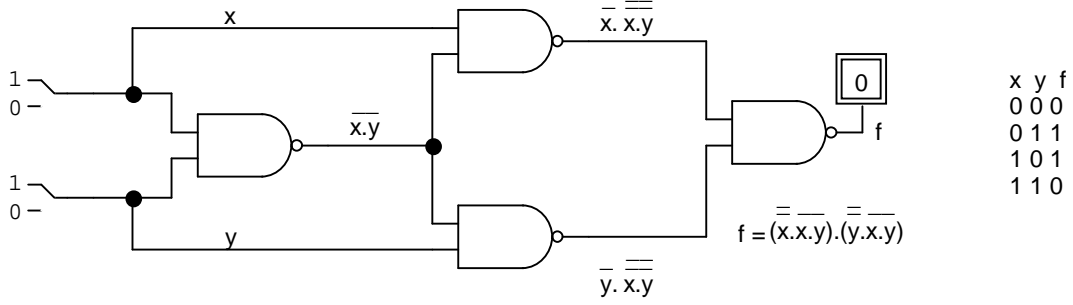


Ejercicio 1



Práctica 1 – Ejercicio 2

A B					
C D		00	01	11	10
	00	0	0	1	0
01	01	0	1	1	1
	11	1	1	1	1
10	10	0	1	1	1
	11	0	1	1	1

AND/OR:

$$(C*D)+(B*D)+(B*C)+(A*D)+(A*C)+(A*B)$$

NAND/NAND:

$$\sim(\sim(C*D)*\sim(B*D)*\sim(B*C)*\sim(A*D)*\sim(A*C)*\sim(A*B))$$

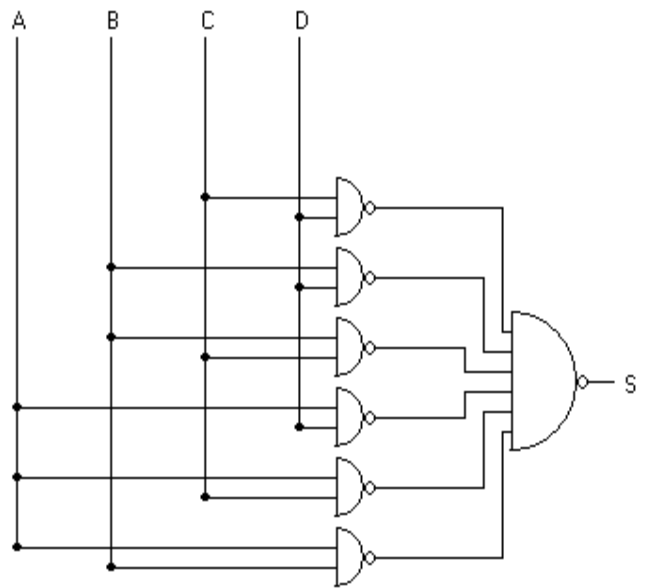
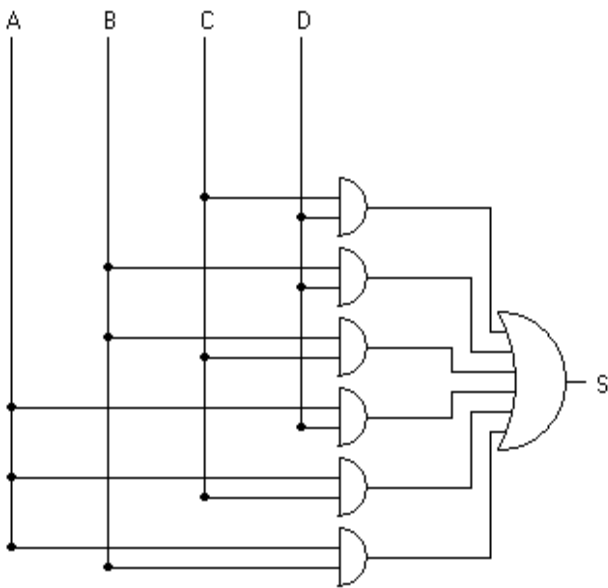
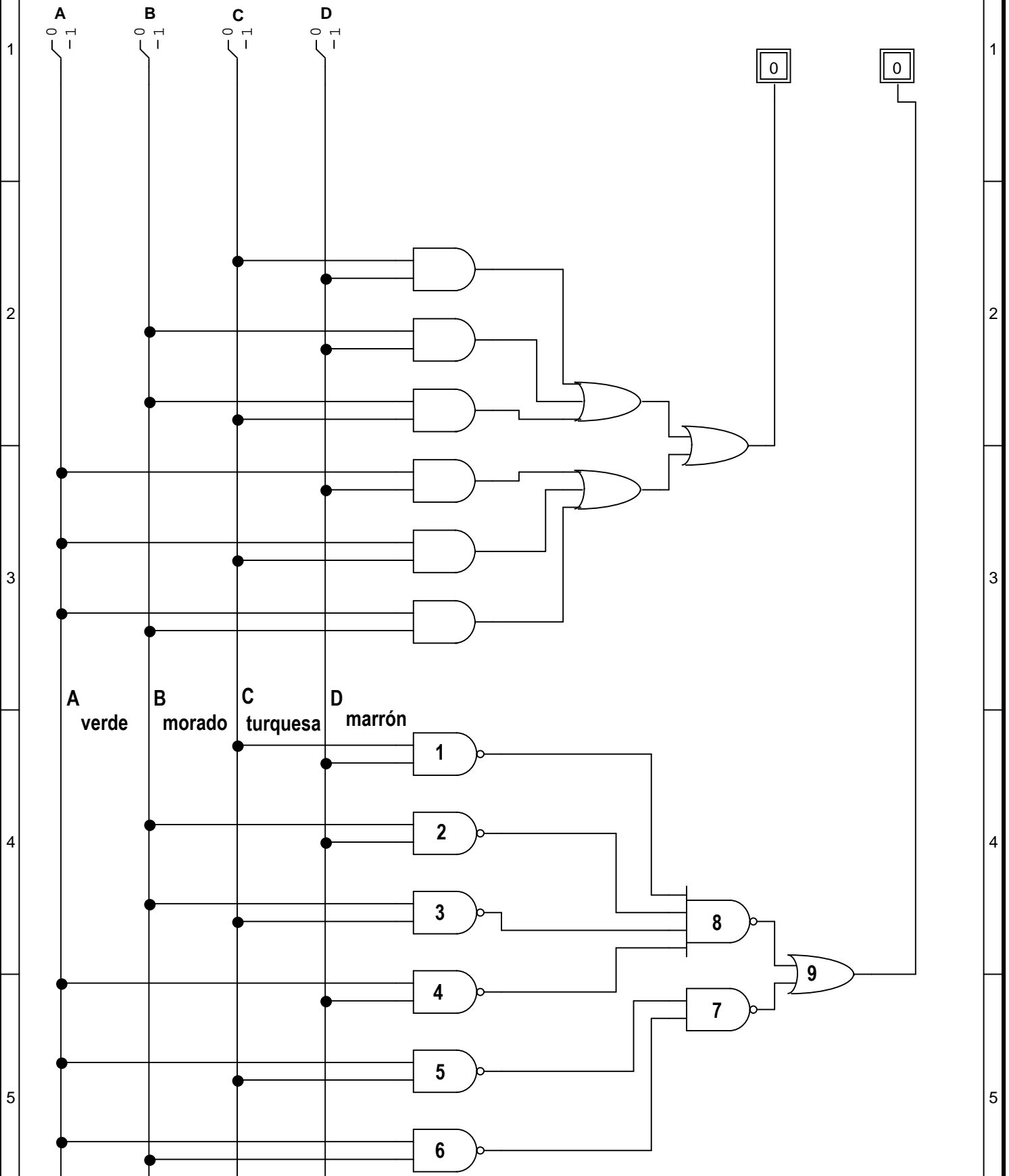


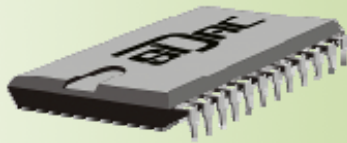
Tabla de verdad

N	A	B	C	D	S
0	0	0	0	0	0
1	0	0	0	1	0
2	0	0	1	0	0
3	0	0	1	1	1
4	0	1	0	0	0
5	0	1	0	1	1
6	0	1	1	0	1
7	0	1	1	1	1
8	1	0	0	0	0
9	1	0	0	1	1
10	1	0	1	0	1
11	1	0	1	1	1
12	1	1	0	0	1
13	1	1	0	1	1
14	1	1	1	0	1
15	1	1	1	1	1

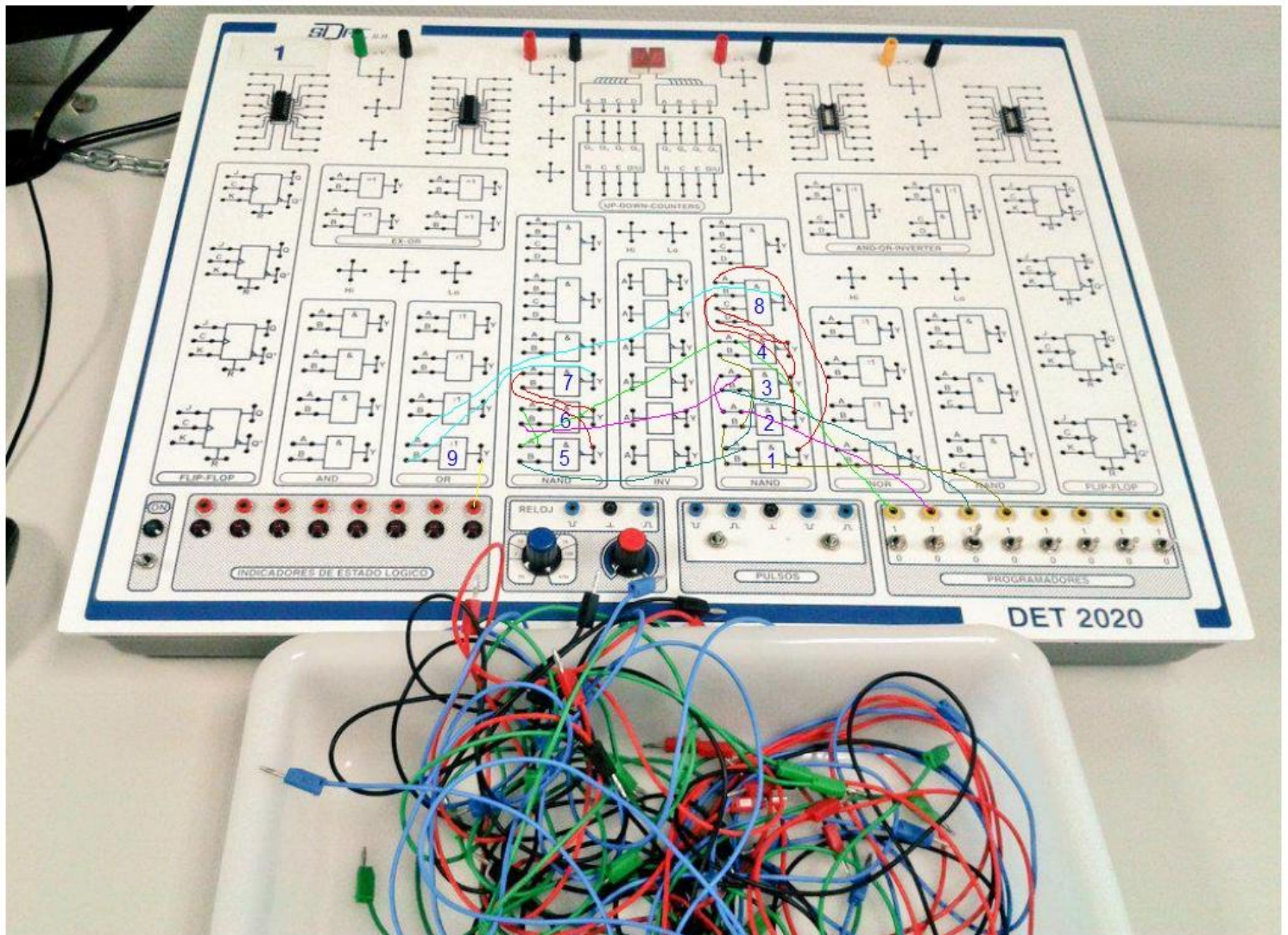
Ejercicio 2 (LogicWorks)



Circuito a implementar en entrenador lógico DET 2020



Entrenador de Electrónica digital



DET 2220

El entrenador SIDAC DET 2220 ha sido diseñado para facilitar el aprendizaje de los circuitos lógicos.

El equipo es autocontenido (no precisa instrumentación exterior).

Incorpora un completo juego de manuales de usuario, con explicaciones teóricas y actividades prácticas.

