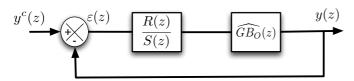


SYNTHÈSE D'UN PID NUMÉRIQUE

T. CHATEAU, POLYTECH CF





Introduction

PID numérique:

- Combine trois actions correctives : proportionnelle, intégrale et dérivée
- Permet de corriger des systèmes d'ordre <= 2 avec peu de retard
- Peut se synthétiser à partir d'une structure RST
- reut se synthetiser a partir d'une structure KS I



Méthode simplifiée de détermination d'un correcteur PID numérique

Relation temporelle d'un PID

$$u(t) = k_p \left(\varepsilon(t) + \frac{1}{\tau_i} \int_0^t \varepsilon(\lambda) d\lambda + \tau_d \frac{d\varepsilon}{dt} \right)$$

Equivalent numérique

$$u_k = k_p \left(\varepsilon_k + \frac{T_e}{\tau_i} \sum_{j=0}^k \varepsilon_j + \frac{\tau_d}{T_e} (\varepsilon_k - \varepsilon_{k-1}) \right)$$

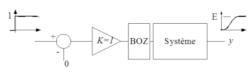
 u_k : signal de commande

 ε_k : signal d'erreur

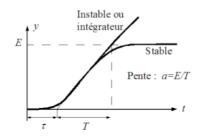


Méthode simplifiée de détermination d'un correcteur PID numérique

Généralisation du critère de Ziegler-Nichols



En boucle ouverte





Méthode simplifiée de détermination d'un correcteur PID numérique

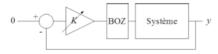
En boucle ouverte

$$egin{array}{lll} {\sf P} & k_p = rac{1}{a(au + T_e)} \ & k_p & = rac{0.9}{a(au + 0.5T_e)} - 0.5k_iT_e \ & k_i & = rac{0.27}{a(au + 0.5T_e)^2} \ & k_p & = rac{1.2}{a(au + T_e)} - 0.5k_iT_e \ & {\sf PID} & k_i & = rac{0.6}{a(au + 0.5T_e)^2} \ & k_d & = rac{0.5}{a} \end{array}$$

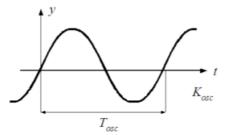


Méthode simplifiée de détermination d'un correcteur PID numérique

Généralisation du critère de Ziegler-Nichols



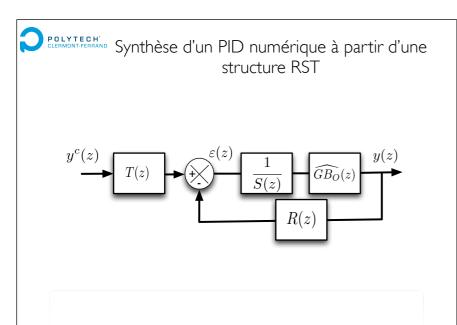
En boucle fermée





Méthode simplifiée de détermination d'un correcteur PID numérique

En boucle fermée





Du PID analogique vers le PID numérique

$$C_{PID}(p) = K \left(1 + \frac{1}{\tau_i p} + \frac{\tau_d p}{1 + (\tau_d/N)p} \right)$$

avec:

 \bullet K: gain proportionnel,

• τ_i : action intégrale,

• τ_d : action dérivée,

• $\frac{\tau_d}{N}$: filtrage de l'action dérivée



Du PID analogique vers le PID numérique

$$C_{PID}(p) = K \left(1 + \frac{1}{\tau_i p} + \frac{\tau_d p}{1 + (\tau_d/N)p} \right)$$

Approximation de l'opérateur dérivée :

$$p \to \frac{1 - z^{-1}}{T_e}$$

Approximation de l'opérateur intégral :

$$\frac{1}{p} \to \frac{T_e}{1 - z^{-1}}$$



Formulation générale du PID numérique

$$C(Z) = K \left[1 + \frac{T_e}{\tau_i} \frac{1}{(1 - z^{-1})} + \frac{\frac{N\tau_d}{\tau_d + NT_e} (1 - z^{-1})}{1 - \frac{\tau_d}{\tau_d + NT_e} z^{-1}} \right]$$

soit,

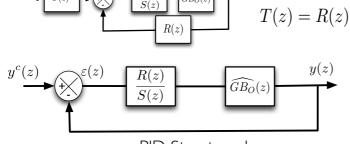
$$C(z) = \frac{R(z)}{S(z)}$$

$$S(z) = (1 - z^{-1})(1 + s_1 z^{-1})$$

$$R(z) = r_0 + r_1 z^{-1} + r_2 z^{-2}$$



Synthèse d'un PID numérique à partir d'une structure RST



PID Structure I



Synthèse d'un correcteur PID numérique

En trois temps:

- Calcul du modèle à obtenir
- Calcul de l'équation caractéristique (identité de Bezout)
- Identification



Synthèse d'un correcteur PID numérique 1/3 : Calcul du modèle à obtenir

$$H_D^+(z) = (1 - Z_1 z^{-1})(1 - Z_1^* z^{-1})$$

Avec
$$Z_1, Z_1^* = \exp(-\xi \omega_n T e \pm j \sqrt{1 - \xi^2} \omega_n T_e)$$

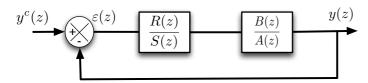
$$H_D^+(z) = 1 - (Z_1 + Z_1^*)z^{-1} + Z_1Z_1^*z^{-2}$$

$$H_D^+(z) = 1 + h_1 z^{-1} + h_2 z^{-2}$$

$$\begin{array}{ll} h_1=-(Z_1+Z_1^*) \\ \text{Avec} & h_2=Z_1Z_1^* \end{array}$$



Synthèse d'un correcteur PID numérique 2/3 : identité de Bezout



$$\frac{y}{y^c} = \frac{BR}{AS + BR} = \frac{H_N}{H_T^2}$$

$$A(z) = 1 + a_1 z^{-1} + a_2 z^{-2} + \dots a_n z^{-n}$$

$$B(z) = b_1 z^{-1} + b_2 z^{-2} + \dots b_m z^{-m}$$

Identité de Bezout $AS + BR = H_D^+$

$$(1 + a_1 z^{-1} + a_2 z^{-2})(1 - z^{-1})(1 + s_1 z^{-1}) + (b_1 z^{-1} + b_2 z^{-2})(r_0 + r_1 z^{-1} + r_2 z^{-2}) = 1 + h_1 z^{-1} + h_2 z^{-2}$$



POLYTECH Synthèse d'un correcteur PID numérique 3/3: identification

$$1 + A_1 z^{-1} + A_2 z^{-2} + A_3 z^{-3} + A_4 z^{-4} = 1 + h_1 z^{-1} + h_2 z^{-2}$$

Résolution du système linéaire :

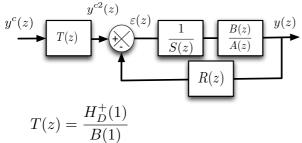
$$\begin{pmatrix} m_{11} & m_{12} & m_{13} & m_{14} \\ m_{21} & m_{22} & m_{23} & m_{24} \\ m_{31} & m_{32} & m_{33} & m_{34} \\ m_{41} & m_{42} & m_{43} & m_{44} \end{pmatrix} \begin{pmatrix} s_1 \\ r_0 \\ r_1 \\ r_2 \end{pmatrix} = \begin{pmatrix} h_1 + \dots \\ h_2 + \dots \\ \dots \\ \dots \end{pmatrix}$$

$$AX = E$$

$$\mathbf{X} = \mathbf{A}^{-1}\mathbf{B}$$



PID structure 2



$$T(z) = \frac{H_D(1)}{B(1)}$$



Conclusion

PIDI

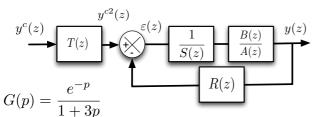
PID 2:

- Robuste aux petites variations de modèle
- Dépassement indiciel modifié par la présence de zéros au numérateur de la **FTBF**
- Pas de zéros ajoutés au système
- sensible à la variation gain statique du modèle



Exercice d'application

Correction d'un système d'ordre I avec retard.



Calculez la transmittance bloquée $\ \widehat{GB_0}(z) = \frac{B(z)}{A(z)} \ \mathrm{pour} \ T_e = 1s$

On veut un dépassement inférieur à 5% et un temps de pic de 4 secondes Calculez le correcteur PID correspondant (structure 1 et structure 2)