

# DARTS を用いた VGG のショートカット探索と GA による改良

## 1 はじめに

深層学習にはモデルの改良によって高い精度を得た。モデルは手作業でつくる。

NAS はモデルを機械学習によって探索する。DARTS は小規模な資源で計算できる。DARTS には制限が多くある。

演算子の種類ではなくネットワークの構造にのみ着目。その初期段階として、VGG のショートカット位置について DARTS で探索を行う方法を提案する。DARTS の構造制限をなくしネットワークの柔軟な探索を目的とする。

## 2 要素技術

### 2.1 Neural Architecture Search

Neural Architecture Search(NAS)[1] は、機械学習の分野で使用されているニューラルネットワークの設計を自動化する手法である。ニューラルネットワークの設計は直感的でなく、チューニングに人による労力を多く必要とするため、ニューラルネットワークの設計は非常に困難である。

NAS はニューラルネットワークが構造に関する設定の文字列で表現できることを利用して、この文字列を生成する Recurrent Neural Network(RNN) を強化学習 Reinforcement Learning(RL) によって学習する。

### 2.2 Differentiable Architecture Search

Differentiable Architecture Search(DARTS)[2] は、離散的なアーキテクチャ探索空間に強化学習を適用した NAS とは異なり、微分可能な方法で定式化し、偏微分による勾配降下法を使用してアーキテクチャを効率的に探索する手法である。

探索空間を連続にするため、カテゴリカルな演算子の選択の代わりに、候補全ての可能性をもつ混合演算子を (1) 式で定義する。アーキテクチャを有向非巡回グラフで表したとき、ノードを潜在的な特徴表現  $x^{(i)}$ 、エッジ

を特徴  $x^{(i)}$  が適用される関数  $o(\cdot)$  とすると、

$$\bar{o}^{(i,j)}(x) = \sum_{o \in \mathcal{O}} \frac{\exp(\alpha_o^{(i,j)})}{\sum_{o' \in \mathcal{O}} \exp(\alpha_{o'}^{(i,j)})} o(x) \quad (1)$$

となる。ここで  $\mathcal{O}$  は探索する演算子の候補集合、 $\alpha^{(i,j)}$  はエッジ  $(i,j)$  の混合演算子の重みベクトルである。DARTS は勾配降下法によって連続変数集合  $\alpha$  を学習する。

$\alpha$  と  $w$  のバイレベル最適化問題を  $w$  の近似によって同時に学習し、NAS の 3000 GPU days に対して DARTS は 3.3 GPU days に高速化した。

DARTS ではセルと呼ぶ小さなネットワーク構造を重ねたモデルを利用する。セルを構成するノードは 2 つのノードからの演算子エッジを持ち、どのノードからの演算子を選ぶのかをアーキテクチャ  $\alpha$  によって決定する。DARTS の問題点として位置と演算子の種類は探索できるが、大局的な構造やノードの持つエッジ数などアーキテクチャが固定されていることが挙げられる。

### 2.3 Genetic Algorithm

遺伝的アルゴリズム Genetic Algorithm(GA) は生物の進化の仕組みを模倣した最適化手法である。問題の解候補を遺伝子の持つ個体として表現し、適応度によって個体を評価・選択する。交叉・突然変異などの操作によって近傍を探索しながら世代を重ねて近似解を求める。GA に必要な条件は評価関数の全順序性と探索空間が位相を持つことである。

整数値と実数値

初期収束問題

## 3 問題

DARTS で柔軟なアーキテクチャを探索するため、深層畳み込みネットワークの VGG19[3] のショートカット接続を探索する。VGG19 は 16 層の畳み込み層と 3 層の線形結合層を持つ。この VGG19 に対し層を飛ばして接続するショートカットの数と位置を求め、性能を向上させることを目的とする。

ショートカットに使用する関数の制限によってショートカット位置の候補は  $61^2$  であるため、探索空間は  $2^{61}$  である。

## 4 手法と実験 1

モデル中の潜在的特徴は高さ・幅・チャンネル数を持つデータであるが、特徴の次元は場所によって異なるため、ショートカットは次元を変換する必要がある。ショートカット関数は以下のように設定した。

1. 次元が同じ場合：恒等関数
2. フィルタ数が違う場合：Pointwise Convolution
3. 高さと幅が半分の場合：Factorized Reduce
4. それ以外の場合：ショートカットを定義しない

演算子の種類は固定することで、アーキテクチャ  $\alpha$  は畳み込み部に相当するグラフの重みをもつ隣接行列と定義した。

学習の手順は以下。

1. 探索：アーキテクチャ  $\alpha$  の訓練
2. 構成： $\alpha$  からネットワークを構成
3. 評価：得られたネットワークを訓練し、テストデータで性能を検証

構成手法として構成手法 1: predecessors の中で大きい順に採択構成手法 2: 閾値以上のエッジを採択で実験した。

### 4.1 実験設定

表 10 回試行した。

### 4.2 結果

図 1 に精度を示した表 1 にまとめた。

## 5 手法と実験 2(GA)

実験 1 では  $\alpha$  の学習度によって重み  $w$  の学習しやすさに偏りがあったため、収束するグラフに分散があった。

個体表現を  $\alpha$  とした遺伝的アルゴリズムによって、アーキテクチャの多様性を維持しつつ、安定的な学習を図った。

表 1: モデルの設定

Optim( $w$ )	SGD(lr=0.001, momentum=0.9)
Optim( $\alpha$ )	Adam(lr=0.003, $\beta=(0.5, 0.999)$ )
Loss	Cross Entropy Loss
dataset	cifar10
pretrain	true
batch size	64
train size	12500
valid size	5000

表 2: GA の設定

個体数	10
世代数	20
選択	トーナメント
サイズ	2
交叉	一様交叉
交叉率	0.5
変異	ガウス分布
変異率 (遺伝子座ごと)	0.2 0.1

### 5.1 実験設定

### 5.2 結果

図 2

## 6 まとめと今後の課題

DARTS の欠点であるアーキテクチャ構造の制限を緩和するようなネットワーク探索ができた。

ネットワークの構成手法は改善の余地がある。選択しないという候補を導入して、他のショートカットと妥当な比較ができると考えられる。

GA を導入することでショートカットの本数の分析もできた。

データセットを実問題にする。

## 参考文献

- [1] Barret Zoph and Quoc V. Le. Neural architecture search with reinforcement learning. CoRR, abs/1611.01578, 2016.
- [2] Hanxiao Liu, Karen Simonyan, and Yiming Yang. DARTS: differentiable architecture search. CoRR, abs/1806.09055, 2018.
- [3] Karen Simonyan and Andrew Zisserman. Very deep convolutional networks for large-scale image recognition. In International Conference on Learning Representations, 2015.