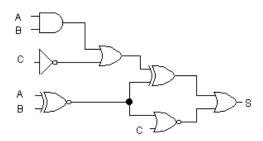
LISTA DE EXERCÍCIOS - PORTAS LÓGICAS

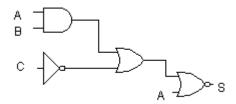
1) Montar o circuito da expressão booleana abaixo:

$$S = [(\overline{A} + B) \cdot (\overline{CD} + A)] + \overline{C}(\overline{AB} + D)$$

2) Montar a expressão booleana do circuito abaixo:



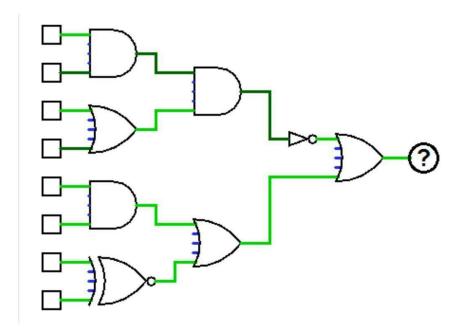
3) Utilizando somente porta lógica NAND, redesenhe o circuito lógico abaixo.



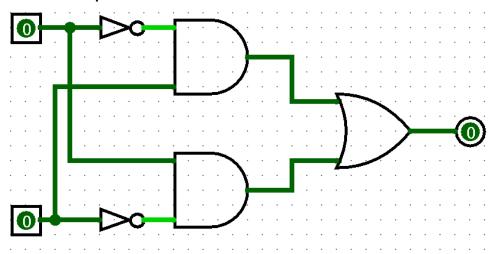
4) Considerando as entradas (1 e 0) e a saída (1) do bloco abaixo, de tipo de porta lógica pode estar dentro dele?



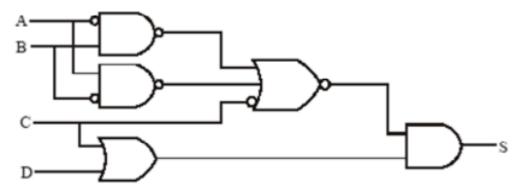
Montar a expressão booleana do circuito abaixo:



Montar a expressão booleana do circuito abaixo:



Montar a expressão booleana do circuito abaixo:



Montar a expressão booleana do circuito abaixo:

