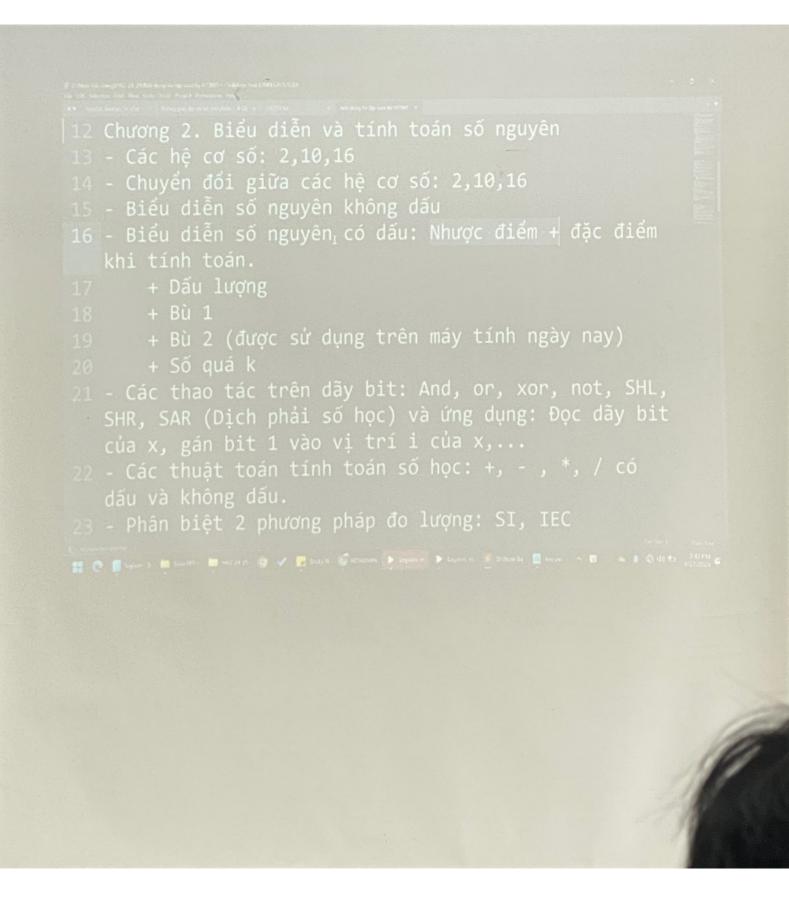
1 Nôi dung ôn tập

- 2 Trắc nghiệm: 50 câu / 75 phút (đề thi chung)
- 3 Được sử dụng 1 tờ A4 (2 mặt viết tay / đánh máy) làm tài liệu. Không sử dụng máy tính cầm tay
- 5 1. Chương tổng quan
- 6 Các thế hệ máy tính: Thời gian ra đời, tên công nghệ (Tiếng Việt + Tiếng Anh), Máy tính đại diện.
- 7 Định luật Moore: Nội dung, người phát biểu.
- 8 Các thành phần cơ bản của máy tính
- 9 2 thành phần bên trong Vi xử lý: Control Unit, Data path
- 10 Các khái niệm cơ bản: Wafer, Chip, chip set. Một số chipset thông dụng



28 Chương 3. Biểu diễn số thực

- 29 Cấu trúc của số thực chính xác đơn (32bit) và kép (64 bit)
- 30 Cách chuyển đổi số thực hệ 10 về số thực chính xác đơn 32 bit và ngược lại. (Lưu ý trường hợp Denormalize)
- 31 Các số thực đặc biệt
- 32 Miền biểu diễn của số thực ở dạng chuẩn Normalize và không chuẩn Denormalize.
- 33 Phương pháp làm tròn bit khi vượt số bit lưu trữ phần trị.

```
53 Chương 5 + 6: Bộ lệnh LEGv8 + x86-32bit
54 - Tập thanh ghi: nhóm thanh ghi + Chức năng
55 - Tập lệnh:
56 + Lệnh tính toán số học + Logic
+ Lệnh rẻ nhánh (lệnh nhảy có / không điều kiện)
   + Lệnh di chuyển dữ liệu: đọc / ghi bộ nhớ (Load/
      store)
59 - Thao tác với stack
60 - Thao tác với mảng 1 chiều
61 - Thủ tục / Hàm (các thanh ghi liên quan: Tham số, kết
   quả trả về, gọi hàm, return...)
62 - LegV8 đọc thêm phụ lục về Format lệnh + Sơ đồ thiết
   kế vi xử lý LegV8.
63 - So sánh bộ lệnh LegV8 và x86
```

