

## Test BC-LLR-76

"A máquina de estado deve aguardar 50ms entre cada ciclo de execução para permitir que outras tarefas do sistemas utilizem o processador e para processar eventos assíncronos "

### Procedimento realizado

Análise de código

1. Abrir o código fonte em `modulo_bc/components/state_machine/src/fsm.c`

### Resultados obtidos

código contendo delay para processar eventos assíncronos

```
static void bc_task(void *pvParameters)
{
    while (1)
    {
        if (next != cur)
        {
            /* (A) Finalizar estado atual */
            if (ops && ops->exit)
            {
                ops->exit();
            }

            /* (B) Atualizar para novo estado */
            cur = next;
            ops = fsm_get_ops(cur);

            /* (C) Inicializar novo estado */
            if (ops && ops->enter)
            {
                ops->enter();
            }
        }

        /* BC-LLR-76 - Intervalo entre ciclos da máquina de estados
        A máquina de estados deve aguardar 50ms entre cada ciclo de execução para
        permitir que outras tarefas do sistema utilizem o processador e
        para processar eventos assíncronos.
        */
        vTaskDelay(pdMS_TO_TICKS(50));
    }
}
```