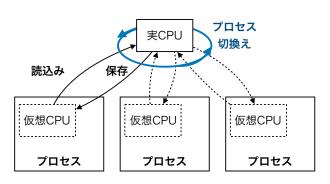
オペレーティングシステム 第3章 CPU の仮想化

https://github.com/tctsigemura/OSTextBook

◆ロト ◆問 ト ◆ 恵 ト ◆ 恵 ・ 釣 Q (*)

CPU の仮想化 1/33

時分割多重による CPU の仮想化

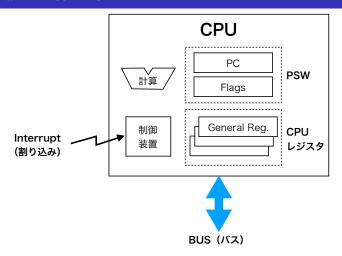


- 時分割多重: CPU が実行するプロセスを次々切換える。
- コンテキストスイッチ:CPU が実行するプロセスを切換えること。
- ディスパッチ:プロセスに CPU を割り付ける。(実行開始)
- ディスパッチャ:ディスパッチするプログラムのこと。

◆ロト ◆団ト ◆豆ト ◆豆ト ・豆 ・ かへで

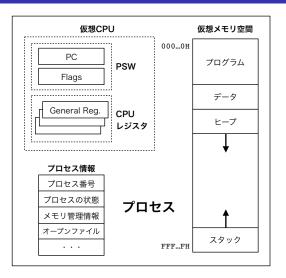
CPU の仮想化 2 / 33

CPUの構造(参考)



- コンテキスト = PSW + CPU レジスタ
- コンテキストを保存・ロードして次のプロセスに
- コンテキストスイッチ

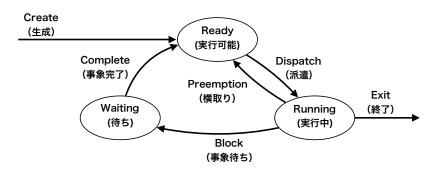
プロセスの構造 (参考)



• 仮想 CPU にコンテキストを保存

CPU の仮想化 4 / 33

プロセスの状態遷移



- 基本的な三つの状態
- 六つの状態遷移

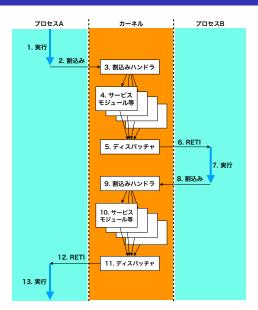
5/33

プロセスの切換えの原因

 イベント プロセス自ら「システムコールを発行する」Block する 他のプロセスから「干渉を受け」Block する 他のプロセスから「干渉を受け」Preemption する 他のプロセスから「干渉を受け」Complete する i/O 完了やタイマ完了のイベントにより Complete する

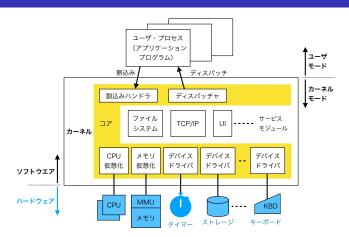
タイムスライシング クオンタムタイムを使い切ったプロセスは Preemption する

プロセスの切換え手順



CPU の仮想化 7 / 33

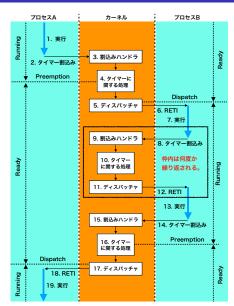
オペレーティングシステムの構造(参考)



- 割込みハンドラ
- サービスモジュール
- ディスパッチャ

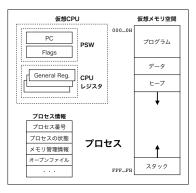
8/33

プロセスの切換えの例



PCB (Process Control Block)

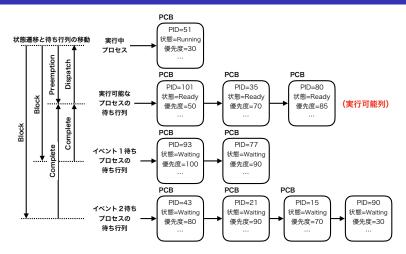
- プロセスを表現するカーネル内データ構造
- プロセス毎に存在する
- カーネル内のプロセステーブルに格納される



PCB の内容

- 仮想 CPU
- プロセス番号
- 状態 (Running, Waiting, Ready 等)
- 優先度
- 統計情報 (CPU 利用時間等)
- 次回のアラーム時刻
- 親プロセス
- 子プロセス一覧
- シグナルハンドリング
- 使用中のメモリ
- オープン中のファイル
- カレントディレクトリ
- プロセス所有者のユーザ番号
- PCBのリストを作るためのポインタ

PCBのリスト



- Ready 状態 PCB のリスト = 実行可能列(優先順位順にソート)
- イベント毎の Waiting 状態 PCB のリスト = イベント待ち行列

TacOSのCPU仮想化(第19章)

TacOS O PCB

- 仮想 CPU (sp)
- プロセス番号 (pid)
- 状態 (stat)
- 優先度 (nice, enice)
- プロセステーブルのインデクス (idx)
- イベント用カウンタとセマフォ (evtCnt, evtSem)
- プロセスのアドレス空間 (memBase, memLen)
- プロセスの親子関係の情報 (parent, exitStat)
- オープン中のファイル一覧(fds[])
- PCB リストの管理 (prev, next)
- スタックオーバーフローの検知 (magic)

13/33

TacOSのPCB(前半)

4

5

```
// ----- プロセス関連 -----
  #define PRC_MAX 10 // プロセスは最大 10 個
  #define P_KERN_STKSIZ 200 // プロセス毎のカーネルスタックのサイズ
  #define P_LOW_PRI 30000 // プロセスの最低優先度
  #define P_RUN 1 // プロセスは実行可能または実行中
  #define P_WAIT 2 // プロセスは待ち状態
  #define P_ZOMBIE 3 // プロセスは実行終了
  #define P_MAGIC Oxabcd // スタックオーバーフロー検知に使用
  #define P_FILE_MAX 4 // プロセスがオープンできるファイルの最大数
  // プロセスコントロールブロック (PCB)
  // 優先度は値が小さいほど優先度が高い
  struct PCB { // PCB を表す構造体
                   // コンテキスト (他の CPU レジスタと PSW は
   int sp;
                          プロセスのカーネルスタックに置く)
3
                   //
                   // プロセス番号
   int pid;
   int stat;
                  // プロセスの状態
                  // プロセスの本来優先度
6
   int nice;
   int enice;
                 // プロセスの実質優先度 (将来用)
8
                   // この PCB のプロセステーブル上のインデクス
   int idx;
```

TacOSのPCB(後半)

11 12

13 14

15

16 17

18

19

20 21 22

23 24 25

26

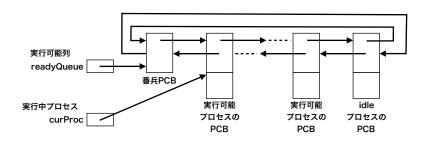
27

28 29

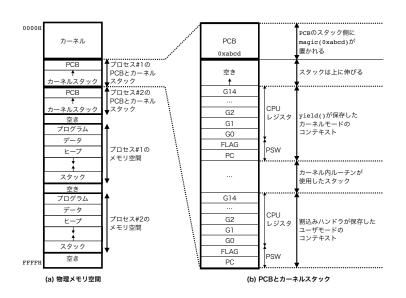
```
10
   // プロセスのイベント用セマフォ
   int evtCnt; // カウンタ (>0:sleep 中, ==-1:wait 中, ==0:未使用)
   int evtSem; // イベント用セマフォの番号
    // プロセスのアドレス空間 (text, data, bss, ...)
   char[] memBase; // プロセスのメモリ領域のアドレス
   int memLen; // プロセスのメモリ領域の長さ
    // プロセスの親子関係の情報
   PCB parent; // 親プロセスへのポインタ
    int exitStat; // プロセスの終了ステータス
   // オープン中のファイル一覧
   int[] fds; // オープン中のファイル一覧
   // プロセスは重連結環状リストで管理
          // PCB リスト (前へのポインタ)
   PCB prev;
   PCB next; // PCB リスト (次へのポインタ)
   int magic; // スタックオーバーフローを検知
  };
```

TacOS の実行可能列

- PCBの双方向環状リスト
- 優先度順にソート(curProc は実行中のプロセス)
- 末尾に idle プロセスが常駐



TacOSのメモリ配置



TacOS のタイマー管理プログラム

```
// タイマー割り込みハンドラ (10ms 毎に割り込みによって起動される)
4
   interrupt tmrIntr() {
                                                // ディスパッチの必要性
5
     boolean disp = false;
6
7
     // 起きないといけないプロセスを起こしてまわる
8
     for (int i=0; i<PRC MAX; i=i+1) {
9
       PCB p = procTbl[i];
10
       if (p!=null && p.evtCnt>0) {
                                                // タイマー稼働中なら
11
                                                // 残り時間を計算
        int cnt = p.evtCnt - TICK;
12
        if (cnt<=0) {
                                                // 時間が来たら
                                                // タイマーを停止し
13
          cnt = 0:
14
                                                   プロヤスを起こす
          disp = iSemV(p.evtSem) || disp;
15
16
        p.evtCnt = cnt;
17
18
19
                                             // 必要ならディスパッチ
20
     if (disp) yield();
21
```

TacOS のコンテキスト保存プログラム(yield())

```
1
   _yield
         ;--- G13(SP) 以外の CPU レジスタと FLAG をカーネルスタックに退避 ---
2
3
                           ; FLAG の保存場所を準備する
         push
               g0
4
                           : GO を保存
         push g0
5
                           ; FLAG を上で準備した位置に保存
         ld g0,flag
6
         st g0,2,sp
7
                           : G1 を保存
         push g1
8
                           : G2 を保存
         push
               g2
17
                      ; G11 を保存
         push
              g11
                         : フレームポインタ (G12) を保存
18
              fp
         push
19
                           : ユーザモードスタックポインタ (G14) を保存
         push
              usp
20
         :----- G13(SP) を PCB に保存 ------
21
22
         ld g1,_curProc ; G1 <- curProc</pre>
              sp,0,g1 ; [G1+0] は PCB の sp フィールド
23
         st
24
         ;----- [curProc の magic フィールド] をチェック ------
25
           g0,30,g1 ; [G1+30] は PCB の magic フィールド
26
         ld
         cmp gO, #Oxabcd ; P_MAGIC と比較、一致しなければ
27
         jnz .stkOverFlow ; カーネルスタックがオーバーフローしている
28
                                        ◆ロト ◆樹 ト ◆ 恵 ト ◆ 恵 ・ 釣 久 ②
```

TacOS のコンテスト復旧プログラム(dispatch())

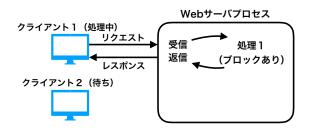
```
_dispatch
         ;----- 次に実行するプロセスの G13(SP) を復元 ------
         ld g0,_readyQueue ; 実行可能列の番兵のアドレス
3
4
         ld g0,28,g0 ; [G0+28] は PCB の next フィールド(先頭の PCB)
             gO,_curProc ; 現在のプロセス (curProc) に設定する
5
         st
6
         ld sp,0,g0
                           : PCB から SP を取り出す
8
         ;----- G13(SP) 以外の CPU レジスタを復元 ------
9
                            : ユーザモードスタックポインタ (G14) を復元
         pop
               usp
10
                         ; フレームポインタ (G12) を復元
         pop
              fp
                           ; G11 を復元
11
         pop
            g11
                           : G10 を復元
12
              g10
         pop
13
                           ; G9 を復元
               g9
         pop
21
                         ; G1 を復元
               g1
         pop
                           : GO を復元
22
         pop
               g0
23
             ----- PSW(FLAG と PC) を復元 -----
24
                            : RETI 命令で一度に POP して復元する
25
         reti
```

スレッド(Thread)

- CPU の仮想化によりマルチプログラミングが可能になった.
- プロセスが並行(Concurrent)に実行できる.
- プロセスは一つの仮想 CPU を持っている。
- プロセスはコンピュータを仮想化したもの.
 - CPU が一つしかないコンピュータを仮想化している.
 - CPU を複数持つ SMP を仮想化するには不十分.
- 一つのプロセスが複数の仮想 CPU をもつモデルを導入する.
- プロセスが処理の流れスレッドを複数持つことができる。

スレッドの役割(1)

マルチプログラミングを用いない Web サーバ

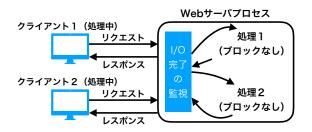


- 処理は順番に処理される.
- 前の処理が終わるまでクライアントは待たされる。

CPU の仮想化 22 / 33

スレッドの役割(2)

マルチプログラミングを用いない Web サーバ

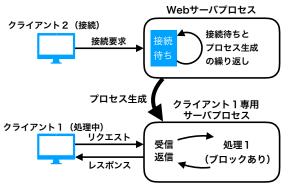


- 工夫すると並列して処理することも可能
- しかし、プログラミングが難しい。

23 / 33

スレッドの役割(3)

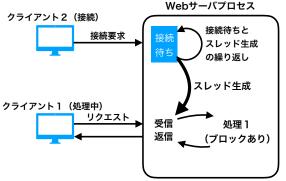
マルチプログラミングを用いる Web サーバ(プロセス版)



- クライアント毎にプロセスを起動(fork()) する.
- プログラミングは易しい。
- しかし、処理が重い、

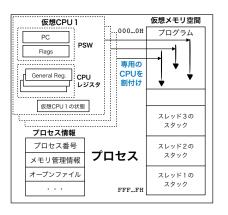
スレッドの役割(4)

マルチプログラミングを用いる Web サーバ(スレッド版)



- クライアント毎にスレッドを起動する。
- プロセスの起動より 10~100 倍速い.
- スレッド間は情報を共有しやすい。
- プログラミングは少し難しい.

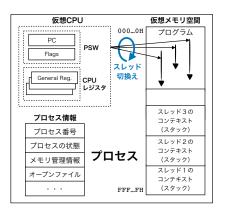
スレッドの形式(1)-カーネルスレッド-



• プロセスが複数の仮想 CPU を持つ.

CPU の仮想化 26 / 33

スレッドの形式(2)–ユーザスレッド–



- ユーザプログラム (ライブラリ) の工夫でスレッドを実現する.
- 並行(Parallel) 実行はできない。
- どれかのスレッドがブロックすると全スレッドが停止する。

◆ロト ◆部 ト ◆ 恵 ト ◆ 恵 ・ からぐ

CPU の仮想化 27 / 33

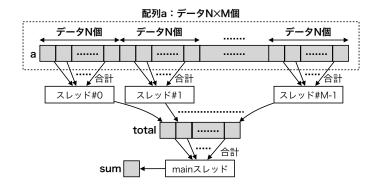
スレッドの形式(3)-スレッドモデル-

上記の2方式を組み合わせた3種類のスレッドモデルがある.

- One-to-One Model一つのユーザスレッドを一つのカーネルスレッドで実行する。
- Many-to-One Model 複数のユーザスレッドを一つのカーネルスレッドで実行する。
- Many-to-Many Model 複数のユーザスレッドを複数のカーネルスレッドで実行する。

スレッドの使用例(1)

M個のスレッドで手分けをして合計を計算する様子 (複数のカーネルスレッド (CPU) で手分けすることで短時間で処理が終 わるはず)



スレッドの使用例(2)

M 個のスレッドで合計を計算するプログラム

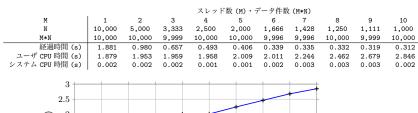
```
#include <stdio.h>
   #include <stdlib.h>
   #include <pthread.h>
                                              // 1スレッドの担当データ数
   #define N 1000
                                              // スレッド数
   #define M 10
   pthread t tid[M];
                                              // M個のスレッドのスレッド ID
                                              // M個のスレッドの属性
   pthread_attr_t attr[M];
8
   int a[M*N];
                                              // このデータの合計を求める
                                              // 各スレッドの求めた部分和
   int total[M]:
10
   typedef struct { int no, min, max; } Args;
                                              // スレッドに渡す引数の型定義
11
12
   void *thread(void *arg) {
                                // 自スレッドの担当部分のデータの合計を求める
                                              // m 番目のスレッド
13
     Args *args = arg;
14
     int sum = 0:
                                              // 合計を求める変数
15
     for (int i=args->min; i<args->max; i++) {
                                              // a[N*m ... (N+1)*m] ∅
16
                                              // 合計を sum に求める.
       sum += a[i]:
17
                                              // 担当部分の合計を記録
18
     total[args->no]=sum;
19
                                              // スレッドを正常終了する
     return NULL;
20
```

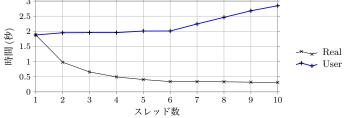
スレッドの使用例(3)

```
22
   int main() {
                                 // main スレッドの実行はここから始まる
23
     // 擬似的なデータを生成する
24
                                               // 配列 a を初期化
     for (int i=0; i<M*N; i++)
25
       a[i] = i+1:
26
     // M個のスレッドを起動する
27
                                               // 各スレッドについて
     for (int m=0; m<M; m++) {
                                               // 引数領域を確保
28
       Args *p = malloc(sizeof(Args));
                                                     m番目のスレッド
29
       p->no = m;
                                               //
                                               //
                                                   担当範囲下限
30
       p->min = N*m;
31
       p\rightarrow max = N*(m+1);
                                               // 担当範囲上限
                                               // アトリビュート初期化
32
       pthread attr init(&attr[m]);
33
       pthread_create(&tid[m], &attr[m], thread, p); // スレッドを生成しスタート
34
     // 各スレッドの終了を待ち、求めた小計を合算する
35
36
     int sum = 0:
37
     for (int m=0; m<M; m++) {</pre>
                                               // 各スレッドについて
                                               // 終了を待ち
38
       pthread_join(tid[m], NULL);
39
       sum += total[m];
                                               // 小計を合算する
40
41
     printf("1+2+\dots+%d=%d\n", N*M, sum);
42
     return 0;
43
```

スレッドの使用例(4)

実行時間の計測結果





6 コアの Mac Pro で計測 (Hyper-Threading のお陰で 6 コアと 1 2 コアの中間的な振舞)

◆□▶◆御▶◆恵▶◆恵▶ ■ からぐ

CPU の仮想化 32 / 33

練習問題

- 次の言葉の意味を説明しなさい。
 - 時分割多重
 - コンテキストスイッチ
 - Dispatch (ディスパッチ)
 - Preemption (プリエンプション)
 - プロセスの状態
 - プロセスの状態遷移
 - RETI 命令
 - PCB
 - 待ち行列
 - 実行可能列
 - スレッド
 - カーネルスレッド
 - ユーザスレッド
 - One-to-One Model
 - Many-to-One Model
 - Many-to-Many Model
- POSIX スレッドについて調査しなさい.