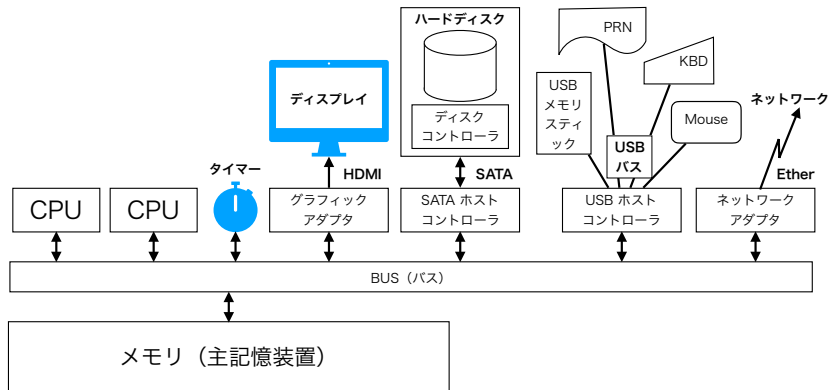


# オペレーティングシステム

## 第2章 前提知識

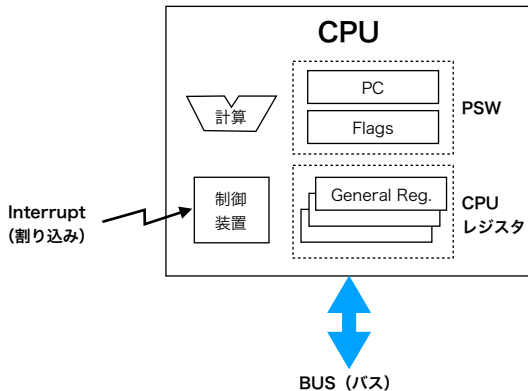
<https://github.com/tctsigemura/OSTextBook>

# ハードウェア構成



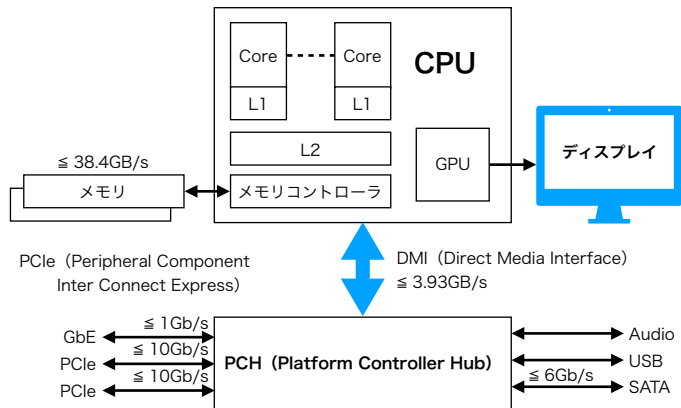
- SMP (Symmetric Multiprocessing)
- CPU, メモリ, タイマー, アダプタ, コントローラ, バス
- DMA (Direct Memory Access), I/O 完了割込み

# CPU の構成



- PSW (Program Status Word)
- CPU レジスタ
- 割り込み (Interrupt)

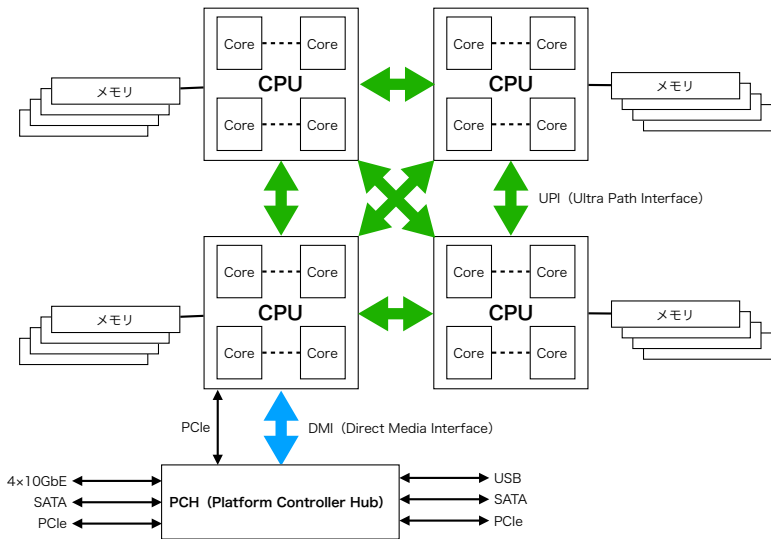
# デスクトップ・パーソナルコンピュータ



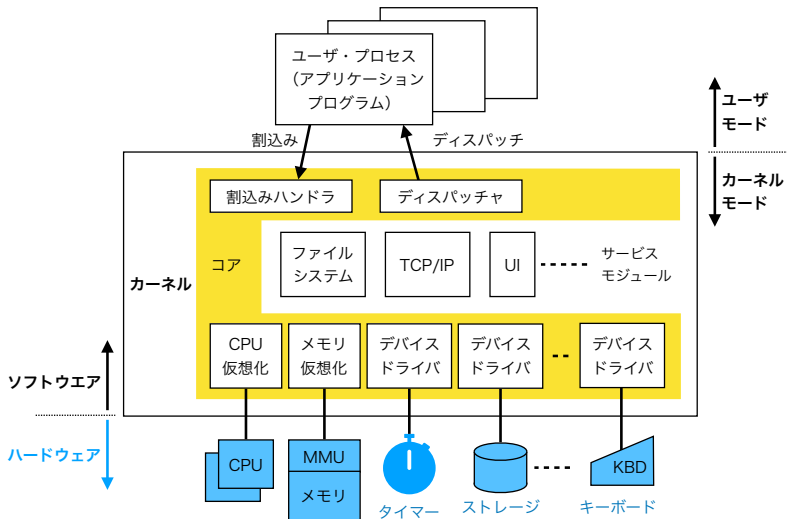
転送速度は2017年現在の目安

- CPU
- コア (Core)

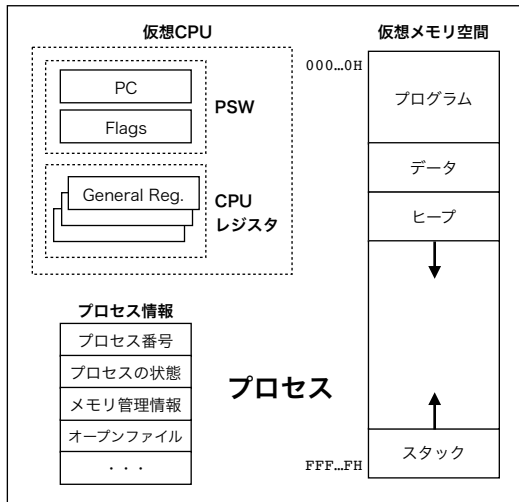
# サーバコンピュータ



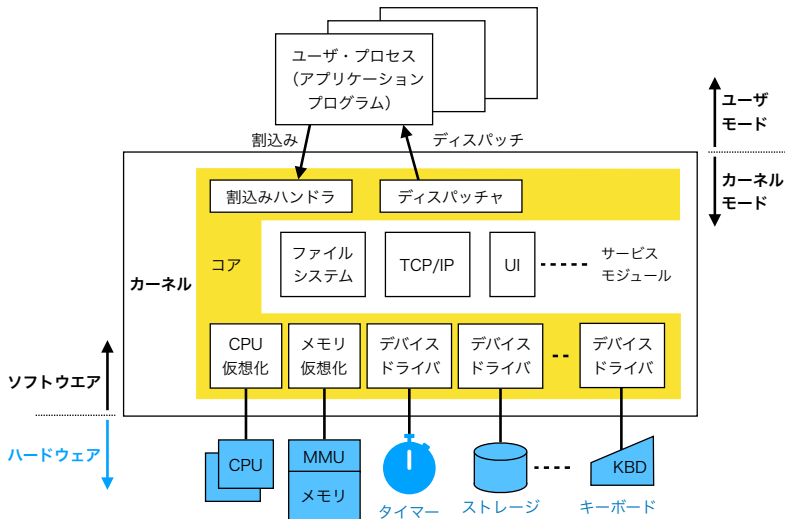
# オペレーティングシステムの構造



# プロセスの構造

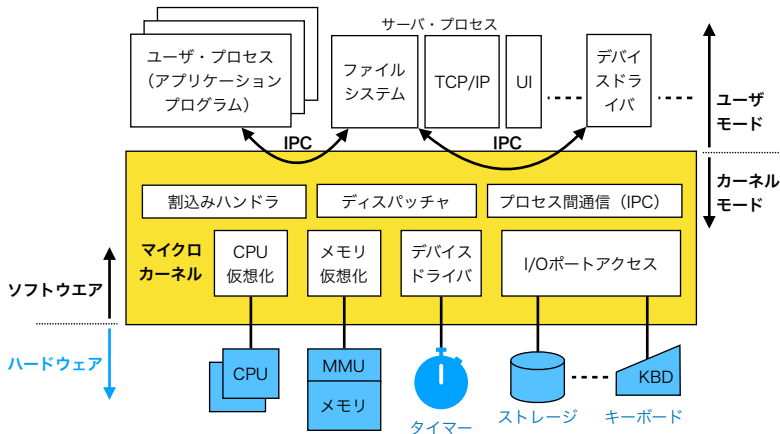


# 単層カーネル（モノリシック・カーネル）





# マイクロカーネル (micro-kernel)



## TaC7 と TaC



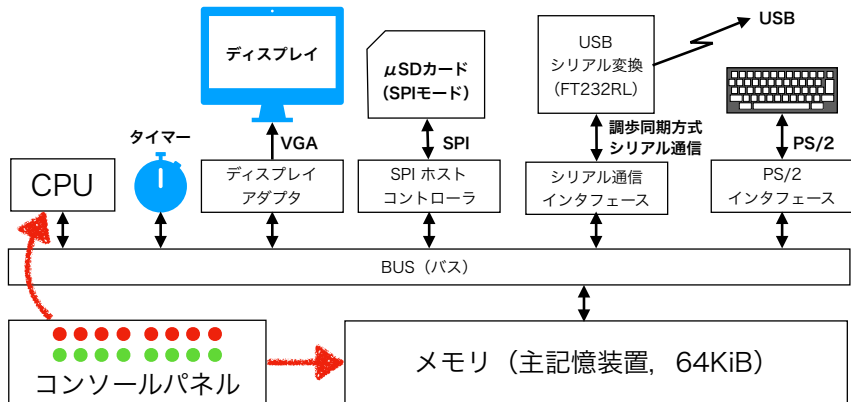
(a) TeC7 の写真



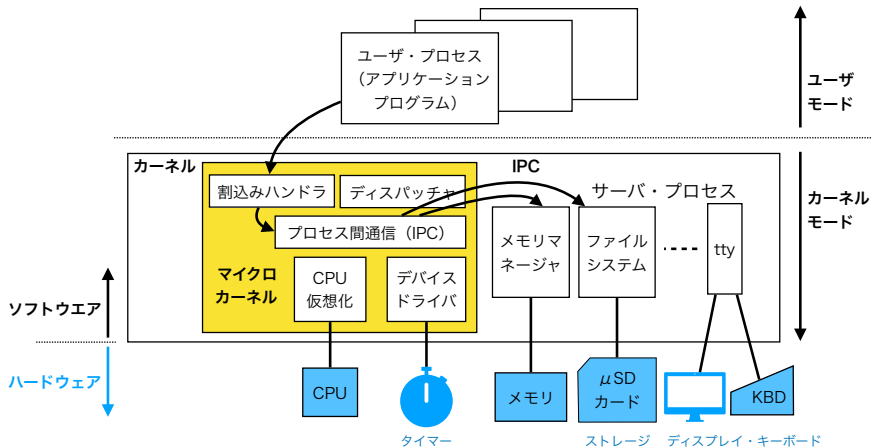
### (b) TaC としての使用例

TeC7 は、TacOS を書き込んだマイクロ SD カードを装着すると、簡単な PC (TaC) として使用できる。

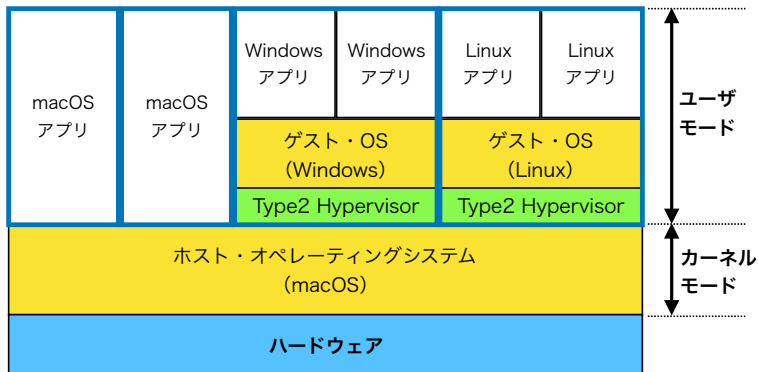
# TaC のハードウェア



# TacOS の構造

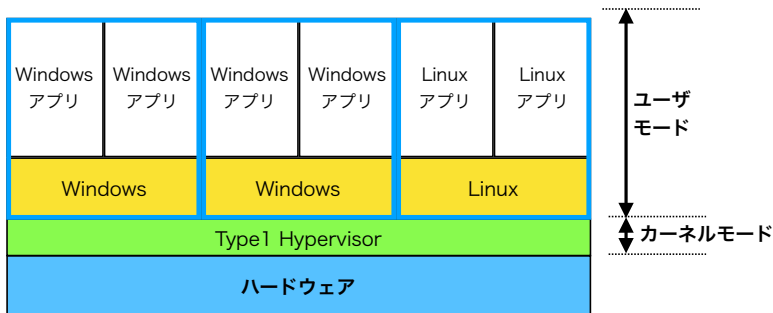


# Type 2 ハイパーバイザ



- ホスト・オペレーティングシステム
- ゲスト・オペレーティングシステム
- VMware Workstation, VirtualBox

# Type 1 ハイパーバイザ



- メインフレーム：IBM z/VM
- PC サーバ：VMware vSphere, Xen, Hyper-V

- 仮想マシンのディスクイメージの配布
- ソフトウェアの新しい流通手法