

+0番地		+1番地		
0000h	RAM(56kB)			RAM
0002h				
0004h				
...				
DFFEh				
E000h	予約 (アトリビュート)	VRAM(2kB)		
...				
EF FEh				
F000h	IPL(4064B)			ROM
...				
FFDEh				
FFE0h	Timer0			割り込みベクタ
FFE2h	Timer1			
FFE4h	INT2			
FFE6h	INT3			
FFE8h	SIO 受信			
FFEAh	SIO 送信			
FF ECh	PS2 受信			
FFEEh	PS2 送信			
FFF0h	uSD			
FFF2h	ADC			
FFF4h	不正 (奇数) アドレス			
FFF6h	上下限アドレス違反			
FFF8h	ゼロ除算(※1)			
FFFAh	特権違反 (※1)			
FFFC h	未定義命令 (※1)			
FFFEh	SVC (※1)			

+0番地		+1番地	
00h	Timer0(In:現在値/Out:周期)		I/O装置
02h	Timer0(In:フラグ/Out:コントロール)		
04h	Timer1(In:現在値/Out:周期)		
06h	Timer1(In:フラグ/Out:コントロール)		
08h	00H	SIO-Data	
0Ah	00H	SIO-Stat/Ctrl	
0Ch	00H	PS2-Data	
0Eh	00H	PS2-Stat/Ctrl	
10h	00H	uSD-Stat/Ctrl	
12h	uSD-MemAddr		
14h	uSD-BlkAddrH		
16h	uSD-BlkAddrL		
18h	00H	拡張ポート(In/Out)	
1Ah	00H	ADC参照電圧(Out)	
1Ch	00H	I/Oポート (予約)	
1Eh	00H	モード(In)	
20h	00H	ADC(CH0)	
22h	00H	ADC(CH1)	
24h	00H	ADC(CH2)	
26h	00H	ADC(CH3)	
28h	空き	空き	空き
...	...		
F4h	下限アドレス		メモリ保護
F6h	上限アドレス		
F8h	データレジスタ(Out)/データSW(IN)		コンソール
FAh	アドレスレジスタ (IN)		
FCh	00H	ロータリー-SW(IN)	
FEh	00H	機能レジスタ(IN)	

番地	関数	意味
F000h	_ipl()	IPLに戻る

番地	名称	ビット構成	説明
02h	Timer0 コントロール	I000 ... 000S	I=Enable Interrupt, S=Start
04h	Timer1 コントロール	I000 ... 000S	I=Enable Interrupt, S=Start
0Bh	SIO-Stat (in)	TR00 0000	T=Transmitter Ready, R=Reciver Ready
0Bh	SIO-Ctrl (out)	TR00 0000	T=Enable Transmitter Interrupt, R=Enable Reciver Interrupt
0Fh	PS2-Stat (in)	TR00 0000	T=Transmitter Ready, R=Reciver Ready
0Fh	PS2-Ctrl (out)	TR00 0000	T=Enable Transmitter Interrupt, R=Enable Reciver Interrupt
11h	uSD-Ctrl	0000 EIRW	E=INT_ENA, I=INIT, R=READ, W=WRITE
13h	uSD-Stat	0000 IE00	I=IDLE, E=ERROR
1Fh	モード	0000 00MM	MM : 00=TeC,01=TaC,10=DEMO1,11=DEMO2
FDh	ロータリーSW(IN)	000S SSSS	sssss : 0=G0,1=G1,・・・11=G11,12=FP,13=SP,14=PC,15=FLAG,16=MD,17=MA
FFh	機能レジスタ(IN)	0000 FFFF	FFFF : 0=ReadReg, 1=WriteReg, 13=ReadMem, 14=WriteMem