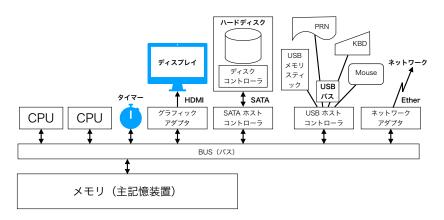
オペレーティングシステム 第2章 前提知識

https://github.com/tctsigemura/OSTextBook

OS 1/18

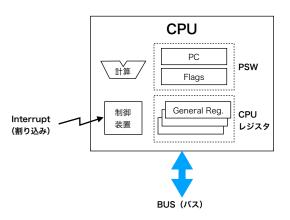
ハードウェア構成



- SMP (Symmetric Multiprocessing)
- CPU, メモリ, タイマー, アダプタ, コントローラ, バス
- DMA(Direct Memory Access),I/O 完了割込み

OS 2/18

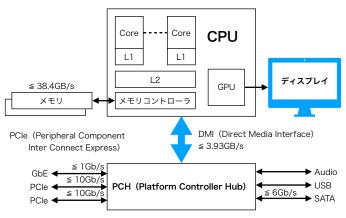
CPUの構成



- PSW (Program Status Word)
- CPU レジスタ
- 割り込み (Interrupt)

OS 3/18

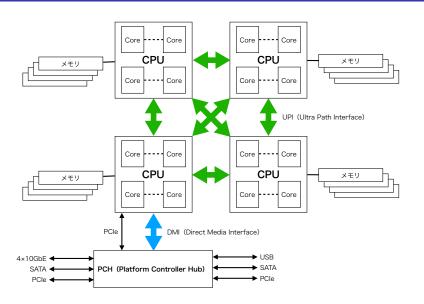
デスクトップ・パーソナルコンピュータ



転送速度は2017年現在の目安

- CPU
- ・ コア (Core)

サーバコンピュータ



OS 5/18

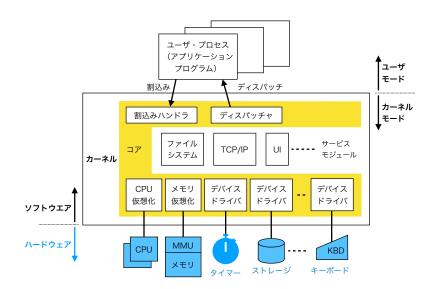
割込み

ユーザ・プロセスからカーネルに切り換わる唯一の方法

- 1. I/O 完了・タイマー ホストコントローラ, ネットワークアダプタ, タイマー等のコマン ド完了など
- システムコール ユーザ/プロセスが SVC (Supervisor Call) 命令を実行
- 3. 保護違反 特権違反,メモリ保護違反
- **4.** ソフトウェアのエラー オーバーフロー, ゼロ除算など
- ハードウエアのエラー 故障、電源異常

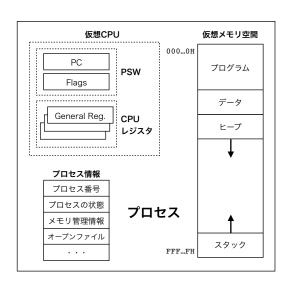
OS 6/18

オペレーティングシステムの構造



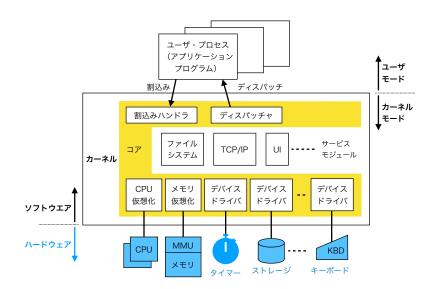
7/18

プロセスの構造



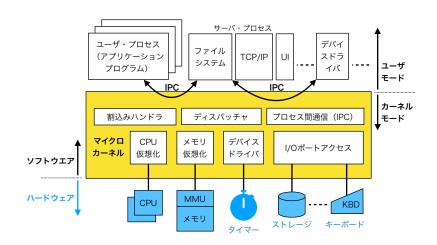
OS 8/18

単層カーネル(モノリシック・カーネル)

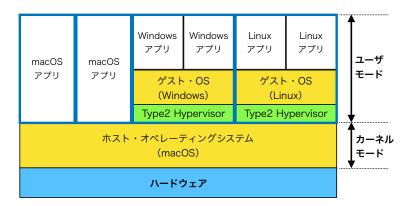


9/18

マイクロカーネル (micro-kernel)



Type 2 ハイパーバイザ

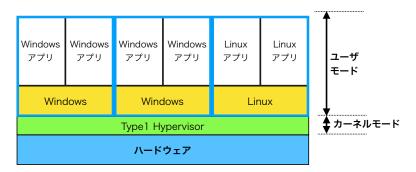


- ホスト・オペレーティングシステム
- ゲスト・オペレーティングシステム
- VMware Workstation, VirtualBox

◆ロト ◆母 ト ◆ 恵 ト ◆ 恵 ・ 釣 へ ○ ・

OS 11 / 18

Type 1 ハイパーバイザ



- メインフレーム:IBM z/VM
- PC サーバ:VMware vSphere, Xen, Hyper-V

OS 12/18

仮想アプライアンス

- 仮想マシンのディスクイメージの配布
- ソフトウェアの新しい流通手法

OS 13/18

TaC7とTaC(第18章)



(a) TeC7 の写真

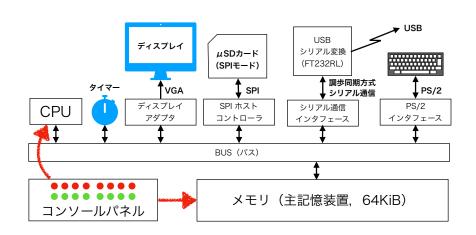


(b) TaC としての使用例

TeC7 は、TacOS を書き込んだマイクロ SD カードを装着すると、簡単な PC(TaC)として使用できる.

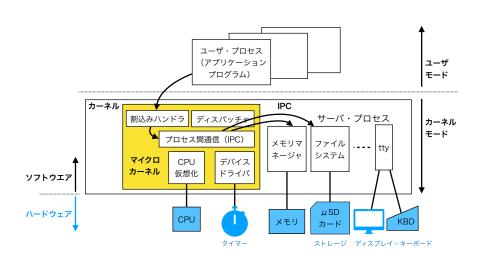
14/18

TaC のハードウェア



OS 15/18

TacOS の構造



OS 16/18

練習問題(1)

次の言葉の意味を説明しなさい.

- CPU・ホストコントローラ・バス
- DMA
- SMP(対象型マルチプロセッシング)
- PSW・CPU レジスタ, 割込み, SVC 命令
- ディスパッチャ
- サービスモジュール
- デバイスドライバ
- カーネルのコア
- コンテキスト
- 仮想 CPU
- 仮想メモリ空間
- 単層カーネル(モノリシック・カーネル)・マイクロカーネル
- IPC (プロセス間通信)
- Type 1 ハイパーバイザ・Type 2 ハイパーバイザ

OS 17/18

練習問題(2)

自分が使用している PC のハードウェア構成を調べなさい.

- CPU の種類(名称,メーカ,クロック,コア数(CPU 数))
- メモリの大きさ
- 二次記憶装置 (ストレージ) の種類 (ハードディスク?, SSD?)
- 二次記憶装置 (ストレージ) の大きさ
- グラフィックアダプタの種類
- キーボードやマウスの接続方式(USB?, Bluetooth?)