オペレーティングシステム 第8章 主記憶(メモリ) https://github.com/tctsigemura/OSTextBook

主記憶

主記憶はプログラム、データ、スタック等を置くメモリのこと CPU と同様に重要な装置

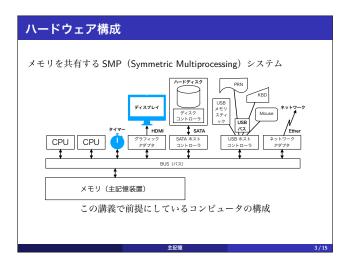
• TeC の 256 バイトの RAM

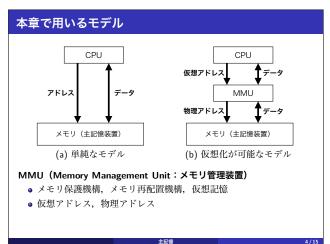
上限・下限レジスタ

- H8/3664 の 32KiB の ROM と 2KiB の RAM
- PC のメモリ (4GiB ~ 16GiB 程度?)

この章では、主記憶を管理し複数のプロセスに適切に割り振り、かつ、 プロセス同士が干渉しないように分離する方法を学ぶ。

王記憶 2/15



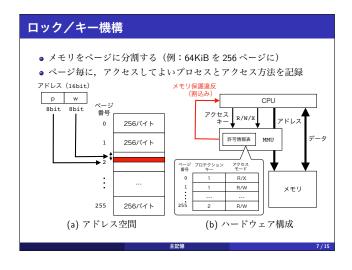


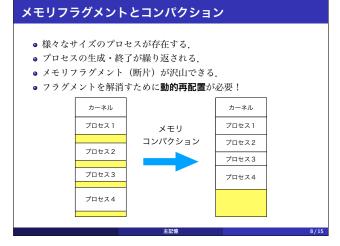
メモリ保護機構

- CPU を仮想化した 複数のプロセスを同時にロードし並列実行できるようになった
- ユーザプロセスが複数存在する プロセスが他のプロセスや OS を破壊しないか? 他のプロセスのメモリを保護する機構が必要

プロセスは自身に割当てられたメモリ以外をアクセスできないようにする.

• プロセスがアクセスしても良いアドレスの範囲を設定する. • プロセスのメモリアクセスはアドレスをチェックする (ハード) レジスタを操作できるのはカーネルだけ。 メモリ保護違反 (割込み) 000...0H CPU 下限レジスタ プロセス 1 下限レジスタ 上限レジスタ プロセス2 上限レジスタ プロセス3 メモリ (b) ハードウェア構成 (a) 物理アドレス空間





再配置可能オブジェクトファイル

ロード時に機械語に含まれるアドレスを確定

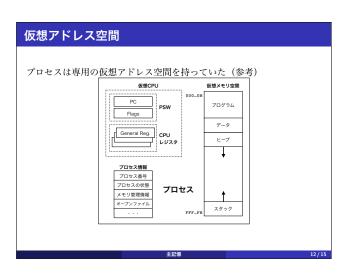
- コンパイル時にはロードアドレスが分からない.
- ロード時にアドレスを確定できる仕組みが必要
- 実行可能形式ファイルに機械語と再配置表を格納
- ロード時にプログラムやデータに含まれるアドレスを変更

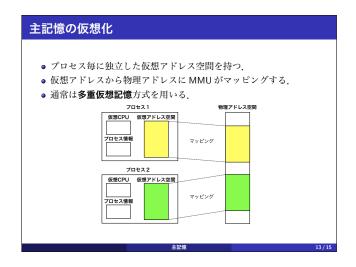
例:1234H 番地にロードされた場合 JMP 0100H の機械語は JMP 1334 に変更

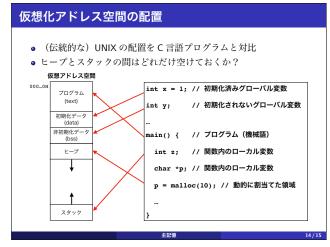
動的再配置に応用できるか?

- この方法では動的再配置までは無理
- CPU レジスタにアドレスがあるかも知れない.
- アドレスがスタックに PUSH されているかも.
- malloc() で確保した領域にも含まれるかも リスト構造の次のノードへのポインタなど

主記憶







#