

番号	VHDL名称	VHDL属性	注釈
1	ADC_REF(7)	OUT	ADC ラダー MSB
2	ADC_REF(6)	OUT	ADC ラダー
3			GND
4			VCCO
5	ADC_REF(5)	OUT	ADC ラダー
6	ADC_REF(4)	OUT	ADC ラダー
7	ADC_REF(3)	OUT	ADC ラダー
8	ADC_REF(2)	OUT	ADC ラダー
9	ADC_REF(1)	OUT	ADC ラダー
10	ADC_REF(0)	OUT	ADC ラダー LSB
11	JP_IN(0)	INOUT(PULLUP)	ジャンパー上段
12	JP_IN(1)	INOUT(PULLUP)	ジャンパー下段
13			GND
14	BREAK_SW	IN(PULLUP)	BREAK スイッチ
15	STEP_SW	IN(PULLUP)	STEP スイッチ
16	RUN_SW	IN(PULLUP)	RUN スイッチ
17	STOP_SW	IN(PULLUP)	STOP スイッチ
18			VCCO
19			VCCINT
20			VCCAUX
21	SETA_SW	IN(PULLUP)	SETA スイッチ
22	INCA_SW	IN(PULLUP)	INCA スイッチ
23	DECA_SW	IN(PULLUP)	DECA スイッチ
24	WRITE_SW	IN(PULLUP)	WRITE スイッチ
25			GND
26	DATA_SW(7)	IN(PULLUP)	D7 スイッチ
27	DATA_SW(6)	IN(PULLUP)	D6 スイッチ
28			VCCINT
29	DATA_SW(5)	IN(PULLUP)	D5 スイッチ
30	DATA_SW(4)	IN(PULLUP)	D4 スイッチ
31			VCCO
32	DATA_SW(3)	IN(PULLUP)	D3 スイッチ
33	DATA_SW(2)	IN(PULLUP)	D2 スイッチ
34	DATA_SW(1)	IN(PULLUP)	D1 スイッチ
35	DATA_SW(0)	IN(PULLUP)	D0 スイッチ
36			VCCAUX

番号	VHDL名称	VHDL属性	注釈
37			PRGM
38			NC
39			INIT
40	LEFT_SW	IN(PULLUP)	← スイッチ
41	RIGHT_SW	IN(PULLUP)	→ スイッチ
42			VCCO
43	RUN_LED	OUT	RUN ランプ
44	Z_LED	OUT	Z ランプ
45	S_LED	OUT	S ランプ
46	C_LED	OUT	C ランプ
47	MM_LED	OUT	MM ランプ
48	PC_LED	OUT	PC ランプ
49			GND
50	SP_LED	OUT	SP ランプ
51	G2_LED	OUT	G2 ランプ
52			VCCINT
53			VCCAUX
54			GND
55	CLK_IN	IN	9.8304MHz
56	G1_LED	OUT	G1 ランプ
57	G0_LED	OUT	G0 ランプ
58	DATA_LED(0)	OUT	D0 ランプ
59	DATA_LED(1)	OUT	D1 ランプ
60			M1(GND)
61	DATA_LED(2)	OUT	D2 ランプ
62	DATA_LED(3)	OUT	D3 ランプ
63			VCCO
64			NC
65			DIN
66			NC
67			NC
68			GND
69			MO(VCC)
70			CCLK
71			DONE
72			NC

番号	VHDL名称	VHDL属性	注釈
73			NC
74			NC
75			NC
76			VCCO
77			GND
78	DATA_LED(4)	OUT	D4 ランプ
79	DATA_LED(5)	OUT	D5 ランプ
80	DATA_LED(6)	OUT	D6 ランプ
81	DATA_LED(7)	OUT	D7 ランプ
82	SPK_OUT	OUT	スピーカ
83	ADDR_LED(0)	OUT	A0 ランプ
84	ADDR_LED(1)	OUT	A1 ランプ
85	ADDR_LED(2)	OUT	A2 ランプ
86			VCCO
87	ADDR_LED(3)	OUT	A3 ランプ
88	ADDR_LED(4)	OUT	A4 ランプ
89			VCCINT
90			VCCAUX
91			GND
92	ADDR_LED(5)	OUT	A5 ランプ
93	ADDR_LED(6)	OUT	A6 ランプ
94	ADDR_LED(7)	OUT	A7 ランプ
95	-	-	μ SD 挿入検出
96			GND
97	-	-	μ SD DAT1
98	SPI_DIN	IN	SPI データ入力
99	SPI_SCLK	OUT	SPI クロック出力
100	SPI_DOUT	OUT	SPI データ出力
101	SPI_CS	OUT	SPI セレクト出力
102	-	-	μ SD DAT2
103			VCCO
104	ACC_LED	OUT	μ SD アクセスランプ
105	SIO_TXD	OUT	SIO 送信データ
106			TDO
107			TMS
108			GND

番号	VHDL名称	VHDL属性	注釈
109			TCK
110			TDI
111	SIO_RXD	IN	SIO 受信データ
112	RN4020_RTS	IN	RN4020 UART RTS
113			GND
114	RN4020_HW	OUT	RN4020 WAKE HW
115	RN4020_CTS	OUT	RN4020 UART CTS
116	RN4020_CON	IN	RN4020 CONNECTION
117	RN4020_CMD	OUT	RN4020 WAKE_SW
118	RN4020_RX	OUT	RN4020 UART RX
119	RN4020_TX	IN	RN4020 UART TX
120	RESET_SW	OUT	RESET スイッチ
121	EXT_OUT(7)	OUT	拡張ポート4番ピン
122			VCCO
123	EXT_OUT(6)	OUT	拡張ポート6番ピン
124	EXT_OUT(5)	OUT	拡張ポート8番ピン
125			VCCO
126	EXT_OUT(4)	OUT	拡張ポート10番ピン
127	EXT_OUT(3)	OUT	拡張ポート12番ピン
128			VCCINT
129			VCCAUX
130			GND
131	EXT_OUT(2)	OUT	拡張ポート14番ピン
132	EXT_OUT(1)	OUT	拡張ポート16番ピン
133	EXT_OUT(0)	OUT	拡張ポート18番ピン
134	EXT_INOUT(3)	INOUT(PULLUP)	拡張ポート3番ピン
135			VCCO
136			GND
137	EXT_INOUT(2)	INOUT(PULLUP)	拡張ポート5番ピン
138	EXT_INOUT(1)	INOUT(PULLUP)	拡張ポート7番ピン
139	EXT_INOUT(0)	INOUT(PULLUP)	拡張ポート9番ピン
140	EXT_IN(3)	IN(PULLUP)	コンパレータ OUT1
141	EXT_IN(2)	IN(PULLUP)	コンパレータ OUT2
142	EXT_IN(1)	IN(PULLUP)	コンパレータ OUT3
143	EXT_IN(0)	IN(PULLUP)	コンパレータ OUT4
144			HS(GND)