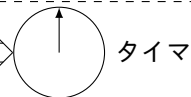


CPU
(計算, 制御)

主記憶装置/メモリ
(256 バイト)

バス

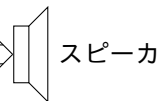
インタフェース回路



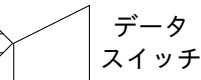
インタフェース回路

シリアル通信

インタフェース回路



インタフェース回路



インタフェース回路

入出力ポート

入出力インターフェース

入出力装置