

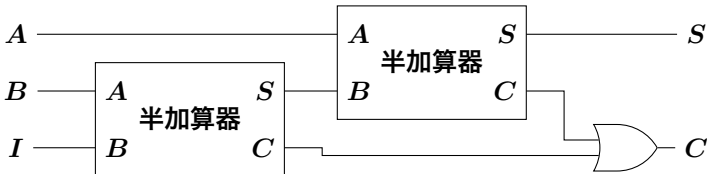
入力			出力	
<i>A</i>	<i>B</i>	<i>I</i>	<i>C</i>	<i>S</i>
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

A : 計算の入力

B : 計算の入力

I : 桁上がりの入力

全加算器の真理値表



全加算器の回路図