入力			出力	
\boldsymbol{A}	B	I	C	S
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1
^ +				

全加算器の真理値表

B:計算の入力I:桁上がりの入力

A:計算の入力

 \boldsymbol{S}

半加算器

