V A D	出力		入力	
$X = A \cdot B$	X	B	$\boldsymbol{A}$	
AND <b>の論理式</b>	0	0	0	
	0	1	0	
$A$ $\neg \Box$	0	0	1	
$B$ $\Box$	1	1	1	
AND <b>の回路記</b> 号	理値表	の真	AND	