

CPU  
(計算, 制御)

バス

主記憶装置 (メモリ)  
256 バイト

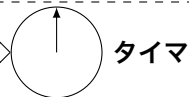
インタフェース回路

インタフェース回路

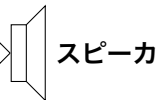
インタフェース回路

インタフェース回路

インタフェース回路



シリアル通信



入出力ポート

入出力インターフェース

入出力装置