TeC7d Spartan-6 ピン配置

番号	VHDL名称	VHDL属性	注釈	番号	VHDL名称	VHDL属性	注釈	番号	VHDL名称	VHDL属性	注釈	番号	VHDL名称	VHDL属性	注釈
	ADC_REF(7)	OUT OUT	ADC ラダー MSB	37			PRGM	73			NC	109)		TCK
2	ADC_REF(6)	OUT	ADC ラダー	38			NC	74			NC	110)		TDI
3			GND	39			INIT	75			NC	111	SIO_RXD	IN	SIO 受信データ
4			VCCO	40	LEFT_SW	IN(PULLUP)	← スイッチ	76			VCCO	112	RN4020_RTS	IN	RN4020 UART_RTS
	ADC_REF(5)	OUT	ADC ラダー	41	RIGHT_SW	IN(PULLUP)	→ スイッチ	77	'		GND	113	3		GND
	ADC_REF(4)	OUT	ADC ラダー ADC ラダー	42			VCCO	78	DATA_LED(4)	OUT	D4 ランプ	114	RN4020_HW	OUT	RN4020 WAKE_HW
- Constant	ADC_REF(3)	OUT	ADC ラダー		RUN_LED	OUT	RUN ランプ	79	DATA_LED(5)	OUT	D5 ランプ	115	RN4020_CTS	OUT	RN4020 UART_CTS
	ADC_REF(2)	OUT	ADC ラダー		Z_LED	OUT	Z ランプ		4· - · · · · · · · · · · · · · · · · · ·	OUT	D6 ランプ		RN4020_CON		RN4020 CONNECTION
		OUT	ADC ラダー		~~~~~~~~	OUT	S ランプ	81		OUT	D7 ランプ		RN4020 _CMD	+	RN4020 CMD
10		OUT	ADC ラダー LSB	46	C LED	OUT	C ランプ	82		OUT	スピーカ	118	RN4020 RX	OUT	RN4020 UART RX
- Constant	anataninina	INOUT(PULLUP)		***********	MM_LED	OUT	MM ランプ		ADDR_LED(0)		A0 ランプ	- Announce	RN4020 TX	IN	RN4020 UART TX
12	JP_IN(1)	INOUT(PULLUP)	ジャンパー下段	48	PC_LED	OUT	PC ランプ		ADDR_LED(1)		A1 ランプ		RESET_SW	OUT	RESET スイッチ
13			GND	49			GND	85	ADDR_LED(2)	OUT	A2 ランプ		EXT_OUT(7)	OUT	拡張ポート4番ピン
		IN(PULLUP)	BREAK スイッチ	50	SP_LED	OUT	SP ランプ	86			VCCO	122			VCCO
*******	*********	IN(PULLUP)	STEP スイッチ	51	G2_LED	OUT	G2 ランプ	l bocococo	ADDR_LED(3)	aharararararararararar	A3 ランプ	honono	EXT_OUT(6)	OUT	拡張ポート6番ピン
	RUN_SW	IN(PULLUP)	RUN スイッチ	52			VCCINT	88	ADDR_LED(4)	OUT	A4 ランプ		EXT_OUT(5)	OUT	拡張ポート8番ピン
17	STOP_SW	IN(PULLUP)	STOP スイッチ	53			VCCAUX	89	1		VCCINT	125	· · · · · · · · · · · · · · · · · · ·		VCCO
18			VCCO	54			GND	90			VCCAUX		EXT_OUT(4)	OUT	拡張ポート10番ピン
19			VCCINT		CLK_IN	IN	9.8304MHz	91			GND	hondonia	EXT_OUT(3)	OUT	拡張ポート12番ピン
20			VCCAUX		G1_LED	OUT	G1 ランプ	h	ADDR_LED(5)	daaraanaan	A5 ランプ	128	<mark></mark>		VCCINT
	SETA_SW	IN(PULLUP)	SETA スイッチ		G0_LED	OUT	G0 ランプ		ADDR_LED(6)		A6 ランプ	129			VCCAUX
		IN(PULLUP)	INCA スイッチ			OUT	D0 ランプ	94	ADDR_LED(7)	OUT	A7 ランプ	130			GND
23	DECA_SW	IN(PULLUP)	DECA スイッチ	59	DATA_LED(1)	OUT	D1 ランプ	95	-		μ SD 挿入検出	131	EXT_OUT(2)	OUT	拡張ポート14番ピン
24	WRITE_SW	IN(PULLUP)	WRITE スイッチ	60			M1(GND)	96	<u></u>		GND		EXT_OUT(1)	OUT	拡張ポート16番ピン
25			GND	61	DATA_LED(2)	OUT	D2 ランプ	97	.	_	μ SD DAT1	133	EXT_OUT(0)	OUT	拡張ポート18番ピン
	~~~~~~~~	IN(PULLUP)	D7 スイッチ	62	DATA_LED(3)	OUT	D3 ランプ	h	SPI_DIN	IN	SPI データ入力	134	EXT_INOUT(3)	INOUT(PULLUP)	拡張ポート3番ピン
27	DATA_SW(6)	IN(PULLUP)	D6 スイッチ	63			VCC0		SPI_SCLK	OUT	SPI クロック出力	135	5		VCCO
28			VCCINT	64			NC		SPI DOUT	OUT	SPI データ出力	136			GND
- Constant	······································	IN(PULLUP)	D5 スイッチ	65			DIN	101	SPI_CS	OUT	SPI セレクト出力			danamania amanania	拡張ポート5番ピン
30	DATA_SW(4)	IN(PULLUP)	D4 スイッチ	66			NC	102	! -	-	μ SD DAT2		EXT_INOUT(1)		拡張ポート7番ピン
31			VCCO	67			NC	103			VCCO		EXT_INOUT(0)	<b>.</b>	拡張ポート9番ピン
~~~~~		IN(PULLUP)	D3 スイッチ	68			GND		ACC LED	OUT	μSD アクセスランプ		EXT IN(3)	IN(PULLUP)	コンパレータ OUT1
- Constant	······································	IN(PULLUP)	D2 スイッチ	69			M0(VCC)		SIO_TXD	OUT	SIO 送信データ	- Announce	EXT_IN(2)	IN(PULLUP)	コンパレータ OUT2
			D1 スイッチ	70			CCLK	106			TDO	- Laurence	EXT_IN(1)	IN(PULLUP)	コンパレータ OUT3
35	DATA_SW(0)	IN(PULLUP)	D0 スイッチ	71			DONE	107			TMS		EXT_IN(0)	IN(PULLUP)	コンパレータ OUT4
36			VCCAUX	72			NC	108			GND	144	l I		HS(GND)

専用ピン、電源ピン、未配線ピン