

START

=0

Rビット

=1

G0へSIOから入力

$G0 \leftarrow G0 + 3$

$G0 \leftarrow (Z' + 1)$

=1

Cフラグ

=0

$G0 \leftarrow G0 - 26$

=0

Tビット

=1

G0をSIOへ出力

