

START

$G1 \leftarrow 0$

$G2 \leftarrow 9$

=0

Tビット

=1

$G0 \leftarrow [DATA + G1]$

G0をSIOへ出力

$G1 \leftarrow G1 + 1$

$G2 \leftarrow G2 - 1$

=0

Zフラグ

=1

END

