

1. 引き算器(減算器)を設計しなさい。

1) 半減算器(HS:Half Subtractor) (A-Bを計算する回路)

真理値表

A	B	BR	D

回路図

論理式

BR=

D=

2) 全減算器(FS:Full Subtractor) (A-B-Iを計算する回路)

真理値表

A	B	I	BR	D

回路図

論理式

BR=

D=