

Técnicas Digitales III - Cronograma Ciclo 2025

5to 11 MIERCOLES

Profesor Adjunto: Ing. Marín Ariel

Auxiliares: Sr. Carlassara Fabrizio, Sr. Van Roey Julián

Correo Electrónico de la Cátedra: td3utnfra@gmail.com

Marzo, 2025

1 CRONOGRAMA DE CURSADA

31 Mar	Iniciación del Bloque A de Contenidos
2 Abr	Feriado
25 Jun	Consigna Evaluación Globalizadora A
02 Jul	1er. Evaluación de Avance - EGA
09 Jul	Feriado
16 Jul	2da. Evaluación de Avance - EGA
21 Jul	Finalización del Bloque A de Contenidos
21 Jul al 02 Ago	Receso Invernal
04 Ago al 09 Ago	Llamado a Examen Final (4to. Llamado)
13 Ago	Iniciación del Bloque B de Contenidos - Evaluación Globalizadora A
27 Ago	Rec (1) Evaluación Globalizadora A
29 Oct	Consigna Evaluación Globalizadora B
14 Nov	Jornadas de Sistemas Embebidos
19 Nov	Evaluación Globalizadora B
26 Nov	Finalización del Bloque B de Contenidos
03 Dic	Rec (1) Evaluación Globalizadora B Fin de Cursada / Firma de Libretas
18 Feb 26'	Rec (2) EGA
25 Feb 26'	Rec (2) EGB
27 Feb 26'	Fecha de Cierre Ciclo 2025

2 BIBLIOGRAFÍA

2.1 BIBLIOGRAFÍA OBLIGATORIA

- Intel. Intel 64 and IA-32 Architectures Software Developer's Manual: Vol I. Basic Architecture. Disponible en <http://www.intel.com/products/processor/manuals/index.htm>
- Intel. Intel 64 and IA-32 Architectures Software Developer's Manual: Vol 2A. Instruction Set Reference Manual A-M. Disponible en <http://www.intel.com/products/processor/manuals/index.htm>
- Intel. Intel 64 and IA-32 Architectures Software Developer's Manual: Vol 2B. Instruction Set Reference Manual N-Z. Disponible en <http://www.intel.com/products/processor/manuals/index.htm>
- Intel. Intel 64 and IA-32 Architectures Software Developer's Manual: Vol 3. System Programming Guide. Disponible en <http://www.intel.com/products/processor/manuals/index.htm>
- Intel. Intel 64 and IA-32 Architectures Optimization Reference Manual. Disponible en <http://www.intel.com/products/processor/manuals/index.htm>
- Brey, B. B., Noriega, F. G., Fernández, A. S. (1995). Los microprocesadores INTEL: 8086-8088, 80186, 80286, 80386 y 80486, arquitectura, programación e interfaces. Prentice-Hall Hispanoamericana.
- Organización y arquitectura de computadores, 7ma Edición. Williams Stallings. 2005. Pearson Educacion, S.A. Madrid. ISBN: 978-84-8966-082-3
- Quiroga, P. (2009). Arquitectura de computadoras. Alfaomega Grupo Editor Argentino.
- Tanenbaum, A. (2003). Redes de Computadoras, Cuarta Edición. Ed.
- The Definitive Guide to the ARM Cortex-M3, Second Edition - Joseph Yiu - Newnes - 2009 - ISBN-13: 978-1856179638
- The Definitive Guide to ARM Cortex-M3 and Cortex-M4 Processors, 3rd Edition. J. Yiu, Newnes (2013).
- Cortex-M3 Technical Reference Manual
- Using the FreeRTOS Real Time Kernel, NXP LPC17xx edition. R. Barry.
- Apuntes de la cátedra

2.2 BIBLIOGRAFÍA RECOMENDADA

- OSEK-OS 2.2.3 standard. <http://www.osekvdx.org/>
- Desarrollo con microcontroladores ARM Cortex-M3, El autor es Ingeniero en Electrónica (UTN FRA), ARM Accredited Engineer (AAE) y ARM Accredited MCU Engineer (AAME)
ISBN: 9789872872007