FACULDADE NOVA ROMA



Curso:

CIÊNCIAS DA COMPUTAÇÃO

Disciplina:

SISTEMAS OPERACIONAIS (SIO02)

Professor:

ANDSON M. BALIEIRO

Avaliação: P2

Turma: COMP2N

Data: 05/06/2013 T1

Nome do Aluno:

arcísio Deschamps Silva

Matricula: 201310038

ATENÇÃO

- 1. A prova é individual e sem consulta.
- 2. Não é permitido o uso de qualquer material ou dispositivo, além da caneta esferográfica azul ou preta para resolução.
- 2. Questões respondidas com lápis ou caneta nas cores diferentes das citadas acima serão desconsideradas na correção.
- 3. Não converse durante a realização da prova, pois poderá ter a prova retida.
- 4. Apresente suas respostas de forma legível e identifique todas as páginas adotadas.

1. (1,0 pt) Qual a diferença entre escalonamento preemptivo e não preemptivo ? Cite um exemplo de algoritmo de cada tipo

300

2. (1,0 pt) Cite três funções básicas do gerenciamento de Memória em Sistemas Operacionais.

3.(se

3.(1,0 pt) Considere um sistema que possua as seguintes áreas livres na memória principal, na seguinte ordem: 11Kb, 5Kb, 19Kb, 18Kb, 8Kb, 9Kb, 13Kb e 16Kb. Para programa com tamanho de 13Kb, qual seria a partição alocada utilizando-se cada uma das estratégias:

a) First-fit

b) Best-fit

4. (2,0 pt) Assinale verdadeiro (V) ou falso (F) para sentenças abaixo.

(V) O escalonador é a parte do Sistema Operacional que toma decisão sobre o escalonamento, ou seja, qual processo será selecionada para utilizar a CPU em um dado momento.

(V) Na alocação particionada estática absoluta, o programa faz referência a endereços físicos(reais) da memória principal.

(V) O Dispatcher é responsável pela troca de contexto dos processo após ser decidido qual processo fará uso da CPU.

() No escalonamento com preempção por prioridade, dado que um processo de maior prioridade fique pronto pra executar, ele deve aguardar até que o processo atual finalize a sua execução, independente da prioridade deste último, para ter acesso a CPU.

(\(\) Na técnica de gerência de memória virtual por segmentação não ocorre o problema de fragmentação interna de memória.

(√) Na técnica de gerência de memória virtual por paginação pode existir o problema da fragmentação interna de memória.

(F) A técnica de paginação, diferentemente da técnica de segmentação, divide o espaço de endereçamento virtual e real em blocos de tamanhos variáveis.

(V) Translation Lookaside Buffer(TLB) é uma memória especial, que armazena as traduções dos endereços virtuais das páginas mais recentemente referenciadas.

 (3,0 pts) Considere um sistema operacional que implementa gerência de memória virtual por paginação, com frames de 2K bytes. A partir da tabela de mapeamento de um processo (fictícia) tomada em um dado momento, faça o que se pede.

4,

	Página virtual	V	Frame	М	TR	NR	R	HUA
	0	1	2	1	20	12	0	12:23:10
	1	0		0	0	0	0	
•	2	1	3	0	15	13	1	12:22:9
	3	0	11.01	0	0	0	0	
	4	1	0	1	30	50	0	12:23:05
	5	1	4	0	5	10	1	12:22:10
	6	0	N	0	0	0	0	
	7	1	1	0	35	45	1	12:23:19
	8	0		0	0	0	0	
Г	9	0		0	0	0	0	0

Legenda:

V: Bit de Validade

M: Bit de Modificação

R: Bit de referencia

TR: Tempo de residência na memória principal

NR: Número de referências realizadas HUA: Hora do último acesso

a) (0,5 pt) De acordo com a Tabela, quais as páginas virtuais estão presentes na memória física? Qual informação da tabela foi utilizada para obter a resposta?

b) (0,5 pt) Quais são as páginas virtuais que se forem referenciadas no programa causam page fault? Dê um exemplo de um endereço virtual que se referenciado no programa causa page fault.

c) Caso ocorra um page fault, indique qual a página virtual a ser substituída na memória principal(qual frame ficaria disponível) caso o algoritmo de substituição de páginas adotado seja:

c.4) (0,5 pt) FIFO (First-Input-First-Output

occ.2) (0,5 pt) LFU (Menos frequentemente usada)

c.3) (0,5 pt) LRU (Menos recentemente usada)

c.4) (0.5 pt) FIFO Circular(Clock)

6. (2,0 pts) Considere que quatro processos sejam criados no instante de tempo 0 (P1, P2, P3, P4 e P5) e possuam as características descritas na tabela a seguir:

Processo	Tempo de CPU	Prioridade	
P1	10	3	
P2	12	4	
P3	5	1	
P4	7	2	

Faça um diagrama ilustrando o escalonamento dos processos e determine os seus respectivos tempo de retorno (turnaround), segundo os algoritmos de escalonamento especificados a seguir. Desconsidere o tempo de troca de contexto.

a)/(1,0 pt) Prioridade (número maior implica em menor prioridade)

b) /(1,0 pt) Circular com quantum igual a 4 unidades de tempo(u.t)

Boa Prova!



Nome: Tarcino Dischamps Silver / 2013/2038 Turma: Con	m.2
D. Preemptivo: processo que executo até um outro processo s	olicitas
ex: -> enecute processo! ; correu operação de I/O; salvo	informa-
ex: -> enecute processo! ; correu operações de I/O; solvo ção do processo! executos a I/O; ao terminas retors enção de processo! Roudin Robin . has preemptivo; processo que assume controle da CI	re a exe-
de vez pero o proximo processo. Exemplo de algoris	MV.19U
2)1-Swapping 2-Vayensção 3 memorio virtual 1-> processos que nois enibom nex memorio principal ele partes do programo para o area de troca (swap) na miemo eum des ries	20120
partes do programo pero o ares de troco (map) na miemo	Tid DR -
2- Programa e dividito en paginos do masmo tumas to na principal eveno secundaria	ho tom-
3 tem o função de das a sensação de que o us Tenha mais memoris do que tem realmente	mino
3) a) ho first fit, ele escolherio o Terceiro espaço, o o pas e o primeiro de listes no quel o processo cai	bo es
b) for no Best fit ele escolhe g de tumanho 13K(
proximo do tamanho do processo.	may
5) a) as progines 0, 2, 4, 5, 7: Wilizando os Frames	0 'V'
pois ambos lasem referêncios o memoria principal sendo frame a posição utilizado e o Vindico se	(pinco)
no esto presente na memorio am o (1)	- Jung
no memorio principal diver um page fault, nece	sitian-
(c) (1) pagino & 2	in Ext.
C.3) Pagino 7	
C.4) paryino 2	

