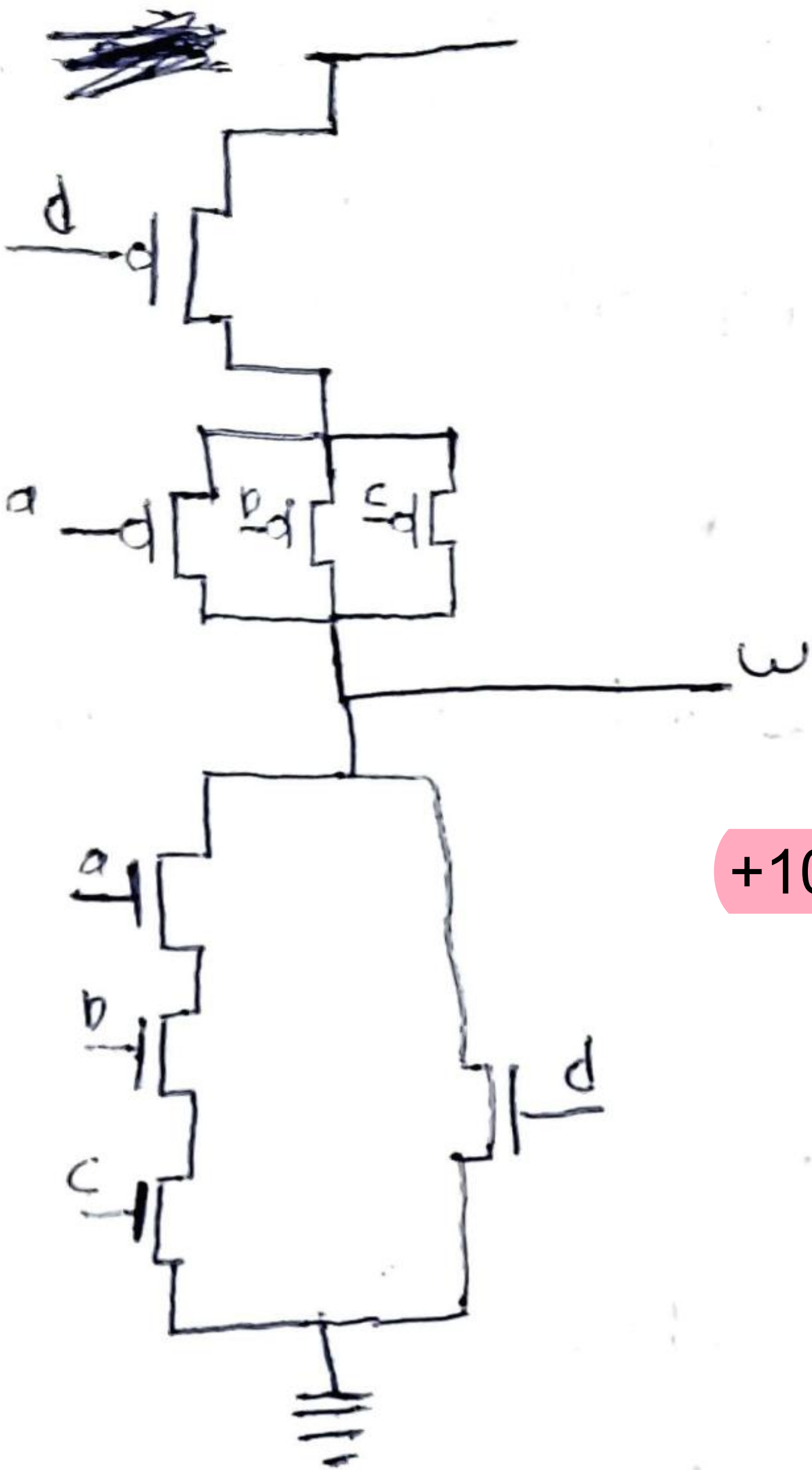


کیش جمدی ۱۳۱ ۴۳ ۴۹

الف



-5 for use extra NOT gate approach
-5 for did not put NOT in inputs

+10

ب

$T_{ox} \propto \frac{1}{\mu_n}$
 $T_{ox} \propto \frac{1}{\mu_p}$

-20

الترکیت d و ا برابر ه قرار دهیم، تاخیر حداقل می شود