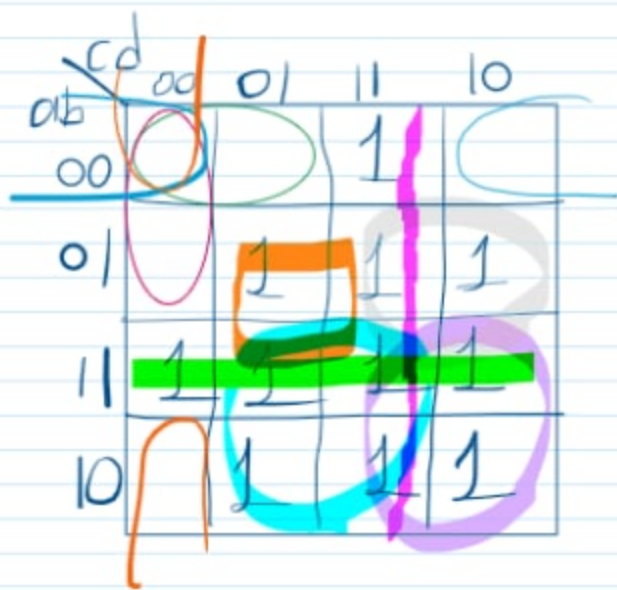


مداری طراحی کنید که یک ورودی باینری ۴ بیتی را دریافت نموده و در صورتی که تعداد ۱ های ورودی آن بزرگتر یا مساوی ۲ بود، خروجی مدار برابر با ۱ و در غیر اینصورت برابر با صفر شود.

$$f(a, b, c, d) = \sum m(3, 5, 6, 7, 9, 10, 11, 12, 13, 14, 15)$$



POS:  $F = (a+b+c)(a+c+d)(a+b+d)(b+c+d)$

SOP:  $F = ab + cd + bd + ad + bc + ac$

هر حرف با بد تبدیل است

20