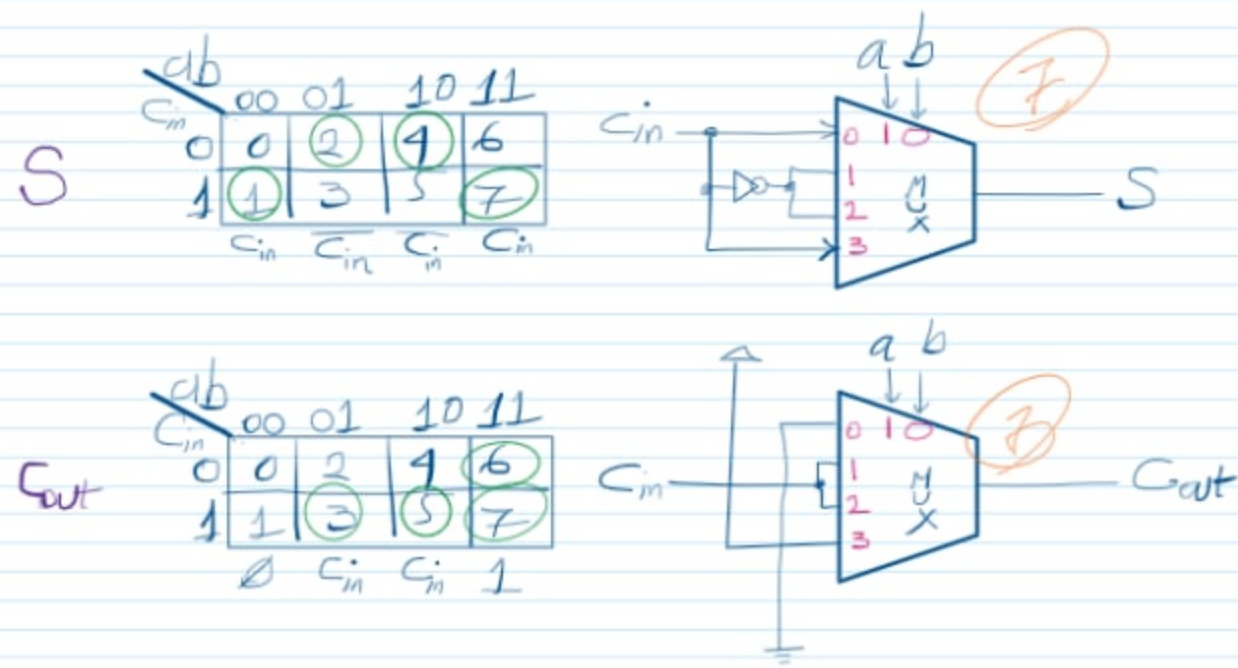


الف) یک تمام جمع کننده (FA) یک بیتی را توسط دو عدد مالتی پلسکر ۴ به ۱ پیاده سازی کنید.

ب) همان جمع کننده را توسط یک عدد دیکدر ۳ به ۸ با خروجی های Active Low پیاده سازی کنید.

الف)
$$\begin{cases} S(a,b,c_{in}) = \sum m(1,2,4,7) \\ C_{out}(a,b,c_{in}) = \sum m(3,5,6,7) \end{cases}$$



$$\begin{aligned} S(a,b,c_{in}) &= \sum m(1,2,4,7) = \prod M(0,3,5,6) \\ C_{out}(a,b,c_{in}) &= \sum m(3,5,6,7) = \prod M(0,1,2,4) \end{aligned}$$

