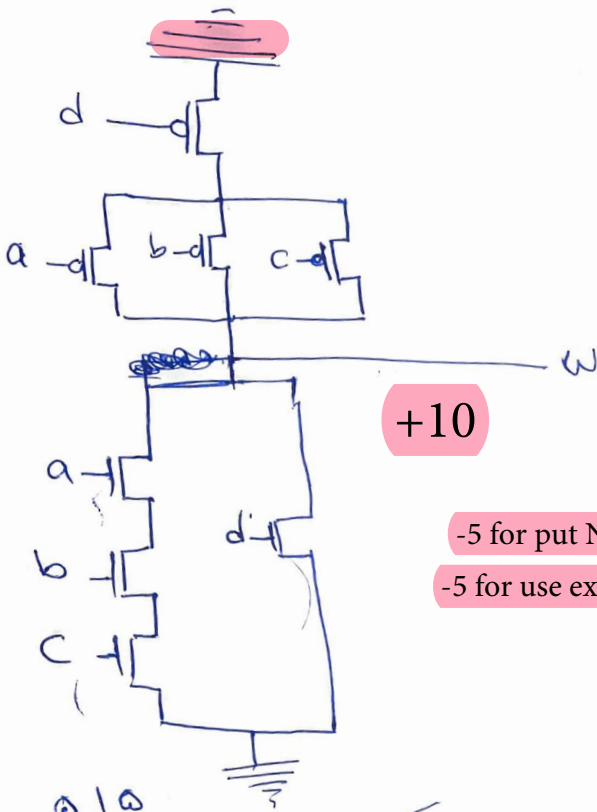


کتابخانه صوفی ۹۸۴۶۳۱۵۵



(الف)

+10

-5 for put NOT in inputs

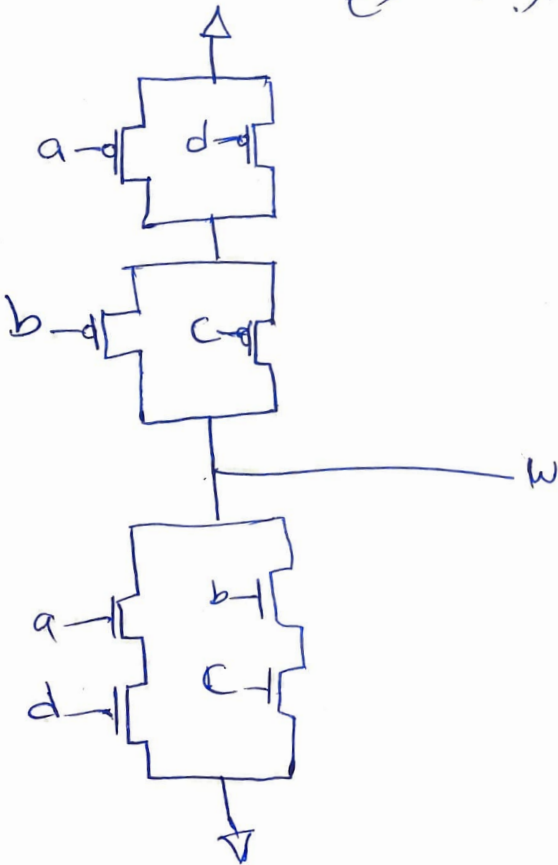
-5 for use extra NOT gate

(ب)

(۴, ۵, ۶) بدترین تأخیر برای تولید 0 باید از سه ترانزیستور بگذرد که در این صورت $2 \times 15 = 30$ خواهد بود.

(۶, ۷, ۸) بدترین حالت برای تولید 1 باید از دو ترانزیستور بگذرد که در این صورت $2 \times 9 = 18$ خواهد بود.

-20



در این صورت تأخیر حداقل ممکن خواهد بود.