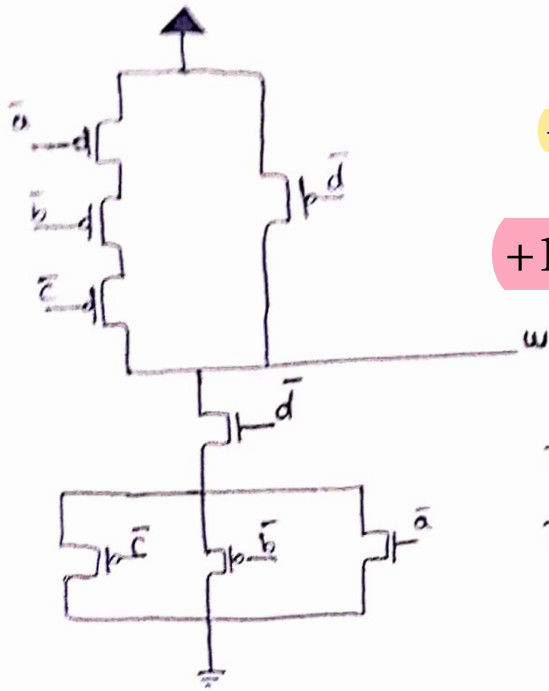


$$f = abc + d$$

nmos # (3, 4, 5)

pmos # (5, 6, 7)

(الف)



-5 for inverted inputs

+15

تاخیرهای بدترین مسیر

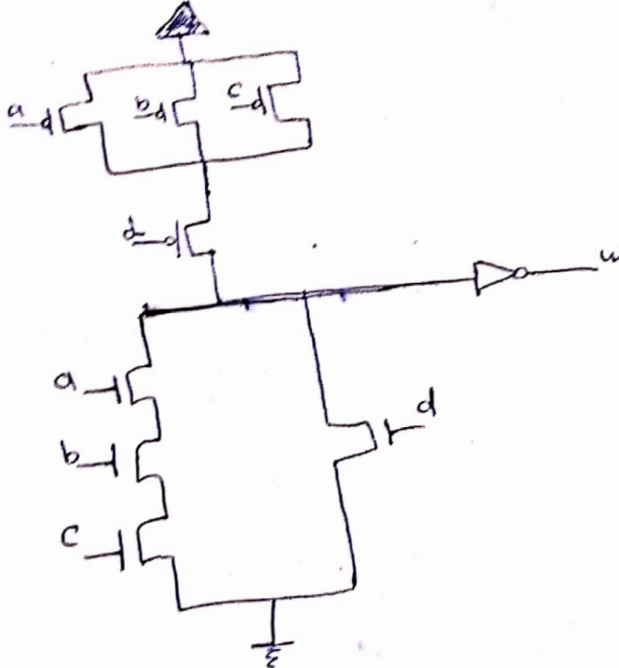
+10

$$T_{D0} : \text{Max}(4+4, 7+7+7) = 21$$

$$T_{D1} : \text{Max}(5+5+5, 5+5) = 15$$

+10

$$f' = abc + d$$



تفسیر گیت برای کم کردن تاخیر

$$T_{D0} : \text{Max}(4+4+4, 7+7) = 14$$

$$T_{D1} : \text{Max}(5+5, 5+5+5) = 15$$