یک مدار ترکیبی با ۴ ورودی و ۳ خروجی زیر را در نظر بگیرید:

$$F_1 = \sum m(4,6,7,8,10,11), d = \sum m(5,9)$$

$$F_2 = \sum m(1,3,7,13), d = \sum m(5,9)$$

$$F_3 = \sum m(0,1,2,3,7,12,13,14,15), d = \sum m(5,9)$$

الف) هر کدام از خروجیهای F1 و F2 را توسط یک دیکدر ۲ به ۴ و در صورت نیاز glue logic به صورت بهینه طراحی کنید.

ب) خروجی F3 را توسط فقط یک مالتی پلکسر ۴ به ۱ طراحی کنید. در این حالت فقط مجاز به استفاده از گیت NOT هستید.



