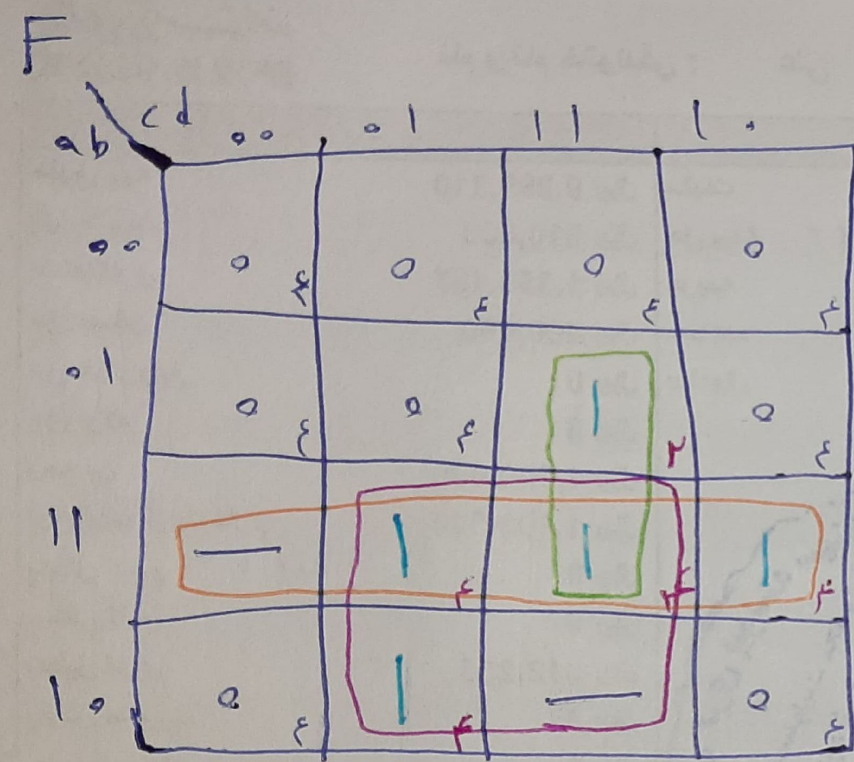


عرفان محمدی

۹۹۴۶۳۱۶۹

$\left\{ \begin{array}{l} \text{PI} \\ \text{EPI} \\ \text{SOP} \end{array} \right.$



PI

bcd

ad

ab

EPI

bcd

ad

ab

4.5

4.5

+2

$$\Rightarrow F = \underline{ab + ad + bcd}$$

فقط به یک شکل ساده می شود.

(-) برای \overline{F} یا or-AND-inv (این صورت)

WFI

bcd

ad

ab

WFI

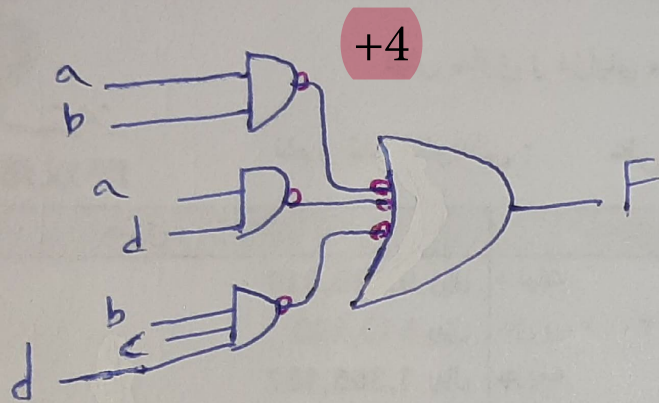
bcd

ad

ab

$$\Rightarrow F = \underline{ab + ad + bcd}$$

فقط به یک شکل ها در می شود.



Nand و $\bar{0}$

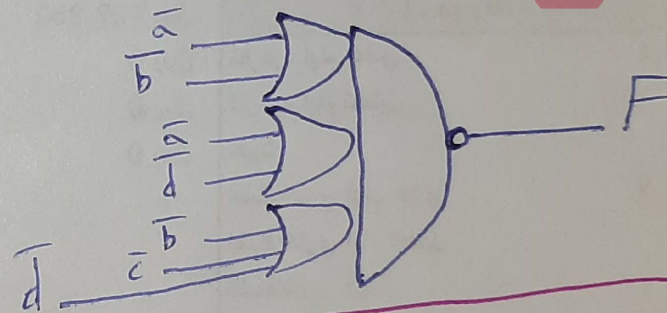
-1 for did not replace gates

(-) برای $\bar{0}$ or-AND-inV این صورت

$$F = (a+b)(b+d)(a+c)(a+d) \text{ به } POS$$

$$\bar{F} = (\bar{a} + \bar{b})(\bar{a} + \bar{d})(\bar{b} + \bar{c} + \bar{d})$$

+4



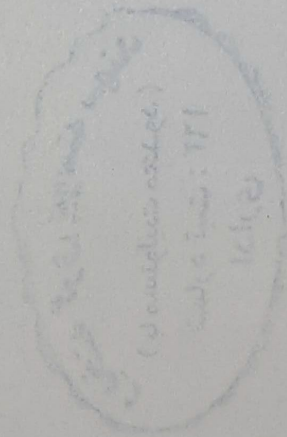
-1 for missed INV gate

+12

(ه) طبق جدول کارنو مقاصد ۱ هاست بهای در دست بیژن کنار هم هستند در نتیجه نتایج Potential هزاره
همه ندا ریم که نیاز به بررسی تا غیر قابل برای Electrical و Logical باشد. از روی مدار هم می شود گفت
هیچ ورودی ای که از دو مسیر روی خروجی تأثیر می گذارد. Not شده است. در نتیجه هزاره نقره هم راست است.

+6

(و) نیاز به برگشت اعصابی نیست.



✓ 9	(9, 11) 2 ✓
✓ 12	(9, 13) 4 ✓
✓ 11	(12, 14) 2 □
✓ 13	(11, 15) 4 ✓
✓ 14	(13, 15) 2 ✓
✓ 15	

ج) روس کوسین : $\Sigma_m(7, 9, 13, 14, 15), D_c(12, 11)$

(9, 11, 13, 14, 15) 2 □
~~(9, 13, 11, 14, 15) 4 □~~

+4

-4 for incomplete 2nd and 3rd column

-3 for missed PI

PI	✓ 9	✓ 11	✓ 13	✓ 14	✓ 15
✓ bcd	✓				
✓ abd				✓	
✓ ad		✓	✓		✓

+3

-6

$$\Rightarrow F = ad + bcd + abd$$