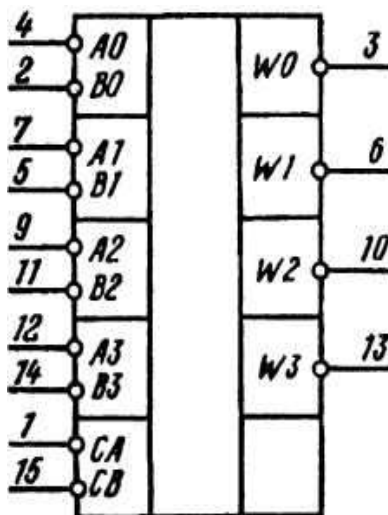


# К530АП2

Микросхема представляет собой двунаправленный усилитель-формирователь. Содержит 344 интегральных элемента. Корпус типа 402.16-25, масса не более 2 г.



Условное графическое обозначение К530АП2

Назначение выводов: 1 - вход разрешения  $\overline{CA}$ ; 2 - вход  $\overline{B0}$ ; 3 - выход/вход  $\overline{W0}$ ; 4 - вход  $\overline{A0}$ ; 5 - вход  $\overline{B1}$ ; 6 - выход/вход  $\overline{W1}$ ; 7 - вход  $\overline{A1}$ ; 8 - общий; 9 - вход  $\overline{A2}$ ; 10 - выход/вход  $\overline{W2}$ ; 11 - вход  $\overline{B2}$ ; 12 - вход  $\overline{A3}$ ; 13 - выход/вход  $\overline{W3}$ ; 14 - вход  $\overline{B3}$ ; 15 - вход разрешения  $\overline{CB}$ ; 16 - напряжение питания.

Таблица истинности

Комбинация напряжений на входах управления		Направление передачи информации		Режим работы
CA	CB	Из канала $A_i$ в канал $W_i$	из канала $W_i$ в канал $B_i$	
1	1	Запрет	Запрет	Синхронный
0	1	Разрешение	Запрет	
1	0	Запрет	Разрешение	
0	0	Разрешение	Разрешение	Асинхронный

Примечание: Не допускается одновременная подача низкого уровня на выходы  $A_i$  и  $W_i$ .

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5 %
Выходное напряжение низкого уровня:	
- при $I_{\text{ВЫХ}}^0 = 60$ мА .....	≤ 0,7 В
- при $I_{\text{ВЫХ}}^0 = 20$ мА .....	≤ 0,5 В
Ток потребления при низком уровне выходного напряжения .....	≤ 135 мА
Ток потребления при высоком уровне выходного напряжения .....	≤ 85 мА
Входной ток низкого уровня .....	≤ 0,15 мА
Входной ток высокого уровня .....	≤ 0,05 мА
Выходной ток высокого уровня:	
по выводам 2, 5, 11, 14 .....	≤ 0,35 мА
по выводам 3, 6, 10, 13 .....	≤ 0,4 мА
Время задержки распространения при включении .....	≤ 40 нс
Время задержки распространения при выключении .....	≤ 45 нс