### 01076006 Digital System Fundamentals 2563/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

# **การทดลองที่ 9** พื้นฐานวงจร ALU

### <u>วัตถูประสงค์</u>

- 1. เพื่อให้นักศึกษาฝึกการออกแบบวงจรดิจิติลด้วยวิธี Schematic ให้คล่องและเป็นระบบมากขึ้น
- 2. เพื่อศึกษาวิธีการออกแบบวงจร ALU
- 3. เพื่อศึกษาการทดสอบวงจรที่ออกแบบ

#### การทดลอง

- 1. ให้นักศึกษานำเอกสารใบตรวจการทดลองให้อาจารย์ผู้ควบคุมการทดลองเซนรับรองเอกสารก่อนเริ่มทำ การทดลองภายใน 1 ชม. แรกของตารางชั่วโมงปฏิบัติของอาทิตย์ที่ทำการทดลองนี้
- 2. ให้นักศึกษาออกแบบและสร้างวงจร ALU โดยมีข้อกำหนดดังนี้
  - 2.1. เป็น<mark>วงจรคำนวณเลขจำนวนเต็ม 8 บิต ไม่คิดตัวทด ไม่คิดตัวยืม</mark>
  - 2.2. รับอินพุทขนาด 8 บิท จำนวน 2 ชุดจาก สวิทซ์เลื่อน และ ดิพสวิทซ์ โดยสวิทซเลื่อนเป็นตัวตั้ง (ขึ้น 1 ลง 0)
  - 2.3. สามารถกระทำการทำงานได้ดังนี้
    - 2.3.1. ADD (บวก)
    - 2.3.2. SUB (ຄ<sub>ນ</sub>)
    - 2.3.3. XOR (เอ๊กซ์คลูซีฟออร์)
    - 2.3.4. SHL (ลอจิกคอลชิฟ ซ้าย 1 ครั้ง จากตัวตั้ง)
  - 2.4. แสด<mark>งผลลัพท์เป็นเลขฐาน 1</mark>6 ท<mark>ี่ ตัวแสดงผลเจ็ดส่วน</mark>
  - 2.5. ให้ใ<mark>ช้สวิทซ์กดติดปล่อยดับทำหน้าที่เลือกการทำงาน</mark>แต่ละแบบ
- 3. ให้นักศึกษาทำการออกแบบเล<mark>ะสร้างวงจรดังกล่าวด้วยวิธี Schematic</mark> แล้ว<mark>ทำการโปรแกรมลงบอร์ด</mark> ทดลอง แล้วเรียกอาจารย์ผู้คุมการทดลองมาตรวจ
- 4. ให้นักศึกษาทดสอบการทำงานของวงจรให้ถูกต้องสมบูรณ์ก่อนการจึงทำการส่งตรวจ
- 5. ส่งในชั่วโมงปฏิบัติการภายในวันที่ 05/11/2563

Hint สร้างวงจรสำหรับการทำงานแต่ละอย่างแยกกัน แล้วใช้ DeMUX เพื่อเลือกส่งอินพุทไปยังวงจรต่างๆ ตามที่เลือก และใช้ MUX เลือกเอ้าท์พุทไปออกที่ตัวแสดงผลเจ็ดส่วน จากวงจรต่างๆ ที่ถูกเลือก

หมายเหตุ กรุณาอ่านหมายเหตุท้ายใบตรวจการทดลองให้ละเอียด

## ใบตรวจการทดลองที่ 9

| วัน/เดือน/ปี                             | 🗆 กลุ่มเช้า 🛭 กลุ่มบ่าย 🗎 กลุ่มเย็น   |
|--|---------------------------------------|
| รหัสนักศึกษา ชื่อ-นามสกุล                |                                       |
| การตรวจการทดลอง                          | 🗌 บันทึกคะแนนแล้ว                     |
| การทดลองข้อ 1 ลายเซ็นผู้ควบคุมการทดลอง _ | วัน/เดือน/ปี เวลา                     |
| 🗌 ไม่หักส่งช้า 🔲 หักส่งช้า 50%           |                                       |
| การทดลองข้อ 4 ลายเซ็นผู้ควบคุมการทดลอง   | (Perfect circuit)                     |
| 🔲 ไม่หักส่งเกินกำหนด                     | 🔲 หักส่งเกินกำหนดเพิ่ม 30%            |
| 🗌 หักเพิ่มเป็น 10% 🔲 หักเพิ่มเป็น 20%    | 🗌 หักเพิ่มเป็น 30% 🔲 หักเพิ่มเป็น 40% |
| 🗌 หักเพิ่มเป็น 50% 🔲 หักเพิ่มเป็น 60%    | 🗌 หักเพิ่มเป็น 70% 🔲 หักเพิ่มเป็น 80% |
| 🗌 หักเพิ่มเป็น 90%                       |                                       |
|  |                                       |

## <u>หมายเหตุ</u>

- 1. <u>ตั้งแต่การทดลองที่ 6 เป็นต้นไป ไม่รับใบตรวจการทดลองที่มีร่องรอย</u> การแก้ไข ขูด ลบ ขีด ฆ่า เปลี่ยนแปลงทุกชนิด
- 2. หากไม่ทำตามข้อกำหนดในการทดลองข้อที่ 1 หัก 50%
- 3. หากส่งวงจรตามข้อ 4 เกินสัปดาห์ที่กำหนด หักเพิ่ม 30%
- 4. หากส่งวงจรตามข้อ 4 ให้ตรวจแล้วผิดพลาด หักเพิ่มครั้งละ 10%
- 5. **การทดลองนี้จำกัดการหักคะแนนไม่เกิน 90%**