



Pontificia Universidad Católica de Chile  
Escuela de Ingeniería  
Departamento de Ciencias de la Computación  
Ingeniería de software

## Entrega 3: *Product Backlog*

---

Grupo 12:

Tomás Fernández  
Víctor Parraguez  
Joaquín Torres

Miércoles 22 de octubre de 2014



<i>Product Backlog</i>
<b>Cargar diagrama</b>
<b>Generar diagrama</b>
<b>Elegir tipo de diagrama</b>
<b>Crear diagrama desde cero</b>
<b>Editar texto</b>
<b>Guardar avance</b>
<b>Cambios de modos</b>
<b>Interfaz gráfica</b>
<b>Editar contenido de forma gráfica</b>
<b>Añadir contenido de forma gráfica</b>
<b>Estabilidad</b>
<b>Añadir comentarios</b>
<b>Acomodar cajas</b>
<b>Error de sintaxis</b>
<b>Autocompletación</b>

<i>Sprint 1</i>
<b>Cargar diagrama</b>
<b>Generar diagrama</b>

<i>Sprint 2</i>
<b>Elegir tipo de diagrama</b>
<b>Crear diagrama desde cero</b>
<b>Editar texto</b>
<b>Guardar avance</b>
<b>Cambios de modos</b>
<b>Interfaz gráfica</b>